



УКРАЇНА

(19) **UA** (11) **115610** (13) **U**
(51) МПК
G07C 3/10 (2006.01)

ДЕРЖАВНА СЛУЖБА
ІНТЕЛЕКТУАЛЬНОЇ
ВЛАСНОСТІ
УКРАЇНИ

(12) ОПИС ДО ПАТЕНТУ НА КОРИСНУ МОДЕЛЬ

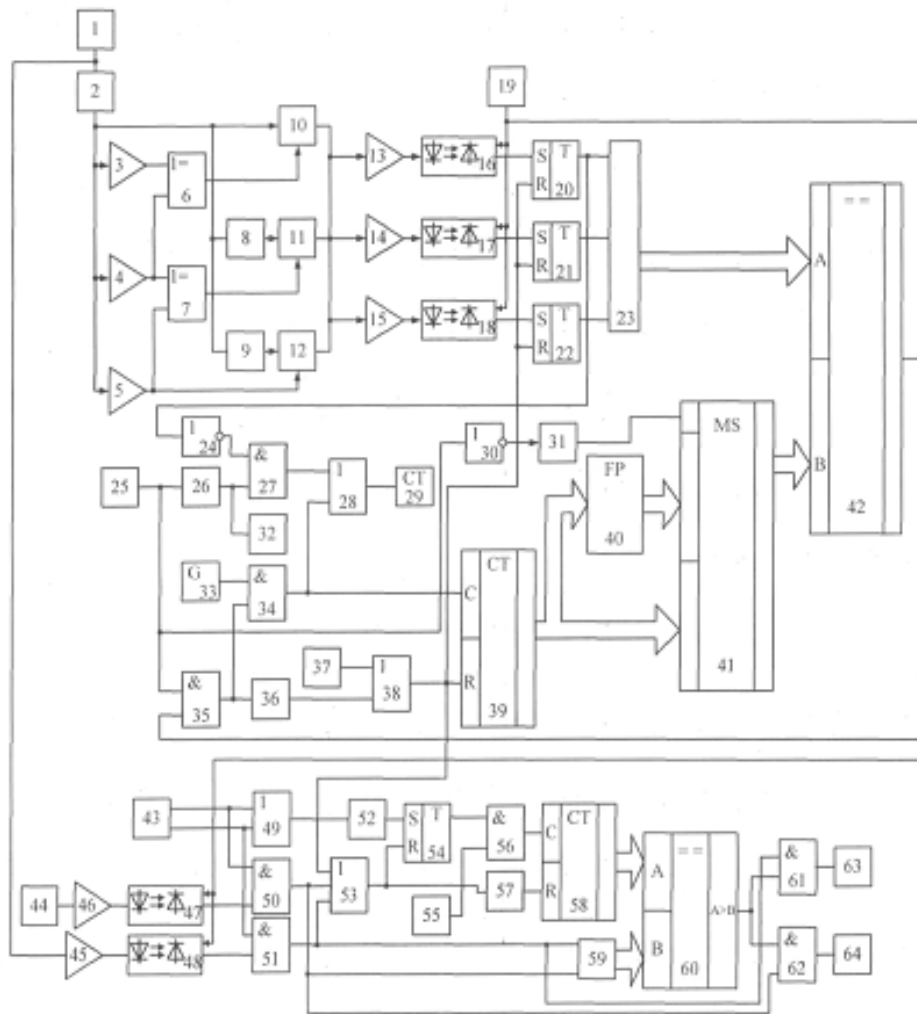
<p>(21) Номер заявки: u 2016 10347</p> <p>(22) Дата подання заявки: 11.10.2016</p> <p>(24) Дата, з якої є чинними права на корисну модель: 25.04.2017</p> <p>(46) Публікація відомостей про видачу патенту: 25.04.2017, Бюл.№ 8</p>	<p>(72) Винахідник(и): Грабко Володимир Віталійович (UA), Грабко Валентин Володимирович (UA), Вигонюк Надія Григорівна (UA)</p> <p>(73) Власник(и): ВІННИЦЬКИЙ НАЦІОНАЛЬНИЙ ТЕХНІЧНИЙ УНІВЕРСИТЕТ, вул. Хмельницьке шосе, 95, м. Вінниця, 21021 (UA)</p>
---	--

(54) ПРИСТРІЙ ДЛЯ КОНТРОЛЮ РЕСУРСУ КОМУТАЦІЙНИХ АПАРАТІВ

(57) Реферат:

Пристрій для контролю ресурсу комутаційних апаратів містить датчики струму та напруги, датчики початку комутації та початку руху, а також ресурсний і механічний лічильники, блок лінеаризації, блок аналого-цифрового перетворення, блок вагових коефіцієнтів, блок врахування часу комутації, блок синхронізації. В блоці аналого-цифрового перетворення вимірне значення струму подається в блок пам'яті. В блоці вагових коефіцієнтів обчислюється нерівномірно відпрацьований ресурс вимикача в момент комутації, в тому числі з врахуванням ввімкнення останнього на коротке замикання в електричній мережі.

UA 115610 U



Корисна модель належить до галузі електротехніки і може бути використана для вимірювання комутаційного ресурсу високовольтних вимикачів.

Відомим аналогом є пристрій для контролю ресурсу комутаційних апаратів (Патент України № 22519, М. кл. G07C 3/10, бюл. № 5, 2007), що містить датчик початку комутації, вихід якого підключений до першого входу першого елемента I і через перший диференціюючий елемент з'єднаний з першим входом другого елемента I, другий вхід якого підключений до виходу першого тригера через перший елемент II, перший лічильник імпульсів з'єднаний з виходом першого елемента АБО, перший вхід якого підключений до виходу другого елемента I, а другий вхід і перший вхід другого лічильника імпульсів з'єднані з виходом третього елемента I, перший вхід якого підключений до виходу першого генератора імпульсів, а другий вхід і вхід формувача сигналу з'єднані з виходом першого елемента I, другий вхід якого підключений до виходу другого елемента АБО, виходи першого, другого і третього тригерів з'єднані відповідно з першим, другим і третім входами шифратора, перший, другий і третій виходи якого відповідно підключені до перших входів четвертого, п'ятого і шостого елементів I, виходи яких з'єднані з першим, другим і третім входами другого елемента АБО, а другі входи підключені відповідно до першого, другого і третього виходів другого лічильника імпульсів через другий, третій і четвертий елементи II відповідно, вихід блока установки нуля з'єднаний з першим входом третього елемента АБО, другий вхід якого підключений до виходу формувача сигналу, а вихід з'єднаний з другими входами першого, другого і третього тригерів, а також з другим входом другого лічильника імпульсів та з першим входом четвертого елемента АБО, виходи першого, другого і третього компараторів підключені відповідно до перших входів першого, другого і третього оптронів, другі входи яких з'єднані з виходом джерела опорної напруги, а виходи підключені відповідно до перших входів першого, другого і третього тригерів, вихід датчика струму з'єднаний з сьомим компаратором та підключений до входу перетворювача напруги змінного струму в напругу постійного струму, вихід якого з'єднаний з входами четвертого, п'ятого і шостого компараторів, а також з аналоговим входом першого електронного ключа, вихід якого, а також виходи другого і третього електронних ключів підключені один до одного, а також до входів першого, другого і третього компараторів, вихід перетворювача напруги змінного струму в напругу постійного струму з'єднаний зі входами першого і другого масштабуючих підсилювачів, виходи яких підключені до аналогових входів другого і третього електронних ключів, виходи п'ятого і шостого компараторів з'єднані відповідно з другими входами першого і другого елементів ВИКЛЮЧЕНЕ АБО, перші входи яких відповідно підключені до виходів четвертого і п'ятого компараторів, а виходи з'єднані з керуючими входами першого і другого електронних ключів відповідно, вихід шостого компаратора підключений до керуючого входу третього електронного ключа, вихід датчика початку руху з'єднаний зі входом другого диференціюючого елемента, вихід якого підключений до першого входу четвертого тригера, вихід якого з'єднаний з першим входом сьомого елемента I, другий вхід якого підключений до виходу другого генератора імпульсів, а вихід з'єднаний з першим входом третього лічильника імпульсів, вихідна цифрова шина якого підключена до першої вхідної цифрової шини цифрового компаратора, друга вхідна цифрова шина якого з'єднана з вихідною цифровою шиною блока задання часу ввімкнення, вихід цифрового компаратора підключений до входу індикатора, другі входи третього лічильника імпульсів і четвертого тригера з'єднані з виходом четвертого елемента АБО, другий вхід якого підключений до виходу четвертого оптрона, перший вхід якого з'єднаний з виходом сьомого компаратора, а другий вхід підключений до виходу джерела опорної напруги.

Недоліками аналога є те, що він не дозволяє враховувати вичерпання комутаційного ресурсу вимикача при ввімкненні його на коротке замикання в електричній мережі, оскільки ресурсні характеристики вимикача при ввімкненні та вимиканні не співпадають. Крім того, даний пристрій не дозволяє враховувати витрачання механічного комутаційного ресурсу вимикача.

Найближчим аналогом є пристрій для контролю ресурсу комутаційних апаратів (Патент України № 66211, М. кл. G07C 3/10, бюл. № 24, 2011), що містить датчик початку комутації, вихід якого підключений до першого входу першого елемента I і через перший диференціюючий елемент з'єднаний з першим входом другого елемента I, другий вхід якого підключений до виходу першого тригера через перший елемент II, перший лічильник імпульсів з'єднаний з виходом першого елемента АБО, перший вхід якого підключений до виходу другого елемента I, а другий вхід і перший вхід другого лічильника імпульсів з'єднані з виходом третього елемента I, перший вхід якого підключений до виходу першого генератора імпульсів, а другий вхід і вхід формувача сигналу з'єднані з виходом першого елемента I, другий вхід якого підключений до виходу другого елемента АБО, виходи першого, другого і третього тригерів з'єднані відповідно з першим, другим і третім входами шифратора, перший, другий і третій виходи якого відповідно

підключені до перших входів четвертого, п'ятого і шостого елементів I, виходи яких з'єднані з першим, другим і третім входами другого елемента АБО, а другі входи підключені відповідно до першого, другого і третього виходів другого лічильника імпульсів через другий, третій і четвертий елементи HI відповідно, вихід блока установки нуля з'єднаний з першим входом

5 третього елемента АБО, другий вхід якого підключений до виходу формувача сигналу, а вихід з'єднаний з другими входами першого, другого і третього тригерів, а також з другим входом другого лічильника імпульсів та з першим входом четвертого елемента АБО, виходи першого, другого і третього компараторів підключені відповідно до перших входів першого, другого і

10 третього оптронів, другі входи яких з'єднані з виходом джерела опорної напруги, а виходи підключені відповідно до перших входів першого, другого і третього тригерів, вихід датчика струму з'єднаний з сьомим компаратором та підключений до входу перетворювача напруги змінного струму в напругу постійного струму, вихід якого з'єднаний з входами четвертого, п'ятого і шостого компараторів, а також з аналоговим входом першого електронного ключа,

15 вихід якого, а також виходи другого і третього електронних ключів підключені один до одного, а також до входів першого, другого і третього компараторів, вихід перетворювача напруги змінного струму в напругу постійного струму з'єднаний зі входами першого і другого масштабуючих підсилювачів, виходи яких підключені до аналогових входів другого і третього електронних ключів, виходи п'ятого і шостого компараторів з'єднані відповідно з другими

20 входами першого і другого елементів ВИКЛЮЧНЕ АБО, перші входи яких відповідно підключені до виходів четвертого і п'ятого компараторів, а виходи з'єднані з керуючими входами першого і другого електронних ключів відповідно, вихід шостого компаратора підключений до керуючого входу третього електронного ключа, перший вхід четвертого оптрона з'єднаний з виходом сьомого компаратора, а другий вхід підключений до виходу джерела опорної напруги, другий

25 вхід четвертого тригера з'єднаний з виходом четвертого елемента АБО, вихід другого диференціюючого елемента підключений до першого входу четвертого тригера, вихід якого з'єднаний з першим входом сьомого елемента I, другий вхід якого підключений до виходу другого генератора імпульсів, а вихід з'єднаний з першим входом третього лічильника імпульсів, вихідна цифрова шина якого підключена до першої вхідної цифрової шини цифрового

30 компаратора (в подальшому - першого цифрового компаратора), друга вхідна цифрова шина якого з'єднана з вихідною цифровою шиною блока задання часу ввімкнення-вимкнення, а вихід підключений до перших входів восьмого і дев'ятого елементів I, виходи яких з'єднані відповідно з першим і другим індикаторами, виходи десятого і одинадцятого елементів I підключені до

35 других входів дев'ятого і восьмого елементів I відповідно, вихід датчика напруги з'єднаний з входом восьмого компаратора, вихід якого підключений до першого входу п'ятого оптрона, другий вхід якого з'єднаний з виходом джерела опорної напруги, а вихід підключений до другого входу десятого елемента I, вихід якого з'єднаний з другим входом четвертого елемента АБО, вихід п'ятого елемента АБО підключений до входу другого диференціюючого елемента, вихід четвертого елемента АБО з'єднаний з входом блока затримки сигналу, вихід якого підключений

40 до другого входу третього лічильника імпульсів, виходи десятого і одинадцятого елементів I з'єднані відповідно з першим і другим входами блока задання часу ввімкнення-вимкнення, вихід четвертого оптрона підключений до другого входу одинадцятого елемента I, вихід якого з'єднаний з третім входом четвертого елемента АБО, перший і другий виходи датчика початку руху підключені відповідно до першого і другого входів п'ятого елемента АБО, а також з'єднані з

45 першими входами десятого і одинадцятого елементів I відповідно.

Головним недоліком найближчого аналога є його низька точність, тому що він не дозволяє враховувати вичерпання комутаційного ресурсу вимикача при ввімкненні його на коротке замикання, оскільки ресурсні характеристики вимикача при ввімкненні та вимиканні не співпадають, а також даний пристрій не дозволяє враховувати витрачання механічного комутаційного ресурсу вимикача.

50 В основу корисної моделі поставлена задача створення пристрою для контролю ресурсу комутаційних апаратів, в якому за рахунок введення нових блоків та зв'язків між ними з'являється можливість враховувати витрачання комутаційного ресурсу вимикача при ввімкненні його на коротке замикання в електричній мережі та витрачання механічного ресурсу комутаційного апарата, що дозволяє підвищити точність роботи пристрою.

55 Поставлена задача вирішується тим, що пристрій для контролю ресурсу комутаційних апаратів, що містить перший і другий елементи HI, вихід датчика початку комутації підключений до першого входу першого елемента I і через перший диференціюючий елемент з'єднаний з першим входом другого елемента I, другий вхід якого підключений до виходу першого тригера через перший елемент HI, перший лічильник імпульсів з'єднаний з виходом першого елемента

60 АБО, перший вхід якого підключений до виходу другого елемента I, а другий вхід і перший вхід

другого лічильника імпульсів з'єднані з виходом третього елемента I, перший вхід якого підключений до виходу першого генератора імпульсів, а другий вхід і вхід формувача сигналу з'єднані з виходом першого елемента I, виходи першого, другого і третього тригерів підключені відповідно до першого, другого і третього входів шифратора, вихід блока установки нуля з'єднаний з першим входом третього елемента АБО, другий вхід якого підключений до виходу формувача сигналу, а вихід з'єднаний з другими входами першого, другого і третього тригерів, а також з другим входом другого лічильника імпульсів та з першим входом четвертого елемента АБО, виходи першого, другого і третього компараторів підключені відповідно до перших входів першого, другого і третього оптронів, другі входи яких з'єднані з виходом джерела опорної напруги, а виходи підключені відповідно до перших входів першого, другого і третього тригерів, вихід датчика струму з'єднаний з сьомим компаратором та підключений до входу перетворювача напруги змінного струму в напругу постійного струму, вихід якого з'єднаний з входами четвертого, п'ятого і шостого компараторів, а також з аналоговим входом першого електронного ключа, вихід якого, а також виходи другого і третього електронних ключів підключені один до одного, а також до входів першого, другого і третього компараторів, вихід перетворювача напруги змінного струму в напругу постійного струму з'єднаний зі входами першого і другого масштабючих підсилювачів, виходи яких підключені до аналогових входів другого і третього електронних ключів, виходи п'ятого і шостого компараторів з'єднані відповідно з другими входами першого і другого елементів ВИКЛЮЧНЕ АБО, перші входи яких відповідно підключені до виходів четвертого і п'ятого компараторів, а виходи з'єднані з керуючими входами першого і другого електронних ключів відповідно, вихід шостого компаратора підключений до керуючого входу третього електронного ключа, перший вхід четвертого оптрона з'єднаний з виходом сьомого компаратора, а другий вхід підключений до виходу джерела опорної напруги, другий вхід четвертого тригера з'єднаний з виходом четвертого елемента АБО, вихід другого диференціюючого елемента підключений до першого входу четвертого тригера, вихід якого з'єднаний з першим входом четвертого елемента I, другий вхід якого підключений до виходу другого генератора імпульсів, а вихід з'єднаний з першим входом третього лічильника імпульсів, вихідна цифрова шина якого підключена до першої вхідної цифрової шини першого цифрового компаратора, друга вхідна цифрова шина якого з'єднана з вихідною цифровою шиною блока задання часу ввімкнення-вимкнення, а вихід підключений до перших входів п'ятого і шостого елементів I, виходи яких з'єднані відповідно з першим і другим індикаторами, виходи сьомого і восьмого елементів I підключені до других входів шостого і п'ятого елементів I відповідно, вихід датчика напруги з'єднаний з виходом восьмого компаратора, вихід якого підключений до першого входу п'ятого оптрона, другий вхід якого з'єднаний з виходом джерела опорної напруги, а вихід підключений до другого входу сьомого елемента I, вихід якого з'єднаний з другим входом четвертого елемента АБО, вихід другого елемента АБО підключений до входу другого диференціюючого елемента, вихід четвертого елемента АБО з'єднаний з виходом блока затримки сигналу, вихід якого підключений до другого входу третього лічильника імпульсів, виходи сьомого і восьмого елементів I з'єднані відповідно з першим і другим входами блока задання часу ввімкнення-вимкнення, вихід четвертого оптрона підключений до другого входу восьмого елемента I, вихід якого з'єднаний з третім входом четвертого елемента АБО, перший і другий виходи датчика початку руху підключені відповідно до першого і другого входів другого елемента АБО, а також з'єднані з першими входами сьомого і восьмого елементів I відповідно, введено одновібратор, четвертий лічильник імпульсів, функціональний перетворювач, цифровий комутатор, другий цифровий компаратор, причому вихід одновібратора підключений до керуючого входу цифрового комутатора, другий вхід першого елемента I з'єднаний з виходом другого цифрового компаратора, перша вхідна цифрова шина якого підключена до вихідної цифрової шини шифратора, а друга вхідна цифрова шина з'єднана з вихідною цифровою шиною цифрового комутатора, перша вхідна цифрова шина якого підключена до вихідної цифрової шини функціонального перетворювача, а друга вхідна цифрова шина та вхідна цифрова шина функціонального перетворювача з'єднані з вихідною цифровою шиною другого лічильника імпульсів, вихід першого диференціюючого елемента підключений до входу четвертого лічильника імпульсів, вихід датчика початку комутації через другий елемент HI з'єднаний з входом одновібратора.

Пристрій для контролю ресурсу комутаційних апаратів пояснюється кресленням, на якому зображена його структурна схема.

На схемі: 1 - датчик струму; 2 - перетворювач напруги змінного струму в напругу постійного струму, 3, 4, 5 - четвертий, п'ятий і шостий компаратори відповідно; 6, 7 - перший і другий елементи ВИКЛЮЧНЕ АБО відповідно; 8, 9 - перший і другий масштабючі підсилювачі відповідно; 10, 11, 12 - перший, другий і третій електронні ключі відповідно; 13, 14, 15 - перший,

другий і третій компаратори відповідно; 16, 17, 18 - перший, другий і третій оптрони відповідно; 19 - джерело опорної напруги; 20, 21, 22 - перший, другий і третій тригери відповідно; 23 - шифратор; 24 - перший елемент HI; 25 - датчик початку комутації; 26 - перший диференціюючий елемент; 27 - другий елемент I; 28 - перший елемент АБО; 29 - перший лічильник імпульсів; 30 - другий елемент HI; 31 - одновібратор; 32 - четвертий лічильник імпульсів; 33 - перший генератор імпульсів; 34, 35 - третій і перший елементи I відповідно; 36 - формувач сигналу; 37 - блок установки нуля; 38 - третій елемент АБО; 39 - другий лічильник імпульсів; 40 - функціональний перетворювач; 41 - цифровий комутатор; 42 - другий цифровий компаратор; 43 - датчик початку руху; 44 - датчик напруги; 45, 46 - сьомий і восьмий компаратори відповідно; 47, 48 - п'ятий і четвертий оптрони відповідно; 49 - другий елемент АБО; 50, 51 - сьомий і восьмий елементи I відповідно; 52 - другий диференціюючий елемент; 53 - четвертий елемент АБО; 54 - четвертий тригер; 55 - другий генератор імпульсів; 56 - четвертий елемент I; 57 - блок затримки сигналу; 58 - третій лічильник імпульсів; 59 - блок задання часу ввімкнення-вимкнення; 60 - перший цифровий компаратор; 61, 62 - п'ятий і шостий елементи I відповідно; 63, 64 - перший і другий індикатори відповідно, причому вихід датчика початку комутації 25 підключений до першого входу першого елемента I 35 і через перший диференціюючий елемент 26 з'єднаний з першим входом другого елемента I 27, другий вхід якого підключений до виходу першого тригера 20 через перший елемент HI 24, перший лічильник імпульсів 29 з'єднаний з виходом першого елемента АБО 28, перший вхід якого підключений до виходу другого елемента I 27, а другий вхід і перший вхід другого лічильника імпульсів 39 з'єднані з виходом третього елемента I 34, перший вхід якого підключений до виходу першого генератора імпульсів 33, а другий вхід і вхід формувача сигналу 36 з'єднані з виходом першого елемента I 35, виходи першого 20, другого 21 і третього 22 тригерів підключені відповідно до першого, другого і третього входів шифратора 23, вихід блока установки нуля 37 з'єднаний з першим входом третього елемента АБО 38, другий вхід якого підключений до виходу формувача сигналу 36j а вихід з'єднаний з другими входами першого 20, другого 21 і третього 22 тригерів, а також з другим входом другого лічильника імпульсів 39 та з першим входом четвертого елемента АБО 53, виходи першого 13, другого 14 і третього 15 компараторів підключені відповідно до перших входів першого 16, другого 17 і третього 18 оптронів, другі входи яких з'єднані з виходом джерела опорної напруги 19, а виходи підключені відповідно до перших входів першого 20, другого 21 і третього 22 тригерів, вихід датчика струму 1 з'єднаний з сьомим компаратором 45 та підключений до входу перетворювача напруги змінного струму в напругу постійного струму 2, вихід якого з'єднаний з входами четвертого 3, п'ятого 4 і шостого 5 компараторів, а також з аналоговим входом першого електронного ключа 10, вихід якого, а також виходи другого 11 і третього 12 електронних ключів підключені один до одного, а також до входів першого 13, другого 14 і третього 15 компараторів, вихід перетворювача напруги змінного струму в напругу постійного струму 2 з'єднаний зі входами першого 8 і другого 9 масштабуючих підсилювачів, виходи яких підключені до аналогових входів другого 11 і третього 12 електронних ключів, виходи п'ятого 4 і шостого 5 компараторів з'єднані відповідно з другими входами першого 6 і другого 7 елементів ВИКЛЮЧНЕ АБО, перші входи яких відповідно підключені до виходів четвертого 3 і п'ятого 4 компараторів, а виходи з'єднані з керуючими входами першого 10 і другого 11 електронних ключів відповідно, вихід шостого компаратора 5 підключений до керуючого входу третього електронного ключа 12, перший вхід четвертого оптрона 48 з'єднаний з виходом сьомого компаратора 45, а другий вхід підключений до виходу джерела опорної напруги 19, другий вхід четвертого тригера 54 з'єднаний з виходом четвертого елемента АБО 53, вихід другого диференціюючого елемента 52 підключений до першого входу четвертого тригера 54, вихід якого з'єднаний з першим входом четвертого елемента I 56, другий вхід якого підключений до виходу другого генератора імпульсів 55, а вихід з'єднаний з першим входом третього лічильника імпульсів 58, вихідна цифрова шина якого підключена до першої вхідної цифрової шини першого цифрового компаратора 60, друга вхідна цифрова шина якого з'єднана з вихідною цифровою шиною блока задання часу ввімкнення-вимкнення 59, а вихід підключений до перших входів п'ятого 61 і шостого 62 елементів I, виходи яких з'єднані відповідно з першим 63 і другим 64 індикаторами, виходи сьомого 50 і восьмого 51 елементів I підключені до других входів шостого 62 і п'ятого 61 елементів I відповідно, вихід датчика напруги 44 з'єднаний з входом восьмого компаратора 46, вихід якого підключений до першого входу п'ятого оптрона 47, другий вхід якого з'єднаний з виходом джерела опорної напруги 19, а вихід підключений до другого входу сьомого елемента I 50, вихід якого з'єднаний з другим входом четвертого елемента АБО 53, вихід другого елемента АБО 49 підключений до входу другого диференціюючого елемента 52, вихід четвертого елемента АБО 53 з'єднаний з входом блока затримки сигналу 57, вихід якого підключений до другого входу третього лічильника імпульсів 58, виходи сьомого 50 і

восьмого 51 елементів I з'єднані відповідно з першим і другим входами блока задання часу ввімкнення-вимкнення 59, вихід четвертого оптрона 48 підключений до другого входу восьмого елемента 151, вихід якого з'єднаний з третім входом четвертого елемента АБО 53, перший і другий виходи датчика початку руху 43 підключені відповідно до першого і другого входів другого елемента АБО 49, а також з'єднані з першими входами сьомого 50 і восьмого 51 елементів I відповідно, вихід одновібратора 31 підключений до керуючого входу цифрового комутатора 41, другий вхід першого елемента I 35 з'єднаний з виходом другого цифрового компаратора 42, перша вхідна цифрова шина якого підключена до вихідної цифрової шини шифратора 23, а друга вхідна цифрова шина з'єднана з вихідною цифровою шиною цифрового комутатора 41, перша вхідна цифрова шина якого підключена до вихідної цифрової шини функціонального перетворювача 40, а друга вхідна цифрова шина та вхідна цифрова шина функціонального перетворювача 40 з'єднані з вихідною цифровою шиною другого лічильника імпульсів 39, вихід першого диференціюючого елемента 26 підключений до входу четвертого лічильника імпульсів 32, вихід датчика початку комутації 25 через другий елемент HI 30 з'єднаний з входом одновібратора 31.

Корисна модель працює наступним чином.

При подачі напруги живлення на схему блок установки нуля 37 коротким імпульсом через третій елемент АБО 38 встановлює у нульове положення перший 20, другий 21, третій 22 тригери і другий лічильник імпульсів 39, а також через четвертий елемент АБО 53 четвертий тригер 54 та через блок установки нуля 57 третій лічильник імпульсів 58. При цьому перший 33 і другий 55 генератори імпульсів починають виробляти послідовності імпульсів.

Зазначимо, що як датчик струму 1 використовується трансформатор струму, вихідний сигнал якого має нелінійну залежність від його вхідного сигналу. Для лінеаризації цього сигналу використовуються блоки 3-12, в яких кусково-лінійна лінеаризація здійснюється по трьох ділянках кривої намагнічування.

Коли напруга з виходу датчика струму 1 досягає значення, пропорційного номінальному робочому струму, на виході перетворювача змінного струму в напругу постійного струму 2 з'являється постійна напруга, спрацьовує четвертий компаратор 3, що відповідає першій ділянці, з виходу якого сигнал логічної одиниці надходить на перший вхід першого елемента ВИКЛЮЧНЕ АБО 6. При цьому на його виході формується сигнал логічної одиниці, який подається на керуючий вхід першого електронного ключа 10, тим самим відкриваючи його і дозволяючи проходження сигналу з виходу датчика струму 1 через перетворювач змінного струму в напругу постійного струму 2 на входи першого 13, другого 14 і третього 15 компараторів.

Якщо напруга, що пропорційна струму, зростає далі, то спрацьовують четвертий 3 і п'ятий 4 компаратори, що відповідає другій ділянці характеристики датчика струму 1. При цьому на виході першого елемента ВИКЛЮЧНЕ АБО 6 встановлюється сигнал логічного нуля, а на виході другого елемента ВИКЛЮЧНЕ АБО 7 - сигнал логічної одиниці, який відкриває другий електронний ключ 11. Значення напруги, пропорційної струму, яке надходить на вхід першого масштабуючого підсилювача 8, на цій ділянці множиться на коефіцієнт, що дозволяє отримати лінійну залежність між вхідним і вихідним сигналами датчика струму 1 на вибраній ділянці нелінійної характеристики перетворення. Далі нове значення сигналу через другий електронний ключ 11 надходить на входи першого 13, другого 14 і третього 15 компараторів.

Якщо напруга з виходу датчика струму 1 приймає ще більше значення, то перший 10 і другий 11 електронні ключі закриваються, а третій електронний ключ 12 відкривається. При цьому значення сигналу множиться на інший коефіцієнт, в результаті чого на третій ділянці кривої намагнічування вхідний і вихідний сигнали датчика струму 1 мають лінійну залежність.

В подальшому під величиною напруги, що відповідає струму на виході датчика струму I, будемо розуміти сигнал, який отримується на виході електронних ключів 10-12.

Також зазначимо, що використання оптронів 16-18, 47, 48 дозволяє здійснити гальванічну розв'язку між вимірювальним колом та блоками обробки інформації.

Якщо діагностований вимикач відключає коло зі струмом, величина якого менша порогів спрацювання першого 13, другого 14 і третього 15 компараторів, то при цьому спрацьовує датчик початку комутації 25, сигнал логічної одиниці через перший диференціюючий елемент 26 подається на перший вхід другого елемента I 27 (при цьому на другому вході присутній сигнал логічної одиниці, отриманий з виходу першого елемента HI 24, оскільки на вхід останнього надходить сигнал логічного нуля з виходу першого тригера 20), а також на вхід четвертого лічильника імпульсів 32, що призводить до зменшення записаного механічного ресурсу комутаційного апарата на одиницю. З виходу другого елемента I 27 через перший елемент АБО 28 короткий імпульс надходить на вхід першого лічильника імпульсів 29, що приводить до

спрацювання останнього. При цьому комутаційний ресурс комутаційного апарата зменшується на одиницю, тим самим фіксуєчи спрацювання вимикача.

5 Якщо вимикач відключає коло зі струмом, величина якого більша порога спрацювання першого компаратора 13, то постійна напруга подається на входи першого 13, другого 14 і
10 третього 15 компараторів. В залежності від величини струму, що відключається, спрацьовує визначена кількість компараторів, вихідні сигнали яких через перший 16, другий 17 і третій 18 оптрони надходять відповідно на входи першого 20, другого 21 і третього 22 тригерів. При цьому на виходах тригерів, що спрацювали, встановлюються сигнали логічної одиниці. Якщо, наприклад, спрацювали перший 13 і другий 14 компаратори, то спрацьовують перший 20 і
15 другий 21 тригери, на їх виходах встановлюються сигнали логічної одиниці, які надходять на перший та другий входи шифратора 23. Дана комбінація вхідних сигналів приводить до того, що на виході шифратора 23 встановлюється відповідний цифровий код, який поступає на вхід другого цифрового компаратора 42. Це приводить до того, що на виході останнього з'являється сигнал логічної одиниці, оскільки цифровий код на першій вхідній цифровій шині більший за цифровий код на другій вхідній цифровій шині.

3 Виходу першого тригера 20 сигнал логічної одиниці надходить також на вхід першого елемента НІ 24, на виході якого з'являється сигнал логічного нуля. У момент відключення вимикача на виході датчика початку комутації 25 з'являється сигнал логічної одиниці, який подається на перший вхід першого елемента І 35 (на виході другого елемента І 27 залишається
20 сигнал логічного нуля, оскільки на другому вході присутній логічний нуль), а на другий вхід подається сигнал логічної одиниці з виходу другого цифрового компаратора 42. З виходу першого елемента І 35 сигнал логічної одиниці подається на формувач сигналу 36 та на другий вхід третього елемента І 34. При цьому на перший вхід третього елемента І 34 подається послідовність імпульсів з виходу першого генератора імпульсів 33, що надходить на перший
25 вхід другого лічильника імпульсів 39 і на вхід першого лічильника імпульсів 29 через перший елемент АБО 28. Другий лічильник імпульсів 39 відраховує імпульси першого генератора імпульсів 33 доти, поки коди на входах другого цифрового компаратора 42 не зрівняються. При цьому на виході останнього з'являється сигнал логічного нуля, який надходить на другий вхід першого елемента І 35, сигнал логічного нуля з виходу якого надходить на другий вхід третього
30 елемента І 34. Перший 29 та другий 39 лічильники імпульсів припиняють відлік імпульсів. При цьому на виході формувача сигналу 36 з'являється короткий імпульс, який через третій елемент АБО 38 надходить на входи першого 20, другого 21 і третього 22 тригерів, а також на вхід другого лічильника імпульсів 39 і обнуляє їх.

35 За час роботи другого лічильника імпульсів 39 послідовність імпульсів, яка надійшла на вхід першого лічильника імпульсів 29, зменшує значення залишкового ресурсу вимикача на визначене число одиниць, яке залежить від значення комутowanego струму в перерахунку на кількість комутацій номінального робочого струму вимикача.

40 Зазначимо, що в такому циклі роботи в лічильник механічного ресурсу вимикача 32 знову ж надходить один імпульс.

45 Якщо високовольтний вимикач включається, а в електричній мережі присутнє коротке замикання, то при ввімкненні вимикача на виході датчика початку комутації 25 встановлюється сигнал логічного нуля, який проходить через другий елемент НІ 30 і переднім фронтом запускає
50 одновібратор 31, який в свою чергу вихідним сигналом логічної одиниці, що подається на цифровий комутатор 41, підключає вихідну цифрову шину другого лічильника імпульсів 39 до другого цифрового компаратора 42 через функціональний перетворювач 40, в якому значення струму, що встановлюється на виході другого лічильника імпульсів 39 після вимкнення високовольтного вимикача системою релейного захисту, множиться на коефіцієнт, яким враховується додаткове спрацювання ресурсу вимикача, що витрачається згідно ресурсних характеристик на ввімкнення. Таким чином, в пристрої в такому циклі роботи враховується
55 спрацювання робочого ресурсу вимикача по ресурсних характеристиках на вмикання і вимикання при ввімкненні останнього на коротке замикання в електричній мережі.

Контроль часу ввімкнення високовольтного вимикача здійснюється таким чином. Як тільки починається процес ввімкнення вимикача, то на другому виході датчика початку руху 43 з'являється сигнал, який через другий елемент АБО 49 та другий диференціюючий елемент 52
60 встановлює четвертий тригер 54 в одиничний стан. Одночасно послідовність імпульсів з другого генератора імпульсів 55 через четвертий елемент І 56 надходить в третій лічильник імпульсів 58. Надходження імпульсів з другого генератора імпульсів 55 в третій лічильник імпульсів 58 припиняється в момент початку протікання струму через високовольтний вимикач, внаслідок чого на виході датчика струму 1 з'являється сигнал, який через сьомий компаратор 45 фіксується у вигляді сигналу логічної одиниці і через четвертий оптрон 48, відкритий восьмий

елемент І 51 (на його другому вході присутній сигнал логічної одиниці з виходу датчика початку руху 43) та четвертий елемент АБО 53 обнуляє четвертий тригер 54. Також сигнал логічної одиниці з виходу восьмого елемента І 51 через четвертий елемент АБО 53 надходить на вхід блока затримки сигналу 57, який через деякий час обнуляє третій лічильник імпульсів 58.

5 Одночасно сигнал логічної одиниці з виходу восьмого елемента І 51 відкриває п'ятий елемент І 61 та надходить на другий вхід блока задання часу ввімкнення-вимкнення 59, на виході якого з'являється цифровий код, що відповідає максимальному часу ввімкнення вимикача. При цьому перший цифровий компаратор 60 проводить порівняння кодів, що поступають з третього лічильника імпульсів 58 і блока задання часу ввімкнення-вимкнення 59. Якщо час ввімкнення менший, ніж максимальний, то на виході першого цифрового компаратора 60 з'являється сигнал логічного нуля, який не приводить до спрацювання першого індикатора 63, що свідчить про правильну роботу високовольтного вимикача. Якщо ж час ввімкнення вимикача перевищує максимальний, то на виході першого цифрового компаратора 60 з'являється сигнал логічної одиниці, перший індикатор 63 спрацює, а це свідчить про некоректну роботу високовольтного вимикача.

Контроль часу вимкнення високовольтного вимикача здійснюється аналогічним чином. Як тільки починається процес вимикання вимикача, то на першому виході датчика початку руху 43 з'являється сигнал, який через другий елемент АБО 49 та другий диференціюючий елемент 52 встановлює четвертий тригер 54 в одиничний стан. Одночасно послідовність імпульсів з другого генератора імпульсів 55 через четвертий елемент І 56 надходить в третій лічильник імпульсів 58. Це триває доти, поки на виході датчика напруги 44 не з'явиться сигнал, який через восьмий компаратор 46, п'ятий оптрон 47, відкритий сьомий елемент І 50 (на його другому вході присутній сигнал логічної одиниці з виходу датчика початку руху 43) та четвертий елемент АБО 53 переводить четвертий тригер 54 у нульовий стан. Також сигнал логічної одиниці з виходу сьомого елемента І 50 через четвертий елемент АБО 53 надходить на вхід блока затримки сигналу 57, який через деякий час обнуляє третій лічильник імпульсів 58. Одночасно сигнал логічної одиниці з виходу сьомого елемента І 50 відкриває шостий елемент І 62 та надходить на перший вхід блока задання часу ввімкнення-вимкнення 59, на виході якого з'являється цифровий код, що відповідає максимальному часу вимкнення вимикача. При цьому перший цифровий компаратор 60 проводить порівняння кодів, що надходять з третього лічильника імпульсів 58 і блока задання часу ввімкнення-вимкнення 59. Якщо час вимкнення менший, ніж максимальний, то на виході першого цифрового компаратора 60 з'являється сигнал логічного нуля, який не приводить до спрацювання другого індикатора 64, що свідчить про правильну роботу високовольтного вимикача. Якщо ж час вимкнення вимикача перевищує максимальний, то на виході першого цифрового компаратора 60 з'являється сигнал логічної одиниці, другий індикатор 64 спрацює, а це свідчить про некоректну роботу високовольтного вимикача.

Слід зазначити, що сигнал на виході датчика напруги 44 з'являється в момент розриву контактів вимикача.

Тривалість роботи одновібратора 31 підібрана таким чином, щоб забезпечити після відключення вимикача надходження найбільшої можливої кількості імпульсів в ресурсний лічильник 29.

Кількість компараторів, оптронів і тригерів, а також кількість розрядів першого та другого лічильників імпульсів вибирається в залежності від найбільшої величини струмів, що відключаються, а також від необхідного ступеня точності визначення залишкового комутаційного ресурсу вимикача.

Кількість розрядів четвертого лічильника імпульсів 32 вибирається в залежності від значення механічного ресурсу вимикача.

Для коректної роботи пристрою постійну часу першого диференціюючого елемента 26 необхідно вибрати меншою періоду чергування імпульсів першого генератора імпульсів 33.

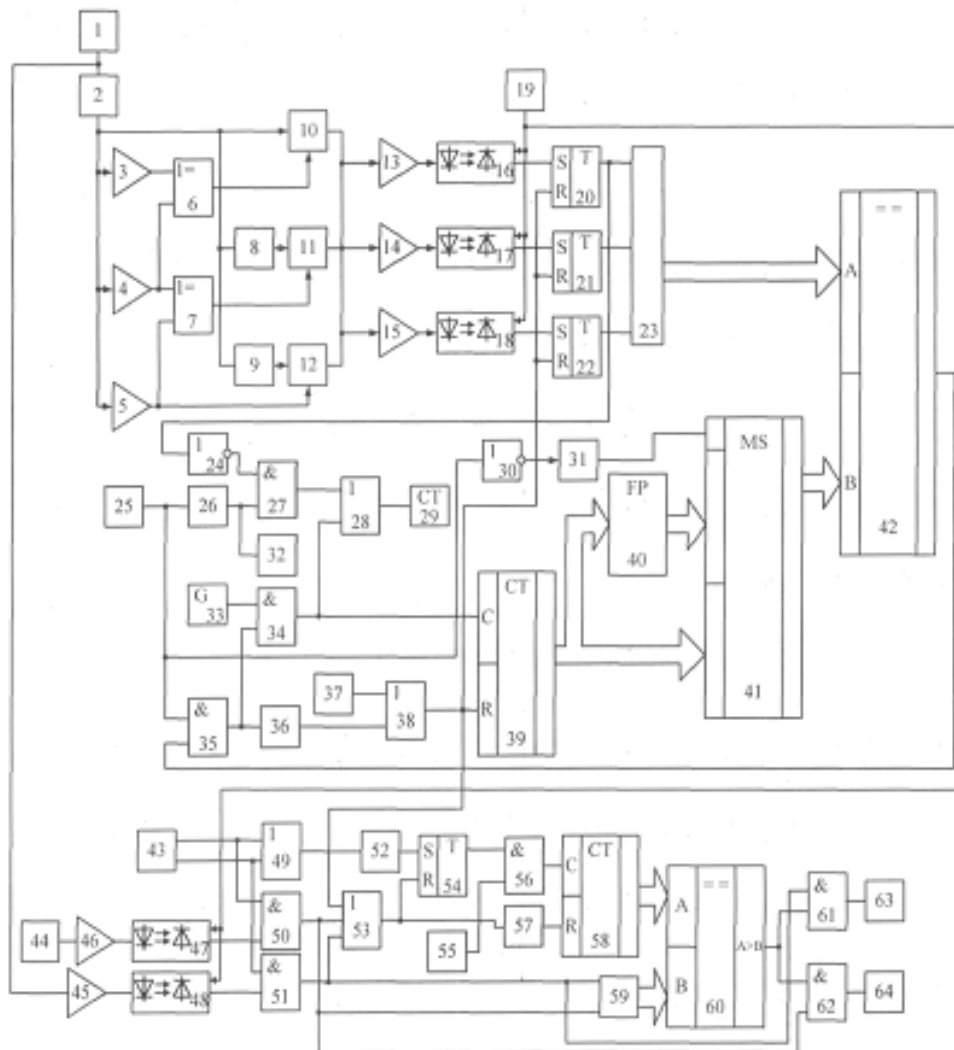
50 Функціональний перетворювач 40 можна реалізувати на мікросхемі постійного запам'ятовуючого пристрою, в якій записані коди, кожен із яких відповідає певному коефіцієнту перерахунку спрацювання робочого ресурсу вимикача в залежності від будь-якого із можливих значень струму, комутованих вимикачем при його включенні на коротке замикання в мережі.

55 Кусково-лінійну лінеаризацію можна також здійснювати з використанням більшої кількості ділянок кривої намагнічування, для чого слід збільшити кількість компараторів, елементів ВИКЛЮЧНЕ АБО, масштабуючих підсилювачів, а також електронних ключів.

ФОРМУЛА КОРИСНОЇ МОДЕЛІ

5 Пристрій для контролю ресурсу комутаційних апаратів, що містить перший і другий елементи НІ, вихід датчика початку комутації підключений до першого входу першого елемента І і через перший диференціюючий елемент з'єднаний з першим входом другого елемента І, другий вхід якого підключений до виходу першого тригера через перший елемент НІ, перший лічильник імпульсів з'єднаний з виходом першого елемента АБО, перший вхід якого підключений до виходу другого елемента І, а другий вхід і перший вхід другого лічильника імпульсів з'єднані з виходом третього елемента І, перший вхід якого підключений до виходу першого генератора імпульсів, а другий вхід і вхід формувача сигналу з'єднані з виходом першого елемента І, виходи першого, другого і третього тригерів підключені відповідно до першого, другого і третього входів шифратора, вихід блока установки нуля з'єднаний з першим входом третього елемента АБО, другий вхід якого підключений до виходу формувача сигналу, а вихід з'єднаний з 15 другими входами першого, другого і третього тригерів, а також з другим входом другого лічильника імпульсів та з першим входом четвертого елемента АБО, виходи першого, другого і третього компараторів підключені відповідно до перших входів першого, другого і третього оптронів, другі входи яких з'єднані з виходом джерела опорної напруги, а виходи підключені відповідно до перших входів першого, другого і третього тригерів, вихід датчика струму з'єднаний з сьомим компаратором та підключений до входу перетворювача напруги змінного струму в напругу постійного струму, вихід якого з'єднаний з входами четвертого, п'ятого і шостого компараторів, а також з аналоговим входом першого електронного ключа, вихід якого, а також виходи другого і третього електронних ключів підключені один до одного, а також до входів першого, другого і третього компараторів, вихід перетворювача напруги змінного струму в напругу постійного струму з'єднаний зі входами першого і другого масштабуючих підсилювачів, виходи яких підключені до аналогових входів другого і третього електронних ключів, виходи п'ятого і шостого компараторів з'єднані відповідно з другими входами першого і 20 другого елементів ВИКЛЮЧНЕ АБО, перші входи яких відповідно підключені до виходів четвертого і п'ятого компараторів, а виходи з'єднані з керуючими входами першого і другого електронних ключів відповідно, вихід шостого компаратора підключений до керуючого входу третього електронного ключа, перший вхід четвертого оптрона з'єднаний з виходом сьомого компаратора, а другий вхід підключений до виходу джерела опорної напруги, другий вхід четвертого тригера з'єднаний з виходом четвертого елемента АБО, вихід другого диференціюючого елемента підключений до першого входу четвертого тригера, вихід якого з'єднаний з першим входом четвертого елемента І, другий вхід якого підключений до виходу 25 другого генератора імпульсів, а вихід з'єднаний з першим входом третього лічильника імпульсів, вихідна цифрова шина якого підключена до першої вхідної цифрової шини першого цифрового компаратора, друга вхідна цифрова шина якого з'єднана з вихідною цифровою шиною блока задання часу ввімкнення-вимкнення, а вихід підключений до перших входів п'ятого і шостого елементів І, виходи яких з'єднані відповідно з першим і другим індикаторами, виходи сьомого і 30 восьмого елементів І підключені до других входів шостого і п'ятого елементів І відповідно, вихід датчика напруги з'єднаний з входом восьмого компаратора, вихід якого підключений до першого входу п'ятого оптрона, другий вхід якого з'єднаний з виходом джерела опорної напруги, а вихід підключений до другого входу сьомого елемента І, вихід якого з'єднаний з другим входом четвертого елемента АБО, вихід другого елемента АБО підключений до входу другого диференціюючого елемента, вихід четвертого елемента АБО з'єднаний з входом блока затримки сигналу, вихід якого підключений до другого входу третього лічильника імпульсів, виходи сьомого і восьмого елементів І з'єднані відповідно з першим і другим входами блока задання часу ввімкнення-вимкнення, вихід четвертого оптрона підключений до другого входу 35 восьмого елемента І, вихід якого з'єднаний з третім входом четвертого елемента АБО, перший і другий виходи датчика початку руху підключені відповідно до першого і другого входів другого елемента АБО, а також з'єднані з першими входами сьомого і восьмого елементів І відповідно, який **відрізняється** тим, що в нього введені одновібратор, четвертий лічильник імпульсів, функціональний перетворювач, цифровий комутатор, другий цифровий компаратор, причому 40 вихід одновібратора підключений до керуючого входу цифрового комутатора, другий вхід першого елемента І з'єднаний з виходом другого цифрового компаратора, перша вхідна цифрова шина якого підключена до вихідної цифрової шини шифратора, а друга вхідна цифрова шина з'єднана з вихідною цифровою шиною цифрового комутатора, перша вхідна цифрова шина якого підключена до вихідної цифрової шини функціонального перетворювача, а друга вхідна цифрова шина та вхідна цифрова шина функціонального перетворювача з'єднані з 45 50 55 60

вихідною цифровою шиною другого лічильника імпульсів, вихід першого диференціюючого елемента підключений до входу четвертого лічильника імпульсів, вихід датчика початку комутації через другий елемент НІ з'єднаний з входом одновібратора.



Комп'ютерна верстка О. Рябко

Державна служба інтелектуальної власності України, вул. Василя Липківського, 45, м. Київ, МСП, 03680, Україна

ДП "Український інститут інтелектуальної власності", вул. Глазунова, 1, м. Київ – 42, 01601