



УКРАЇНА

(19) UA

(11) 9599

(13) U

(51) 7 G07C3/10

МІНІСТЕРСТВО ОСВІТИ  
І НАУКИ УКРАЇНИДЕРЖАВНИЙ ДЕПАРТАМЕНТ  
ІНТЕЛЕКТУАЛЬНОЇ  
ВЛАСНОСТІ

## ОПИС

ДО ДЕКЛАРАЦІЙНОГО ПАТЕНТУ  
НА КОРИСНУ МОДЕЛЬвидається під  
відповідальність  
власника  
патенту

(54) ПРИСТРІЙ ДЛЯ КОНТРОЛЮ РЕСУРСУ ГРУПИ КОМУТАЦІЙНИХ АПАРАТІВ

1

2

(21) u200500181

(22) 10.01.2005

(24) 17.10.2005

(46) 17.10.2005, Бюл. № 10, 2005 р.

(72) Грабко Володимир Віталійович, Грабко Вале-  
нтин Володимирович(73) ВІННИЦЬКИЙ НАЦІОНАЛЬНИЙ ТЕХНІЧНИЙ  
УНІВЕРСИТЕТ

(57) Пристрій для контролю ресурсу групи комутаційних апаратів, що містить шостий, сьомий, восьмий і дев'ятий елементи I, елемент II, третій елемент АБО, перший, другий і третій датчики струму, виходи яких підключені відповідно до входів першого, другого і третього компараторів та до аналогових входів першого, другого і третього електронних ключів, виходи яких з'єднані з входами четвертого і п'ятого компараторів, другий вхід першого лічильника імпульсів підключений до виходу першого елемента АБО, перший вхід якого з'єднаний з виходом блока установки нуля, а другий вхід підключений до виходу формувача імпульсів, вихід першого генератора імпульсів з'єднаний з першим входом першого елемента I, вихід якого підключений до першого входу першого лічильника імпульсів і з'єднаний з першими входами третього, четвертого і п'ятого елементів I, вхід формувача імпульсів разом з другим входом першого елемента I підключені до виходу другого елемента I, перший вхід якого з'єднаний з виходом другого елемента АБО, виходи першого і другого датчиків комутації підключені відповідно до першого і другого входів другого елемента АБО, вихід якого з'єднаний з входом диференціюючого елемента, вихід першого датчика комутації підключений до перших входів тринадцятого, чотирнадцятого і п'ятнадцятого елементів I, вихід другого датчика комутації з'єднаний з першими входами десятого, одинадцятого і дванадцятого елементів I, виходи з десятого по п'ятнадцятий елементів I підключені відповідно до входів з другого по сьомий лічильників імпульсів, другі входи десятого і тринадцятого елементів I з'єднані між собою, другі входи одинадцятого і чотирнадцятого елементів I підключені

один до одного, другі входи дванадцятого і п'ятнадцятого елементів I з'єднані між собою, який відрізняється тим, що в нього введені перший та другий лічильники з дешифратором, функціональний перетворювач, регістр, цифровий компаратор, другий генератор імпульсів, причому виходи першого, другого і третього компараторів підключені відповідно до перших входів сьомого, восьмого і дев'ятого елементів I, другі входи яких з'єднані відповідно з першим, другим і третім виходами першого лічильника з дешифратором, а також з першим, другим і третім входами регістра, четвертий, п'ятий і шостий входи якого підключені відповідно до першого, другого і третього виходів другого лічильника з дешифратором, а також до других входів третього, четвертого і п'ятого елементів I, виходи яких з'єднані відповідно з другими входами тринадцятого, чотирнадцятого і п'ятнадцятого елементів I, вихід другого елемента АБО через елемент II підключений до другого входу шостого елемента I, перший вхід якого з'єднаний з виходом другого генератора імпульсів, а вихід підключений до першого входу першого лічильника з дешифратором, другий вхід якого з'єднаний з виходом другого елемента АБО, вихід диференціюючого елемента підключений до першого входу третього елемента АБО, другий вхід якого з'єднаний з виходом формувача імпульсів, а вихід підключений до першого входу другого лічильника з дешифратором, другий вхід якого з'єднаний з виходом блока установки нуля, виходи сьомого, восьмого і дев'ятого елементів I підключені відповідно до керуючих входів першого, другого і третього електронних ключів, виходи четвертого і п'ятого компараторів з'єднані відповідно з першим і другим входами функціонального перетворювача, вихідна цифрова шина якого підключена до вхідної цифрової шини регістра, вихідна цифрова шина якого з'єднана з першою вхідною цифровою шиною цифрового компаратора, друга вхідна цифрова шина якого підключена до вихідної цифрової шини першого лічильника імпульсів, а вихід з'єднаний з другим входом другого елемента I.

(13) U

(11) 9599

(19) UA

Корисна модель відноситься до області електротехніки і може бути використана для вимірювання комутаційного ресурсу групи високовольтних вимикачів в радіальних електричних мережах з одностороннім живленням.

Відомий пристрій для контролю ресурсу комутаційних апаратів [Патент України №22225А, М. кл. G07C3/10, бюл. №3, 1998], що містить три датчики струму, виходи яких з'єднані відповідно з входами першого, другого і третього компараторів і з аналоговими входами першого, другого і третього електронних ключів, керуючі входи яких підключені відповідно до першого, другого і третього входів першого елемента АБО, виходи першого, другого і третього електронних ключів з'єднані між собою і підключені до входів четвертого і п'ятого компараторів, виходи яких у свою чергу з'єднані відповідно з першими входами другого і третього тригерів, другі входи яких, а також другий вхід першого тригера і другий вхід першого лічильника імпульсів підключені до виходу другого елемента АБО, перший вхід якого з'єднаний з виходом блока установки нуля, другий вхід підключений до виходу формувача імпульсів, а третій вхід з'єднаний з виходом елемента затримки сигналу, вхід якого і другий вхід першого елемента І підключені до виходу третього елемента АБО, перший, другий і третій входи якого з'єднані відповідно з виходами другого, третього і четвертого елементів І, виходи другого і третього тригерів підключені відповідно до другого і третього входів шифратора, перший, другий і третій виходи якого з'єднані з першими входами другого, третього і четвертого елементів І, другі входи яких підключені відповідно до другого, третього і четвертого входів першого лічильника імпульсів через перший, другий і третій елементи НІ відповідно, вхід формувача імпульсів з'єднаний з другим входом п'ятого елемента І, перший вхід якого підключений до виходу генератора імпульсів, а вихід з'єднаний з першим входом першого лічильника імпульсів і з першими входами дев'ятого, десятого й одинадцятого елементів І, виходи першого, другого і третього компараторів з'єднані відповідно з першими входами дванадцятого, тринадцятого і чотирнадцятого елементів І, виходи яких відповідно підключені до керуючих входів першого, другого і третього електронних ключів, а другі входи з'єднані відповідно з першим, другим і третім виходами дешифратора, перший і другий входи якого підключені відповідно до першого і другого входів п'ятого лічильника імпульсів, перший вхід якого з'єднаний з виходом п'ятнадцятого елемента І, а другий вхід підключений до виходу другого елемента АБО, вихід першого елемента АБО з'єднаний з першим входом першого тригера, вихід якого підключений до першого входу шифратора і до входу четвертого елемента НІ, вихід якого з'єднаний з першим входом п'ятнадцятого елемента І та з першим входом шістнадцятого елемента І, вихід якого підключений до третього входу дешифратора, а другий вхід і вхід диференціюючого елемента з'єднані з виходом шостого елемента АБО, перший, другий і третій входи якого підключені до виходів першого, другого і третього датчиків комутації через перший, дру-

гий і третій однобігатори відповідно, вихід генератора імпульсів з'єднаний з другим входом п'ятнадцятого елемента І, перший, другий і третій виходи дешифратора підключені відповідно до перших входів шостого, сьомого і восьмого елементів І, другі входи яких з'єднані відповідно з виходами першого, другого і третього однобігаторів, а виходи підключені до першого, другого і третього входів сьомого елемента АБО відповідно, вихід якого з'єднаний з першим входом першого елемента І, входи другого, третього і четвертого лічильників імпульсів підключені відповідно до виходів дев'ятого, десятого й одинадцятого елементів І, другі входи яких з'єднані відповідно з виходами третього, другого і першого однобігаторів, вихід диференціюючого елемента підключений до першого входу четвертого тригера, вихід якого з'єднаний з першим входом четвертого елемента АБО, другий вхід якого підключений до виходу першого елемента І, а вихід з'єднаний з входом формувача імпульсів, перший вихід першого лічильника імпульсів підключений до першого входу п'ятого елемента АБО, другий вхід якого з'єднаний з виходом другого елемента АБО, а вихід підключений до другого входу четвертого тригера.

Головним недоліком даного пристрою є те, що він не дозволяє враховувати вичерпання комутаційного ресурсу вимикачів у випадку, коли останні відключають кола зі струмом, меншим за номінальний, оскільки залишковий ресурс вимикачів витрачається нерівномірно в залежності від значення комутуваного струму.

За найближчий аналог обрано пристрій для контролю ресурсу групи комутаційних апаратів [Патент України №36250А, М. кл. G07C3/10, бюл. №3, 2001], що містить перший, другий і третій датчики струму, виходи яких з'єднані відповідно зі входами першого, другого і третього компараторів і з аналоговими входами першого, другого і третього електронних ключів, виходи яких підключені до входів четвертого і п'ятого компараторів, виходи яких в свою чергу з'єднані відповідно з першими входами першого і другого тригерів, другі входи яких, а також другі входи третього, четвертого і п'ятого тригерів і другий вхід першого лічильника імпульсів підключені до виходу другого елемента АБО, перший вхід якого з'єднаний з виходом блока установки нуля, другий вхід підключений до виходу формувача імпульсів, а третій вхід з'єднаний з виходом елемента затримки сигналу, вхід якого і другий вхід першого елемента І підключені до виходу третього елемента АБО, перший, другий і третій входи якого з'єднані відповідно з виходами другого, третього і четвертого елементів І, виходи першого і другого тригерів підключені відповідно до другого і третього входів шифратора, перший, другий і третій входи якого з'єднані з першими входами другого, третього і четвертого елементів І, другі входи яких підключені відповідно до першого, другого і третього входів першого лічильника імпульсів через перший, другий і третій елементи НІ відповідно, вихід генератора імпульсів з'єднаний з першим входом п'ятого елемента І, вихід якого підключений до першого входу першого лічильника імпульсів і до перших входів сьомого,

дев'ятого і одинадцятого елементів I, вхід формувача імпульсів разом з другим входом п'ятого елемента I з'єднані з виходом першого елемента I, перший вхід якого з'єднаний з виходом четвертого елемента АБО, виходи третього, четвертого і п'ятого тригерів підключені відповідно до керуючих входів першого, другого і третього електронних ключів, а також до першого, другого і третього входів першого елемента АБО, вихід якого з'єднаний з першим входом шифратора, виходи першого і другого датчиків комутації підключені до першого і другого входів четвертого елемента АБО, вихід якого через диференціюючий елемент з'єднаний з першими входами шостого, восьмого і десятого елементів I, другі входи яких підключені до виходів четвертого, п'ятого і шостого елементів II відповідно, виходи першого, другого і третього компараторів з'єднані відповідно з першими входами третього, четвертого і п'ятого тригерів, виходи яких підключені відповідно до входів четвертого, п'ятого і шостого елементів II, а також відповідно до других входів сьомого, дев'ятого і одинадцятого елементів I, виходи шостого, восьмого і десятого елементів I з'єднані відповідно з першими входами п'ятого, шостого і сьомого елементів АБО, другі входи яких підключені до виходів сьомого, дев'ятого і одинадцятого елементів I відповідно, а виходи з'єднані з першими входами дванадцятого, тринадцятого і чотирнадцятого елементів I відповідно, а також відповідно з першими входами п'ятнадцятого, шістнадцятого і сімнадцятого елементів I, вихід першого датчика комутації підключений до других входів п'ятнадцятого, шістнадцятого і сімнадцятого елементів I, вихід другого датчика комутації з'єднаний з другими входами дванадцятого, тринадцятого і чотирнадцятого елементів I, виходи з дванадцятого по сімнадцятий елементів I підключені відповідно до входів з другого по сьомий лічильники імпульсів.

Недоліком даного пристрою є недостатня точність за рахунок того, що він не дозволяє враховувати вичерпання комутаційного ресурсу групи вимикачів, що витрачається нерівномірно при комутації різних струмів, у випадку, коли останні відключають кола зі струмом, меншим за номінальний.

В основу корисної моделі поставлено задачу створення пристрою для контролю ресурсу групи комутаційних апаратів, в якому за рахунок введення нових блоків та зв'язків між ними з'являється можливість враховувати вичерпання комутаційного ресурсу вимикачів у випадку, коли останні відключають кола зі струмом, меншим за номінальний, що дозволяє підвищити точність роботи пристрою.

Поставлена задача вирішується тим, що в пристрій для контролю ресурсу групи комутаційних апаратів, що містить шостий, сьомий, восьмий і дев'ятий елементи I, елемент II, третій елемент АБО, перший, другий і третій датчики струму, виходи яких підключені відповідно до входів першого, другого і третього компараторів та до аналогових входів першого, другого і третього електронних ключів, виходи яких з'єднані з входами четвертого і п'ятого компараторів, другий вхід першого лічильника імпульсів підключений до ви-

ходу першого елемента АБО, перший вхід якого з'єднаний з виходом блока установки нуля, а другий вхід підключений до виходу формувача імпульсів, вихід першого генератора імпульсів з'єднаний з першим входом першого елемента I, вихід якого підключений до першого входу першого лічильника імпульсів і з'єднаний з першими входами третього, четвертого і п'ятого елементів I, вхід формувача імпульсів разом з другим входом першого елемента I підключені до виходу другого елемента I, перший вхід якого з'єднаний з виходом другого елемента АБО, виходи першого і другого датчиків комутації підключені відповідно до першого і другого входів другого елемента АБО, вихід якого з'єднаний з входом диференціюючого елемента, вихід першого датчика комутації підключений до перших входів тринадцятого, чотирнадцятого і п'ятнадцятого елементів I, вихід другого датчика комутації з'єднаний з першими входами десятого, одинадцятого і дванадцятого елементів I, виходи з десятого по п'ятнадцятий елементів I підключені відповідно до входів з другого по сьомий лічильники імпульсів, другі входи десятого і тринадцятого елементів I з'єднані між собою, другі входи одинадцятого і чотирнадцятого елементів I підключені один до одного, другі входи дванадцятого і п'ятнадцятого елементів I з'єднані між собою, згідно корисної моделі, введено перший та другий лічильники з дешифратором, функціональний перетворювач, регістр, цифровий компаратор, другий генератор імпульсів, причому виходи першого, другого і третього компараторів підключені відповідно до перших входів сьомого, восьмого і дев'ятого елементів I, другі входи яких з'єднані відповідно з першим, другим і третім входами першого лічильника з дешифратором, а також з першим, другим і третім входами регістра, четвертий, п'ятий і шостий входи якого підключені відповідно до першого, другого і третього виходів другого лічильника з дешифратором, а також до других входів третього, четвертого і п'ятого елементів I, виходи яких з'єднані відповідно з другими входами тринадцятого, чотирнадцятого і п'ятнадцятого елементів I, вихід другого елемента АБО через елемент II підключений до другого входу шостого елемента I, перший вхід якого з'єднаний з виходом другого генератора імпульсів, а вихід підключений до першого входу першого лічильника з дешифратором, другий вхід якого з'єднаний з виходом другого елемента АБО, вихід диференціюючого елемента підключений до першого входу третього елемента АБО, другий вхід якого з'єднаний з виходом формувача імпульсів, а вихід підключений до першого входу другого лічильника з дешифратором, другий вхід якого з'єднаний з виходом блока установки нуля, виходи сьомого, восьмого і дев'ятого елементів I підключені відповідно до керуючих входів першого, другого і третього електронних ключів, виходи четвертого і п'ятого компараторів з'єднані відповідно з першим і другим входами функціонального перетворювача, вихідна цифрова шина якого підключена до вхідної цифрової шини регістра, вихідна цифрова шина якого з'єднана з першою вхідною цифровою шиною цифрового компаратора, друга вхідна цифрова шина якого підключена до вихідної цифрової шини пер-

шого лічильника імпульсів, а вихід з'єднаний з другим входом другого елемента І.

Пристрій для контролю ресурсу групи комутаційних апаратів пояснюється кресленням, на якому зображена його структурна схема.

На схемі: 1, 2, 3 - перший, другий і третій датчики струму; 4, 5, 6 - перший, другий і третій компаратори; 7, 8, 9 - сьомий, восьмий і дев'ятий елементи І; 10, 11, 12 - перший, другий і третій електронні ключі; 13, 14 - четвертий і п'ятий компаратори; 15 - функціональний перетворювач; 16 - регістр; 17 - перший лічильник з дешифратором; 18 - другий генератор імпульсів; 19 - шостий елемент І; 20 - елемент НІ; 21 - диференціюючий елемент; 22 - третій елемент АБО; 23 - другий лічильник з дешифратором; 24 - перший генератор імпульсів; 25 - перший елемент І; 26 - другий елемент АБО; 27 - другий елемент І; 28 - блок установки нуля; 29 - формувач імпульсів; 30 - перший елемент АБО; 31 - перший лічильник імпульсів; 32 - цифровий компаратор; 33, 34, 35 - третій, четвертий і п'ятий елементи І; 36, 37 - перший і другий датчики комутації; 38, 39, 40, 41, 42, 43 - десятий, одинадцятий, дванадцятий, тринадцятий, чотирнадцятий і п'ятнадцятий елементи І; 44, 45, 46, 47, 48, 49 - другий, третій, четвертий, п'ятий, шостий і сьомий лічильники імпульсів, причому виходи першого 1, другого 2 і третього 3 датчиків струму підключені відповідно до входів першого 4, другого 5 і третього 6 компараторів та до аналогових входів першого 10, другого 11 і третього 12 електронних ключів, виходи яких з'єднані з входами четвертого 13 і п'ятого 14 компараторів, другий вхід першого лічильника імпульсів 31 підключений до виходу першого елемента АБО 30, перший вхід якого з'єднаний з виходом блока установки нуля 28, а другий вхід підключений до виходу формувача імпульсів 29, вихід першого генератора імпульсів 24 з'єднаний з першим входом першого елемента І 25, вихід якого підключений до першого входу першого лічильника імпульсів 31 і з'єднаний з першими входами третього 33, четвертого 34 і п'ятого 35 елементів І, вхід формувача імпульсів 29 разом з другим входом першого елемента І 25 підключені до виходу другого елемента І 27, перший вхід якого з'єднаний з виходом другого елемента АБО 26, виходи першого 36 і другого 37 датчиків комутації підключені відповідно до першого і другого входів другого елемента АБО 26, вихід якого з'єднаний з входом диференціюючого елемента 21, вихід першого датчика комутації 36 підключений до перших входів тринадцятого 41, чотирнадцятого 42 і п'ятнадцятого 43 елементів І, вихід другого датчика комутації 37 з'єднаний з першими входами десятого 38, одинадцятого 39 і дванадцятого 40 елементів І, виходи з десятого 38 по п'ятнадцятий 43 елементів І підключені відповідно до входів з другого 44 по сьомий 49 лічильників імпульсів, другі входи десятого 38 і тринадцятого 41 елементів І з'єднані між собою, другі входи одинадцятого 39 і чотирнадцятого 42 елементів І підключені один до одного, другі входи дванадцятого 40 і п'ятнадцятого 43 елементів І з'єднані між собою, виходи першого 4, другого 5 і третього 6 компараторів підключені відповідно до перших входів сьомого 7, восьмого 8 і дев'ятого 9 елемен-

тів І, другі входи яких з'єднані відповідно з першим, другим і третім виходами першого лічильника з дешифратором 17, а також з першим, другим і третім входами регістра 16, четвертий, п'ятий і шостий входи якого підключені відповідно до першого, другого і третього виходів другого лічильника з дешифратором 23, а також до других входів третього 33, четвертого 34 і п'ятого 35 елементів І, виходи яких з'єднані відповідно з другими входами тринадцятого 41, чотирнадцятого 42 і п'ятнадцятого 43 елементів І, вихід другого елемента АБО 26 через елемент НІ 20 підключений до другого входу шостого елемента І 19, перший вхід якого з'єднаний з виходом другого генератора імпульсів 18, а вихід підключений до першого входу першого лічильника з дешифратором 17, другий вхід якого з'єднаний з виходом другого елемента АБО 26, вихід диференціюючого елемента 21 підключений до першого входу третього елемента АБО 22, другий вхід якого з'єднаний з виходом формувача імпульсів 29, а вихід підключений до першого входу другого лічильника з дешифратором 23, другий вхід якого з'єднаний з виходом блока установки нуля 28, виходи сьомого 7, восьмого 8 і дев'ятого 9 елементів І підключені відповідно до керуючих входів першого 10, другого 11 і третього 12 електронних ключів, виходи четвертого 13 і п'ятого 14 компараторів з'єднані відповідно з першим і другим входами функціонального перетворювача 15, вихідна цифрова шина якого підключена до вхідної цифрової шини регістра 16, вихідна цифрова шина якого з'єднана з першою вхідною цифровою шиною цифрового компаратора 32, друга вхідна цифрова шина якого підключена до вихідної цифрової шини першого лічильника імпульсів 31, а вихід з'єднаний з другим входом другого елемента І 27.

Запропонований пристрій працює так. При подачі напруги живлення блок установки нуля 28 коротким імпульсом скидає другий лічильник з дешифратором 23 та через перший елемент АБО 30 встановлює в нульове положення перший лічильник імпульсів 31. Одночасно перший 24 та другий 18 генератори імпульсів починають виробляти послідовність імпульсів.

Датчики струму пристрою розташовані в фазах А, В, і С ввідного вимикача системи живлення збірних шин, а датчики комутацій входять в конструкцію кожного високовольтного вимикача.

Як приклад, даний пристрій дозволяє контролювати комутаційний ресурс двох високовольтних вимикачів, причому другим 44, третім 45 і четвертим 46 лічильниками імпульсів враховується поплюсно комутаційний ресурс вимикача з датчиком комутації 37, а п'ятим 47, шостим 48 і сьомим 49 враховується поплюсно комутаційний ресурс вимикача з датчиком комутації 36.

Якщо вимикачі введені в роботу, то на виходах першого 1, другого 2 і третього 3 датчиків струму з'являється напруга, пропорційна струму, що протікає в різних фазах вимикачів, яка подається на входи першого 4, другого 5 і третього 6 компараторів, пороги спрацювання яких дещо вищі нульового значення. При цьому на виходах компараторів 4-6 з'являються сигнали логічної одиниці, які поступають на перші входи сьомого 7, восьмого 8 і дев'ятого 9 елементів І. Також з виходу другого

генератора імпульсів 18 через відкритий шостий елемент І 19 (при цьому на другому вході присутній сигнал логічної одиниці, отриманий з виходу елемента НІ 20, оскільки на вхід останнього надходить сигнал логічного нуля з виходів першого 36 і другого 37 датчиків комутації через другий елемент АБО 26) на перший вхід першого лічильника з дешифратором 17 поступають імпульси, які по черзі формують сигнали логічної одиниці на його виходах, тим самим по черзі відкриваючи сьомий 7, восьмий 8 і дев'ятий 9 елементи І, а також першу, другу і третю комірки пам'яті регістра 16 для запису. При цьому по черзі на керуючі входи першого 10, другого 11 і третього 12 електронних ключів надходять сигнали логічної одиниці, тим самим відкриваючи їх. Сигнали напруги з виходів датчиків струму 1-3 через відповідні відкриті електронні ключі 10-12 поступають на входи четвертого 13 і п'ятого 14 компараторів, які мають різні пороги спрацювання. Сигнали, які з'являються на виходах четвертого 13 і п'ятого 14 компараторів поступають на входи функціонального перетворювача 15, на виході якого з'являється цифровий код, що відповідає величині струму, який протікає в вимикачах. Цифровий код з виходу функціонального перетворювача 15 поступає на вхідну цифрову шину регістра 16, де по черзі запам'ятовується в одній з трьох комірок пам'яті.

В залежності від значень струму цифровий код на виході функціонального перетворювача 15 змінює своє значення.

Таким чином, в регістрі 16 здійснюється запам'ятовування цифрових кодів, які відповідають величинам струму, що протікають в різних фазах вимикачів.

У випадку, коли один із вимикачів відключає коло, наприклад той, що містить перший датчик комутації 36, на його виході з'являється короткочасний сигнал логічної одиниці, який поступає на перший вхід другого елемента АБО 26. При цьому сигнал логічної одиниці з виходу другого елемента АБО 26 через елемент НІ 20 поступає на другий вхід шостого елемента І 19 і закриває його. Також сигнал логічної одиниці з виходу другого елемента АБО 26 поступає на другий вхід першого лічильника з дешифратором 17 і встановлює його виходи в нульове положення. При цьому сигнал логічної одиниці з виходу другого елемента АБО 26 поступає на вхід диференціюючого елемента 21 і формує на його виході короткий імпульс, який через третій елемент АБО 22 поступає на перший вхід другого лічильника з дешифратором 23. В цей момент на першому виході другого лічильника з дешифратором 23 з'являється сигнал логічної одиниці, який подається на четвертий вхід регістра 16, дозволяючи при цьому зчитування цифрового коду з першої комірки пам'яті, який подається на першу вхідну цифрову шину цифрового компаратора 32. При цьому на виході цифрового компаратора 32 з'являється сигнал логічної одиниці, який через відкритий другий елемент І 27 (при цьому на першому вході присутній сигнал логічної одиниці з виходу другого елемента АБО 26) поступає на другий вхід першого елемента І 25 і відкриває його. З виходу першого генератора імпульсів 24 імпульси поступають на перший вхід першого лічи-

льника імпульсів 31, а також через відкриті третій елемент І 33 (при цьому на другому вході присутній сигнал логічної одиниці з першого виходу другого лічильника з дешифратором 23) та тринадцятий елемент І 41 (при цьому на першому вході присутній сигнал логічної одиниці з виходу першого датчика комутації 36) надходять у п'ятий лічильник імпульсів 47. Кількість імпульсів, що поступають в п'ятий лічильник імпульсів 47, показує як витрачається робочий ресурс вимикача в залежності від значення комутуваного струму. Імпульси з виходу першого генератора імпульсів 24 поступають до тих пір, поки цифрові коди на першій і другій вхідних цифрових шинах цифрового компаратора 32 не зрівнюються. В цей момент сигнал логічного нуля з виходу цифрового компаратора 32 через другий елемент І 27 поступає на другий вхід першого елемента І 25 та закриває його, а також на вхід формувача імпульсів 29, який коротким імпульсом через перший елемент АБО 30 обнуляє перший лічильник імпульсів 31. Також короткий імпульс з виходу формувача імпульсів 29 через третій елемент АБО 22 поступає на перший вхід другого лічильника з дешифратором 23. При цьому на першому виході другого лічильника з дешифратором 23 встановлюється сигнал логічного нуля, а на другому виході з'являється сигнал логічної одиниці, який дозволяє зчитування цифрового коду з другої комірки пам'яті регістра 16. Зменшення залишкового ресурсу відбувається аналогічним чином.

У випадку коли зменшення залишкового ресурсу вимикача пройшло для всіх трьох фаз вимикача, короткий імпульс з виходу формувача імпульсів 29 через третій елемент АБО 22 поступає на перший вхід другого лічильника з дешифратором 23, встановлюючи його виходи в нульове положення.

На цьому цикл роботи пристрою закінчується. В залежності від числа компараторів, що спрацювали, певна кількість імпульсів почергово заноситься в п'ятий 47, шостий 48 і сьомий 49 лічильники імпульсів. При цьому дотримується визначена залежність між значенням струму, що відключається, і числом імпульсів, які надійшли в лічильники, що показує як витрачається ресурс вимикача в залежності від різних значень комутуваного струму.

У випадку, коли спрацював інший датчик комутації, пристрій працює аналогічним чином. Єдина відмінність полягає в тому, що зменшення залишкового ресурсу відбувається у відповідних лічильниках імпульсів.

Для коректної роботи пристрою необхідно стало часу диференціюючого елемента 21 вибрати меншою періоду проходження імпульсів першого генератора імпульсів 24.

Частота імпульсів першого генератора імпульсів 24 є значно більшою частоти імпульсів другого генератора імпульсів 18.

Даний пристрій дозволяє контролювати ресурс більшої кількості вимикачів. Для цього необхідно лише збільшити кількість входів другого елемента АБО 26 та додати по три лічильники імпульсів та по три елементи І на кожен додатково діагностуємий вимикач.

Кількість розрядів першого 31, другого 44, третього 45, четвертого 46, п'ятого 47, шостого 48 і сьомого 49 лічильників імпульсів, а також кількість компараторів, що фіксують значення комутованого струму, вибирається в залежності від діапазону вимірюваного струму і від необхідного ступеня точності визначення витраченого вимикачем ресурсу

Функціональний перетворювач 15 можна реалізувати на мікросхемі постійного запам'ятовуючо-

го пристрою, в якій записані відповідні коди, кожен із яких відповідає певному коефіцієнту спрацювання робочого ресурсу вимикача в залежності від будь-якого із можливих значень струму

Тривалість імпульсів на виходах датчиків комутації 36 або 37 повинна бути не меншою часу, потрібного для проходження максимальної кількості імпульсів в усі лічильники імпульсів, в яких фіксується робочий ресурс відповідного вимикача

