



УКРАЇНА

(19) **UA** (11) **152466** (13) **U**  
(51) МПК  
**G07C 3/10** (2006.01)

НАЦІОНАЛЬНИЙ ОРГАН  
ІНТЕЛЕКТУАЛЬНОЇ ВЛАСНОСТІ  
ДЕРЖАВНА ОРГАНІЗАЦІЯ  
"УКРАЇНСЬКИЙ НАЦІОНАЛЬНИЙ  
ОФІС ІНТЕЛЕКТУАЛЬНОЇ  
ВЛАСНОСТІ ТА ІННОВАЦІЙ"

## (12) ОПИС ДО ПАТЕНТУ НА КОРИСНУ МОДЕЛЬ

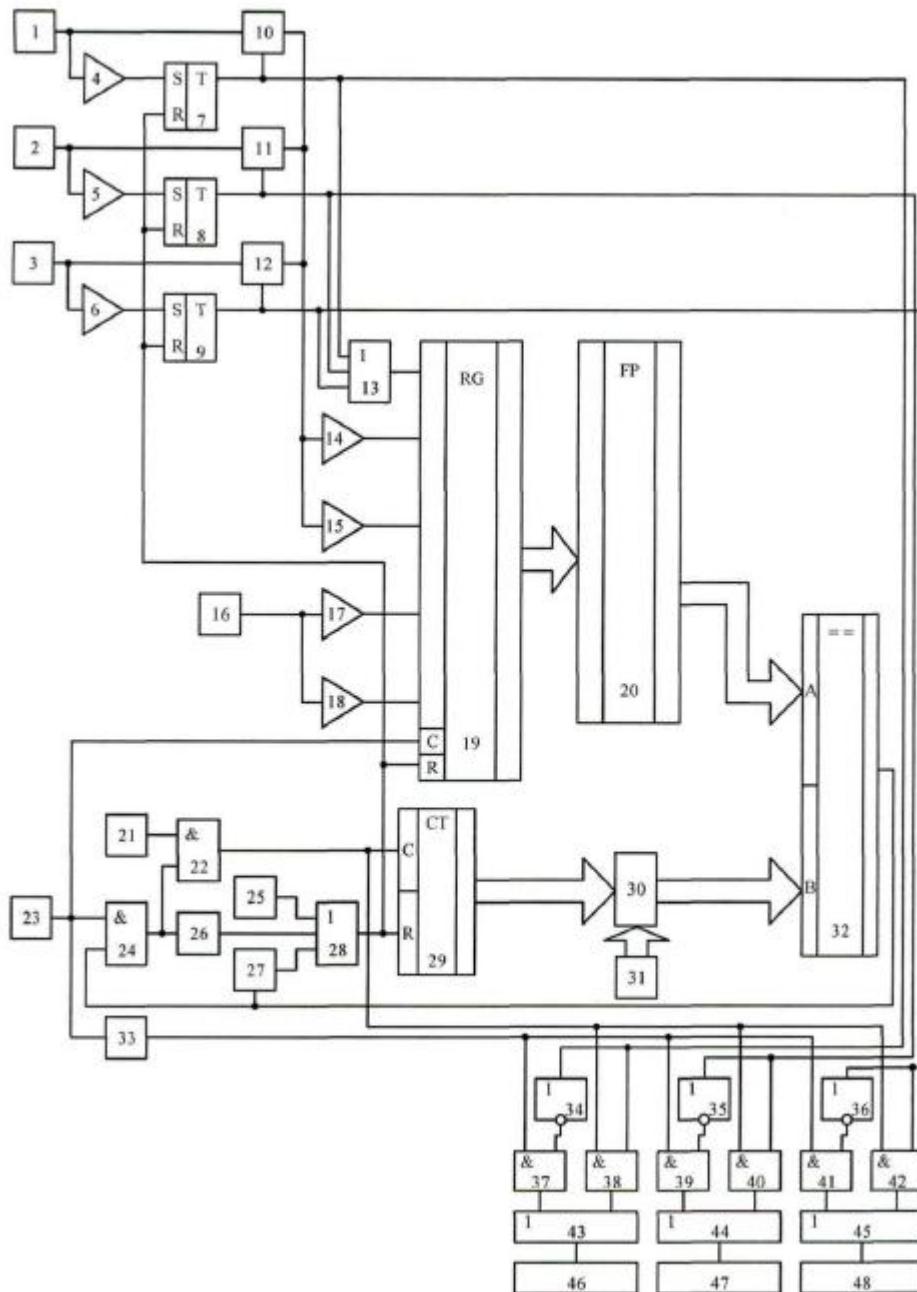
(21) Номер заявки: <b>u 2021 07571</b>	(72) Винахідник(и): <b>Грабко Володимир Віталійович (UA), Грабко Валентин Володимирович (UA), Захаров Василь Володимирович (UA), Димидюк Роман Сергійович (UA)</b>
(22) Дата подання заявки: <b>23.12.2021</b>	
(24) Дата, з якої є чинними права інтелектуальної власності: <b>09.02.2023</b>	
(46) Публікація відомостей про державну реєстрацію: <b>08.02.2023, Бюл.№ 6</b>	(73) Володілець (володільці): <b>ВІННИЦЬКИЙ НАЦІОНАЛЬНИЙ ТЕХНІЧНИЙ УНІВЕРСИТЕТ, вул. Хмельницьке шосе, 95, м. Вінниця, 21021 (UA)</b>

## (54) ПРИСТРІЙ ДЛЯ КОНТРОЛЮ РЕСУРСУ ПОВІТРЯНИХ ВИСОКОВОЛЬТНИХ ВИМИКАЧІВ

### (57) Реферат:

Пристрій для контролю ресурсу повітряних високовольтних вимикачів, що містить три датчики струму, сім компараторів, три тригери, три електронних ключі, блок установки нуля, формувач імпульсів, елемент затримки сигналу, датчик комутації, диференціюючий елемент, регістр, п'ять елементів АБО, вісім елементів І, три елементи НІ, чотири лічильники імпульсів, генератор імпульсів, цифровий компаратор, датчик тиску, перший функціональний перетворювач. Введено другий функціональний перетворювач та блок вибору типу вимикача, причому друга вхідна цифрова шина цифрового компаратора з'єднана з вихідною цифровою шиною другого функціонального перетворювача, перша вхідна цифрова шина якого підключена до вихідної цифрової шини першого лічильника імпульсів, а друга вхідна цифрова шина з'єднана з вихідною цифровою шиною блока вибору типу вимикача.

UA 152466 U



Корисна модель належить до області електротехніки і може бути використана для вимірювання комутаційного ресурсу повітряних високовольтних вимикачів.

Відомий пристрій для контролю ресурсу комутаційних апаратів (Патент № 55864А (Україна), М. кл. G 07 С 3/10, бюл. № 4, 2003), що містить перший, другий і третій датчики струму, виходи яких з'єднані відповідно через перший, другий і третій компаратори з першими входами першого, другого і третього тригерів, виходи яких підключені відповідно до першого, другого і третього входів другого елемента АБО, а також відповідно до керуючих входів першого, другого і третього електронних ключів, виходи яких з'єднані між собою, а також із входами четвертого і п'ятого компараторів, а аналогові входи підключені відповідно до виходів першого, другого і третього датчиків струму шифратор, перший вхід якого з'єднаний з виходом другого елемента АБО, а другий і третій входи підключені відповідно до виходів четвертого і п'ятого тригерів, перші входи яких з'єднані відповідно з виходами четвертого і п'ятого компараторів, а другі входи разом з другими входами першого, другого і третього тригерів і першого лічильника імпульсів підключені до виходу першого елемента АБО, перший вхід якого з'єднаний з виходом блока установки нуля, другий вхід підключений до виходу формувача імпульсів, а третій вхід з'єднаний з виходом елемента затримки сигналу, датчик комутації, вихід якого підключений до входу диференціюючого елемента та першого входу другого елемента І, вихід якого з'єднаний зі входом формувача імпульсів і з другим входом першого елемента І, до першого входу якого підключений вихід генератора імпульсів, а вихід з'єднаний з першим входом першого лічильника імпульсів і з першими входами четвертого, шостого і восьмого елементів І, вихід диференціюючого елемента підключений до перших входів третього, п'ятого і сьомого елементів І, другі входи яких з'єднані з виходами відповідно першого, другого і третього елементів ІІ, входи яких в свою чергу підключені відповідно до виходів першого, другого і третього тригерів, виходи третього, п'ятого і сьомого елементів І з'єднані відповідно з першими входами третього, четвертого і п'ятого елементів АБО, другі входи яких підключені відповідно до виходів четвертого, шостого і восьмого елементів І, а виходи з'єднані відповідно зі входами другого, третього і четвертого лічильників імпульсів, другі входи четвертого, шостого і восьмого елементів І підключені відповідно до виходів першого, другого і третього тригерів, датчик тиску, вихід якого з'єднаний зі входами шостого і сьомого компараторів, виходи яких підключені до перших входів шостого і сьомого тригерів, другі входи яких з'єднані з виходом першого елемента АБО, а виходи підключені до четвертого і п'ятого входів функціонального перетворювача, перший, другий і третій входи якого з'єднані відповідно з першим, другим і третім виходами шифратора, вхід елемента затримки сигналу та другий вхід другого елемента І підключені до виходу цифрового компаратора, перша вхідна цифрова шина якого з'єднана з вихідною цифровою шиною функціонального перетворювача, а друга - підключена до вихідної цифрової шини першого лічильника імпульсів.

Недоліком даного пристрою є те, що у разі використання його з різними типами комутаційних апаратів необхідно змінювати структуру пристрою, оскільки він налаштований на контроль за вичерпанням комутаційного ресурсу одного типу комутаційного апарата із закладеними в пристрій ресурсними характеристиками.

За найближчий аналог вибрано пристрій для контролю ресурсу повітряних високовольтних вимикачів (Патент № 11320 (Україна), М. кл. G 07 С 3/10, бюл. № 12, 2005), що містить три датчики струму, сім компараторів, три тригери, три електронних ключі, блок установки нуля, формувач імпульсів, елемент затримки сигналу, датчик комутації, диференціюючий елемент, регістр, п'ять елементів АБО, вісім елементів І, три елементи ІІ, чотири лічильники імпульсів, генератор імпульсів, цифровий компаратор, датчик тиску, функціональний перетворювач (в подальшому - перший функціональний перетворювач), причому виходи першого, другого і третього датчиків струму з'єднані відповідно через перший, другий і третій компаратори з першими входами першого, другого і третього тригерів, виходи яких підключені відповідно до першого, другого і третього входів другого елемента АБО, а також відповідно до керуючих входів першого, другого і третього електронних ключів, виходи яких з'єднані між собою та підключені до входів четвертого і п'ятого компараторів, а аналогові входи з'єднані відповідно з виходами першого, другого і третього датчиків струму, другі входи першого, другого і третього тригерів, а також другий вхід першого лічильника імпульсів підключені до виходу першого елемента АБО, перший вхід якого з'єднаний з виходом блока установки нуля, другий вхід підключений до виходу формувача імпульсів, а третій вхід з'єднаний з виходом елемента затримки сигналу, вихід датчика комутації підключений до входу диференціюючого елемента та першого входу другого елемента І, вихід якого з'єднаний зі входом формувача імпульсів і з другим входом першого елемента І, до першого входу якого підключений вихід генератора імпульсів, а вихід з'єднаний з першим входом першого лічильника імпульсів і з першими

5 входами четвертого, шостого і восьмого елементів I, вихід диференціюючого елемента підключений до перших входів третього, п'ятого і сьомого елементів I, другі входи яких з'єднані відповідно з виходами першого, другого і третього елементів HI, входи яких в свою чергу підключені відповідно до виходів першого, другого і третього тригерів, виходи третього, п'ятого і сьомого елементів I з'єднані відповідно з першими входами третього, четвертого і п'ятого елементів АБО, другі входи яких підключені відповідно до виходів четвертого, шостого і восьмого елементів I, а виходи з'єднані відповідно зі входами другого, третього і четвертого лічильників імпульсів, другі входи четвертого, шостого і восьмого елементів I підключені відповідно до виходів першого, другого і третього тригерів, вихід датчика тиску з'єднаний зі входами шостого і сьомого компараторів, вхід елемента затримки сигналу та другий вхід другого елемента I підключені до виходу цифрового компаратора, друга вхідна цифрова шина якого підключена до вихідної цифрової шини першого лічильника імпульсів, а перша вхідна цифрова шина з'єднана з вихідною цифровою шиною першого функціонального перетворювача, перший вхід регістра підключений до виходу другого елемента АБО, виходи четвертого, п'ятого, шостого і сьомого компараторів з'єднані відповідно з другим, третім, четвертим і п'ятим входами регістра, шостий вхід регістра підключений до виходу датчика комутації, вихід першого елемента АБО з'єднаний з сьомим входом регістра, вихідна цифрова шина якого підключена до вхідної цифрової шини першого функціонального перетворювача.

20 Головним недоліком даного пристрою є те, що у разі використання його з різними типами комутаційних апаратів необхідно змінювати структуру пристрою, оскільки він налаштований на контроль за вичерпанням комутаційного ресурсу одного типу комутаційного апарата із закладеними в пристрій ресурсними характеристиками, що звужує функціональні можливості пристрою.

25 В основу корисної моделі поставлено задачу створення пристрою для контролю ресурсу повітряних високовольтних вимикачів, в якому за рахунок введення нових блоків та зв'язків між ними з'являється можливість вводити в пристрій ресурсні характеристики різних комутаційних апаратів, що розширює його функціональні можливості.

30 Поставлена задача досягається тим, що в пристрій для контролю ресурсу повітряних високовольтних вимикачів, що містить три датчики струму, сім компараторів, три тригери, три електронних ключі, блок установки нуля, формувач імпульсів, елемент затримки сигналу, датчик комутації, диференціюючий елемент, регістр, п'ять елементів АБО, вісім елементів I, три елементи HI, чотири лічильники імпульсів, генератор імпульсів, цифровий компаратор, датчик тиску, перший функціональний перетворювач, причому виходи першого, другого і третього датчиків струму з'єднані відповідно через перший, другий і третій компаратори з першими входами першого, другого і третього тригерів, виходи яких підключені відповідно до першого, другого і третього входів другого елемента АБО, а також відповідно до керуючих входів першого, другого і третього електронних ключів, виходи яких з'єднані між собою та підключені до входів четвертого і п'ятого компараторів, а аналогові входи з'єднані відповідно з виходами першого, другого і третього датчиків струму, другі входи першого, другого і третього тригерів, а також другий вхід першого лічильника імпульсів підключені до виходу першого елемента АБО, перший вхід якого з'єднаний з виходом блока установки нуля, другий вхід підключений до виходу формувача імпульсів, а третій вхід з'єднаний з виходом елемента затримки сигналу, вихід датчика комутації підключений до входу диференціюючого елемента та першого входу другого елемента I, вихід якого з'єднаний зі входом формувача імпульсів і з другим входом першого елемента I, до першого входу якого підключений вихід генератора імпульсів, а вихід з'єднаний з першим входом першого лічильника імпульсів і з першими входами четвертого, шостого і восьмого елементів I, вихід диференціюючого елемента підключений до перших входів третього, п'ятого і сьомого елементів I, другі входи яких з'єднані відповідно з виходами першого, другого і третього елементів HI, входи яких в свою чергу підключені відповідно до виходів першого, другого і третього тригерів, виходи третього, п'ятого і сьомого елементів I з'єднані відповідно з першими входами третього, четвертого і п'ятого елементів АБО, другі входи яких підключені відповідно до виходів четвертого, шостого і восьмого елементів I, а виходи з'єднані відповідно зі входами другого, третього і четвертого лічильників імпульсів, другі входи четвертого, шостого і восьмого елементів I підключені відповідно до виходів першого, другого і третього тригерів, вихід датчика тиску з'єднаний зі входами шостого і сьомого компараторів, вхід елемента затримки сигналу та другий вхід другого елемента I підключені до виходу цифрового компаратора, перша вхідна цифрова шина якого з'єднана з вихідною цифровою шиною першого функціонального перетворювача, перший вхід регістра підключений до виходу другого елемента АБО, виходи четвертого, п'ятого, шостого і сьомого компараторів з'єднані відповідно з другим, третім, четвертим і п'ятим входами регістра, шостий вхід регістра

підключений до виходу датчика комутації, вихід першого елемента АБО з'єднаний з сьомим входом регістра, вихідна цифрова шина якого підключена до вхідної цифрової шини першого функціонального перетворювача, введено другий функціональний перетворювач та блок вибору типу вимикача, причому друга вхідна цифрова шина цифрового компаратора з'єднана з вихідною цифровою шиною другого функціонального перетворювача, перша вхідна цифрова шина якого підключена до вихідної цифрової шини першого лічильника імпульсів, а друга вхідна цифрова шина з'єднана з вихідною цифровою шиною блока вибору типу вимикача.

Пристрій для контролю ресурсу повітряних високовольтних вимикачів пояснюється кресленням, на якому зображена його структурна схема.

На схемі: 1, 2, 3 - перший, другий і третій датчики струму; 4, 5, 6 - перший, другий і третій компаратори; 7, 8, 9 - перший, другий і третій тригери; 10, 11, 12 - перший, другий і третій електронні ключі; 13 - другий елемент АБО, 14, 15 - четвертий і п'ятий компаратори; 16 - датчик тиску; 17, 18 - шостий і сьомий компаратори; 19 - регістр; 20 - перший функціональний перетворювач; 21 - генератор імпульсів; 22 - перший елемент I; 23 - датчик комутації; 24 - другий елемент I; 25 - блок установки нуля; 26 - формувач імпульсів; 27 - елемент затримки сигналу; 28 - перший елемент АБО; 29 - перший лічильник імпульсів; 30 - другий функціональний перетворювач; 31 - блок вибору типу вимикача; 32 - цифровий компаратор; 33 - диференціюючий елемент; 34, 35, 36 - перший, другий і третій елементи II; 37, 38, 39, 40, 41, 42 - третій, четвертий, п'ятий, шостий, сьомий і восьмий елементи I; 43, 44, 45 - третій, четвертий і п'ятий елементи АБО; 46, 47, 48 - другий, третій і четвертий лічильники імпульсів, причому виходи першого 1, другого 2 і третього 3 датчиків струму з'єднані відповідно через перший 4, другий 5 і третій 6 компаратори з першими входами першого 7, другого 8 і третього 9 тригерів, виходи яких підключені відповідно до першого, другого і третього входів другого елемента АБО 13, а також відповідно до керуючих входів першого 10, другого 11 і третього 12 електронних ключів, виходи яких з'єднані між собою та підключені до входів четвертого 14 і п'ятого 15 компараторів, а аналогові входи з'єднані відповідно з виходами першого 1, другого 2 і третього 3 датчиків струму, другі входи першого 7, другого 8 і третього 9 тригерів, а також другий вхід першого лічильника імпульсів 29 підключені до виходу першого елемента АБО 28, перший вхід якого з'єднаний з виходом блока установки нуля 25, другий вхід підключений до виходу формувача імпульсів 26, а третій вхід з'єднаний з виходом елемента затримки сигналу 27, вихід датчика комутації 23 підключений до входу диференціюючого елемента 33 та першого входу другого елемента I 24, вихід якого з'єднаний зі входом формувача імпульсів 26 і з другим входом першого елемента I 22, до першого входу якого підключений вихід генератора імпульсів 21, а вихід з'єднаний з першим входом першого лічильника імпульсів 29 і з першими входами четвертого 38, шостого 40 і восьмого 42 елементів I, вихід диференціюючого елемента 33 підключений до перших входів третього 37, п'ятого 39 і сьомого 41 елементів I, другі входи яких з'єднані відповідно з виходами першого 34, другого 35 і третього 36 елементів II, входи яких в свою чергу підключені відповідно до виходів першого 7, другого 8 і третього 9 тригерів, виходи третього 37, п'ятого 39 і сьомого 41 елементів I з'єднані відповідно з першими входами третього 43, четвертого 44 і п'ятого 45 елементів АБО, другі входи яких підключені відповідно до виходів четвертого 38, шостого 40 і восьмого 42 елементів I, а виходи з'єднані відповідно зі входами другого 46, третього 47 і четвертого 48 лічильників імпульсів, другі входи четвертого 38, шостого 40 і восьмого 42 елементів I підключені відповідно до виходів першого 7, другого 8 і третього 9 тригерів, вихід датчика тиску 16 з'єднаний зі входами шостого 17 і сьомого 18 компараторів, вхід елемента затримки сигналу 27 та другий вхід другого елемента I 24 підключені до виходу цифрового компаратора 32, перша вхідна цифрова шина якого з'єднана з вихідною цифровою шиною першого функціонального перетворювача 20, перший вхід регістра 19 підключений до виходу другого елемента АБО 13, виходи четвертого 14, п'ятого 15, шостого 17 і сьомого 18 компараторів з'єднані відповідно з другим, третім, четвертим і п'ятим входами регістра 19, шостий вхід регістра 19 підключений до виходу датчика комутації 23, вихід першого елемента АБО 28 з'єднаний з сьомим входом регістра 19, вихідна цифрова шина якого підключена до вхідної цифрової шини першого функціонального перетворювача 20, друга вхідна цифрова шина цифрового компаратора 32 з'єднана з вихідною цифровою шиною другого функціонального перетворювача 30, перша вхідна цифрова шина якого підключена до вихідної цифрової шини першого лічильника імпульсів 29, а друга вхідна цифрова шина з'єднана з вихідною цифровою шиною блока вибору типу вимикача 31.

Запропонований пристрій працює так. При подачі напруги живлення блок установки нуля 25 коротким імпульсом через перший елемент АБО 28 встановлює в нульове положення перший 7, другий 8, третій 9 тригери, а також обнуляє регістр 19 та перший лічильник імпульсів 29.

Якщо діагностуємий трифазний вимикач відключає коло зі струмом, значення якого менше порога спрацьовування першого 4, другого 5 і третього 6 компараторів, то при цьому спрацьовує датчик комутації 23 і сигнал логічної одиниці подається на вхід диференціюючого елемента 33, з виходу якого короткий імпульс надходить у другий 46, третій 47 і четвертий 48 лічильники імпульсів через третій 43, четвертий 44 та п'ятий 45 елементи АБО відповідно, а також відповідно через третій 37, п'ятий 39 і сьомий 41 елементи І. На других входах третього 37, п'ятого 39 і сьомого 41 елементів І в цей час присутні сигнали логічної одиниці, оскільки на входи першого 34, другого 35 і третього 36 елементів НІ, підключених до цих елементів, подаються сигнали логічного нуля з виходів першого 7, другого 8 і третього 9 тригерів. При цьому значення кодів, записаних в другому 46, третьому 47 і четвертому 48 лічильниках імпульсів, збільшуються на одиницю, тим самим фіксуючи спрацьовування робочого ресурсу кожного полюса трифазного вимикача.

В процесі експлуатації трифазних вимикачів в електричній мережі виникають одно-, двох- і трифазні короткі замикання. Пристрій у різних ситуаціях працює таким чином. Якщо виникає однофазне коротке замикання, наприклад у фазі А, (вважаємо, що перший датчик струму 1 встановлений у фазі А, другий датчик струму 2 - у фазі В, третій датчик струму 3 - у фазі С), що відключається вимикачем, то на виході першого датчика струму 1 з'являється напруга, що відповідає первинному струму. Оскільки перший 4, другий 5 і третій 6 компаратори спрацьовують при однакових рівнях сигналу і їх уставка відповідає нижньому порогові спрацьовування пристрою, то при короткому замиканні у фазі А (при цьому рівень первинного струму перевищує уставку спрацьовування) спрацьовує перший компаратор 4, що встановлює в одиничний стан перший тригер 7, який в свою чергу подає сигнал логічної одиниці на вхід другого елемента АБО 13 і на керуючий вхід першого електронного ключа 10 та відкриває його. При цьому сигнал з виходу першого датчика струму 1 надходить на входи четвертого 14 і п'ятого 15 компараторів і в залежності від значення первинного струму спрацьовує визначена їхня кількість. Припустимо, що спрацювали перший 4, четвертий 14 і п'ятий 15 компаратори. Тоді спрацьовує перший тригер 7, з виходу якого сигнал логічної одиниці через другий елемент АБО 13 поступає на перший вхід регістра 19, на другий і третій входи якого поступає сигнал логічної одиниці з виходів четвертого 14 та п'ятого 15 компараторів. Якщо, наприклад, значення тиску стисненого повітря в момент виникнення короткого замикання таке, що від вихідного сигналу датчика тиску 16 спрацьовує шостий 17 та сьомий 18 компаратори, то сигнали логічної одиниці з їх виходів надходять на четвертий та п'ятий входи регістра 19. При цьому на виході регістра 19 з'являється цифровий код, який відповідає комбінації вхідних сигналів. Цифровий код з виходу регістра 19 подається на вхідну цифрову шину першого функціонального перетворювача 20. При цьому на його вихідній цифровій шині встановлюється цифровий код, який відповідає поточним значенням струму і тиску стисненого повітря.

Оскільки цифровий код на виході першого лічильника імпульсів 29 має нульове значення, який подається на вхід цифрового компаратора 32 через другий функціональний перетворювач 30, то на виході цифрового компаратора 32 встановлюється сигнал логічної одиниці.

В момент відключення вимикача спрацьовує датчик комутації 23, блокує регістр 19, фіксуючи в ньому останню комбінацію вхідних сигналів, сигнал логічної одиниці з виходу якого подається на перший вхід другого елемента І 24, з виходу якого сигнал логічної одиниці подається на другий вхід першого елемента І 22, внаслідок чого послідовність імпульсів з виходу генератора імпульсів 21 надходить в перший лічильник імпульсів 29 і через четвертий елемент І 38 та третій елемент АБО 43 в другий лічильник імпульсів 46 фази А. Одночасно в третій 47 та четвертий 48 лічильники імпульсів з виходу диференціюючого елемента 33 через п'ятий елемент І 39 та четвертий елемент АБО 44 і сьомий елемент І 41 та п'ятий елемент АБО 45 відповідно надходить по одному імпульсу, що свідчить про спрацьовування комутаційного ресурсу полюсами фаз В і С при значенні струму, яке не перевищує номінальний робочий струм повітряного високовольтного вимикача. Збільшення значення коду в другому лічильнику імпульсів 46 проходить до тих пір, поки цифровий код на виході першого лічильника імпульсів 29 не зрівняється з цифровим кодом на виході першого функціонального перетворювача 20. При цьому на виході цифрового компаратора 32 встановлюється сигнал логічного нуля, який поступає через другий вхід другого елемента І 24 на другий вхід першого елемента І 22, припиняючи подачу імпульсів з виходу генератора імпульсів 21 в перший лічильник імпульсів 29. Також сигнал логічного нуля поступає на вхід формувача імпульсів 26 та через перший елемент АБО 28 поступає на другі входи першого 7, другого 8, третього 9 тригерів, першого лічильника імпульсів 29 і на сьомий вхід регістра 19, обнуляючи їх.

На цьому цикл роботи пристрою закінчується. В залежності від числа компараторів, що спрацювали, певна кількість імпульсів заноситься в другий 46, третій 47 і четвертий 48

лічильники імпульсів. При цьому дотримується визначена залежність між значенням струму, що відключається, і числом імпульсів, які надійшли в лічильники, що показує як витрачається ресурс вимикача в залежності від різних значень комутованого струму у перерахуванні на номінальний робочий струм вимикача.

5 Якщо в електричній мережі виникає однофазне коротке замикання в інших фазах або виникає двох- чи трифазне коротке замикання, то алгоритм роботи пристрою залишається незмінним, а змінюється лише комбінація в спрацьовуваннях першого 7, другого 8 і третього 9 тригерів і, в залежності від виду короткого замикання, послідовності імпульсів заносяться у відповідні лічильники імпульсів. Наприклад, якщо виникає коротке замикання у фазах В і С, то  
10 спрацьовують другий 5 і третій 6 компаратори, другий 8 і третій 9 тригери відповідно, відкриваються другий 11 та третій 12 електронні ключі відповідно і в залежності від значення струму та тиску стисненого повітря заносяться відповідні кількості імпульсів з виходу першого елемента І 22 в третій 47 та четвертий 48 лічильники імпульсів через шостий 40 і восьмий 42 елементи І та четвертий 44 і п'ятий 45 елементи АБО відповідно.

15 Зазначимо, що ресурсні характеристики діагностованого вимикача у другому функціональному перетворювачі 30 фіксуються шляхом подачі на його другу вхідну цифрову шину цифрового коду з виходу блока вибору типу вимикача 31. У разі визначення залишкового ресурсу іншого типу вимикача з виходу блока вибору типу вимикача 31 на вхід другого функціонального перетворювача 30 подається цифровий код, яким активується інша область  
20 пам'яті останнього, де записані ресурсні характеристики іншого типу діагностованого вимикача.

Для захисту від короткочасних кидків струму по різних причинах в електричних мережах (наприклад, при подвійних замиканнях чи замиканнях при селективній дії захистів) в пристрої передбачений елемент затримки сигналу 27, робота якого пояснюється так. При короткочасних кидках струму в залежності від рівня струму спрацьовують відповідні тригери, на виході  
25 цифрового компаратора 32 встановлюється сигнал логічної одиниці, який запускає елемент затримки сигналу 27. Якщо через визначений час (що залежить від зовнішніх умов, часу дії релейного захисту, але не менше часу найбільшого циклу роботи пристрою) не спрацює датчик комутації 23, що призводить до завершення циклу роботи пристрою, то на виході елемента затримки сигналу 27 з'являється сигнал логічної одиниці, яким через перший логічний елемент  
30 АБО 28 обнуляються всі тригери та регістр 19.

Для коректної роботи пристрою необхідно стали часу диференціюючого елемента 33 вибирати меншою періоду проходження імпульсів генератора імпульсів 21.

Кількість розрядів першого 29, другого 46, третього 47 і четвертого 48 лічильників імпульсів, а також кількість компараторів, що фіксують значення комутованого струму та тиску стисненого  
35 повітря, вибирається в залежності від діапазону вимірюваного струму та тиску і від необхідного ступеня точності визначення витраченого вимикачем ресурсу.

Перший функціональний перетворювач 20 можна реалізувати на мікросхемі постійного запам'ятовуючого пристрою, в якій записані в кожній із декількох областей пам'яті коди, кожен із яких відповідає певному коефіцієнту перерахунку спрацювання робочого ресурсу вимикача в  
40 залежності від будь-якого із можливих значень струму, комутованого вимикачем, при певному значенні тиску стисненого повітря. Вибір тієї чи іншої області пам'яті здійснюється в залежності від того, який код, що відповідає значенню тиску стисненого повітря, подається з шостого 17 та сьомого 18 компараторів на четвертий і п'ятий входи регістра 19.

Другий функціональний перетворювач 30 можна реалізувати на мікросхемі постійного запам'ятовуючого пристрою, в якій записані коди, що відповідають ресурсним характеристикам  
45 різних типів високовольтних вимикачів.

#### ФОРМУЛА КОРИСНОЇ МОДЕЛІ

50 Пристрій для контролю ресурсу повітряних високовольтних вимикачів, що містить три датчики струму, сім компараторів, три тригери, три електронних ключі, блок установки нуля, формувач імпульсів, елемент затримки сигналу, датчик комутації, диференціюючий елемент, регістр, п'ять елементів АБО, вісім елементів І, три елементи НІ, чотири лічильники імпульсів, генератор імпульсів, цифровий компаратор, датчик тиску, перший функціональний перетворювач, причому  
55 виходи першого, другого і третього датчиків струму з'єднані відповідно через перший, другий і третій компаратори з першими входами першого, другого і третього тригерів, виходи яких підключені відповідно до першого, другого і третього входів другого елемента АБО, а також відповідно до керуючих входів першого, другого і третього електронних ключів, виходи яких з'єднані між собою та підключені до входів четвертого і п'ятого компараторів, а аналогові входи  
60 з'єднані відповідно з виходами першого, другого і третього датчиків струму, другі входи

першого, другого і третього тригерів, а також другий вхід першого лічильника імпульсів підключені до виходу першого елемента АБО, перший вхід якого з'єднаний з виходом блока установки нуля, другий вхід підключений до виходу формувача імпульсів, а третій вхід з'єднаний з виходом елемента затримки сигналу, вихід датчика комутації підключений до входу

5 диференціюючого елемента та першого входу другого елемента І, вихід якого з'єднаний зі входом формувача імпульсів і з другим входом першого елемента І, до першого входу якого підключений вихід генератора імпульсів, а вихід з'єднаний з першим входом першого лічильника імпульсів і з першими входами четвертого, шостого і восьмого елементів І, вихід диференціюючого елемента підключений до перших входів третього, п'ятого і сьомого

10 елементів І, другі входи яких з'єднані відповідно з виходами першого, другого і третього елементів ІІ, входи яких в свою чергу підключені відповідно до виходів першого, другого і третього тригерів, виходи третього, п'ятого і сьомого елементів І з'єднані відповідно з першими входами третього, четвертого і п'ятого елементів АБО, другі входи яких підключені відповідно до виходів четвертого, шостого і восьмого елементів І, а виходи з'єднані відповідно зі входами

15 другого, третього і четвертого лічильників імпульсів, другі входи четвертого, шостого і восьмого елементів І підключені відповідно до виходів першого, другого і третього тригерів, вихід датчика тиску з'єднаний зі входами шостого і сьомого компараторів, вхід елемента затримки сигналу та другий вхід другого елемента І підключені до виходу цифрового компаратора, перша вхідна цифрова шина якого з'єднана з вихідною цифровою шиною першого функціонального

20 перетворювача, перший вхід регістра підключений до виходу другого елемента АБО, виходи четвертого, п'ятого, шостого і сьомого компараторів з'єднані відповідно з другим, третім, четвертим і п'ятим входами регістра, шостий вхід регістра підключений до виходу датчика комутації, вихід першого елемента АБО з'єднаний з сьомим входом регістра, вихідна цифрова шина якого підключена до вхідної цифрової шини першого функціонального перетворювача,

25 який **відрізняється** тим, що в нього введено другий функціональний перетворювач та блок вибору типу вимикача, причому друга вхідна цифрова шина цифрового компаратора з'єднана з вихідною цифровою шиною другого функціонального перетворювача, перша вхідна цифрова шина якого підключена до вхідної цифрової шини першого лічильника імпульсів, а друга вхідна цифрова шина з'єднана з вихідною цифровою шиною блока вибору типу вимикача.



