

УКРАЇНА



ПАТЕНТ

НА КОРИСНУ МОДЕЛЬ

№ 157960

ПРИСТРІЙ ДЛЯ ВИЗНАЧЕННЯ ІНТЕНСИВНОСТІ
СПЕКУЛЯРНОЇ СКЛАДОВОЇ КОЛЬОРУ

Видано відповідно до Закону України "Про охорону прав на винаходи і корисні моделі".

Зареєстровано в Державному реєстрі України корисних моделей
18.12.2024.

Директор
Державної організації «Український
національний офіс інтелектуальної
власності та інновацій»

О.П. Орлюк



(19) UA

(51) МПК
G06T 15/50 (2011.01)

(21) Номер заявки: **u 2024 02110**

(22) Дата подання заявки: **22.04.2024**

(24) Дата, з якої є чинними права інтелектуальної власності: **19.12.2024**

(46) Дата публікації відомостей про державну реєстрацію та номер Бюлетеня: **18.12.2024, Бюл. № 51**

(72) Винахідники:
**Романюк Олександр
Никифорович, UA,
Павлов Сергій
Володимирович, UA,
Завальнюк Євген
Костянтинович, UA**

(73) Володілець:
**ВІННИЦЬКИЙ
НАЦІОНАЛЬНИЙ ТЕХНІЧНИЙ
УНІВЕРСИТЕТ,
вул. Хмельницьке шосе, 95, м.
Вінниця 21021, UA**

(54) Назва корисної моделі:

ПРИСТРІЙ ДЛЯ ВИЗНАЧЕННЯ ІНТЕНСИВНОСТІ СПЕКУЛЯРНОЇ СКЛАДОВОЇ КОЛЬОРУ

(57) Формула корисної моделі:

Пристрій для визначення інтенсивності спекулярної складової кольору, що містить блок постійної пам'яті, вісім блоків множення, два суматори, п'ять регістрів, схему порівняння та блок ключів, причому вихід третього блока множення підключено до першого виходу пристрою, вихід четвертого блока множення підключено до другого виходу пристрою, вихід п'ятого блока множення підключено до третього виходу пристрою, керуючий вхід першого регістра підключено до першого керуючого входу пристрою, інформаційний вхід першого регістра підключено до першого інформаційного входу пристрою, а вихід підключено до першого входу першого суматора, вихід другого регістра підключено до блока постійної пам'яті та до першого блока множення, керуючий вхід другого регістра підключено до другого керуючого входу пристрою, а інформаційний вхід підключено до другого інформаційного входу пристрою, керуючий вхід третього регістра підключено до третього керуючого входу пристрою, інформаційний вхід підключено до третього інформаційного входу пристрою, а вихід з'єднано із першим входом третього блока множення, керуючий вхід четвертого регістра підключено до четвертого керуючого входу пристрою, інформаційний вхід підключено до четвертого інформаційного входу пристрою, а вихід з'єднано із першим входом четвертого блока множення, керуючий вхід п'ятого регістра підключено до п'ятого керуючого входу пристрою, інформаційний вхід підключено до п'ятого інформаційного входу пристрою, а вихід з'єднано із першим входом п'ятого блока множення, перший вхід першого суматора з'єднано із виходом першого регістра, кожний розряд другого входу під'єднано до рівня логічної одиниці, а вхід переносу заземлено, перший вхід першого блока множення з'єднано із виходом першого суматора, другий вхід - із виходом другого регістра, кожний (i+4)-ий розряд виходу другого регістра підключено до i-го розряду входу першого блока множення, а вихід першого блока множення з'єднано із першим входом другого суматора, перший вхід другого суматора підключено до виходу першого блока множення, другий вхід заземлено, вхід переносу під'єднано до рівня логічної одиниці, а вихід під'єднано до обох входів другого блока множення, обидва входи другого блока множення підключено до виходу другого суматора, а вихід підключено до першого входу схеми порівняння та до першого входу блока ключів, перший і другий входи схеми порівняння з'єднано із виходом другого блока множення і виходом блока постійної пам'яті, відповідно, а вихід з'єднано із другим входом блока ключів, до входів якого підключено вихід другого блока множення та вихід схеми порівняння, вихід блока ключів з'єднано із обома входами шостого блока множення, вихід шостого блока множення з'єднано із обома входами сьомого блока множення, вихід сьомого блока множення підключено до обох входів восьмого блока множення, який відрізняється тим, що введено дев'ятий блок множення і шостий регістр, інформаційний вхід якого з'єднаний із шостим інформаційним входом пристрою, а керуючий вхід зв'язаний із шостим керуючим входом пристрою, вихід шостого регістра з'єднано із другим входом дев'ятого блока множення, перший вхід якого поєднаний із виходом восьмого блока множення, вихід дев'ятого блока множення підключено до других входів третього, четвертого та п'ятого блоків множення, відповідно.

НАЦІОНАЛЬНИЙ ОРГАН ІНТЕЛЕКТУАЛЬНОЇ ВЛАСНОСТІ
Державна організація
«Український національний офіс інтелектуальної власності та інновацій»
(УКРНОІВІ)

Цей паперовий документ ідентичний за документарною інформацією та реквізитами електронному документу з електронним підписом уповноваженої особи Державної організації «Український національний офіс інтелектуальної власності та інновацій».

Паперовий документ містить 2 арк., які пронумеровані та прошиті металевими люверсами.

Для доступу до електронного примірника цього документа з ідентифікатором 1402181224 необхідно:

1. Перейти за посиланням <https://sis.nipo.gov.ua>.
2. Обрати пункт меню Сервіси – Отримати оригінал документу.
3. Вказати ідентифікатор електронного примірника цього документа та натиснути «Завантажити».

Уповноважена особа УКРНОІВІ



І.С. Матусевич

18.12.2024