



ДЕРЖАВНА СЛУЖБА
ІНТЕЛЕКТУАЛЬНОЇ
ВЛАСНОСТІ
УКРАЇНИ

УКРАЇНА

(19) **UA** (11) **83331** (13) **U**
(51) МПК
G07C 3/10 (2006.01)

(12) ОПИС ДО ПАТЕНТУ НА КОРИСНУ МОДЕЛЬ

| | |
|---|---|
| (21) Номер заявки: u 2012 14105 | (72) Винахідник(и): Грабко Володимир Віталійович (UA), Грабко Валентин Володимирович (UA), Душенко Віктор Степанович (UA) |
| (22) Дата подання заявки: 11.12.2012 | (73) Власник(и): ВІННИЦЬКИЙ НАЦІОНАЛЬНИЙ ТЕХНІЧНИЙ УНІВЕРСИТЕТ, Хмельницьке шосе, 95, м. Вінниця, 21021 (UA) |
| (24) Дата, з якої є чинними права на корисну модель: 10.09.2013 | |
| (46) Публікація відомостей про видачу патенту: 10.09.2013, Бюл.№ 17 | |

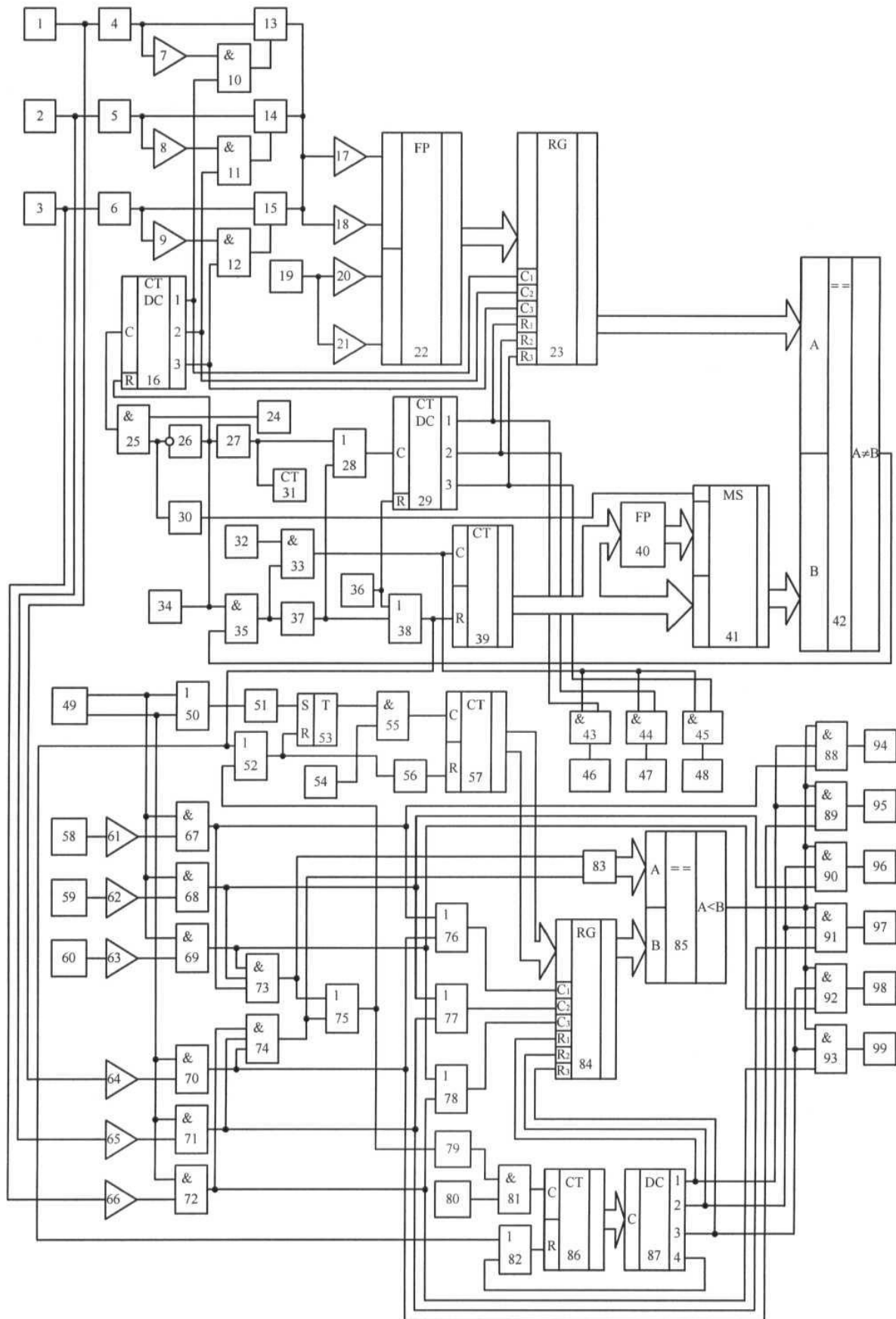
(54) ПРИСТРІЙ ДЛЯ КОНТРОЛЮ РЕСУРСУ ПОВІТРЯНИХ ВИСОКОВОЛЬТНИХ ВИМИКАЧІВ

(57) Реферат:

Пристрій для контролю ресурсу повітряних високовольтних вимикачів містить датчики струму, компаратори, електронні ключі, лічильники імпульсів, елементи АБО, блок установки нуля, формувач імпульсів, датчик комутації, диференціюючий елемент, елемент І, генератор імпульсів, датчик тиску, лічильник з дешифратором, датчик комутації, елемент НІ, цифрова шина, перетворювачі напруги змінного струму в напругу постійного струму, датчик початку руху, тригер, елемент затримки сигналу, одновібратори, блок задання часу ввімкнення-вимкнення, регістри, цифровий компаратор, дешифратор та датчик початку руху.

UA 83331 U

UA 83331 U



Корисна модель належить до області електротехніки і може бути використана для вимірювання комутаційного ресурсу повітряних високовольтних вимикачів.

Відомий пристрій для контролю ресурсу повітряних високовольтних вимикачів (Патент України № 9600, М. кл. G07C 3/10, бюл. № 10, 2005), що містить перший, другий і третій датчики струму, виходи яких підключені відповідно до входів першого, другого і третього компараторів, а також до аналогових входів першого, другого і третього електронних ключів, виходи яких з'єднані між собою, а також зі входами четвертого і п'ятого компараторів, другий вхід першого лічильника імпульсів підключений до виходу першого елемента АБО, перший вхід якого з'єднаний з виходом блока установки нуля, а другий вхід підключений до виходу формувача імпульсів, вихід датчика комутації з'єднаний зі входом диференціюючого елемента та з першим входом другого елемента I, вихід якого підключений до входу формувача імпульсів та до другого входу першого елемента I, перший вхід якого з'єднаний з виходом першого генератора імпульсів, а вихід підключений до першого входу першого лічильника імпульсів та до перших входів третього, четвертого і п'ятого елементів I, вихід датчика тиску з'єднаний зі входами шостого і сьомого компараторів, другий вхід другого елемента I підключений до виходу цифрового компаратора, друга вхідна цифрова шина якого з'єднана з вихідною цифровою шиною першого лічильника імпульсів, виходи першого, другого і третього компараторів підключені відповідно до перших входів шостого, сьомого і восьмого елементів I, другі входи яких з'єднані відповідно з першим, другим і третім виходами першого лічильника з дешифратором, а також з першим, другим і третім входами регістра, четвертий, п'ятий і шостий входи якого підключені відповідно до першого, другого і третього виходів другого лічильника з дешифратором, а також до других входів третього, четвертого і п'ятого елементів I, виходи яких з'єднані відповідно зі входами другого, третього і четвертого лічильників імпульсів, вихід датчика комутації через елемент HI підключений до другого входу дев'ятого елемента I, перший вхід якого з'єднаний з виходом другого генератора імпульсів, а вихід підключений до першого входу першого лічильника з дешифратором, другий вхід якого з'єднаний з виходом датчика комутації, вихід диференціюючого елемента підключений до першого входу другого елемента АБО, другий вхід якого з'єднаний з виходом формувача імпульсів, а вихід підключений до першого входу другого лічильника з дешифратором, другий вхід якого з'єднаний з виходом блока установки нуля, виходи шостого, сьомого і восьмого елементів I підключені відповідно до керуючих входів першого, другого і третього електронних ключів, виходи четвертого, п'ятого, шостого і сьомого компараторів з'єднані відповідно з першим, другим, третім і четвертим входами функціонального перетворювача, вихідна цифрова шина якого підключена до вхідної цифрової шини регістра, вихідна цифрова шина якого з'єднана з першою вхідною цифровою шиною цифрового компаратора.

Головним недоліком даного пристрою є обмежені функціональні можливості за рахунок того, що він не дозволяє вимірювати комутаційний ресурс апаратів з врахуванням часу їхнього ввімкнення та вимкнення.

За прототип вибрано пристрій для контролю ресурсу повітряних високовольтних вимикачів (Патент України № 16584, М. кл. G07C 3/10, бюл. № 8, 2006), що містить перший, другий і третій датчики струму, виходи яких підключені відповідно до входів першого, другого і третього компараторів, а також до аналогових входів першого, другого і третього електронних ключів, виходи яких з'єднані з входами четвертого і п'ятого компараторів, другий вхід першого лічильника імпульсів підключений до виходу першого елемента АБО, перший вхід якого з'єднаний з виходом блока установки нуля, а другий вхід підключений до виходу формувача імпульсів, вихід датчика комутації з'єднаний зі входом диференціюючого елемента (в подальшому - першого диференціюючого елемента) та з першим входом другого елемента I, вихід якого підключений до входу формувача імпульсів та до другого входу першого елемента I, перший вхід якого з'єднаний з виходом першого генератора імпульсів, а вихід підключений до першого входу першого лічильника імпульсів та до перших входів третього, четвертого і п'ятого елементів I, вихід датчика тиску з'єднаний зі входами шостого і сьомого компараторів, другий вхід другого елемента I підключений до виходу цифрового компаратора (в подальшому - першого цифрового компаратора), виходи першого, другого і третього компараторів з'єднані відповідно з першими входами шостого, сьомого і восьмого елементів I, другі входи яких підключені відповідно до першого, другого і третього виходів першого лічильника з дешифратором, а також з'єднані з першим, другим і третім входами регістра (в подальшому - першого регістра), четвертий, п'ятий і шостий входи якого підключені відповідно до першого, другого і третього виходів другого лічильника з дешифратором, а також до других входів третього, четвертого і п'ятого елементів I, виходи яких з'єднані відповідно зі входами другого, третього і четвертого лічильників імпульсів, вихід датчика комутації через елемент HI

підключений до другого входу дев'ятого елемента I, перший вхід якого з'єднаний з виходом другого генератора імпульсів, а вихід підключений до першого входу першого лічильника з дешифратором, другий вхід якого з'єднаний з виходом датчика комутації, вихід першого диференціюючого елемента підключений до першого входу другого елемента АБО, другий вхід якого з'єднаний з виходом формувача імпульсів, а вихід підключений до першого входу другого лічильника з дешифратором, другий вхід якого з'єднаний з виходом блока установки нуля, виходи шостого, сьомого і восьмого елементів I підключені відповідно до керуючих входів першого, другого і третього електронних ключів, виходи четвертого, п'ятого, шостого і сьомого компараторів з'єднані відповідно з першим, другим, третім і четвертим входами першого функціонального перетворювача, вихідна цифрова шина якого підключена до вхідної цифрової шини першого регістра, вихідна цифрова шина якого з'єднана з першою вхідною цифровою шиною першого цифрового компаратора, друга вхідна цифрова шина якого підключена до вихідної цифрової шини цифрового комутатора, перша вхідна цифрова шина якого з'єднана з вихідною цифровою шиною другого функціонального перетворювача, а друга вхідна цифрова шина та вхідна цифрова шина другого функціонального перетворювача підключені до вихідної цифрової шини першого лічильника імпульсів, вихід першого диференціюючого елемента з'єднаний зі входом п'ятого лічильника імпульсів, вихід елемента HI підключений до входу одновібратора (в подальшому - першого одновібратора), вихід якого з'єднаний з керуючим входом цифрового комутатора.

Головним недоліком даного пристрою є обмежені функціональні можливості за рахунок того, що він не дозволяє вимірювати комутаційний ресурс апаратів з врахуванням часу їхнього ввімкнення та вимкнення.

В основу корисної моделі поставлено задачу створення пристрою для контролю ресурсу повітряних високовольтних вимикачів, в якому за рахунок введення нових блоків та зв'язків між ними з'являється можливість контролювати комутаційний ресурс вимикачів з врахуванням їхнього часу ввімкнення та вимкнення, що розширює функціональні можливості та підвищує точність роботи пристрою.

Поставлена задача вирішується тим, що в пристрій для контролю ресурсу повітряних високовольтних вимикачів, що містить перший, другий і третій датчики струму, перший, другий і третій компаратори, входи яких підключені відповідно до аналогових входів першого, другого і третього електронних ключів, виходи яких з'єднані з входами четвертого і п'ятого компараторів, другий вхід першого лічильника імпульсів підключений до виходу першого елемента АБО, перший вхід якого з'єднаний з виходом блока установки нуля, а другий вхід підключений до виходу формувача імпульсів, вихід датчика комутації з'єднаний зі входом першого диференціюючого елемента та з першим входом другого елемента I, вихід якого підключений до входу формувача імпульсів та до другого входу першого елемента I, перший вхід якого з'єднаний з виходом першого генератора імпульсів, а вихід підключений до першого входу першого лічильника імпульсів та до перших входів третього, четвертого і п'ятого елементів I, вихід датчика тиску з'єднаний зі входами шостого і сьомого компараторів, другий вхід другого елемента I підключений до виходу першого цифрового компаратора, виходи першого, другого і третього компараторів з'єднані відповідно з першими входами шостого, сьомого і восьмого елементів I, другі входи яких підключені відповідно до першого, другого і третього виходів першого лічильника з дешифратором, а також з'єднані з першим, другим і третім входами першого регістра, четвертий, п'ятий і шостий входи якого підключені відповідно до першого, другого і третього виходів другого лічильника з дешифратором, а також до других входів третього, четвертого і п'ятого елементів I, виходи яких з'єднані відповідно зі входами другого, третього і четвертого лічильників імпульсів, вихід датчика комутації через елемент HI підключений до другого входу дев'ятого елемента I, перший вхід якого з'єднаний з виходом другого генератора імпульсів, а вихід підключений до першого входу першого лічильника з дешифратором, другий вхід якого з'єднаний з виходом датчика комутації, вихід першого диференціюючого елемента підключений до першого входу другого елемента АБО, другий вхід якого з'єднаний з виходом формувача імпульсів, а вихід підключений до першого входу другого лічильника з дешифратором, другий вхід якого з'єднаний з виходом блока установки нуля, виходи шостого, сьомого і восьмого елементів I підключені відповідно до керуючих входів першого, другого і третього електронних ключів, виходи четвертого, п'ятого, шостого і сьомого компараторів з'єднані відповідно з першим, другим, третім і четвертим входами першого функціонального перетворювача, вихідна цифрова шина якого підключена до вхідної цифрової шини першого регістра, вихідна цифрова шина якого з'єднана з першою вхідною цифровою шиною першого цифрового компаратора, друга вхідна цифрова шина якого підключена до вихідної цифрової шини цифрового комутатора, перша вхідна цифрова шина якого з'єднана з

вихідною цифровою шиною другого функціонального перетворювача, а друга вхідна цифрова шина та вхідна цифрова шина другого функціонального перетворювача підключені до вихідної цифрової шини першого лічильника імпульсів, вихід першого диференціюючого елемента з'єднаний зі входом п'ятого лічильника імпульсів, вихід елемента ІІ підключений до входу першого 5
першого одновібратора, вихід якого з'єднаний з керуючим входом цифрового комутатора, введено перший, другий і третій перетворювачі напруги змінного струму в напругу постійного струму, датчик початку руху, третій, четвертий, п'ятий, шостий, сьомий, восьмий і дев'ятий елементи АБО, другий диференціюючий елемент, тригер, третій і четвертий генератори імпульсів, 10
десятий, одинадцятий, дванадцятий, тринадцятий, чотирнадцятий, п'ятнадцятий, шістнадцятий, сімнадцятий, вісімнадцятий, дев'ятнадцятий, двадцятий, двадцять перший, двадцять другий, двадцять третій, двадцять четвертий і двадцять п'ятий елементи І, елемент затримки сигналу, шостий і сьомий лічильники імпульсів, перший, другий і третій датчики напруги, восьмий, дев'ятий, десятий, одинадцятий, дванадцятий і тринадцятий компаратори, 15
другий одновібратор, блок задання часу ввімкнення-вимкнення, другий регістр, другий цифровий компаратор, дешифратор, перший, другий, третій, четвертий, п'ятий і шостий індикатори, причому перший і другий виходи датчика початку руху підключені до першого і другого входів третього елемента АБО, вихід якого з'єднаний з входом другого диференціюючого елемента, вихід якого підключений до першого входу тригера, вихід якого з'єднаний з першим входом десятого елемента І, другий вхід якого підключений до виходу 20
третього генератора імпульсів, а вихід з'єднаний з першим входом шостого лічильника імпульсів, вихідна цифрова шина якого підключена до вхідної цифрової шини другого регістра, вихідна цифрова шина якого з'єднана з другою вхідною цифровою шиною другого цифрового компаратора, перша вхідна цифрова шина якого підключена до вихідної цифрової шини блока задання часу ввімкнення-вимкнення, а вихід з'єднаний з першими входами двадцятого, 25
двадцять першого, двадцять другого, двадцять третього, двадцять четвертого і двадцять п'ятого елементів І, виходи яких підключені відповідно до першого, другого, третього, четвертого, п'ятого і шостого індикаторів, виходи першого, другого і третього датчиків напруги з'єднані з входами восьмого, дев'ятого, десятого компараторів, виходи яких підключені відповідно до других входів одинадцятого, дванадцятого і тринадцятого елементів І, перші 30
входи яких з'єднані з першим виходом датчика початку руху, а виходи підключені відповідно до першого, другого і третього входів сімнадцятого елемента І, виходи першого, другого і третього датчиків струму з'єднані з входами одинадцятого, дванадцятого і тринадцятого компараторів відповідно, виходи яких підключені відповідно до других входів чотирнадцятого, п'ятнадцятого і шістнадцятого елементів І, перші входи яких з'єднані з другим виходом датчика початку руху, а 35
виходи підключені відповідно до першого, другого і третього входів вісімнадцятого елемента І, виходи сімнадцятого і вісімнадцятого елементів І з'єднані відповідно з першими і другими входами блока задання часу ввімкнення-вимкнення та п'ятого елемента АБО, вихід якого підключений до входу другого одновібратора та до другого входу четвертого елемента АБО, 40
перший вхід якого, а також перший вхід дев'ятого елемента АБО з'єднані з виходом першого елемента АБО, вихід четвертого елемента АБО підключений до другого входу тригера та до входу елемента затримки сигналу, вихід якого з'єднаний з другим входом шостого лічильника імпульсів, виходи одинадцятого, дванадцятого і тринадцятого елементів І підключені відповідно до перших входів шостого, сьомого і восьмого елементів АБО, другі входи яких з'єднані відповідно з виходами чотирнадцятого, п'ятнадцятого і шістнадцятого елементів І, а виходи 45
підключені до першого, другого і третього входів другого регістра, четвертий, п'ятий і шостий входи якого з'єднані відповідно з першим, другим і третім виходами дешифратора, четвертий вихід якого підключений до другого входу дев'ятого елемента АБО, вихід якого з'єднаний з другим входом сьомого лічильника імпульсів, вихідна цифрова шина якого підключена до вхідної цифрової шини дешифратора, а перший вхід з'єднаний з виходом дев'ятнадцятого 50
елемента І, перший вхід якого підключений до виходу другого одновібратора, а другий вхід з'єднаний з виходом четвертого генератора імпульсів, перший вихід дешифратора підключений до других входів двадцятого і двадцять першого елементів І, другий вихід дешифратора з'єднаний з другими входами двадцять другого і двадцять третього елементів І, третій вихід дешифратора підключений до других входів двадцять четвертого і двадцять п'ятого елементів І, 55
виходи одинадцятого, чотирнадцятого, дванадцятого, п'ятнадцятого, тринадцятого і шістнадцятого елементів І з'єднані відповідно з третіми входами двадцятого, двадцять першого, двадцять другого, двадцять третього, двадцять четвертого і двадцять п'ятого елементів І, виходи першого, другого і третього датчиків струму підключені відповідно до першого, другого і 60
третього перетворювачів напруги змінного струму в напругу постійного струму, виходи яких з'єднані відповідно з входами першого, другого і третього компараторів.

Пристрій для контролю ресурсу повітряних високовольтних вимикачів пояснюється кресленням, на якому зображена його структурна схема.

На схемі: 1, 2, 3 - перший, другий і третій датчики струму відповідно; 4, 5, 6 - перший, другий і третій перетворювачі напруги змінного струму в напругу постійного струму відповідно; 7, 8, 9 - перший, другий і третій компаратори відповідно; 10, 11, 12 - шостий, сьомий і восьмий елементи I відповідно; 13, 14, 15 - перший, другий і третій електронні ключі відповідно; 16 - перший лічильник з дешифратором; 17, 18 - четвертий і п'ятий компаратори відповідно; 19 - датчик тиску; 20, 21 - шостий і сьомий компаратори відповідно; 22 - перший функціональний перетворювач; 23 - перший регістр; 24 - другий генератор імпульсів; 25 - дев'ятий елемент I; 26 елемент HI; 27 - перший диференціюючий елемент; 28 - другий елемент АБО; 29 - другий лічильник з дешифратором; 30 - перший одновібратор; 31 п'ятий лічильник імпульсів; 32 - перший генератор імпульсів; 33 - перший елемент I; 34 - датчик комутації; 35 - другий елемент I; 36 - блок установки нуля; 37 - формувач імпульсів; 38 - перший елемент АБО; 39 - перший лічильник імпульсів; 40 - другий функціональний перетворювач; 41 - цифровий комутатор; 42 - перший цифровий компаратор; 43, 44, 45 - третій, четвертий і п'ятий елементи I відповідно; 46, 47, 48 - другий, третій і четвертий лічильники імпульсів відповідно; 49 - датчик початку руху; 50 - третій елемент АБО; 51 - другий диференціюючий елемент; 52 - четвертий елемент АБО; 53 - тригер; 54 - третій генератор імпульсів; 55 - десятий елемент I; 56 - елемент затримки сигналу; 57 - шостий лічильник імпульсів; 58, 59, 60 - перший, другий і третій датчики напруги відповідно; 61, 62, 63, 64, 65, 66 - восьмий, дев'ятий, десятий, одинадцятий, дванадцятий і тринадцятий компаратори відповідно; 67, 68, 69, 70, 71, 72, 73, 74 - одинадцятий, дванадцятий, тринадцятий, чотирнадцятий, п'ятнадцятий, шістнадцятий, сімнадцятий і вісімнадцятий елементи I відповідно; 75, 76, 77, 78 - п'ятий, шостий, сьомий і восьмий елементи АБО відповідно; 79 - другий одновібратор; 80 - четвертий генератор імпульсів; 81 - дев'ятнадцятий елемент I; 82 - дев'ятий елемент АБО; 83 - блок задання часу ввімкнення-вимкнення; 84 - другий регістр; 85 - другий цифровий компаратор; 86 - сьомий лічильник імпульсів; 87 - дешифратор; 88, 89, 90, 91, 92, 93 - двадцятий, двадцять перший, двадцять другий, двадцять третій, двадцять четвертий і двадцять п'ятий елементи I відповідно; 94, 95, 96, 97, 98, 99 - перший, другий, третій, четвертий, п'ятий і шостий індикатори відповідно, причому входи першого 7, другого 8 і третього 9 компараторів підключені відповідно до аналогових входів першого 13, другого 14 і третього 15 електронних ключів, виходи яких з'єднані з входами четвертого 17 і п'ятого 18 компараторів, другий вхід першого лічильника імпульсів 39 підключений до виходу першого елемента АБО 38, перший вхід якого з'єднаний з виходом блока установки нуля 36, а другий вхід підключений до виходу формувача імпульсів 37, вихід датчика комутації 34 з'єднаний зі входом першого диференціюючого елемента 27 та з першим входом другого елемента I 35, вихід якого підключений до входу формувача імпульсів 37 та до другого входу першого елемента I 33, перший вхід якого з'єднаний з виходом першого генератора імпульсів 32, а вихід підключений до першого входу першого лічильника імпульсів 39 та до перших входів третього 43, четвертого 44 і п'ятого 45 елементів I, вихід датчика тиску 19 з'єднаний зі входами шостого 20 і сьомого 21 компараторів, другий вхід другого елемента I 35 підключений до виходу першого цифрового компаратора 42, виходи першого 7, другого 8 і третього 9 компараторів з'єднані відповідно з першими входами шостого 10, сьомого 11 і восьмого 12 елементів I, другі входи яких підключені відповідно до першого, другого і третього виходів першого лічильника з дешифратором 16, а також з'єднані з першим, другим і третім входами першого регістра 23, четвертий, п'ятий і шостий входи якого підключені відповідно до першого, другого і третього виходів другого лічильника з дешифратором 29, а також до других входів третього 43, четвертого 44 і п'ятого 45 елементів I, виходи яких з'єднані відповідно зі входами другого 46, третього 47 і четвертого 48 лічильників імпульсів, вихід датчика комутації 34 через елемент HI 26 підключений до другого входу дев'ятого елемента I 25, перший вхід якого з'єднаний з виходом другого генератора імпульсів 24, а вихід підключений до першого входу першого лічильника з дешифратором 16, другий вхід якого з'єднаний з виходом датчика комутації 34, вихід першого диференціюючого елемента 27 підключений до першого входу другого елемента АБО 28, другий вхід якого з'єднаний з виходом формувача імпульсів 37, а вихід підключений до першого входу другого лічильника з дешифратором 29, другий вхід якого з'єднаний з виходом блока установки нуля 36, виходи шостого 10, сьомого 11 і восьмого 12 елементів I підключені відповідно до керуючих входів першого 13, другого 14 і третього 15 електронних ключів, виходи четвертого 17, п'ятого 18, шостого 20 і сьомого 21 компараторів з'єднані відповідно з першим, другим, третім і четвертим входами першого функціонального перетворювача 22, вихідна цифрова шина якого підключена до вхідної цифрової шини першого регістра 23, вихідна цифрова шина якого з'єднана з першою вхідною цифровою шиною першого цифрового компаратора 42, друга вхідна

цифрова шина якого підключена до вихідної цифрової шини цифрового комутатора 41, перша вхідна цифрова шина якого з'єднана з вихідною цифровою шиною другого функціонального перетворювача 40, а друга вхідна цифрова шина та вхідна цифрова шина другого функціонального перетворювача 40 підключені до вихідної цифрової шини першого лічильника імпульсів 39, вихід першого диференціюючого елемента 27 з'єднаний зі входом п'ятого лічильника імпульсів 31, вихід елемента НІ 26 підключений до входу першого одновібратора 30, вихід якого з'єднаний з керуючим входом цифрового комутатора 41, перший і другий виходи датчика початку руху 49 підключені до першого і другого входів третього елемента АБО 50, вихід якого з'єднаний з входом другого диференціюючого елемента 51, вихід якого підключений до першого входу тригера 53, вихід якого з'єднаний з першим входом десятого елемента І 55, другий вхід якого підключений до виходу третього генератора імпульсів 54, а вихід з'єднаний з першим входом шостого лічильника імпульсів 57, вихідна цифрова шина якого підключена до вхідної цифрової шини другого регістра 84, вихідна цифрова шина якого з'єднана з другою вхідною цифровою шиною другого цифрового компаратора 85, перша вхідна цифрова шина якого підключена до вихідної цифрової шини блока задання часу ввімкнення-вимкнення 83, а вихід з'єднаний з першими входами двадцятого 88, двадцять першого 89, двадцять другого 90, двадцять третього 91, двадцять четвертого 92 і двадцять п'ятого 93 елементів І, виходи яких підключені відповідно до першого 94, другого 95, третього 96, четвертого 97, п'ятого 98 і шостого 99 індикаторів, виходи першого 58, другого 59 і третього 60 датчиків напруги з'єднані з входами восьмого 61, дев'ятого 62, десятого 63 компараторів, виходи яких підключені відповідно до других входів одинадцятого 67, дванадцятого 68 і тринадцятого 69 елементів І, перші входи яких з'єднані з першим виходом датчика початку руху 49, а виходи підключені відповідно до першого, другого і третього входів сімнадцятого елемента І 73, виходи першого 1, другого 2 і третього 3 датчиків струму з'єднані з входами одинадцятого 64, дванадцятого 65 і тринадцятого 66 компараторів відповідно, виходи яких підключені відповідно до других входів чотирнадцятого 70, п'ятнадцятого 71 і шістнадцятого 72 елементів І, перші входи яких з'єднані з другим виходом датчика початку руху 49, а виходи підключені відповідно до першого, другого і третього входів вісімнадцятого елемента І 74, виходи сімнадцятого 73 і вісімнадцятого 74 елементів І з'єднані відповідно з першими і другими входами блока задання часу ввімкнення-вимкнення 83 та п'ятого елемента АБО 75, вихід якого підключений до входу другого одновібратора 79 та до другого входу четвертого елемента АБО 52, перший вхід якого, а також перший вхід дев'ятого елемента АБО 82 з'єднані з виходом першого елемента АБО 38, вихід четвертого елемента АБО 52 підключений до другого входу тригера 53 та до входу елемента затримки сигналу 56, вихід якого з'єднаний з другим входом шостого лічильника імпульсів 57, виходи одинадцятого 67, дванадцятого 68 і тринадцятого 69 елементів І підключені відповідно до перших входів шостого 76, сьомого 77 і восьмого 78 елементів АБО, другі входи яких з'єднані відповідно з виходами чотирнадцятого 70, п'ятнадцятого 71 і шістнадцятого 72 елементів І, а виходи підключені до першого, другого і третього входів другого регістра 84, четвертий, п'ятий і шостий входи якого з'єднані відповідно з першим, другим і третім виходами дешифратора 87, четвертий вихід якого підключений до другого входу дев'ятого елемента АБО 82, вихід якого з'єднаний з другим входом сьомого лічильника імпульсів 86, вихідна цифрова шина якого підключена до вхідної цифрової шини дешифратора 87, а перший вхід з'єднаний з виходом дев'ятнадцятого елемента 181, перший вхід якого підключений до виходу другого одновібратора 79, а другий вхід з'єднаний з виходом четвертого генератора імпульсів 80, перший вихід дешифратора 87 підключений до других входів двадцятого 88 і двадцять першого 89 елементів І, другий вихід дешифратора 87 з'єднаний з другими входами двадцять другого 90 і двадцять третього 91 елементів І, третій вихід дешифратора 87 підключений до других входів двадцять четвертого 92 і двадцять п'ятого 93 елементів І, виходи одинадцятого 67, чотирнадцятого 70, дванадцятого 68, п'ятнадцятого 71, тринадцятого 69 і шістнадцятого 72 елементів І з'єднані відповідно з третіми входами двадцятого 88, двадцять першого 89, двадцять другого 90, двадцять третього 91, двадцять четвертого 92 і двадцять п'ятого 93 елементів І, виходи першого 1, другого 2 і третього 3 датчиків струму підключені відповідно до першого 4, другого 5 і третього 6 перетворювачів напруги змінного струму в напругу постійного струму, виходи яких з'єднані відповідно з входами першого 7, другого 8 і третього 9 компараторів.

Запропонований пристрій працює так. При подачі напруги живлення блок установки нуля 36 коротким імпульсом скидає другий лічильник з дешифратором 29 та через перший елемент АБО 38 встановлює в нульове положення перший лічильник імпульсів 39. Сигнал логічної одиниці з виходу першого елемента АБО 38 через четвертий елемент АБО 52 встановлює в нульове положення тригер 53 та через елемент затримки сигналу 56 шостий лічильник

імпульсів 57, а також через дев'ятий елемент АБО 82 сьомий лічильник імпульсів 86. Одночасно перший 32, другий 24, третій 54 і четвертий 80 генератори імпульсів починають виробляти послідовності імпульсів.

5 Якщо вимикач введений в роботу, то на виходах першого 1, другого 2 і третього 3 датчиків струму з'являється напруга, пропорційна струму, що протікає в різних фазах вимикача, яка відповідно через перший 4, другий 5 і третій 6 перетворювачі напруги змінного струму в напругу постійного струму подається на входи першого 7, другого 8 і третього 9 компараторів, пороги спрацювання яких дещо вищі нульового значення. При цьому на виходах компараторів 7-9 з'являються сигнали логічної одиниці, які поступають на перші входи шостого 10, сьомого 11 і восьмого 12 елементів І. Також з виходу другого генератора імпульсів 24 через відкритий дев'ятий елемент І 25 (при цьому на другому вході присутній сигнал логічної одиниці, отриманий з виходу елемента НІ 26, оскільки на вхід останнього надходить сигнал логічного нуля з виходу датчика комутації 34) на перший вхід першого лічильника з дешифратором 16 поступають імпульси, які по черзі формують сигнали логічної одиниці на його виходах, тим самим по черзі відкриваючи шостий 10, сьомий 11 і восьмий 12 елементи І, а також першу, другу і третю комірки пам'яті першого регістра 23 для запису. При цьому по черзі на керуючі входи першого 13, другого 14 і третього 15 електронних ключів надходять сигнали логічної одиниці, тим самим відкриваючи їх. Сигнали напруги з виходів датчиків струму 1-3 через відповідні відкриті електронні ключі 13-15 поступають на входи четвертого 17 і п'ятого 18 компараторів, які мають різні пороги спрацювання. Одночасно на виході датчика тиску 19 з'являється сигнал, пропорційний тиску стисненого повітря, що подається на входи шостого 20 і сьомого 21 компараторів. Сигнали, які з'являються на виходах четвертого 17, п'ятого 18, шостого 20 і сьомого 21 компараторів поступають на входи першого функціонального перетворювача 22, на виході якого з'являється цифровий код, що відповідає величині струму, який протікає в вимикачі при відповідному значенні тиску стисненого повітря. Цифровий код з виходу першого функціонального перетворювача 22 поступає на вхідну цифрову шину першого регістра 23, де по черзі запам'ятовується в одній з трьох комірок пам'яті.

В залежності від значень струму та тиску стисненого повітря цифровий код на виході першого функціонального перетворювача 22 змінює своє значення.

30 Таким чином, в першому регістрі 23 здійснюється запам'ятовування цифрових кодів, які відповідають величинам струму, що протікають в різних фазах вимикача при відповідних значеннях тиску стисненого повітря.

У випадку, коли вимикач відключає коло, в якому він знаходиться, на виході датчика комутації 34 з'являється сигнал логічної одиниці, який через елемент НІ 26 поступає на другий вхід дев'ятого елемента І 25 і закриває його. Також сигнал логічної одиниці з виходу датчика комутації 34 поступає на другий вхід першого лічильника з дешифратором 16 і встановлює його виходи в нульове положення. При цьому сигнал логічної одиниці з виходу датчика комутації 34 поступає на вхід першого диференціюючого елемента 27 і формує на його виході короткий імпульс. Сигнал логічної одиниці з виходу першого диференціюючого елемента 27 поступає на вхід п'ятого лічильника імпульсів 31, що призводить до зменшення записаного механічного ресурсу комутаційного апарата на одиницю, а також через другий елемент АБО 28 поступає на перший вхід другого лічильника з дешифратором 29. В цей момент на першому виході другого лічильника з дешифратором 29 з'являється сигнал логічної одиниці, який подається на четвертий вхід регістра 23, дозволяючи при цьому зчитування цифрового коду з першої комірки пам'яті, який подається на першу вхідну цифрову шину першого цифрового компаратора 42. При цьому на виході першого цифрового компаратора 42 з'являється сигнал логічної одиниці, який через відкритий другий елемент І 35 (при цьому на першому вході присутній сигнал логічної одиниці з виходу датчика комутації 34) поступає на другий вхід першого елемента І 33 і відкриває його. З виходу першого генератора імпульсів 32 імпульси поступають на перший вхід першого лічильника імпульсів 39, а також через відкритий третій елемент І 43 (при цьому на другому вході присутній сигнал логічної одиниці з першого виходу другого лічильника з дешифратором 29) надходять у другий лічильник імпульсів 46. Кількість імпульсів, що поступають в другий лічильник імпульсів 46, показує як витрачається робочий ресурс вимикача в залежності від значення комутуваного струму при відповідному значенні тиску стисненого повітря. Імпульси з виходу першого генератора імпульсів 32 поступають до тих пір, поки цифрові коди на першій і другій вхідних цифрових шинах першого цифрового компаратора 42 не зрівняються. В цей момент сигнал логічного нуля з виходу першого цифрового компаратора 42 через другий елемент І 35 поступає на другий вхід першого елемента І 33 та закриває його, а також на вхід формувача імпульсів 37, який коротким імпульсом через перший елемент АБО 38 обнуляє перший лічильник імпульсів 39. Також короткий імпульс з виходу формувача імпульсів

37 через другий елемент АБО 28 поступає на перший вхід другого лічильника з дешифратором 29. При цьому на першому виході другого лічильника з дешифратором 29 встановлюється сигнал логічного нуля, а на другому виході з'являється сигнал логічної одиниці, який дозволяє зчитування цифрового коду з другої комірки пам'яті регістра 23. Зменшення залишкового ресурсу відбувається аналогічним чином.

У випадку коли зменшення залишкового ресурсу вимикача пройшло для всіх трьох фаз вимикача, короткий імпульс з виходу формувача імпульсів 37 через другий елемент АБО 28 поступає на перший вхід другого лічильника з дешифратором 29, встановлюючи його виходи в нульове положення.

На цьому цикл роботи пристрою закінчується. В залежності від числа компараторів, що спрацювали, певна кількість імпульсів по чергово заноситься в другий 46, третій 47 і четвертий 48 лічильники імпульсів. При цьому дотримується визначена залежність між значенням струму, що відключається, і числом імпульсів, які надійшли в лічильники, що показує як витрачається ресурс вимикача в залежності від різних значень комутованого струму при відповідному значенні тиску стисненого повітря.

Контроль часу ввімкнення кожної фази повітряного високовольтного вимикача здійснюється таким чином. Як тільки починається процес ввімкнення вимикача, то на другому виході датчика початку руху 49 з'являється сигнал, який через третій елемент АБО 50 та другий диференціюючий елемент 51 встановлює тригер 53 в одиничний стан. Одночасно послідовність імпульсів з третього генератора імпульсів 54 через десятий елемент І 55 надходить в шостий лічильник імпульсів 57.

Надходження імпульсів з третього генератора імпульсів 54 в шостий лічильник імпульсів 57 припиняється в момент початку протікання струму в кожній фазі через повітряний високовольтний вимикач, внаслідок чого на виходах першого 1, другого 2 і третього 3 датчиків струму з'являються сигнали, які відповідно через одинадцятий 64, дванадцятий 65 і тринадцятий 66 компаратори фіксуються у вигляді сигналу логічної одиниці і через відкриті чотирнадцятий 70, п'ятнадцятий 71 і шістнадцятий 72 елементи І (на перших входах присутні сигнали логічної одиниці з виходу датчика початку руху 49) надходять на перший, другий і третій входи вісімнадцятого елемента І 74, вихідний сигнал якого через п'ятий 75 та четвертий 52 елементи АБО обнуляє тригер 53. Одночасно сигнали логічної одиниці з виходів чотирнадцятого 70, п'ятнадцятого 71 і шістнадцятого 72 елементів І поступають на треті входи двадцять першого 89, двадцять третього 91 і двадцять п'ятого 93 елементів І та надходять відповідно на другі входи шостого 76, сьомого 77 і восьмого 78 елементів АБО, вихідні сигнали яких надходять на перший, другий і третій входи другого регістра 84, де по передньому фронту сигналів відбувається запис цифрових кодів, що відповідають часу ввімкнення кожної фази повітряного високовольтного вимикача. Також сигнал логічної одиниці з виходу вісімнадцятого елемента І 74 через п'ятий 75 та четвертий 52 елементи АБО надходить на вхід елемента затримки сигналу 56, який через деякий час обнуляє шостий лічильник імпульсів 57. Сигнал логічної одиниці з виходу вісімнадцятого елемента І 74 через п'ятий елемент АБО 75 запускає другий одновібратор 79, який через деякий час формує на своєму виході короткотривалий сигнал логічної одиниці, який відкриває дев'ятнадцятий елемент І 81. Імпульси з виходу четвертого генератора імпульсів 80 через відкритий дев'ятнадцятий елемент І 81 надходять на перший вхід сьомого лічильника імпульсів 86, вихідний цифровий код якого поступає на вхід дешифратора 87. При цьому на першому, другому і третьому виходах останнього по чергово з'являються сигнали логічної одиниці, які надходять на другі входи двадцять першого 89, двадцять третього 91 і двадцять п'ятого 93 елементів І, а також на четвертий, п'ятий і шостий входи другого регістра 84, що призводить до по чергового зчитування вмісту комірок пам'яті останнього. Одночасно сигнал логічної одиниці з виходу вісімнадцятого елемента І 74 надходить на другий вхід блока задання часу ввімкнення-вимкнення 83, на виході якого з'являється цифровий код, що відповідає максимальному часу ввімкнення вимикача. При цьому другий цифровий компаратор 85 проводить порівняння кодів, що поступають з блока задання часу ввімкнення-вимкнення 83 і другого регістра 84. Якщо час ввімкнення будь-якої фази вимикача менший ніж максимальний, то на виході другого цифрового компаратора 85 з'являється сигнал логічного нуля, який не призводить до спрацювання другого 95, четвертого 97 або шостого 99 індикаторів, що свідчить про правильну роботу повітряного високовольтного вимикача. Якщо ж час ввімкнення будь-якої фази вимикача перевищує максимальний, то на виході другого цифрового компаратора 85 з'являється сигнал логічної одиниці, відповідний індикатор спрацьовує, а це свідчить про некоректну роботу повітряного високовольтного вимикача. Поява сигналу логічної одиниці на четвертому виході дешифратора 87 приводить до обнулення сьомого лічильника імпульсів 86 через дев'ятий елемент АБО 82.

Контроль часу вимкнення кожної фази повітряного високовольтного вимикача здійснюється таким чином. Як тільки починається процес вимкнення вимикача, то на першому виході датчика початку руху 49 з'являється сигнал, який через третій елемент АБО 50 та другий диференціюючий елемент 51 встановлює тригер 53 в одиничний стан. Одночасно послідовність імпульсів з третього генератора імпульсів 54 через десятий елемент І 55 надходить в шостий лічильник імпульсів 57. Це триває до тих пір, поки на виходах першого 58, другого 59 і третього 60 датчиків напруги не з'являться сигнали, які відповідно через восьмий 61, дев'ятий 62 і десятий 63 компаратори, відкриті одинадцятий 67, дванадцятий 68 і тринадцятий 69 елементи І (на перших входах присутні сигнали логічної одиниці з виходу датчика початку руху 49) надходять на перший, другий і третій входи сімнадцятого елемента І 73, вихідний сигнал якого через п'ятий 75 та четвертий 52 елементи АБО переводить тригер 53 у нульовий стан. Одночасно сигнали логічної одиниці з виходів одинадцятих 67, дванадцятих 68 і тринадцятих 69 елементів І поступають на треті входи двадцятих 88, двадцять другого 90 і двадцять четвертого 92 елементів І та надходять відповідно на перші входи шостого 76, сьомого 77 і восьмого 78 елементів АБО, вихідні сигнали яких надходять на перший, другий і третій входи другого регістра 84, де по передньому фронту сигналів відбувається запис цифрових кодів, що відповідають часу вимкнення кожної фази повітряного високовольтного вимикача. Також сигнал логічної одиниці з виходу сімнадцятого елемента І 73 через п'ятий 75 та четвертий 52 елементи АБО надходить на вхід елемента затримки сигналу 56, який через деякий час обнуляє шостий лічильник імпульсів 57. Сигнал логічної одиниці з виходу сімнадцятого елемента І 73 через п'ятий елемент АБО 75 запускає другий одновібратор 79, який через деякий час формує на своєму виході короткотривалий сигнал логічної одиниці, який відкриває дев'ятнадцятий елемент І 81. Імпульси з виходу четвертого генератора імпульсів 80 через відкритий дев'ятнадцятий елемент І 81 надходять на перший вхід сьомого лічильника імпульсів 86, вихідний цифровий код якого поступає на вхід дешифратора 87. При цьому на першому, другому і третьому виходах останнього почергово з'являються сигнали логічної одиниці, які надходять на другі входи двадцятих 88, двадцять другого 90 і двадцять четвертого 92 елементів І, а також на четвертий, п'ятий і шостий входи другого регістра 84, що призводить до почергового зчитування вмісту комірок пам'яті останнього. Одночасно сигнал логічної одиниці з виходу сімнадцятого елемента І 73 надходить на перший вхід блока задання часу ввімкнення-вимкнення 83, на виході якого з'являється цифровий код, що відповідає максимальному часу вимкнення вимикача. При цьому другий цифровий компаратор 85 проводить порівняння кодів, що поступають з блока задання часу ввімкнення-вимкнення 83 і другого регістра 84. Якщо час вимкнення будь-якої фази вимикача менший ніж максимальний, то на виході другого цифрового компаратора 85 з'являється сигнал логічного нуля, який не призводить до спрацювання першого 94, третього 96 або п'ятого 98 індикаторів, що свідчить про правильну роботу повітряного високовольтного вимикача. Якщо ж час вимкнення будь-якої фази вимикача перевищує максимальний, то на виході другого цифрового компаратора 85 з'являється сигнал логічної одиниці, відповідний індикатор спрацьовує, а це свідчить про некоректну роботу повітряного високовольтного вимикача. Поява сигналу логічної одиниці на четвертому виході дешифратора 87 приводить до обнулення сьомого лічильника імпульсів 86 через дев'ятий елемент АБО 82.

Якщо високовольтний вимикач включається, а в електричній мережі присутнє коротке замикання, то при ввімкненні вимикача на виході датчика комутації 34 встановлюється сигнал логічного нуля, який проходить через елемент НІ 26 і переднім фронтом запускає перший одновібратор 30, який в свою чергу вихідним сигналом логічної одиниці, що подається на цифровий комутатор 41, підключає вихідну цифрову шину першого лічильника імпульсів 39 до першого цифрового компаратора 42 через другий функціональний перетворювач 40, в якому значення струму, що встановлюється на виході першого лічильника імпульсів 39 після вимкнення високовольтного вимикача системою релейного захисту, множиться на коефіцієнт, яким враховується додаткове спрацювання ресурсу вимикача, що витрачається згідно ресурсних характеристик на ввімкнення. Таким чином, в пристрої в такому циклі роботи враховується спрацювання робочого ресурсу вимикача по ресурсних характеристиках на вмикання і вимикання при ввімкненні останнього на коротке замикання в електричній мережі.

Тривалість роботи першого одновібратора 30 підібрана таким чином, щоб забезпечити після відключення вимикача надходження найбільшої можливої кількості імпульсів в перший лічильник імпульсів 39.

Для коректної роботи пристрою необхідно сталу часу першого диференціюючого елемента 27 вибирати меншою періоду проходження імпульсів першого генератора імпульсів 32.

Частота імпульсів першого генератора імпульсів 32 є значно більшою частоти імпульсів другого генераторів імпульсів 24.

Кількість розрядів першого 39, другого 46, третього 47 і четвертого 48 лічильників імпульсів, а також кількість компараторів, що фіксують значення комутованого струму та тиску стисненого повітря, вибирається в залежності від діапазону вимірюваних струму та тиску і від необхідного ступеня точності визначення витраченого вимикачем ресурсу.

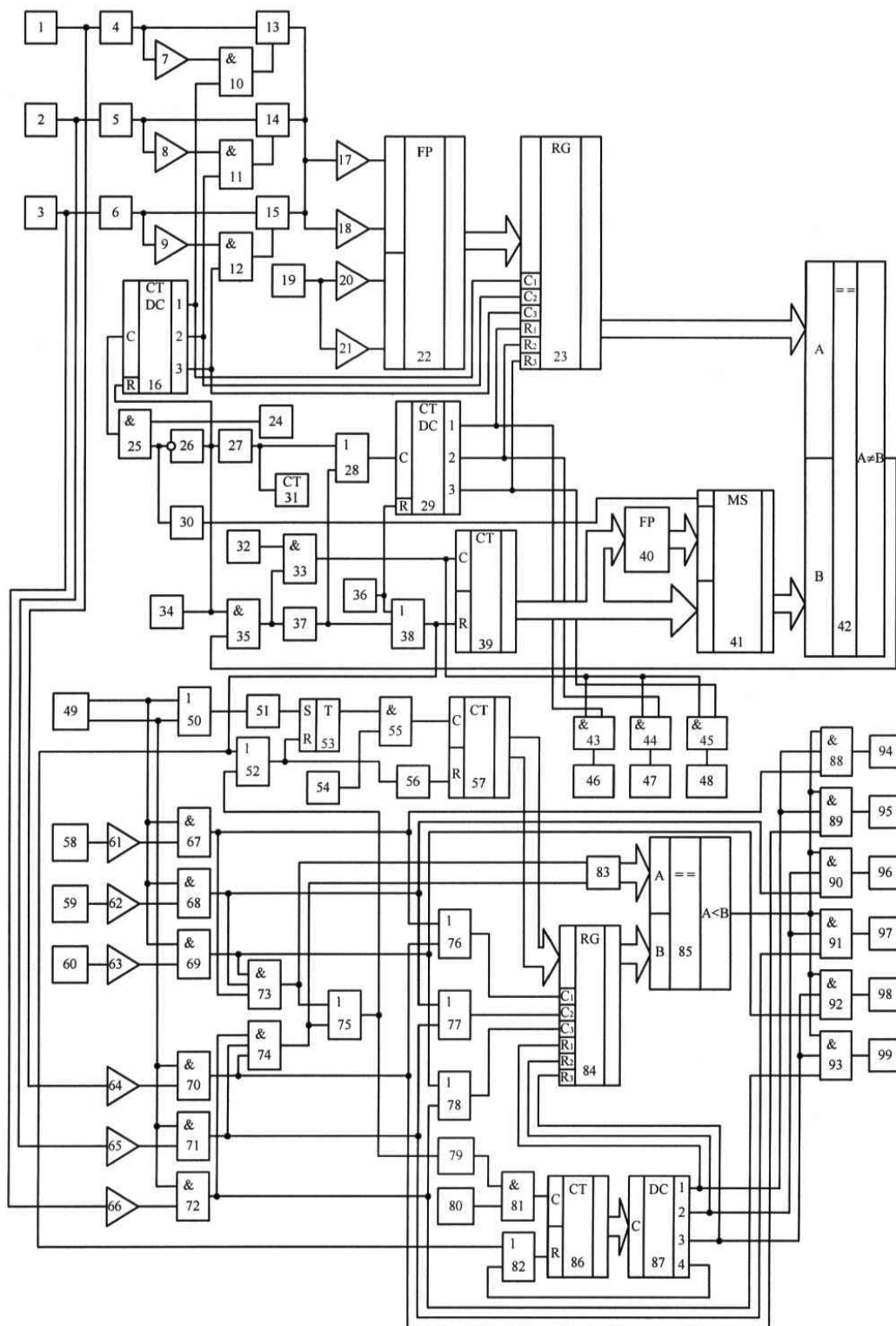
5 Кількість розрядів п'ятого лічильника імпульсів 31 вибирається в залежності від значення механічного ресурсу вимикача.

Перший 22 і другий 40 функціональні перетворювачі можна реалізувати на мікросхемі постійного запам'ятовуючого пристрою, в якій записані відповідні коди, причому в першому функціональному перетворювачі 22 записані коди, кожен із яких відповідає певному коефіцієнту спрацювання робочого ресурсу вимикача в залежності від будь-якого із можливих значень струму і тиску стисненого повітря, а в другому функціональному перетворювачі 40 записані коди, які відображають спрацювання ресурсу вимикача при його включенні на коротке замикання в мережі.

15 ФОРМУЛА КОРИСНОЇ МОДЕЛІ

Пристрій для контролю ресурсу повітряних високовольтних вимикачів, що містить перший, другий і третій датчики струму, перший, другий і третій компаратори, входи яких підключені відповідно до аналогових входів першого, другого і третього електронних ключів, виходи яких з'єднані з входами четвертого і п'ятого компараторів, другий вхід першого лічильника імпульсів підключений до виходу першого елемента АБО, перший вхід якого з'єднаний з виходом блока установки нуля, а другий вхід підключений до виходу формувача імпульсів, вихід датчика комутації з'єднаний зі входом першого диференціюючого елемента та з першим входом другого елемента I, вихід якого підключений до входу формувача імпульсів та до другого входу першого елемента I, перший вхід якого з'єднаний з виходом першого генератора імпульсів, а вихід підключений до першого входу першого лічильника імпульсів та до перших входів третього, четвертого і п'ятого елементів I, вихід датчика тиску з'єднаний зі входами шостого і сьомого компараторів, другий вхід другого елемента I підключений до виходу першого цифрового компаратора, виходи першого, другого і третього компараторів з'єднані відповідно з першими входами шостого, сьомого і восьмого елементів I, другі входи яких підключені відповідно до першого, другого і третього виходів першого лічильника з дешифратором, а також з'єднані з першим, другим і третім входами першого регістра, четвертий, п'ятий і шостий входи якого підключені відповідно до першого, другого і третього виходів другого лічильника з дешифратором, а також до других входів третього, четвертого і п'ятого елементів I, виходи яких з'єднані відповідно зі входами другого, третього і четвертого лічильників імпульсів, вихід датчика комутації через елемент HI підключений до другого входу дев'ятого елемента I, перший вхід якого з'єднаний з виходом другого генератора імпульсів, а вихід підключений до першого входу першого лічильника з дешифратором, другий вхід якого з'єднаний з виходом датчика комутації, вихід першого диференціюючого елемента підключений до першого входу другого елемента АБО, другий вхід якого з'єднаний з виходом формувача імпульсів, а вихід підключений до першого входу другого лічильника з дешифратором, другий вхід якого з'єднаний з виходом блока установки нуля, виходи шостого, сьомого і восьмого елементів I підключені відповідно до керуючих входів першого, другого і третього електронних ключів, виходи четвертого, п'ятого, шостого і сьомого компараторів з'єднані відповідно з першим, другим, третім і четвертим входами першого функціонального перетворювача, вихідна цифрова шина якого підключена до вхідної цифрової шини першого регістра, вихідна цифрова шина якого з'єднана з першою вхідною цифровою шиною першого цифрового компаратора, друга вхідна цифрова шина якого підключена до вихідної цифрової шини цифрового комутатора, перша вхідна цифрова шина якого з'єднана з вихідною цифровою шиною другого функціонального перетворювача, а друга вхідна цифрова шина та вхідна цифрова шина другого функціонального перетворювача підключені до вихідної цифрової шини першого лічильника імпульсів, вихід першого диференціюючого елемента з'єднаний зі входом п'ятого лічильника імпульсів, вихід елемента HI підключений до входу першого одновібратора, вихід якого з'єднаний з керуючим входом цифрового комутатора, який **відрізняється** тим, що в нього введено перший, другий і третій перетворювачі напруги змінного струму в напругу постійного струму, датчик початку руху, третій, четвертий, п'ятий, шостий, сьомий, восьмий і дев'ятий елементи АБО, другий диференціюючий елемент, тригер, третій і четвертий генератори імпульсів, десятій, одинадцятий, дванадцятий, тринадцятий, чотирнадцятий, п'ятнадцятий, шістнадцятий, сімнадцятий, вісімнадцятий, дев'ятнадцятий, двадцятий, двадцять перший, двадцять другий, двадцять третій, двадцять четвертий і двадцять п'ятий елементи I, елемент затримки сигналу,

шостий і сьомий лічильники імпульсів, перший, другий і третій датчики напруги, восьмий, дев'ятий, десятий, одинадцятий, дванадцятий і тринадцятий компаратори, другий одновібратор, блок задання часу ввімкнення-вимкнення, другий регістр, другий цифровий компаратор, дешифратор, перший, другий, третій, четвертий, п'ятий і шостий індикатори, причому перший і другий виходи датчика початку руху підключені до першого і другого входів третього елемента АБО, вихід якого з'єднаний з входом другого диференціюючого елемента, вихід якого підключений до першого входу тригера, вихід якого з'єднаний з першим входом десятого елемента I, другий вхід якого підключений до виходу третього генератора імпульсів, а вихід з'єднаний з першим входом шостого лічильника імпульсів, вихідна цифрова шина якого підключена до вхідної цифрової шини другого регістра, вихідна цифрова шина якого з'єднана з другою вхідною цифровою шиною другого цифрового компаратора, перша вхідна цифрова шина якого підключена до вихідної цифрової шини блока задання часу ввімкнення-вимкнення, а вихід з'єднаний з першими входами двадцятого, двадцять першого, двадцять другого, двадцять третього, двадцять четвертого і двадцять п'ятого елементів I, виходи яких підключені відповідно до першого, другого, третього, четвертого, п'ятого і шостого індикаторів, виходи першого, другого і третього датчиків напруги з'єднані з входами восьмого, дев'ятого, десятого компараторів, виходи яких підключені відповідно до других входів одинадцятого, дванадцятого і тринадцятого елементів I, перші входи яких з'єднані з першим виходом датчика початку руху, а виходи підключені відповідно до першого, другого і третього входів сімнадцятого елемента I, виходи першого, другого і третього датчиків струму з'єднані з входами одинадцятого, дванадцятого і тринадцятого компараторів відповідно, виходи яких підключені відповідно до других входів чотирнадцятого, п'ятнадцятого і шістнадцятого елементів I, перші входи яких з'єднані з другим виходом датчика початку руху, а виходи підключені відповідно до першого, другого і третього входів вісімнадцятого елемента I, виходи сімнадцятого і вісімнадцятого елементів I з'єднані відповідно з першими і другими входами блока задання часу ввімкнення-вимкнення та п'ятого елемента АБО, вихід якого підключений до входу другого одновібратора та до другого входу четвертого елемента АБО, перший вхід якого, а також перший вхід дев'ятого елемента АБО з'єднані з виходом першого елемента АБО, вихід четвертого елемента АБО підключений до другого входу тригера та до входу елемента затримки сигналу, вихід якого з'єднаний з другим входом шостого лічильника імпульсів, виходи одинадцятого, дванадцятого і тринадцятого елементів I підключені відповідно до перших входів шостого, сьомого і восьмого елементів АБО, другі входи яких з'єднані відповідно з виходами чотирнадцятого, п'ятнадцятого і шістнадцятого елементів I, а виходи підключені до першого, другого і третього входів другого регістра, четвертий, п'ятий і шостий входи якого з'єднані відповідно з першим, другим і третім виходами дешифратора, четвертий вихід якого підключений до другого входу дев'ятого елемента АБО, вихід якого з'єднаний з другим входом сьомого лічильника імпульсів, вихідна цифрова шина якого підключена до вхідної цифрової шини дешифратора, а перший вхід з'єднаний з виходом дев'ятнадцятого елемента I, перший вхід якого підключений до виходу другого одновібратора, а другий вхід з'єднаний з виходом четвертого генератора імпульсів, перший вихід дешифратора підключений до других входів двадцятого і двадцять першого елементів I, другий вихід дешифратора з'єднаний з другими входами двадцять другого і двадцять третього елементів I, третій вихід дешифратора підключений до других входів двадцять четвертого і двадцять п'ятого елементів I, виходи одинадцятого, чотирнадцятого, дванадцятого, п'ятнадцятого, тринадцятого і шістнадцятого елементів I з'єднані відповідно з третіми входами двадцятого, двадцять першого, двадцять другого, двадцять третього, двадцять четвертого і двадцять п'ятого елементів I, виходи першого, другого і третього датчиків струму підключені відповідно до першого, другого і третього перетворювачів напруги змінного струму в напругу постійного струму, виходи яких з'єднані відповідно з входами першого, другого і третього компараторів.



Комп'ютерна верстка С. Чулій

Державна служба інтелектуальної власності України, вул. Урицького, 45, м. Київ, МСП, 03680, Україна

ДП "Український інститут промислової власності", вул. Глазунова, 1, м. Київ – 42, 01601