

ПРИСТРІЙ ДЛЯ ПРЯМОГО ПЕРЕТВОРЕННЯ ПАРАЛЕЛЬНОГО ОПТИЧНОГО КОДУ В ПОСЛІДОВНИЙ ОПТИЧНИЙ КОД

Лисенко Г. Л., к.т.н., доцент; Цирульник С. М., к.т.н., доцент;
Аль Равашдех Медін, аспірант кафедри ЛОТ;

Вінницький національний технічний університет

Зчитати результат з матриці фотоних транзисторів можна за допомогою пристрою, що зображений на рис.1

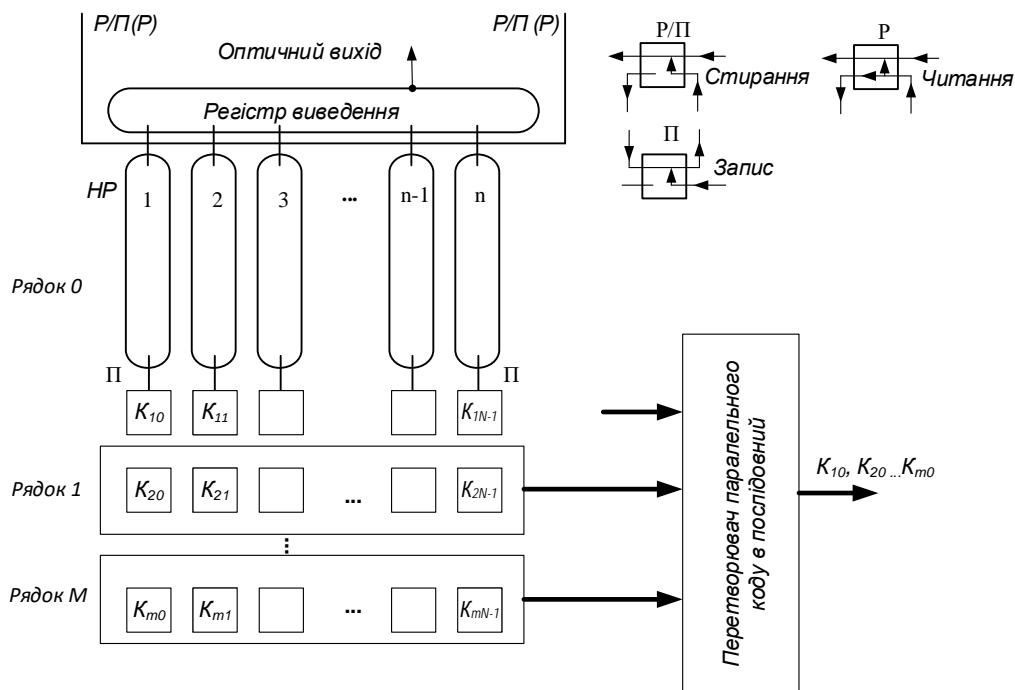


Рис. 1

Кожний рядок зберігається у паралельно-послідовній структурі, яка представляє собою сукупність накопичувальних регістрів (НР), об'єднаних одним, загальним для зчитування регістром виведення. Інформаційна послідовність, записується в НР паралельно, по одному біту в кожен за допомогою однонаправлених перемикачів (П). НР пов'язані з регістром виведення за допомогою реплікаторів-перемикачів (Р/П). При запису Р/П переводять блок інформації в регістр виведення, при зчитуванні Р/П працюють в режимі реплікації і передають копію вибраного блока інформацію з НР в регістр виведення. Блок перетворення паралельного коду в послідовний представляє аналогічну паралельно-послідовну структуру з окремим регістром виведення, у якому буде зберігатись та виводитись інформація у вигляді стовпчика матриці фотоних транзисторів.

Збірник тез доповідей міжнародної науково-технічної конференції «Оптоелектронні інформаційні технології «Фотоніка-ОДС-2015». – Вінниця: ВНТУ, 2015. – с. 104.