



МІНІСТЕРСТВО
ЕКОНОМІЧНОГО
РОЗВИТКУ І ТОРГІВЛІ
УКРАЇНИ

УКРАЇНА

(19) **UA** (11) **116416** (13) **U**
(51) МПК
G07C 3/10 (2006.01)

(12) ОПИС ДО ПАТЕНТУ НА КОРИСНУ МОДЕЛЬ

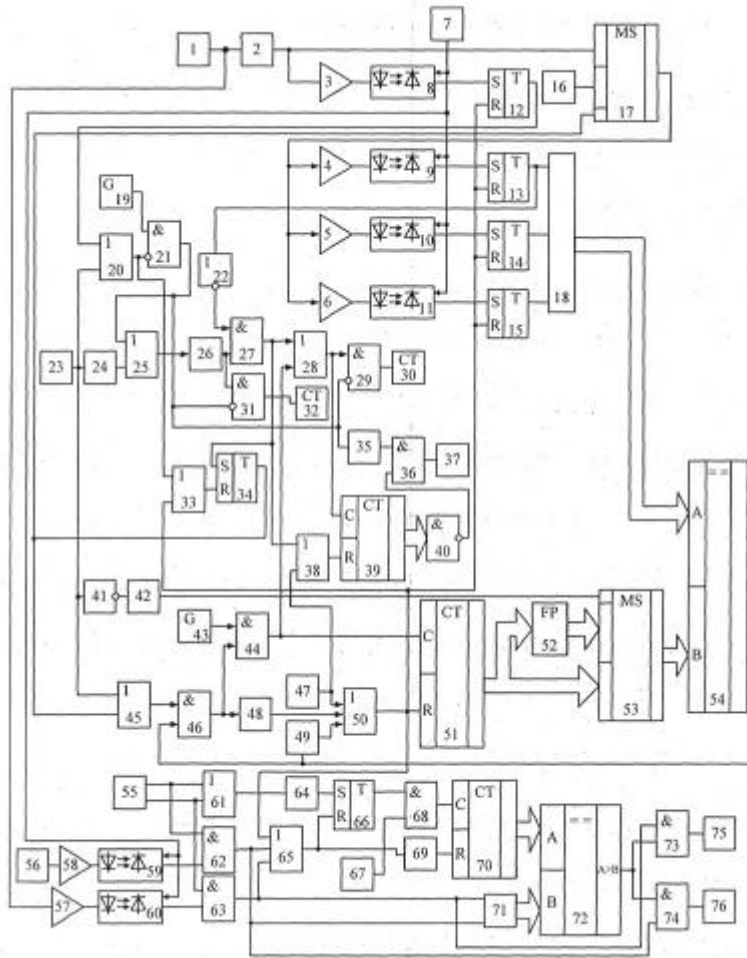
| | |
|--|---|
| <p>(21) Номер заявки: u 2016 10341</p> <p>(22) Дата подання заявки: 11.10.2016</p> <p>(24) Дата, з якої є чинними права на корисну модель: 25.05.2017</p> <p>(46) Публікація відомостей про видачу патенту: 25.05.2017, Бюл.№ 10</p> | <p>(72) Винахідник(и): Грабко Володимир Віталійович (UA), Грабко Валентин Володимирович (UA), Майданський Михайло Дмитрович (UA)</p> <p>(73) Власник(и): ВІННИЦЬКИЙ НАЦІОНАЛЬНИЙ ТЕХНІЧНИЙ УНІВЕРСИТЕТ, вул. Хмельницьке шосе, 95, м. Вінниця, 21021 (UA)</p> |
|--|---|

(54) ПРИСТРІЙ ДЛЯ КОНТРОЛЮ РЕСУРСУ КОМУТАЦІЙНИХ АПАРАТІВ

(57) Реферат:

Пристрій для контролю ресурсу комутаційних апаратів містить датчик струму, датчик початку комутації, ресурсний і механічний лічильники, блок аналого-цифрового перетворення, блок пам'яті, блок вагових коефіцієнтів, блок визначення часу комутації, блок синхронізації, блок перевірки працездатності тракту.

UA 116416 U



Фиг.

Корисна модель належить до області електротехніки і може бути використана для вимірювання комутаційного ресурсу високовольтних вимикачів.

Відомий пристрій для контролю ресурсу комутаційних апаратів [Патент України № 13688, М. кл. G07C 3/10, бюл. № 4, 2006], що містить диференціюючий елемент, вихід якого підключений до першого входу другого елемента I, другий вхід якого з'єднаний з виходом першого тригера через перший елемент HI, а вихід підключений до першого входу першого елемента АБО, другий вхід якого і перший вхід другого лічильника імпульсів з'єднані з виходом третього елемента I, перший вхід якого підключений до виходу першого генератора імпульсів, а другий вхід і вхід формувача сигналу з'єднані з виходом першого елемента I, другий вхід якого підключений до виходу другого елемента АБО, входи першого, другого і третього компараторів з'єднані між собою, а виходи підключені відповідно до перших входів першого, другого і третього оптронів, другі входи яких з'єднані з виходом першого джерела опорної напруги, а виходи підключені відповідно до перших входів першого, другого і третього тригерів, виходи яких відповідно через шифратор з'єднані з першими входами четвертого, п'ятого і шостого елементів I, виходи яких підключені до першого, другого і третього входів другого елемента АБО, а другі входи з'єднані відповідно з першим, другим і третім виходами другого лічильника імпульсів через другий, третій і четвертий елементи HI відповідно, вихід, блока установки нуля підключений до першого входу третього елемента АБО, другий вхід якого з'єднаний з виходом формувача сигналу, а вихід підключений до других входів першого, другого і третього тригерів, а також до другого входу другого лічильника імпульсів, вихід датчика струму з'єднаний з першим входом комутатора та з входом четвертого компаратора, вихід якого підключений до першого входу четвертого оптрона, другий вхід якого з'єднаний з виходом першого джерела опорної напруги, а вихід підключений до першого входу четвертого тригера, другий вхід якого з'єднаний з виходом третього елемента АБО, а вихід підключений до першого входу четвертого елемента АБО, другий вхід якого з'єднаний з виходом датчика початку комутації, а вихід підключений до перших входів шостого елемента АБО та сьомого елемента I, другий вхід якого з'єднаний з виходом другого генератора імпульсів, а вихід підключений до першого входу п'ятого елемента АБО, до другого входу восьмого елемента 1 та до входу третього блока затримки сигналу, вихід якого через перший вхід дев'ятого елемента I з'єднаний з входом індикатора, вихід датчика початку комутації підключений до першого входу восьмого елемента АБО та через другий блок затримки сигналу до другого входу п'ятого елемента АБО, вихід якого з'єднаний з входом диференціюючого елемента, вихід другого елемента I підключений до перших входів п'ятого тригера та сьомого елемента АБО, другий вхід якого з'єднаний з виходом блока установки нуля, а вихід підключений до другого входу третього лічильника імпульсів, вихідна цифрова шина якого з'єднана з вхідною цифровою шиною десятого елемента I, вихід якого підключений до другого входу дев'ятого елемента I, вихід першого елемента АБО з'єднаний з першими входами третього лічильника імпульсів та восьмого елемента I, вихід якого підключений до входу першого лічильника імпульсів, вихід третього елемента АБО з'єднаний з другим входом шостого елемента АБО, вихід якого підключений до другого входу п'ятого тригера, вихід якого з'єднаний з керуючим входом комутатора та з другим входом восьмого елемента АБО, вихід якого підключений до першого входу першого елемента I, вихід другого джерела опорної напруги з'єднаний з другим входом комутатора, вихід якого підключений до входу першого компаратора, вихід другого елемента АБО через перший блок затримки сигналу з'єднаний з третім входом третього елемента АБО.

Недоліками даного пристрою є те, що він не дозволяє враховувати вичерпання комутаційного ресурсу вимикача при ввімкненні його на коротке замикання в електричній мережі, оскільки ресурсні характеристики вимикача при ввімкненні та вимиканні не співпадають. Крім цього даний пристрій не дозволяє враховувати витрачання механічного комутаційного ресурсу вимикача.

За прототип вибрано пристрій для контролю ресурсу комутаційних апаратів [Патент України № 70359, М. кл. G07C 3/10, бюл. № 11, 2012], що містить перший диференціюючий елемент, вихід якого підключений до першого входу другого елемента I, другий вхід якого з'єднаний з виходом першого тригера через перший елемент HI, а вихід підключений до першого входу першого елемента АБО, другий вхід якого і перший вхід другого лічильника імпульсів з'єднані з виходом третього елемента I, перший вхід якого підключений до виходу першого генератора імпульсів, а другий вхід і вхід формувача сигналу з'єднані з виходом першого елемента I, другий вхід якого підключений до виходу другого елемента АБО, входи першого, другого і третього компараторів з'єднані між собою, а виходи підключені відповідно до перших входів першого, другого і третього оптронів, другі входи яких з'єднані з виходом першого джерела опорної напруги, а виходи підключені відповідно до перших входів першого, другого і третього тригерів,

виходи яких відповідно через шифратор з'єднані з першими входами четвертого, п'ятого і шостого елементів І, виходи яких підключені до першого, другого і третього входів другого елемента АБО, а другі входи з'єднані відповідно з першим, другим і третім виходами другого лічильника імпульсів через другий, третій і четвертий елементи ІІ відповідно, вихід блока 5 установки нуля підключений до першого входу третього елемента АБО, другий вхід якого з'єднаний з виходом формувача сигналу, а вихід підключений до других входів першого, другого і третього тригерів, а також до другого входу другого лічильника імпульсів, перший вхід комутатора (в подальшому - першого комутатора) з'єднаний з входом четвертого компаратора, вихід якого підключений до першого входу четвертого оптрона, другий вхід якого з'єднаний з 10 виходом першого джерела опорної напруги, а вихід підключений до першого входу четвертого тригера, другий вхід якого з'єднаний з виходом третього елемента АБО, а вихід підключений до першого входу четвертого елемента АБО, другий вхід якого з'єднаний з виходом датчика початку комутації, а вихід підключений до перших входів шостого елемента АБО та сьомого елемента І, другий вхід якого з'єднаний з виходом другого генератора імпульсів, а вихід 15 підключений до першого входу п'ятого елемента АБО, до другого входу восьмого елемента І та до входу третього блока затримки сигналу, вихід якого через перший вхід дев'ятого елемента І з'єднаний з входом першого індикатора, вихід датчика початку комутації підключений до першого входу восьмого елемента АБО та через другий блок затримки сигналу до другого входу п'ятого елемента АБО, вихід якого з'єднаний з входом першого диференціюючого елемента, 20 вихід другого елемента І підключений до перших входів п'ятого тригера та сьомого елемента АБО, другий вхід якого з'єднаний з виходом блока установки нуля, а вихід підключений до другого входу третього лічильника імпульсів, вихідна цифрова шина якого з'єднана з вхідною цифровою шиною десятого елемента І, вихід якого підключений до другого входу дев'ятого елемента І, вихід першого елемента АБО з'єднаний з першими входами третього лічильника імпульсів та восьмого елемента І, вихід якого підключений до входу першого лічильника імпульсів, вихід третього елемента АБО з'єднаний з другим входом шостого елемента АБО, 25 вихід якого підключений до другого входу п'ятого тригера, вихід якого з'єднаний з керуючим входом комутатора та з другим входом восьмого елемента АБО, вихід якого підключений до першого входу першого елемента І, вихід другого джерела опорної напруги з'єднаний з другим входом комутатора, вихід якого підключений до входу першого компаратора, вихід другого елемента АБО через перший блок затримки сигналу з'єднаний з третім входом третього елемента АБО, перший і другий виходи датчика початку руху підключені відповідно до першого і 30 другого входів десятого елемента АБО, вихід якого з'єднаний зі входом другого диференціюючого елемента, вихід якого підключений до першого входу шостого тригера, вихід якого з'єднаний з першим входом одинадцятого елемента І, другий вхід якого підключений до виходу третього генератора імпульсів, а вихід з'єднаний з першим входом четвертого лічильника імпульсів, вихідна цифрова шина якого підключена до першої вхідної цифрової шини цифрового компаратора (в подальшому - першого цифрового компаратора), друга вхідна 35 цифрова шина якого з'єднана з вихідною цифровою шиною блока задання часу ввімкнення-вимкнення, а вихід підключений до перших входів дванадцятого і тринадцятого елементів І, виходи яких з'єднані відповідно з другим і третім індикаторами, виходи чотирнадцятого і п'ятнадцятого елементів І підключені до других входів тринадцятого і дванадцятого елементів І відповідно, вихід датчика напруги з'єднаний з входом п'ятого компаратора, вихід якого підключений до першого входу п'ятого оптрона, другий вхід якого з'єднаний з виходом першого 40 джерела опорної напруги, а вихід підключений до другого входу чотирнадцятого елемента І, вихід якого з'єднаний з другим входом дев'ятого елемента АБО, перший вхід якого підключений до виходу третього елемента АБО, а вихід з'єднаний з другим входом шостого тригера та з входом четвертого блока затримки сигналу, вихід якого підключений до другого входу четвертого лічильника імпульсів, вихід датчика струму з'єднаний з входами шостого компаратора та перетворювача напруги змінного струму в напругу постійного струму, вихід 45 якого підключений до входу четвертого компаратора, виходи чотирнадцятого і п'ятнадцятого елементів І з'єднані відповідно з першим і другим входами блока задання часу ввімкнення-вимкнення, вихід шостого компаратора підключений до першого входу шостого оптрона, другий вхід якого з'єднаний з виходом першого джерела опорної напруги, а вихід підключений до 50 другого входу п'ятнадцятого елемента І, вихід якого з'єднаний з третім входом дев'ятого елемента АБО, перший і другий виходи датчика початку руху підключені відповідно до перших входів чотирнадцятого і п'ятнадцятого елементів І.

Головним недоліком даного пристрою є його низька точність, тому що він не дозволяє враховувати вичерпання комутаційного ресурсу вимикача при ввімкненні його на коротке 60 замикання, оскільки ресурсні характеристики вимикача при ввімкненні та вимиканні не

співпадають, а також даний пристрій не дозволяє враховувати витрачання механічного комутаційного ресурсу вимикача.

В основу корисної моделі поставлено задачу створення пристрою для контролю ресурсу комутаційних апаратів, в якому за рахунок введення нових блоків та зв'язків між ними з'являється можливість враховувати витрачання комутаційного ресурсу вимикача при ввімкненні його на коротке замикання в електричній мережі та витрачання механічного ресурсу високовольтного вимикача, що дозволяє підвищити точність роботи пристрою.

Поставлена задача вирішується тим, що в пристрій для контролю ресурсу комутаційних апаратів, що містить датчик початку руху, перший і другий виходи якого з'єднані відповідно з першими входами четвертого і п'ятого елементів I, вихід першого диференціюючого елемента підключений до першого входу другого елемента I, другий вхід якого з'єднаний з виходом першого тригера через перший елемент NI, а вихід підключений до першого входу першого елемента АБО, другий вхід якого і перший вхід другого лічильника імпульсів з'єднані з виходом третього елемента I, перший вхід якого підключений до виходу першого генератора імпульсів, а другий вхід і вхід формувача сигналу з'єднані з виходом першого елемента I, виходи першого, другого і третього компараторів підключені відповідно до перших входів першого, другого і третього оптронів, другі входи яких з'єднані з виходом першого джерела опорної напруги, а виходи підключені відповідно до перших входів першого, другого і третього тригерів, виходи яких відповідно з'єднані з першим, другим і третім входами шифратора, вихід блока установки нуля підключений до першого входу третього елемента АБО, другий вхід якого з'єднаний з виходом формувача сигналу, а вихід підключений до других входів першого, другого і третього тригерів, а також до другого входу другого лічильника імпульсів, перший вхід першого комутатора з'єднаний з входом четвертого компаратора, вихід якого підключений до першого входу четвертого оптрона, другий вхід якого з'єднаний з виходом першого джерела опорної напруги, а вихід підключений до першого входу четвертого тригера, другий вхід якого з'єднаний з виходом третього елемента АБО, а вихід підключений до першого входу четвертого елемента АБО, другий вхід якого з'єднаний з виходом датчика початку комутації, а вихід підключений до перших входів шостого елемента АБО та сьомого елемента I, другий вхід якого з'єднаний з виходом другого генератора імпульсів, а вихід підключений до першого входу п'ятого елемента АБО, до другого входу восьмого елемента I та до входу третього блока затримки сигналу, вихід якого через перший вхід дев'ятого елемента I з'єднаний з входом першого індикатора, вихід датчика початку комутації підключений до першого входу восьмого елемента АБО та через другий блок затримки сигналу до другого входу п'ятого елемента АБО, вихід якого з'єднаний з входом першого диференціюючого елемента, вихід другого елемента I підключений до перших входів п'ятого тригера та сьомого елемента АБО, другий вхід якого з'єднаний з виходом блока установки нуля, а вихід підключений до другого входу третього лічильника імпульсів, вихідна цифрова шина якого з'єднана з вхідною цифровою шиною десятого елемента I, вихід якого підключений до другого входу дев'ятого елемента I, вихід першого елемента АБО з'єднаний з першими входами третього лічильника імпульсів та восьмого елемента I, вихід якого підключений до входу першого лічильника імпульсів, вихід третього елемента АБО з'єднаний з другим входом шостого елемента АБО, вихід якого підключений до другого входу п'ятого тригера, вихід якого з'єднаний з керуючим входом комутатора та з другим входом восьмого елемента АБО, вихід якого підключений до першого входу першого елемента I, вихід другого джерела опорної напруги з'єднаний з другим входом комутатора, вихід якого підключений до входів першого, другого і третього компараторів, другий вхід першого елемента I з'єднаний з входом першого блока затримки сигналу, перший і другий виходи датчика початку руху підключені відповідно до першого і другого входів десятого елемента АБО, вихід якого з'єднаний зі входом другого диференціюючого елемента, вихід якого підключений до першого входу шостого тригера, вихід якого з'єднаний з першим входом одинадцятого елемента I, другий вхід якого підключений до виходу третього генератора імпульсів, а вихід з'єднаний з першим входом четвертого лічильника імпульсів, вихідна цифрова шина якого підключена до першої вхідної цифрової шини першого цифрового компаратора, друга вхідна цифрова шина якого з'єднана з вихідною цифровою шиною блока задання часу ввімкнення-вимкнення, а вихід підключений до перших входів дванадцятого і тринадцятого елементів I, виходи яких з'єднані відповідно з другим і третім індикаторами, виходи четвертого і п'ятого елементів I підключені до других входів тринадцятого і дванадцятого елементів I відповідно, вихід датчика напруги з'єднаний з входом п'ятого компаратора, вихід якого підключений до першого входу п'ятого оптрона, другий вхід якого з'єднаний з виходом першого джерела опорної напруги, а вихід підключений до другого входу четвертого елемента I, вихід якого з'єднаний з другим входом другого елемента АБО, перший вхід якого підключений до виходу третього елемента АБО, а

вихід з'єднаний з другим входом шостого тригера та з входом четвертого блока затримки сигналу, вихід якого підключений до другого входу четвертого лічильника імпульсів, вихід датчика струму з'єднаний з входами шостого компаратора та перетворювача напруги змінного струму в напругу постійного струму, вихід якого підключений до входу четвертого компаратора, виходи четвертого і п'ятого елементів І з'єднані відповідно з першим і другим входами блока задання часу ввімкнення-вимкнення, вихід шостого компаратора підключений до першого входу шостого оптрона, другий вхід якого з'єднаний з виходом першого джерела опорної напруги, а вихід підключений до другого входу п'ятого елемента І, вихід якого з'єднаний з третім входом другого елемента АБО, введено одинівбратор, функціональний перетворювач, другий комутатор, другий цифровий компаратор, п'ятий лічильник імпульсів, причому друга вхідна цифрова шина другого цифрового компаратора підключена до вихідної цифрової шини другого комутатора, перша вхідна цифрова шина якого з'єднана з вихідною цифровою шиною функціонального перетворювача, а друга вхідна цифрова шина та вхідна цифрова шина функціонального перетворювача підключені до вихідної цифрової шини другого лічильника імпульсів, вихід першого диференціуючого елемента з'єднаний з першим входом шостого елемента І, другий вхід якого підключений до виходу сьомого елемента І, а вихід з'єднаний з входом п'ятого лічильника імпульсів, вихід датчика початку комутації підключений до входу другого елемента ІІ, вихід якого з'єднаний з входом одинівбратора, вихід якого підключений до керуючого входу другого комутатора, вихідна цифрова шина шифратора з'єднана з першою вхідною цифровою шиною другого цифрового компаратора, вихід якого підключений до входу першого блока затримки сигналу.

Пристрій для контролю ресурсу комутаційних апаратів пояснюється кресленням, на якому зображена його структурна схема.

На схемі: 1 - датчик струму; 2 - перетворювач напруги змінного струму в напругу постійного струму; 3, 4, 5, 6 - четвертий, перший, другий і третій компаратори відповідно; 7 - перше джерело опорної напруги; 8, 9, 10, 11 - четвертий, перший, другий і третій оптрони відповідно; 12, 13, 14, 15 - четвертий, перший, другий і третій тригери відповідно; 16 - друге джерело опорної напруги; 17 - перший комутатор; 18 - шифратор; 19 - другий генератор імпульсів; 20 - четвертий елемент АБО; 21 - сьомий елемент І; 22 - перший елемент ІІ; 23 - датчик початку комутації; 24 - другий блок затримки сигналу; 25 - п'ятий елемент АБО; 26 - перший диференціуючий елемент; 27 - другий елемент І; 28 - перший елемент АБО; 29 - восьмий елемент І; 30 - перший лічильник імпульсів; 31 - шостий елемент І; 32 - п'ятий лічильник імпульсів; 33 - шостий елемент АБО; 34 - п'ятий тригер; 35 - третій блок затримки сигналу; 36 - дев'ятий елемент І; 37 - перший індикатор; 38 - сьомий елемент АБО; 39 - третій лічильник імпульсів; 40 - десятий елемент І; 41 - другий елемент ІІ; 42 - одинівбратор; 43 - перший генератор імпульсів; 44 - третій елемент І; 45 - восьмий елемент АБО; 46 - перший елемент І; 47 - блок установки нуля; 48 - формувач сигналу; 49 - перший блок затримки сигналу; 50 - третій елемент АБО; 51 - другий лічильник імпульсів; 52 - функціональний перетворювач; 53 - другий комутатор; 54 - другий цифровий компаратор; 55 - датчик початку руху; 56 - датчик напруги; 57, 58 - шостий і п'ятий компаратори відповідно; 59, 60 - п'ятий і шостий оптрони відповідно; 61 - десятий елемент АБО; 62, 63 - четвертий і п'ятий елементи І відповідно; 64 - другий диференціуючий елемент; 65 - другий елемент АБО; 66 - шостий тригер; 67 - третій генератор імпульсів; 68 - одинадцятий елемент І; 69 - четвертий блок затримки сигналу; 70 - четвертий лічильник імпульсів; 71 - блок задання часу ввімкнення-вимкнення; 72 - перший цифровий компаратор; 73, 74 - дванадцятий і тринадцятий елементи І відповідно; 75, 76 - другий і третій індикатори відповідно, причому перший і другий виходи датчика початку руху 55 з'єднані відповідно з першими входами четвертого 62 і п'ятого 63 елементів І, вихід першого диференціуючого елемента 26 підключений до першого входу другого елемента І 27, другий вхід якого з'єднаний з виходом першого тригера 13 через перший елемент ІІ 22, а вихід підключений до першого входу першого елемента АБО 28, другий вхід якого і перший вхід другого лічильника імпульсів 51 з'єднані з виходом третього елемента І 44, перший вхід якого підключений до виходу першого генератора імпульсів 43, а другий вхід і вхід формувача сигналу 48 з'єднані з виходом першого елемента І 46, виходи першого 4, другого 5 і третього 6 компараторів підключені відповідно до перших входів першого 9, другого 10, і третього 11 оптронів, другі входи яких з'єднані з виходом першого джерела опорної напруги 7, а виходи підключені відповідно до перших входів першого 13, другого 14 і третього 15 тригерів, виходи яких відповідно з'єднані з першим, другим і третім входами шифратора 18, вихід блока установки нуля 47 підключений до першого входу третього елемента АБО 50, другий вхід якого з'єднаний з виходом формувача сигналу 48, а вихід підключений до других входів першого 13, другого 14 і третього 15 тригерів, а також до другого входу другого лічильника імпульсів 51,

перший вхід першого комутатора 17 з'єднаний з входом четвертого компаратора 3, вихід якого підключений до першого входу четвертого оптрона 8, другий вхід якого з'єднаний з виходом першого джерела опорної напруги 7, а вихід підключений до першого входу четвертого тригера 12, другий вхід якого з'єднаний з виходом третього елемента АБО 50, а вихід підключений до першого входу четвертого елемента АБО 20, другий вхід якого з'єднаний з виходом датчика початку комутації 23, а вихід підключений до перших входів шостого елемента АБО 33 та сьомого елемента І 21, другий вхід якого з'єднаний з виходом другого генератора імпульсів 19, а вихід підключений до першого входу п'ятого елемента АБО 25, до другого входу восьмого елемента І 29 та до входу третього блока затримки сигналу 35, вихід якого через перший вхід дев'ятого елемента І 36 з'єднаний з входом першого індикатора 37, вихід датчика початку комутації 23 підключений до першого входу восьмого елемента АБО 45 та через другий блок затримки сигналу 24 до другого входу п'ятого елемента АБО 25, вихід якого з'єднаний з входом першого диференціюючого елемента 26, вихід другого елемента І 27 підключений до перших входів п'ятого тригера 34 та сьомого елемента АБО 38, другий вхід якого з'єднаний з виходом блока установки нуля 47, а вихід підключений до другого входу третього лічильника імпульсів 39, вихідна цифрова шина якого з'єднана з вхідною цифровою шиною десятого елемента І 40, вихід якого підключений до другого входу дев'ятого елемента І 36, вихід першого елемента АБО 28 з'єднаний з першими входами третього лічильника імпульсів 39 та восьмого елемента І 29, вихід якого підключений до входу першого лічильника імпульсів 30, вихід третього елемента АБО 50 з'єднаний з другим входом шостого елемента АБО 33, вихід якого підключений до другого входу п'ятого тригера 34, вихід якого з'єднаний з керуючим входом комутатора 17 та з другим входом восьмого елемента АБО 45, вихід якого підключений до першого входу першого елемента І 46, вихід другого джерела опорної напруги 16 з'єднаний з другим входом комутатора 17, вихід якого підключений до входів першого 4, другого 5 і третього 6 компараторів, другий вхід першого елемента І 46 з'єднаний з входом першого блока затримки сигналу 49, перший і другий виходи датчика початку руху 55 підключені відповідно до першого і другого входів десятого елемента АБО 61, вихід якого з'єднаний зі входом другого диференціюючого елемента 64, вихід якого підключений до першого входу шостого тригера 66, вихід якого з'єднаний з першим входом одинадцятого елемента І 68, другий вхід якого підключений до виходу третього генератора імпульсів 67, а вихід з'єднаний з першим входом четвертого лічильника імпульсів 70, вихідна цифрова шина якого підключена до першої вхідної цифрової шини першого цифрового компаратора 72, друга вхідна цифрова шина якого з'єднана з вихідною цифровою шиною блока задання часу ввімкнення-вимкнення 71, а вихід підключений до перших входів дванадцятого 73 і тринадцятого 74 елементів І, виходи яких з'єднані відповідно з другим 75 і третім 76 індикаторами, виходи четвертого 62 і п'ятого 63 елементів І підключені до других входів тринадцятого 74 і дванадцятого 73 елементів І відповідно, вихід датчика напруги 56 з'єднаний з входом п'ятого компаратора 58, вихід якого підключений до першого входу п'ятого оптрона 59, другий вхід якого з'єднаний з виходом першого джерела опорної напруги 7, а вихід підключений до другого входу четвертого елемента І 62, вихід якого з'єднаний з другим входом другого елемента АБО 65, перший вхід якого підключений до виходу третього елемента АБО 50, а вихід з'єднаний з другим входом шостого тригера 66 та з входом четвертого блока затримки сигналу 69, вихід якого підключений до другого входу четвертого лічильника імпульсів 70, вихід датчика струму, 1 з'єднаний з входами шостого компаратора 57 та перетворювача напруги змінного струму в напругу постійного струму 2, вихід якого підключений до входу четвертого компаратора 3, виходи четвертого 62 і п'ятого 63 елементів І з'єднані відповідно з першим і другим входами блока задання часу ввімкнення-вимкнення 71, вихід шостого компаратора 57 підключений до першого входу шостого оптрона 60, другий вхід якого з'єднаний з виходом першого джерела опорної напруги 7, а вихід підключений до другого входу п'ятого елемента І 63, вихід якого з'єднаний з третім входом другого елемента АБО 65, друга вхідна цифрова шина другого цифрового компаратора 54 підключена до вихідної цифрової шини другого комутатора 53, перша вхідна цифрова шина якого з'єднана з вихідною цифровою шиною функціонального перетворювача 52, а друга вхідна цифрова шина та вхідна цифрова шина функціонального перетворювача 52 підключені до вихідної цифрової шини другого лічильника імпульсів 51, вихід першого диференціюючого елемента 26 з'єднаний з першим входом шостого елемента І 31, другий вхід якого підключений до виходу сьомого елемента І 21, а вихід з'єднаний з входом п'ятого лічильника імпульсів 32, вихід датчика початку комутації 23 підключений до входу другого елемента І 41, вихід якого з'єднаний з входом одновібратора 42, вихід якого підключений до керуючого входу другого комутатора 53, вихідна цифрова шина шифратора 18 з'єднана з першою вхідною цифровою шиною другого цифрового компаратора 54, вихід якого підключений до входу першого блока затримки сигналу 49.

Запропонований пристрій працює так. При подачі напруги живлення на схему блок установки нуля 47 коротким імпульсом через третій елемент АБО 50 встановлює у нульове положення четвертий 12, перший 13, другий 14, третій 15, п'ятий 34, шостий 66 тригери та другий 51 і четвертий 70 лічильники імпульсів. Також сигнал логічної одиниці з виходу блока

5 установки нуля 47 через сьомий елемент АБО 38 встановлює у нульове положення третій лічильник імпульсів 39. Одночасно генератори імпульсів 19, 43 і 67 починають виробляти послідовності імпульсів.

Зазначимо, що даний пристрій працює у двох режимах. Перший режим - режим обчислення залишкового ресурсу комутаційного апарату у випадку виникнення в мережі струму короткого замикання, в перерахуванні на номінальний струм, або у випадку комутації вимикача в номінальному режимі роботи. Другий режим - це режим діагностування тракту, в якому розраховується вичерпання комутаційного ресурсу вимикача.

Розглянемо перший режим роботи даного пристрою. Якщо діагностуємий вимикач відключає коло зі струмом, величина якого менша пороів спрацювання першого 4, другого 5 і третього 6 компараторів (сигнали на компаратори 4-6 надходять з виходу датчика струму 1 через перетворювач напруги змінного струму в напругу постійного струму 2 та перший комутатор 17, оскільки на керуючому вході останнього присутній сигнал логічного нуля з виходу п'ятого тригера 34), то при цьому спрацьовує датчик початку комутації 23, з виходу якого сигнал логічної одиниці через другий блок затримки сигналу 24 надходить на другий вхід п'ятого елемента АБО 25. При цьому сигнал логічної одиниці з виходу п'ятого елемента АБО 25 через перший диференціюючий елемент 26 подається на перший вхід другого елемента І 27 (при цьому на другому вході присутній сигнал логічної одиниці, отриманий з виходу першого елемента НІ 22, оскільки на вхід останнього надходить сигнал логічного нуля з виходу першого тригера 13). З виходу другого елемента І 27 через перший елемент АБО 28 короткий імпульс надходить на перший вхід восьмого елемента І 29 (на другому інверсному вході присутній сигнал логічного нуля з виходу сьомого елемента І 21, оскільки на перший інверсний вхід останнього надходить сигнал логічної одиниці з виходу датчика початку комутації 23 через четвертий елемент АБО 20). При цьому короткий імпульс з виходу восьмого елемента І 29 надходить в перший лічильник імпульсів 30, що приводить до спрацювання останнього. Комутаційний ресурс комутаційного апарату зменшується на одиницю, тим самим фіксуючи спрацювання вимикача при струмі, що не перевищує номінального робочого значення. Також короткий імпульс з виходу першого диференціюючого елемента 26 через відкритий шостий елемент І 31 (на другий інверсний вхід надходить сигнал логічного нуля з виходу сьомого елемента І 21) надходить на вхід п'ятого лічильника імпульсів 32, що призводить до зменшення записаного механічного ресурсу комутаційного апарату на одиницю.

15
20
25
30
35

Також зазначимо, що використання оптронів 8-11, 59 і 60 дозволяє здійснити гальванічну розв'язку між вимірвальними колом та блоками обробки інформації.

Якщо вимикач відключає коло зі струмом, величина якого більша порога спрацювання першого компаратора 4, то постійна напруга, отримана на виході датчика струму 1, через перетворювач напруги змінного струму в напругу постійного струму 2 та перший комутатор 17 (на керуючому вході якого присутній сигнал логічного нуля з виходу п'ятого тригера 34) подається на входи першого 4, другого 5 і третього 6 компараторів. В залежності від величини струму, що відключається, спрацьовує визначена кількість компараторів, вихідні сигнали яких через перший 9, другий 10 і третій 11 оптрони надходять відповідно на входи першого 13, другого 14 і третього 15 тригерів. При цьому на виходах тригерів, що спрацювали, встановлюються сигнали логічної одиниці. Якщо, наприклад, спрацювали перший 4 і другий 5 компаратори, то спрацьовують перший 13 і другий 14 тригери, на їх виходах встановлюються сигнали логічної одиниці, які надходять на перший та другий входи шифратора 18. При цьому на виході шифратора 18 встановлюється цифровий код, який надходить на першу вхідну цифрову шину другого цифрового компаратора 54.

40
45
50

З виходу першого тригера 13 сигнал логічної одиниці надходить також на вхід першого елемента НІ 22, на виході якого з'являється сигнал логічного нуля, який закриває другий елемент І 27. У момент відключення вимикача на виході датчика початку комутації 23 з'являється сигнал логічної одиниці, який через восьмий елемент АБО 45 подається на перший вхід першого елемента І 46, а на другий вхід подається сигнал логічної одиниці з виходу другого цифрового компаратора 54, оскільки на другий вхідній цифровій шині останнього присутній нульовий цифровий код, що надходить з виходу другого лічильника імпульсів 51 через другий комутатор 53. З виходу першого елемента І 46 сигнал логічної одиниці подається на формувач сигналу 48 та на другий вхід третього елемента І 44. При цьому на перший вхід третього елемента І 44 подається послідовність імпульсів з виходу першого генератора імпульсів 43, що

55
60

надходить на перший вхід другого лічильника імпульсів 51 і на вхід першого лічильника імпульсів 30 через перший елемент АБО 28 та восьмий елемент І 29 (на другому інверсному вході присутній сигнал логічної нуля з виходу сьомого елемента 121, оскільки на перший інверсний вхід останнього надходить сигнал логічної одиниці з виходу датчика початку комутації 23 через четвертий елемент АБО 20). Другий лічильник імпульсів 51 відраховує імпульси першого генератора імпульсів 43 доти, поки цифрові коди на першій і другій вхідних цифрових шинах другого цифрового компаратора 54 не зрівняються. При цьому на виході останнього з'являється сигнал логічного нуля, який надходить на другий вхід першого елемента І 46, сигнал логічного нуля з виходу якого надходить на другий вхід третього елемента І 44. Перший 30 та другий 51 лічильники імпульсів припиняють відлік імпульсів. При цьому на виході формувача сигналу 48 з'являється короткий імпульс, який через третій елемент АБО 50 надходить на входи першого 13, другого 14, третього 15, четвертого 12 і п'ятого 34 тригерів, а також на вхід другого лічильника імпульсів 51 і обнуляє їх.

За час роботи другого лічильника імпульсів 51 послідовність імпульсів, яка надійшла на вхід першого лічильника імпульсів 30, зменшує значення залишкового ресурсу вимикача на визначене число одиниць, яке залежить від значення комутованого струму в перерахунку на кількість комутацій номінального робочого струму вимикача.

Зазначимо, що в такому циклі роботи в лічильник механічного ресурсу вимикача 32 знову ж надходить один імпульс.

Для захисту від короточасних великих струмів, що можуть протікати через вимикач, наприклад, при подвійних замиканнях, селективній роботі релейного захисту, в пристрої передбачений перший блок затримки сигналу 49. Його робота пояснюється наступним чином. Коли через датчик струму 1 протікає струм, який викликає спрацювання першого компаратора 4, то на виході тригерів 13-15 встановлюється цифровий код, який фіксує значення струму, що протікає через вимикач, але, оскільки вимикач не вимикається і датчик початку комутації 23 не спрацьовує, то пристрій "зависає" і для того, щоб повернути його в початковий стан, через деякий час з виходу першого блока затримки сигналу 49 подається сигнал через третій елемент АБО 50, який обнуляє тригери 12-15, 34 і другий лічильник імпульсів 51. Час затримки сигналу в першому блоці затримки сигналу 49 вибирається більшим циклу роботи пристрою, коли в другий лічильник імпульсів 51 записується можлива найбільша кількість імпульсів.

Якщо високовольтний вимикач включається, а в електричній мережі присутнє коротке замикання, то при ввімкненні вимикача на виході датчика початку комутації 23 встановлюється сигнал логічного нуля, який проходить через другий елемент НІ 41 і переднім фронтом запускає одинвібратор 42, який в свою чергу вихідним сигналом логічної одиниці, що подається на другий комутатор 53, підключає вихідну цифрову шину другого лічильника імпульсів 51 до другого цифрового компаратора 54 через функціональний перетворювач 52, в якому значення струму, що встановлюється на виході другого лічильника імпульсів 51 після вимкнення високовольтного вимикача системою релейного захисту, множить на коефіцієнт, яким враховується додаткове спрацювання ресурсу вимикача, що витрачається згідно з ресурсними характеристиками на ввімкнення. Таким чином, в пристрої в такому циклі роботи враховується спрацювання робочого ресурсу вимикача по ресурсних характеристиках на вмикання і вимикання при ввімкненні останнього на коротке замикання в електричній мережі.

Розглянемо другий режим роботи даного пристрою. Якщо високовольтний вимикач знаходиться в експлуатації, то на виході датчика струму 1 з'являється постійна напруга, пропорційна струму, який протікає через вимикач. Зазначимо, що пороги спрацювання четвертого 3 і першого 4 компараторів однакові. Якщо в мережі не виникає струм короткого замикання на виході четвертого компаратора 3 присутній сигнал логічного нуля, який через четвертий оптрон 8 та четвертий тригер 12 надходить на перший вхід четвертого елемента АБО 20. Одночасно сигнал логічного нуля з виходу датчика початку комутації 23 надходить на другий вхід четвертого елемента АБО 20, на виході якого з'являється сигнал логічного нуля, який відкриває сьомий елемент І 21 та обнуляє п'ятий тригер 34 через шостий елемент АБО 33. З виходу другого генератора імпульсів 19 сигнал через сьомий елемент І 21 надходить на вхід третього блока затримки сигналу 35, а через п'ятий елемент АБО 25 надходить на вхід першого диференціюючого елемента 26, з виходу якого імпульс через відкритий другий елемент І 27 (на другому вході присутній сигнал логічної одиниці з виходу першого тригера 13 через перший елемент НІ 22) надходить на перший вхід сьомого елемента АБО 38. З виходу сьомого елемента АБО 38 імпульс надходить на другий вхід третього лічильника імпульсів 39 та обнуляє його, що свідчить про початок діагностування тракту, в якому розраховується вичерпання комутаційного ресурсу вимикача. Також імпульс з виходу другого елемента І 27 надходить на вхід п'ятого тригера 34 та встановлює його в одиничний стан, що також свідчить про початок

діагностування тракту, в якому розраховується вичерпання комутаційного ресурсу вимикача. При цьому з виходу тригера 34 сигнал логічної одиниці через восьмий елемент АБО 45 надходить на вхід першого елемента І 46. Також сигнал логічної одиниці з виходу тригера 34 надходить на керуючий вхід комутатора 17. При цьому напруга, пропорційна діагностованому значенню струму, з виходу другого джерела опорної напруги 16 через комутатор 17 надходить на входи компараторів 4-6. В залежності від значення діагностованого струму спрацьовує визначена кількість компараторів. Припустимо, що спрацював перший компаратор 4, з виходу якого сигнал через перший оптрон 9 надходить на вхід першого тригера 13 і встановлює його в одиничний стан. При цьому сигнал логічної одиниці з виходу першого тригера 13 через перший елемент НІ 22 надходить на другий вхід другого елемента І 27 і закриває його. Також сигнал логічної одиниці з виходу тригера 13 надходить на перший вхід шифратора 18, на виході якого з'являється цифровий код, що надходить на перший вхід другого цифрового компаратора 54. На другий вхід останнього надходить нульовий цифровий код з виходу другого лічильника імпульсів 51 через другий комутатор 53, що призводить до появи сигналу логічної одиниці на його виході. Сигнал логічної одиниці з виходу другого цифрового компаратора 54 через відкритий перший елемент І 46 надходить на вхід формувача сигналу 48 та на другий вхід третього елемента І 44 і відкриває його. При цьому послідовність імпульсів з виходу першого генератора імпульсів 43 надходить на перший вхід другого лічильника імпульсів 51 та через перший елемент АБО 28 на перший вхід третього лічильника імпульсів 39, що призводить до зростання коду на їх виході. Послідовність імпульсів з виходу першого генератора імпульсів 43 надходить на вхід другого 51 і третього 39 лічильників імпульсів до тих пір, поки цифрові коди на входах другого цифрового компаратора 54 не зрівнюються. При цьому на виході другого цифрового компаратора 54 з'являється сигнал логічного нуля, який закриває перший 46 та третій 44 елементи І, що припиняє подачу імпульсів на входи другого 51 і третього 39 лічильників імпульсів. Сигнал логічного нуля з виходу першого елемента І 46 запускає формувач сигналу 48, який через третій елемент АБО 50 обнуляє тригери 13-15, 34 та другий лічильник імпульсів 51 та готує пристрій до наступного циклу діагностування, при появі імпульсу з виходу другого генератора імпульсів 19. При цьому сигнал логічного нуля з виходу п'ятого тригера 34 надходить на керуючий вхід першого комутатора 17 і підключає вихід датчика струму 1 до входів компараторів 4-6.

Одночасно з виходу третього лічильника імпульсів 39 цифровий код надходить на входи десятого елемента І 40. Якщо код, що записаний у лічильнику імпульсів 39, відповідає значенню, коли по тракту обчислення робочого ресурсу проходить потрібна кількість імпульсів в залежності від значення тестового сигналу з виходу другого джерела опорної напруги 16, тобто цей тракт справний, то на виході десятого елемента І 40 встановлюється сигнал логічного нуля, а тому дев'ятий елемент І 36 закритий і перший індикатор 37, що свідчить про несправність в тракту обчислення ресурсу, не вмикається. Якщо на виході третього лічильника імпульсів 39 присутній цифровий код, який не відповідає тестовому сигналу, який надходить з виходу другого джерела опорної напруги 16, то на виході десятого елемента І 40 з'являється сигнал логічної одиниці, який подається на дев'ятий елемент І 36. При цьому сигнал логічної одиниці, що присутній на вході третього блока затримки сигналу 35 через визначений час надходить на перший вхід дев'ятого елемента І 36, на виході якого з'являється сигнал логічної одиниці, який вмикає перший індикатор 37 і сигналізує про те, що тракт, в якому розраховується вичерпання комутаційного ресурсу вимикача, працює невірно.

Після цього на виході другого генератора імпульсів 19 з'являється сигнал логічного нуля і перевірка працездатності тракту обчислення робочого ресурсу припиняється до появи чергового сигналу на виході другого генератора імпульсів 19.

У випадку, якщо в процесі перевірки працездатності тракту обчислення робочого ресурсу в мережі з'являється струм короткого замикання, напруга, пропорційна струму, який протікає через вимикач, надходить на вхід четвертого компаратора 3. При цьому на його виході з'являється сигнал логічної одиниці, який через четвертий оптрон 8 встановлює четвертий тригер 12 в одиничний стан, сигнал логічної одиниці з його виходу через четвертий елемент АБО 20 надходить на перший вхід сьомого елемента І 21 і закриває його, а також через шостий елемент АБО 33 переводить п'ятий тригер 34 в нульове положення, тим самим припиняючи роботу пристрою в другому режимі та повертаючи його до роботи в першому режимі.

У випадку, коли здійснюється комутація вимикачем в нормальному режимі роботи, сигнал логічної одиниці з виходу датчика початку комутації 23 через четвертий елемент АБО 20 закриває сьомий елемент І 21 та через шостий елемент АБО 33 обнуляє п'ятий тригер 34, тим самим припиняючи перевірку тракту обчислення робочого ресурсу. Одночасно сигнал надходить на вхід другого блока затримки сигналу 24 і через визначений час сигнал з'являється

на його виході. При цьому на виході п'ятого елемента АБО 25 з'являється сигнал, що надходить на вхід першого диференціюючого елемента 26 і з виходу останнього імпульс через елементи І 27, АБО 28, І 29 надходить на вхід першого лічильника імпульсів 30 і зменшує його вміст на одиницю, що свідчить про зменшення залишкового робочого ресурсу на одну комутацію номінального робочого струму вимикача. До моменту ввімкнення вимикача, перевірка тракту робочого ресурсу припиняється.

Контроль часу ввімкнення високовольтного вимикача здійснюється таким чином. Як тільки починається процес ввімкнення вимикача, то на другому виході датчика початку руху, 55 з'являється сигнал, який через десятій елемент АБО 61 та другий диференціюючий елемент 64 встановлює шостий тригер 66 в одиничний стан. Одночасно послідовність імпульсів з третього генератора імпульсів 67 через одинадцятий елемент І 68 надходить в четвертий лічильник імпульсів 70. Надходження імпульсів з третього генератора імпульсів 67 в четвертий лічильник імпульсів 70 припиняється в момент початку протікання струму через високовольтний вимикач, внаслідок чого на виході датчика струму 1 з'являється сигнал, який через шостий компаратор 57 та шостий оптрон 60 фіксується у вигляді сигналу логічної одиниці і через відкритий п'ятий елемент І 63 (на його другому вході присутній сигнал логічної одиниці з виходу датчика початку руху 55) та другий елемент АБО 65 обнуляє шостий тригер 66. Також сигнал логічної одиниці з виходу п'ятого елемента І 63 через другий елемент АБО 65 надходить на вхід четвертого блока затримки сигналу 69, який через деякий час обнуляє четвертий лічильник імпульсів 70. Одночасно сигнал логічної одиниці з виходу п'ятого елемента І 63 відкриває дванадцятий елемент І 73 та надходить на другий вхід блока задання часу ввімкнення-вимкнення 71, на виході якого з'являється цифровий код, що відповідає максимальному часу ввімкнення вимикача. При цьому перший цифровий компаратор 72 проводить порівняння кодів, що надходять з четвертого лічильника імпульсів 70 і блока задання часу ввімкнення-вимкнення 71. Якщо час ввімкнення менший ніж максимальний, то на виході першого цифрового компаратора 72 з'являється сигнал логічного нуля, який не призводить до спрацювання другого індикатора 75, що свідчить про правильну роботу високовольтного вимикача. Якщо ж час ввімкнення вимикача перевищує максимальний, то на виході першого цифрового компаратора 72 з'являється сигнал логічної одиниці, другий індикатор 75 спрацювує, а це свідчить про некоректну роботу високовольтного вимикача.

Контроль часу вимкнення високовольтного вимикача здійснюється аналогічним чином. Як тільки починається процес вимкнення вимикача, то на першому виході датчика початку руху 55 з'являється сигнал, який через десятій елемента АБО 61 та другий диференціюючий елемент 64 встановлює шостий тригер 66 в одиничний стан. Одночасно послідовність імпульсів з третього генератора імпульсів 67 через одинадцятий елемент І 68 надходить в четвертий лічильник імпульсів 70. Це триває до тих пір, поки на виході датчика напруги 56 не з'явиться сигнал, який через п'ятий компаратор 58, п'ятий оптрон 59, відкритий четвертий елемент І 62 (на його другому вході присутній сигнал логічної одиниці з виходу датчика початку руху 55) та другий елемент АБО 65 переводить шостий тригер 66 у нульовий стан. Також сигнал логічної одиниці з виходу четвертого елемента І 62 через другий елемент АБО 65 надходить на вхід четвертого блока затримки сигналу 69, який через деякий час обнуляє четвертий лічильник імпульсів 70. Одночасно сигнал логічної одиниці з виходу четвертого елемента І 62 відкриває тринадцятий елемент І 74 та надходить на перший вхід блока задання часу ввімкнення-вимкнення 71, на виході якого з'являється цифровий код, що відповідає максимальному часу вимкнення вимикача. При цьому перший цифровий компаратор 72 проводить порівняння кодів, що надходять з четвертого лічильника імпульсів 70 і блока задання часу ввімкнення-вимкнення 71. Якщо час вимкнення менший ніж максимальний, то на виході першого цифрового компаратора 72 з'являється сигнал логічного нуля, який не призводить до спрацювання третього індикатора 76, що свідчить про правильну роботу високовольтного вимикача. Якщо ж час вимкнення вимикача перевищує максимальний, то на виході першого цифрового компаратора 72 з'являється сигнал логічної одиниці, третій індикатор 76 спрацювує, а це свідчить про некоректну роботу високовольтного вимикача.

Кількість компараторів, оптронів і тригерів, а також кількість розрядів першого, другого, третього та четвертого лічильників імпульсів вибирається в залежності від найбільшої величини струмів, що відключаються, а також від необхідного ступеня точності визначення залишкового комутаційного ресурсу вимикача.

Кількість розрядів п'ятого лічильника імпульсів 32 вибирається в залежності від значення механічного ресурсу вимикача.

Для коректної роботи пристрою постійну часу першого диференціюючого елемента 26 необхідно вибрати меншою періоду чередування імпульсів першого генератора імпульсів 43.

Тривалість імпульсу другого генератора імпульсів 19 є меншою, ніж тривалість паузи, але більшою часу, необхідного для пропуску найбільшої кількості імпульсів від першого генератора імпульсів 43 в другий лічильник імпульсів 51.

5 Тривалість імпульсу та паузи першого генератора імпульсів 43 є значно меншою, ніж тривалість імпульсу другого генератора імпульсів 19.

Час затримки сигналу в першому блоці затримки сигналу 49 вибирається більшим тривалості циклу, коли в другий лічильник імпульсів 51 надходить найбільша кількість імпульсів.

Час затримки сигналу в другому блоці затримки сигналу 24 вибирається меншим тривалості імпульсу першого генератора імпульсів 43.

10 Час затримки сигналу в третьому блоці затримки сигналу 35 вибирається меншим тривалості імпульсу другого генератора імпульсів 19, але більшим тривалості циклу, коли в другий лічильник імпульсів 51 надходить найбільша кількість імпульсів.

Тривалість роботи одновібратора 42 підібрана таким чином, щоб забезпечити після відключення вимикача надходження найбільшої можливої кількості імпульсів в другий лічильник імпульсів 51.

15 Всі блоки затримки сигналу реалізовані таким чином, що при надходженні на їх вхід сигналу логічного нуля на виході також без затримки встановлюється сигнал логічного нуля.

Десятий елемент І 40 реалізується так, що він має і прямі і інверсні входи в залежності від можливих кодових комбінацій на виході третього лічильника імпульсів 39. Але в будь-якому випадку на виході десятого елемента І 40 логічний нуль встановлюється тільки тоді, коли на виходах третього лічильника імпульсів 39 формується прогнозований код.

20 Функціональний перетворювач 52 можна реалізувати на мікросхемі постійного запам'ятовуючого пристрою, в якій записані відповідні коди, що відображають спрацювання ресурсу вимикача при його включенні на коротке замикання в мережі.

25

ФОРМУЛА КОРИСНОЇ МОДЕЛІ

Пристрій для контролю ресурсу комутаційних апаратів, що містить датчик початку руху, перший і другий виходи якого з'єднані відповідно з першими входами четвертого і п'ятого елементів І, вихід першого диференціюючого елемента підключений до першого входу другого елемента І, другий вхід якого з'єднаний з виходом першого тригера через перший елемент НІ, а вихід підключений до першого входу першого елемента АБО, другий вхід якого і перший вхід другого лічильника імпульсів з'єднані з виходом третього елемента І, перший вхід якого підключений до виходу першого генератора імпульсів, а другий вхід і вхід формувача сигналу з'єднані з виходом першого елемента І, виходи першого, другого і третього компараторів підключені відповідно до перших входів першого, другого і третього оптронів, другі входи яких з'єднані з виходом першого джерела опорної напруги, а виходи підключені відповідно до перших входів першого, другого і третього тригерів, виходи яких відповідно з'єднані з першим, другим і третім входами шифратора, вихід блока установки нуля підключений до першого входу третього елемента АБО, другий вхід якого з'єднаний з виходом формувача сигналу, а вихід підключений до других входів першого, другого і третього тригерів, а також до другого входу другого лічильника імпульсів, перший вхід першого комутатора з'єднаний з входом четвертого компаратора, вихід якого підключений до першого входу четвертого оптрона, другий вхід якого з'єднаний з виходом першого джерела опорної напруги, а вихід підключений до першого входу четвертого тригера, другий вхід якого з'єднаний з виходом третього елемента АБО, а вихід підключений до першого входу четвертого елемента АБО, другий вхід якого з'єднаний з виходом датчика початку комутації, а вихід підключений до перших входів шостого елемента АБО та сьомого елемента І, другий вхід якого з'єднаний з виходом другого генератора імпульсів, а вихід підключений до першого входу п'ятого елемента АБО, до другого входу восьмого елемента І та до входу третього блока затримки сигналу, вихід якого через перший вхід дев'ятого елемента І з'єднаний з входом першого індикатора, вихід датчика початку комутації підключений до першого входу восьмого елемента АБО та через другий блок затримки сигналу до другого входу п'ятого елемента АБО, вихід якого з'єднаний з входом першого диференціюючого елемента, вихід другого елемента І підключений до перших входів п'ятого тригера та сьомого елемента АБО, другий вхід якого з'єднаний з виходом блока установки нуля, а вихід підключений до другого входу третього лічильника імпульсів, вихідна цифрова шина якого з'єднана з вхідною цифровою шиною десятого елемента І, вихід якого підключений до другого входу дев'ятого елемента І, вихід першого елемента АБО з'єднаний з першими входами третього лічильника імпульсів та восьмого елемента І, вихід якого підключений до входу першого лічильника імпульсів, вихід третього елемента АБО з'єднаний з другим входом шостого елемента АБО, вихід якого

60

підключений до другого входу п'ятого тригера, вихід якого з'єднаний з керуючим входом комутатора та з другим входом восьмого елемента АБО, вихід якого підключений до першого входу першого елемента І, вихід другого джерела опорної напруги з'єднаний з другим входом комутатора, вихід якого підключений до входів першого, другого і третього компараторів, другий

5 вхід першого елемента І з'єднаний з входом першого блока затримки сигналу, перший і другий виходи датчика початку руху підключені відповідно до першого і другого входів десятого елемента АБО, вихід якого з'єднаний зі входом другого диференціюючого елемента, вихід якого підключений до першого входу шостого тригера, вихід якого з'єднаний з першим входом

10 одинадцятого елемента І, другий вхід якого підключений до виходу третього генератора імпульсів, а вихід з'єднаний з першим входом четвертого лічильника імпульсів, вихідна цифрова шина якого підключена до першої вхідної цифрової шини першого цифрового компаратора, друга вхідна цифрова шина якого з'єднана з вихідною цифровою шиною блока задання часу ввімкнення-вимкнення, а вихід підключений до перших входів дванадцятого і тринадцятого елементів І, виходи яких з'єднані відповідно з другим і третім індикаторами, виходи четвертого і

15 п'ятого елементів І підключені до других входів тринадцятого і дванадцятого елементів І відповідно, вихід датчика напруги з'єднаний з входом п'ятого компаратора, вихід якого підключений до першого входу п'ятого оптрона, другий вхід якого з'єднаний з виходом першого джерела опорної напруги, а вихід підключений до другого входу четвертого елемента І, вихід якого з'єднаний з другим входом другого елемента АБО, перший вхід якого підключений до

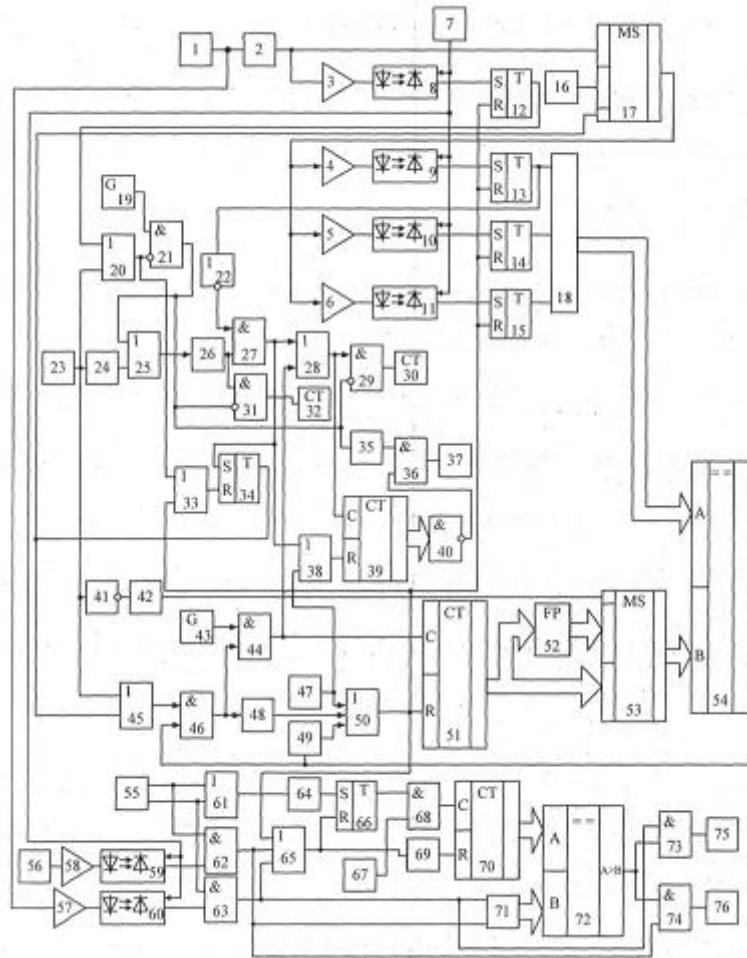
20 виходу третього елемента АБО, а вихід з'єднаний з другим входом шостого тригера та з входом четвертого блока затримки сигналу, вихід якого підключений до другого входу четвертого лічильника імпульсів, вихід датчика струму з'єднаний з входами шостого компаратора та перетворювача напруги змінного струму в напругу постійного струму, вихід якого підключений до входу четвертого компаратора, виходи четвертого і п'ятого елементів І з'єднані відповідно з

25 першим і другим входами блока задання часу ввімкнення-вимкнення, вихід шостого компаратора підключений до першого входу шостого оптрона, другий вхід якого з'єднаний з виходом першого джерела опорної напруги, а вихід підключений до другого входу п'ятого елемента І, вихід якого з'єднаний з третім входом другого елемента АБО, другий елемент НІ, який **відрізняється** тим, що в нього введені одновібратор, функціональний перетворювач,

30 другий комутатор, другий цифровий компаратор, п'ятий лічильник імпульсів, причому друга вхідна цифрова шина другого цифрового компаратора підключена до вихідної цифрової шини другого комутатора, перша вхідна цифрова шина якого з'єднана з вихідною цифровою шиною функціонального перетворювача, а друга вхідна цифрова шина та вхідна цифрова шина функціонального перетворювача підключені до вихідної цифрової шини другого лічильника

35 імпульсів, вихід першого диференціюючого елемента з'єднаний з першим входом шостого елемента І, другий вхід якого підключений до виходу сьомого елемента І, а вихід з'єднаний з входом п'ятого лічильника імпульсів, вихід датчика початку комутації підключений до входу другого елемента НІ, вихід якого з'єднаний з входом одновібратора, вихід якого підключений до керуючого входу другого комутатора, вихідна цифрова шина шифратора з'єднана з першою

40 вхідною цифровою шиною другого цифрового компаратора, вихід якого підключений до входу першого блока затримки сигналу.



Комп'ютерна верстка А. Крижанівський

Міністерство економічного розвитку і торгівлі України, вул. М. Грушевського, 12/2, м. Київ, 01008, Україна

ДП "Український інститут інтелектуальної власності", вул. Глазунова, 1, м. Київ – 42, 01601