

ПРОГРАМНИЙ КОМПЛЕКС ДЛЯ ДОСЛІДЖЕННЯ ПРИСТРОЇВ ПЕРЕТВОРЕННЯ СИГНАЛІВ

Вінницький національний технічний університет

Анотація

Розроблено програмний емулятор, який може бути використано для перевірки та покращення рівня знань студентів. Емулятор розроблено на мові Action Script 3.0 за допомогою бібліотеки компонентів Flex SDK 3.0. Він дозволяє дослідити на ПК роботу електронних схем, в яких використовуються пристрої перетворення сигналів.

Ключові слова: програмний емулятор, дослідження, електронні схеми, пристрої перетворення сигналів.

Abstract

A software emulator has been developed, that can be used to test and improve student knowledge. The emulator has been developed in Action Script 3.0 programming language with the usage of the Flex SDK 3.0 component library. It allows us to research the work of electronic circuits, that use signal conversion devices, on the PC.

Keywords: software emulator, research, electronic circuits, signal conversion devices.

Вступ

Невпинне зростання наукової інформації, динаміка розвитку сучасного суспільства, піднесення соціальної ролі особистості та інтелектуалізація її праці, швидка зміна техніки та технології потребують від закладів освіти України забезпечення якісно нового рівня навчально-виховного процесу. Одним з напрямів, який допоможе здійснити означене завдання, є широке й ефективне використання засобів навчання. Засоби навчання є невід'ємною складовою навчального процесу і дозволяють суттєво підвищити продуктивність праці всіх учасників навчального процесу. В якості таких засобів можна розглядати програмні емулятори для дослідження електричних схем.

Результати дослідження

Включення великих інтегральних схем (ВІС), цифро-аналогових перетворювачів (ЦАП) й аналого-цифрових перетворювачів (АЦП) в єдиний, функціонально закінчений блок, сильно спростило впровадження їх у прилади й установки, що використовуються як у наукових дослідженнях, так й у промисловості, що дає можливість швидкого обміну інформацією між аналоговими й цифровими пристроями [1, 2].

Метою дослідження є розробка лабораторної роботи для здобуття практичних навичок дослідження сучасних перетворювачів аналогових та цифрових сигналів.

Розроблена програма призначена для емуляції роботи електричної схеми, що виконує аналогово-цифрове перетворення. У розробці дана задача вирішується шляхом розділення програми на дві частини: теоретичну та практичну. Перша частина включає в себе теоретичні відомості та програму для перевірки знань шляхом тестування. Друга – складається з емулятора електричної схеми із детальними вказівками щодо послідовності виконання лабораторної роботи. Програма емулятора складається із:

- налаштування схеми в цілому (рис. 1);
- перевірки завдання.

Процес перетворення аналогових сигналів в цифрові, крім процедури перетворення, містить в собі операції обробки аналогових сигналів, визначених умовами надання заданої якості сигналу та в окремих випадках необхідністю проведення функціональних перетворень [3].

Більшість датчиків мають великий вихідний опір та малий динамічний діапазон, тому необхідно узгодження параметрів виходу датчиків з параметрами вхідних ланцюгів системи обробки даних. В якості пристроїв узгодження найчастіше застосовуються операційні підсилювачі, які являють собою підсилювачі постійного струму з великим коефіцієнтом підсилення. Для узгодження датчиків з частотним виходом використовують перетворювачі частота-напруга.

Робота з емулятором організована наступним чином: вхідні сигнали датчиків генеруються випадково при старті програми, згенеровані значення не повідомляються користувачеві. Задача користувача полягає в тому, щоб вірно встановити параметри схеми (деякі параметри також генеруються випадково під час старту програми) та отримати сигнал на виході, після чого користувач за відомими формулами, використовуючи введені ним значення параметрів та вихідних сигналів, повинен вірно встановити вхідні сигнали схеми [4-6]. Користувач визначає та вводить вхідні параметри, програма порівнює їх зі справжніми (тобто згенерованими) та видає відповідне повідомлення про успішність виконання лабораторної роботи.

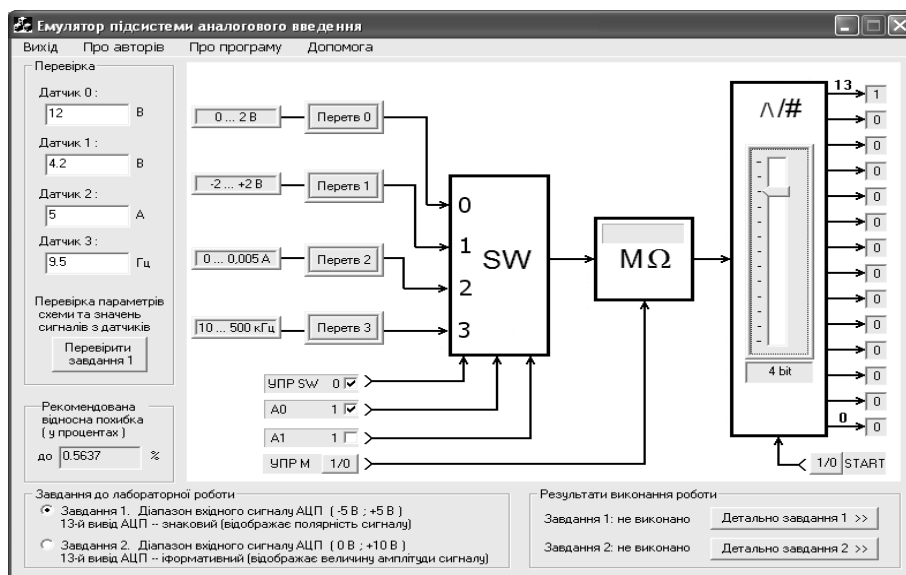


Рисунок 1 – Налаштування схеми в цілому

Датчики на своєму виході видають сигнали, які генеруються випадково, але лежать між деякими мінімальними та максимальними значеннями. Сигнали від усіх датчиків поступають на 4-канальний аналоговий комутатор. Для вибору потрібного каналу потрібно подати відповідну комбінацію сигналів A0 та A1. Далі відбувається запис значення перетвореного сигналу у аналогову пам'ять на час перетворення в АЦП. Процес запису займає деякий час, що ілюструється рухом індикатора на елементі. Для перетворення аналогового вхідного сигналу АЦП у двійковий код потрібно подати сигнал логічної "1" на вхід "START" АЦП. На виході АЦП формується 14-розрядний цифровий код. Можна використовувати лише частину виводів – зменшити розрядність АЦП. Для 1-го завдання 14-й розряд АЦП знаковий. Завдання вважається виконаним, якщо для всіх 4-х каналів оптимально вибрані схеми та вірно введені сигнали датчиків. При успішному виконанні завдання в області "Результати виконання роботи" змінюється відповідний напис – "Завдання виконано".

Емулятор розроблено на мові Action Script 3.0 за допомогою бібліотеки компонентів Flex SDK 3.0 [7-10].

Висновки

У даній праці розроблено програмний емулятор для дослідження роботи АЦП, який дозволяє дослідити роботу схем перетворювачами на персональному комп'ютері, роблячи таким чином дослідження даних схем доступним більш широкому колу студентів. Емулятор передбачає можливість роботи безпосередньо на комп'ютері користувача. Також емулятор, маючи інтегровану систему тестування, полегшує контроль знань студентів з боку викладача.

СПИСОК ВИКОРИСТАНОЇ ЛІТЕРАТУРИ

1. Федорков В.К. Современные АЦП и ЦАП / В.К. Федорков. – К.: Техника, 2002 – 403 с.
2. Загальні відомості про цифро-аналогові перетворювачі [Електронний ресурс]. – Режим доступу: <http://vozom.ho.ua/Dac/page11.html>. – Назва з екрану.
3. Параметры и характеристика ЦАП [Електронний ресурс]. – Режим доступу: <http://www.gaw.ru/html.cgi/txt/doc/dac/cardacs.htm>. – Назва з екрану.
4. Гутников В.С. Интегральная электроника в измерительных устройствах / В.С. Гутников. – Л.: Энергоатомиздат, 1988. – 356 с.
5. Гніліцький В.В. Аналогова електроніка: навчальний посібник / В.В. Гніліцький, Є.С. Купкін, А.О. Новацький. – Житомир: ЖДТУ, 2012. – 262 с.
6. Волович Г.И. Микросхемы АЦП и ЦАП: справочник / Г.И. Волович, В.Б. Ежов – М.: Додэка, 2005. – 431 с.
7. Бенькович Е.С. Практическое моделирование динамических систем / Е.С. Бенькович – М.: Додэка, 2002. – 444 с.
8. Рамбо Д. UML 2.0. Объектно-ориентированное моделирование и разработка / Д. Рамбо – СПб.: Питер, 2007. – 540 с.
9. Мокеев В.В. Моделирование бизнес-процессов на языке UML / В.В. Мокеев. – Челябинск: ЮУрГУ, 2006. – 49 с.
10. Мук К. ActionScript 3.0. Подробное руководство / К. Мук. – СПб.: Питер, 2011. – 992 с.

Швабський Богдан Григорович — магістрант групи ІАКІТ-17м, факультет комп'ютерних систем і автоматики, Вінницький національний технічний університет, м. Вінниця.

Науковий керівник: **Кривогубченко Сергій Григорович** — канд. техн. наук, доцент кафедри автоматики та інформаційно-вимірювальної техніки, Вінницький національний технічний університет, м. Вінниця, e-mail: sgkriv@i.ua.

Shvabskiy Bogdan G. — graduate student, Faculty of Computer Systems and Automation, Vinnytsia National Technical University, Vinnytsia.

Supervisor: **Krivogubchenko Sergiy G.** — Cand. Sc. (Eng), Docent of Automation and Information-Measuring Devices Department, Faculty of Computer Systems and Automation, Vinnytsia National Technical University, Vinnytsia, e-mail: sgkriv@i.ua.