

ВІННИЦЬКИЙ НАЦІОНАЛЬНИЙ ТЕХНІЧНИЙ  
УНІВЕРСИТЕТ  
ФАКУЛЬТЕТ ІНФОРМАЦІЙНИХ ТЕХНОЛОГІЙ ТА КОМП'ЮТЕРНОЇ  
ІНЖЕНЕРІЇ  
КАФЕДРА ОБЧИСЛЮВАЛЬНОЇ ТЕХНІКИ

Тема:

# ТЕСТЕР БЛОКУ ЖИВЛЕННЯ НА МІКРОКОНТРОЛЕРІ

Розробив студент групи 1КІ-16сп

Пилипчук Денис

Керівник: Черняк Олександр  
Іванович

м. Вінниця – 2017 рік

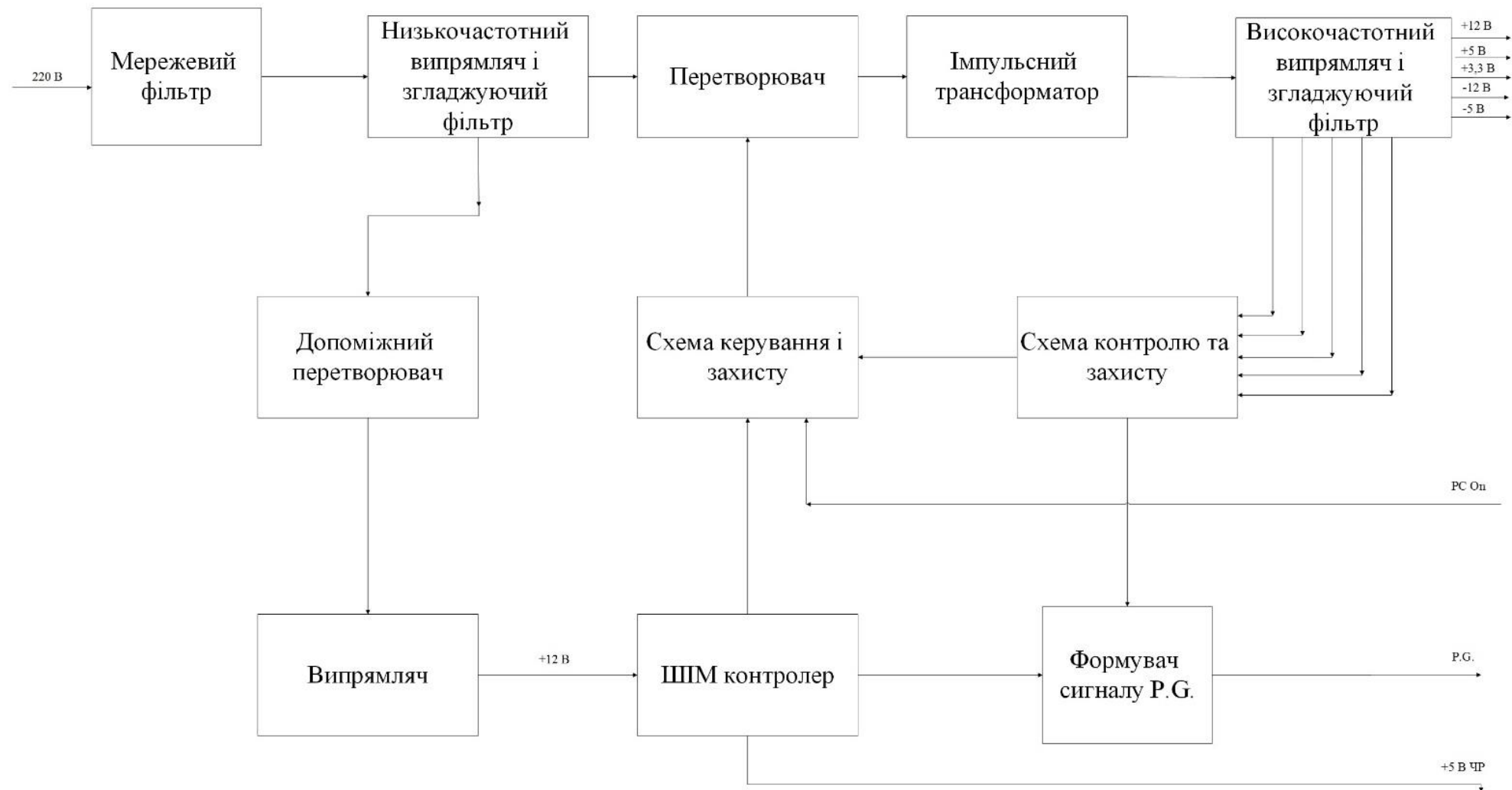
# ЗМІСТ ДИПЛОМНОЇ РОБОТИ

- Вступ
- 1 Огляд методів побудови блоків живлення персональних комп'ютерів
  - 1.1 Традиційні схеми побудови блоків живлення
  - 1.2 Сучасні методи побудови блоків живлення
  - 1.3 Аналіз варіантів вирішення технічної проблеми
- 2 Аналіз специфіки роботи блоків живлення АТХ
  - 2.1 Огляд схеми і принципу роботи блока живлення АТХ
  - 2.2 Роз'єми живлення системної плати
- 3 Розробка приладу для тестування і ремонту комп'ютерних блоків живлення
  - 3.1 Вибір і обґрунтування варіанту виконання пристрою
  - 3.2 Розробка навантажувальної схеми пристрою
  - 3.3 Розробка керуючої і інформаційної схеми пристрою
  - 3.4 Рекомендації по покращанню недорогих блоків живлення ПК
- Висновок
- Список використаних джерел
- Додатки

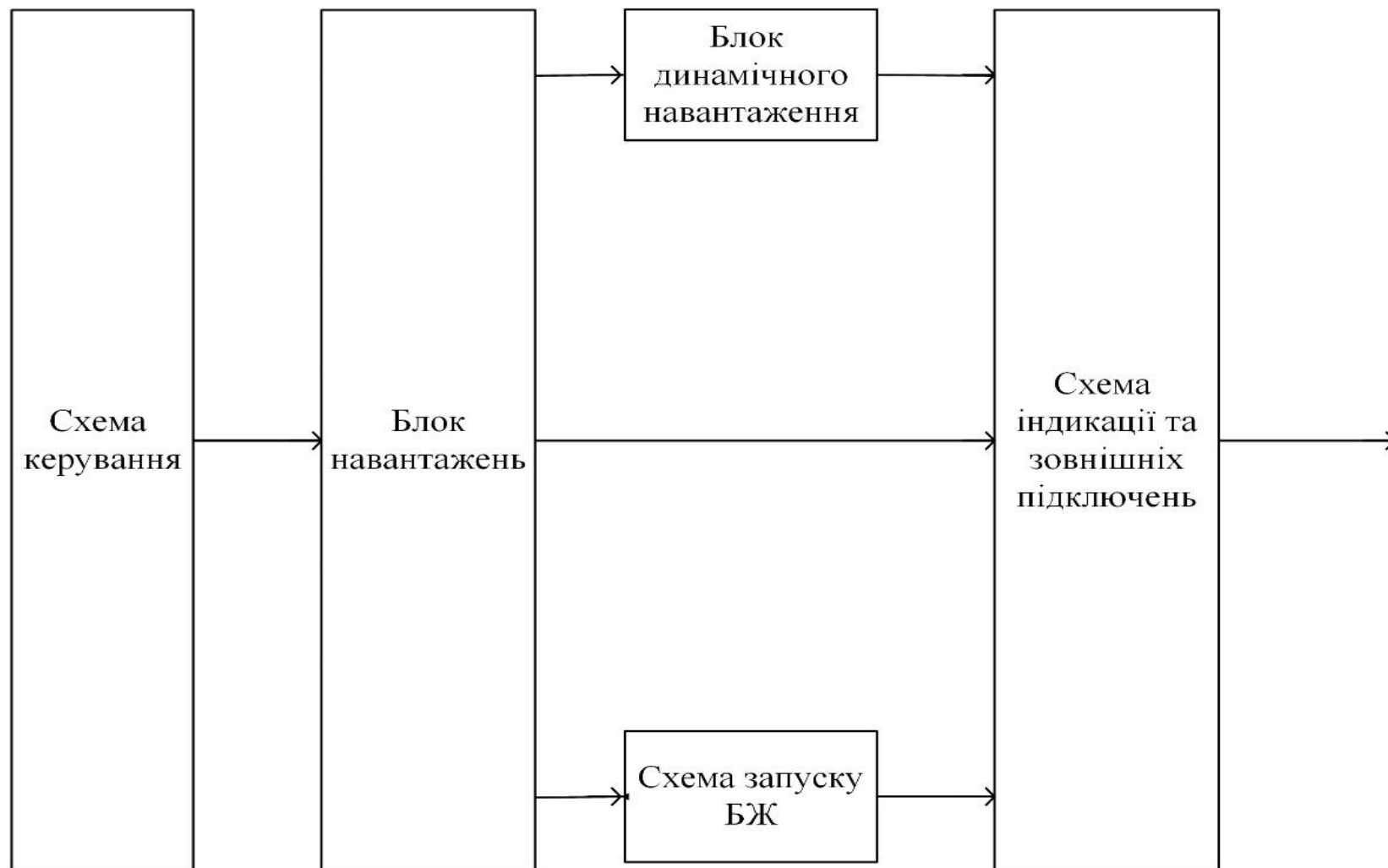
# МЕТА ДАНОЇ РОБОТИ

В даному дипломному проекті описується розробка тестеру блоків живлення формату АТХ, який призначений для вимірювання напруги на основних вихідних каналах комп'ютерного БЖ. Основною відмінною рисою цього пристрою є наочний спосіб індикації вимірюваних величин, у всякому разі, що стосується їх розмірів і форми.

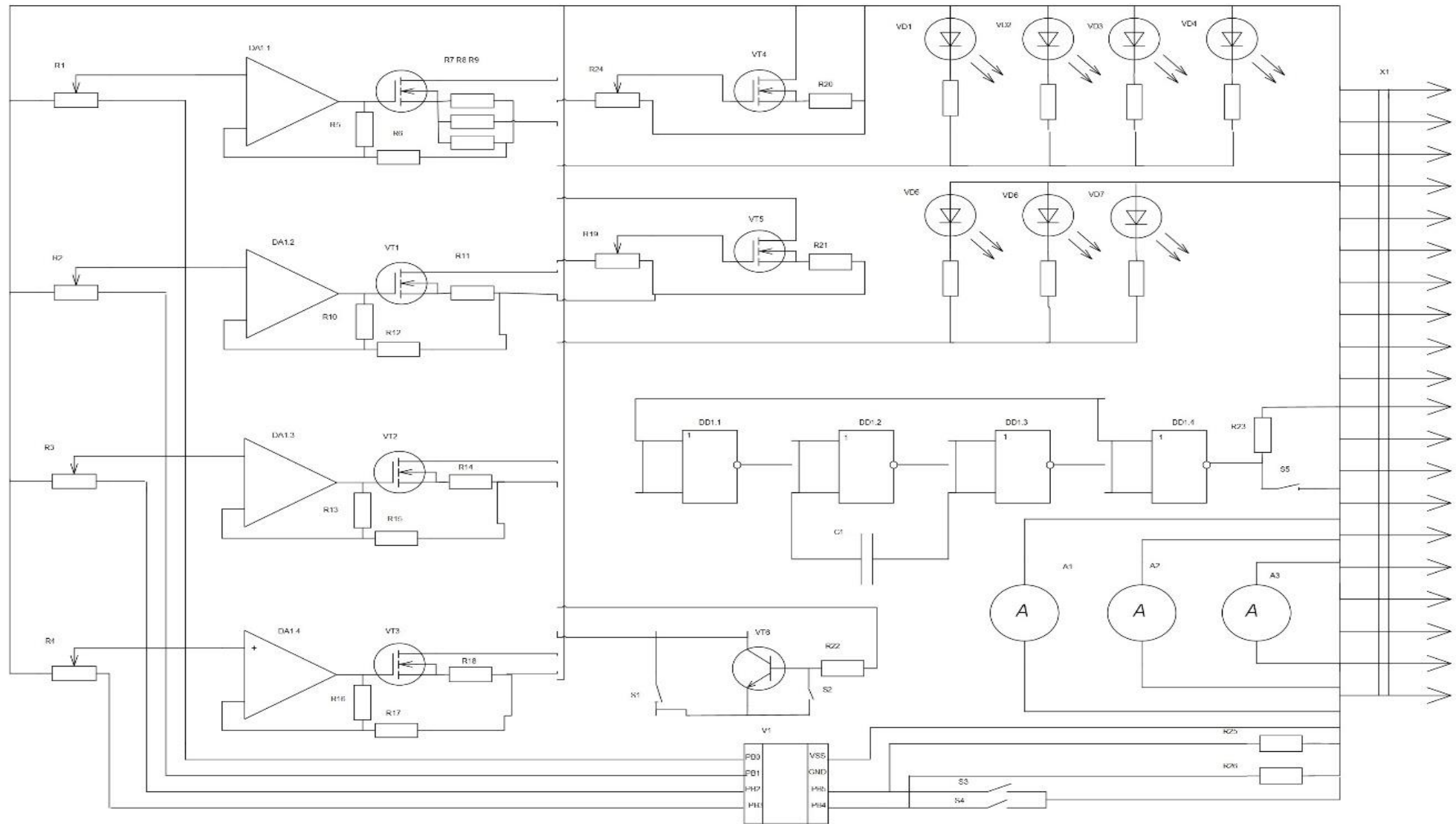
# СТРУКТУРНА СХЕМА БЛОКА ЖИВЛЕННЯ ПК



# СТРУКТУРНА СХЕМА ДЛЯ ТЕСТУВАННЯ І РЕМОНТУ БЛОКІВ ЖИВЛЕННЯ ПК

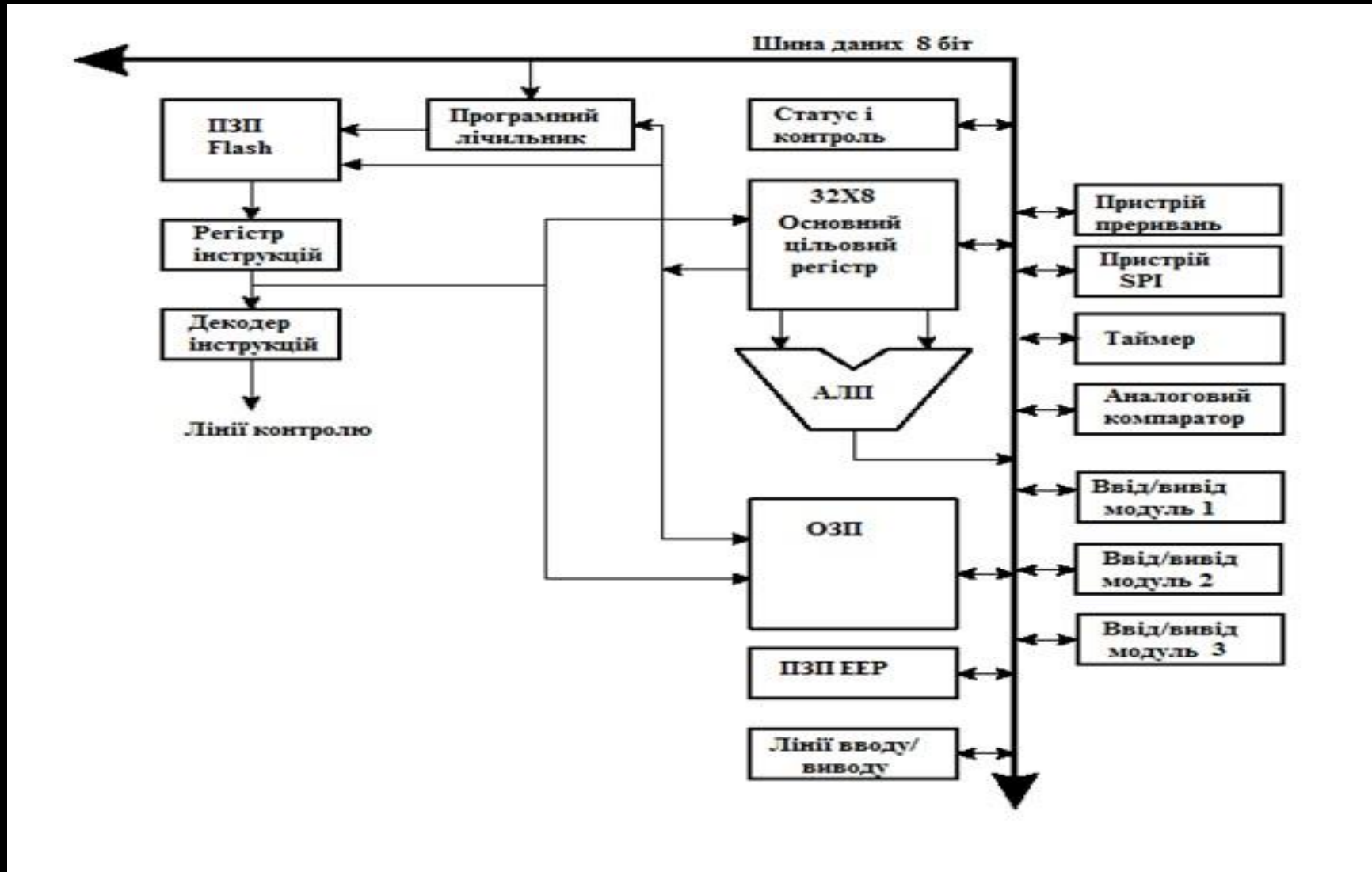


# СХЕМА ЕЛЕКТРИЧНА ПРИНЦИПОВА ПРИСТРОЮ ДЛЯ ТЕСТУВАННЯ БЖ





# АРХІТЕКТУРА МІКРОКОНТРОЛЕРА ATTINY15



# СХЕМА КЕРУВАННЯ НАВАНТАЖЕННЯМ

