



УКРАЇНА

(19) **UA** (11) **91867** (13) **U**
(51) МПК
G01N 27/12 (2006.01)

ДЕРЖАВНА СЛУЖБА
ІНТЕЛЕКТУАЛЬНОЇ
ВЛАСНОСТІ
УКРАЇНИ

(12) ОПИС ДО ПАТЕНТУ НА КОРИСНУ МОДЕЛЬ

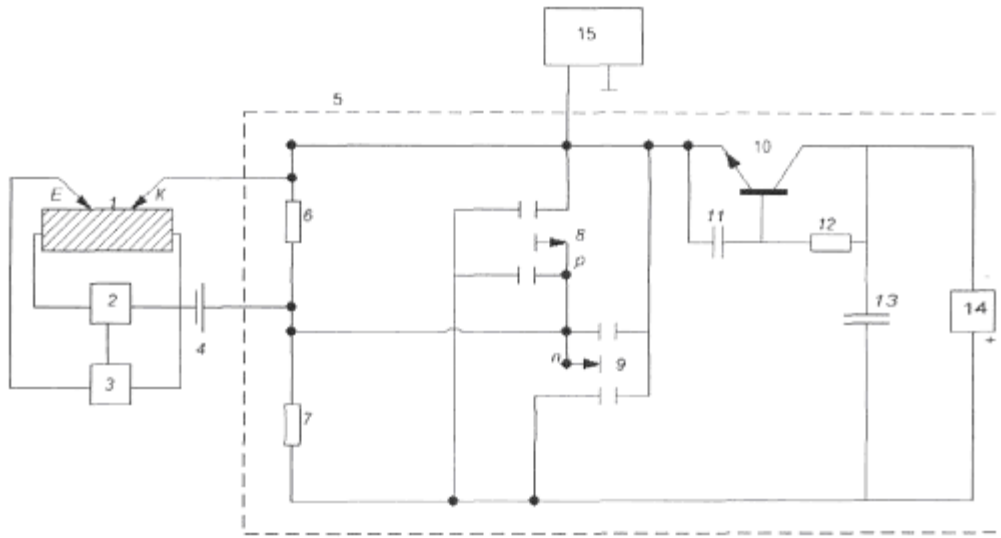
(21) Номер заявки: u 2013 06621	(72) Винахідник(и): Осадчук Володимир Степанович (UA), Осадчук Олександр Володимирович (UA), Дуда Роман Валерійович (UA)
(22) Дата подання заявки: 28.05.2013	
(24) Дата, з якої є чинними права на корисну модель: 25.07.2014	(73) Власник(и): ВІННИЦЬКИЙ НАЦІОНАЛЬНИЙ ТЕХНІЧНИЙ УНІВЕРСИТЕТ, Хмельницьке шосе, 95, м. Вінниця, 21021 (UA)
(46) Публікація відомостей про видачу патенту: 25.07.2014, Бюл.№ 14	

(54) ПРИСТРІЙ ДЛЯ ВИЗНАЧЕННЯ ДРЕЙФОВОЇ РУХЛИВОСТІ НЕОСНОВНИХ НОСІЇВ ЗАРЯДУ

(57) Реферат:

Пристрій для визначення дрейфової рухливості неосновних носіїв заряду містить зразок, генератор прямокутних імпульсів напруги та генератор струму, що паралельно з'єднані між собою, та батарею. В пристрій додатково введено блок обробки та індикації сигналу, мікроелектронний частотний перетворювач, що містить перший, другий та третій резистори, перший та другий польові транзистори, біполярний транзистор, перший та другий конденсатори та джерело постійної напруги. Перший полюс джерела постійної напруги з'єднаний з першим виводом другого конденсатора, другим виводом третього резистора та колектором біполярного транзистора, база якого з'єднана з першим виводом третього резистора та другим виводом першого конденсатора, перший вивід якого з'єднаний з емітером біполярного транзистора, стоком першого польового транзистора, першим та другим затворами другого польового транзистора, першою вихідною клемою пристрою і першим виводом першого резистора, другий вивід якого з'єднаний з першим виводом другого резистора, витокami першого і другого польових транзисторів та другою вихідною клемою пристрою. Другий вивід другого резистора з'єднаний зі стоком другого польового транзистора, першим та другим затворами першого польового транзистора, другим виводом другого конденсатора, другим полюсом джерела постійної напруги. До вихідних клем під'єднано блок обробки та індикації сигналу.

UA 91867 U



Корисна модель належить до галузей контрольно-вимірювальної техніки, фізики напівпровідників, мікроелектронної техніки та технології виготовлення інтегральних схем і може бути використана в системах вимірювання та контролю технологічних процесів виготовлення напівпровідникових структур та мікроелектронних приладів.

5 Відомий пристрій для неруйнівного вимірювання рухливості носіїв заряду в напівпровідникових структурах на напівізолюючих підкладках, який містить джерело НВЧ випромінювання, з'єднане через атенуатор, циркулятор, об'єднуючий пристрій (хвилеводна лінія, закорочена рухомим поршнем) з тримачем напівпровідникової структури, який розміщений між полюсами електромагніту, а до виходу циркулятора приєднаний вимірювач відображеної НВЧ потужності [Патент РФ № 95103452, МПК H01L 21/66 опубл. 20.01.1997].

10 Недоліком такого пристрою для визначення дрейфової рухливості неосновних носіїв заряду є низька чутливість та схемотехнічна складність, що значно знижує точність визначення дифузійної довжини неосновних носіїв заряду в напівпровідниках.

15 Найбільш близьким аналогом до запропонованої корисної моделі є пристрій для визначення дрейфової рухливості неосновних носіїв заряду, що містить зразок, генератор прямокутних імпульсів напруги та генератор струму, що паралельно з'єднані між собою, та батарею. [Павлов Л.П. Методы измерения параметров полупроводниковых материалов. - М.: Высш. шк., 1987, - С. 87-92, рис. 3.1].

20 Недоліком такого пристрою є низька чутливість, що обмежує точність вимірювання. В основу корисної моделі поставлена задача створення пристрою для визначення дрейфової рухливості неосновних носіїв заряду, в якому за рахунок введення мікроелектронного частотного перетворювача, блоку індикації та обробки вихідного сигналу, та зв'язків досягається можливість більш точного вимірювання та контролю дрейфової рухливості неосновних носіїв заряду. Крім того, це приведе до зменшення розмірів та можливості комутації пристрою з ЕОМ.

25 Поставлена задача вирішується тим, що в пристрій для визначення дрейфової рухливості неосновних носіїв заряду, що містить зразок, генератор прямокутних імпульсів напруги та генератор струму, що паралельно з'єднані між собою, та батарею, згідно з корисною моделлю, введено блок обробки та індикації сигналу, мікроелектронний частотний перетворювач, що містить перший, другий та третій резистори, перший та другий польові транзистори, біполярний транзистор, перший та другий конденсатори та джерело постійної напруги, причому перший полюс джерела постійної напруги з'єднаний з першим виводом другого конденсатора, другим виводом третього резистора та колектором біполярного транзистора, база якого з'єднана з першим виводом третього резистора та другим виводом першого конденсатора, перший вивід якого з'єднаний з емітером біполярного транзистора, стоком першого польового транзистора, першим та другим затворами другого польового транзистора, першою вихідною клемою пристрою і першим виводом першого резистора, другим вивід якого з'єднаний з першим виводом другого резистора, витокami першого і другого польових транзисторів та другою вихідною клемою пристрою, другим вивід другого резистора з'єднаний зі стоком другого польового транзистора, першим та другим затворами першого польового транзистора, другим виводом другого конденсатора, другим полюсом джерела постійної напруги, причому до вихідних клем під'єднано блок обробки та індикації сигналу.

30 На кресленні наведено схему пристрою для визначення дрейфової рухливості неосновних носіїв заряду, який містить зразок 1, генератор прямокутних імпульсів напруги 2 та генератор струму 3, що паралельно з'єднані між собою, та батарею 4, мікроелектронний частотний перетворювач 5, який містить перший 6, другий 7 та третій 12 резистори, перший 8 та другий 9 польові транзистори, біполярний транзистор 10, перший 11 та другий 13 конденсатори та джерело постійної напруги 14, причому перший полюс джерела постійної напруги 14 з'єднаний з першим виводом другого конденсатора 13, другим виводом третього резистора 12 та колектором біполярного транзистора 10, база якого з'єднана з першим виводом третього резистора 12 та другим виводом першого конденсатора 11, перший вивід якого з'єднаний з емітером біполярного транзистора 10, стоком першого польового транзистора 8, першим та другим затворами другого польового транзистора 9, першою вихідною клемою пристрою і першим виводом першого резистора 6, другим вивід якого з'єднаний з першим виводом другого резистора 7, витокami першого 8 і другого 9 польових транзисторів та другою вихідною клемою пристрою, другим вивід другого резистора 7 з'єднаний зі стоком другого польового транзистора 9, першим та другим затворами першого польового транзистора 8, другим виводом другого конденсатора 13, другим полюсом джерела постійної напруги 14, причому до вихідних клем під'єднано блок обробки та індикації сигналу 15.

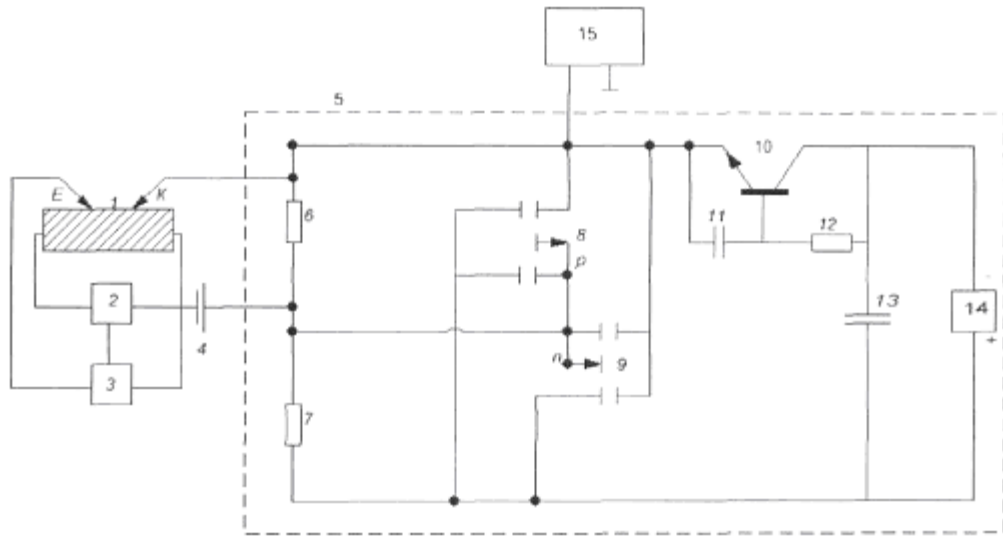
60 Пристрій працює таким чином.

В початковий момент на зразок 1 від генератора прямокутних імпульсів напруги 2 не подається напруга. Підвищенням напруги джерела постійної напруги 14 до величини, коли на електродах стік-стік першого 8 та другого 9 польових транзисторів виникає від'ємний опір, який приводить до виникнення електричних коливань в контурі, який утворений паралельним включенням повного опору з ємнісною складовою на електродах стік-стік першого 8 та другого 9 польових транзисторів та активним індуктивним елементом, який містить біполярний транзистор 10, перший конденсатор 11 та третій резистор 12. Перший 6 та другий 7 резистори утворюють дільник напруги, який здійснює електричне живлення першого 8 та другого 9 польових транзисторів, а другий конденсатор 13 запобігає проходженню змінного струму через джерело постійної напруги 12. В деякий час від генератора прямокутних імпульсів напруги 2 на зразок 1 подається імпульс напруги прямокутної форми, який створює в зразку 1 електричне поле. Через деякий інтервал часу, що відповідає часу затримки, на емітерний контакт Е з генератора струму 3 подається імпульс прямокутної форми, який інжектує носії заряду в об'єм зразку 1. Нерівноважні носії заряду починають дрейфувати в електричному полі, яке створене в зразку 1 імпульсом напруги від генератора прямокутних імпульсів напруги 2 в сторону колектора К, до якого прикладена зворотна напруга від батареї 4. Через деякий час імпульс від генератора струму 3 закінчиться та інжекція носіїв заряду зупиниться. Носії заряду, введені в зразок 1 в момент закінчення імпульсу від генератора струму 3 будуть продовжувати рух в сторону колектора К. Зміна напруги на колекторі К в свою чергу приводить до зміни ємнісної складової повного опору першого 6 та другого 7 резисторів на електродах стік-стік першого 8 та другого 9 польових транзисторів, що викликає ефективну зміну частоти коливання мікроелектронного перетворювача 5, яка пропорційна величині дрейфової рухливості неосновних носіїв заряду, та подається на блок обробки та індикації сигналу 15.

25

ФОРМУЛА КОРИСНОЇ МОДЕЛІ

Пристрій для визначення дрейфової рухливості неосновних носіїв заряду, що містить зразок, генератор прямокутних імпульсів напруги та генератор струму, що паралельно з'єднані між собою, та батарею, який **відрізняється** тим, що в нього введено блок обробки та індикації сигналу, мікроелектронний частотний перетворювач, що містить перший, другий та третій резистори, перший та другий польові транзистори, біполярний транзистор, перший та другий конденсатори та джерело постійної напруги, причому перший полюс джерела постійної напруги з'єднаний з першим виводом другого конденсатора, другим виводом третього резистора та колектором біполярного транзистора, база якого з'єднана з першим виводом третього резистора та другим виводом першого конденсатора, перший вивід якого з'єднаний з емітером біполярного транзистора, стоком першого польового транзистора, першим та другим затворами другого польового транзистора, першою вихідною клемою пристрою і першим виводом першого резистора, другий вивід якого з'єднаний з першим виводом другого резистора, витоками першого і другого польових транзисторів та другою вихідною клемою пристрою, другий вивід другого резистора з'єднаний зі стоком другого польового транзистора, першим та другим затворами першого польового транзистора, другим виводом другого конденсатора, другим полюсом джерела постійної напруги, причому до вихідних клем під'єднано блок обробки та індикації сигналу.



Комп'ютерна верстка Д. Шеврун

Державна служба інтелектуальної власності України, вул. Урицького, 45, м. Київ, МСП, 03680, Україна

ДП "Український інститут промислової власності", вул. Глазунова, 1, м. Київ – 42, 01601