



УКРАЇНА

(19) UA (11) 66264 (13) U
(51) МПК
G07C 3/10 (2006.01)

ДЕРЖАВНА СЛУЖБА
ІНТЕЛЕКТУАЛЬНОЇ
ВЛАСНОСТІ
УКРАЇНИ

ОПИС ДО ПАТЕНТУ НА КОРИСНУ МОДЕЛЬ

видається під
відповідальність
власника
патенту

(54) ПРИСТРІЙ ДЛЯ КОНТРОЛЮ РЕСУРСУ КОМУТАЦІЙНИХ АПАРАТІВ

1

2

(21) u201107804

(22) 21.06.2011

(24) 26.12.2011

(46) 26.12.2011, Бюл.№ 24, 2011 р.

(72) ГРАБКО ВОЛОДИМИР ВІТАЛІЙОВИЧ, ГРАБКО ВАЛЕНТИН ВОЛОДИМИРОВИЧ, ПИСКЛЯРОВА АННА ВАЛЕРІЇВНА

(73) ВІННИЦЬКИЙ НАЦІОНАЛЬНИЙ ТЕХНІЧНИЙ УНІВЕРСИТЕТ

(57) Пристрій для контролю ресурсу комутаційних апаратів, що містить датчик початку комутації, вихід якого підключений до першого входу першого елемента I і через перший диференціюючий елемент з'єднаний з першим входом другого елемента I, другий вхід якого підключений до виходу першого елемента HI, перший лічильник імпульсів з'єднаний з виходом першого елемента АБО, перший вхід якого підключений до виходу другого елемента I, а другий вхід і перший вхід другого лічильника імпульсів з'єднані з виходом третього елемента I, перший вхід якого підключений до виходу першого генератора імпульсів, а другий вхід і вхід формувача сигналу з'єднані з виходом першого елемента I, другий вхід якого підключений до виходу другого елемента АБО, вихід датчика струму з'єднаний з входом першого компаратора, перший, другий і третій виходи шифратора відповідно підключені до перших входів четвертого, п'ятого і шостого елементів I, виходи яких з'єднані з першим, другим і третім входами другого елемента АБО, а другі входи підключені відповідно до першого, другого і третього виходів другого лічильника імпульсів через другий, третій і четвертий елементи HI відповідно, вихід блока установки нуля з'єднаний з першим входом третього елемента АБО, другий вхід якого підключений до виходу формувача сигналу, а вихід з'єднаний з другим входом другого лічильника імпульсів, вихід першого компаратора підключений до входу п'ятого елемента HI та до першого входу сьомого елемента I, другий вхід якого з'єднаний з виходом другого генератора імпульсів, а вихід підключений до першого входу третього лічильника імпульсів, другий вхід якого з'єднаний з виходом четвертого елемента АБО, перший вхід якого підключений до виходу однобратора, вхід якого, а також перший вхід восьмого елемента I з'єднані з виходом п'ятого елемента HI, вихід датчика початку комутації підк-

лючений до другого входу восьмого елемента I, вихід якого з'єднаний з першим входом регістра, другий вхід якого, а також другий вхід четвертого елемента АБО підключені до виходу третього елемента АБО, вихідна цифрова шина третього лічильника імпульсів з'єднана з вхідною цифровою шиною регістра, вихідна цифрова шина якого підключена до вхідних цифрових шин першого елемента HI та шифратора, який відрізняється тим, що в нього введені датчик початку руху, датчик напруги, другий і третій компаратори, п'ятий і шостий елементи АБО, дев'ятий, десятий, одинадцятий, дванадцятий і тринадцятий елементи I, другий диференціюючий елемент, тригер, третій генератор імпульсів, блок затримки сигналу, четвертий лічильник імпульсів, блок задання часу ввімкнення-вимкнення, цифровий компаратор, перший і другий індикатори, причому вихід шостого елемента АБО з'єднаний зі входом другого диференціюючого елемента, вихід якого підключений до першого входу тригера, вихід якого з'єднаний з першим входом дев'ятого елемента I, другий вхід якого підключений до виходу третього генератора імпульсів, а вихід з'єднаний з першим входом четвертого лічильника імпульсів, вихідна цифрова шина якого підключена до першої вхідної цифрової шини цифрового компаратора, друга вхідна цифрова шина якого з'єднана з вихідною цифровою шиною блока задання часу ввімкнення-вимкнення, а вихід підключений до перших входів десятого і одинадцятого елементів I, виходи яких з'єднані відповідно з першим і другим індикаторами, виходи дванадцятого і тринадцятого елементів I підключені до других входів одинадцятого і десятого елементів I відповідно, вихід датчика напруги з'єднаний з входом другого компаратора, вихід якого підключений до другого входу дванадцятого елемента I, вихід якого з'єднаний з другим входом п'ятого елемента АБО, перший вхід якого підключений до виходу третього елемента АБО, а вихід з'єднаний з другим входом тригера та з входом блока затримки сигналу, вихід якого підключений до другого входу четвертого лічильника імпульсів, вихід датчика струму з'єднаний з входом третього компаратора, вихід якого підключений до другого входу тринадцятого елемента I, вихід якого з'єднаний з третім входом п'ятого елемента АБО, перший і другий виходи датчика початку руху підключені відповідно

UA (19) 66264 (11) (13) U

до першого і другого входів шостого елемента АБО, а також до перших входів дванадцятого і тринадцятого елементів І, виходи яких з'єднані

відповідно з першим і другим входами блока задання часу ввімкнення-вимкнення.

Корисна модель належить до області електротехніки і може бути використаною для вимірювання комутаційного ресурсу високовольтних вимикачів.

Відомий пристрій для контролю ресурсу комутаційних апаратів (А.С. СРСР №1446637, М. кл. G07C3/10 бюл. №47, 1988), що містить датчик початку комутації, вихід якого підключений до першого входу першого елемента І і через диференціюючий елемент з'єднаний з першим входом другого елемента І, другий вхід якого підключений до виходу першого компаратора через перший елемент НІ, перший лічильник імпульсів, з'єднаний з виходом першого елемента АБО, перший вхід якого підключений до виходу другого елемента І, а другий вхід і перший вхід другого лічильника імпульсів з'єднані з виходом третього елемента І, перший вхід якого підключений до виходу генератора імпульсів, а другий вхід і вхід формувача сигналу з'єднані з виходом першого елемента І, другий вхід якого підключений до виходу другого елемента АБО, датчик струму, вихід якого з'єднаний зі входами першого, другого і третього компараторів, виходи яких підключені відповідно до перших входів першого, другого і третього тригерів, виходи яких відповідно через шифратор з'єднані з першими входами четвертого, п'ятого і шостого елементів І, виходи яких підключені до першого, другого і третього входів другого елемента АБО, а другі входи з'єднані відповідно з першим, другим і третім виходами другого лічильника імпульсів через другий, третій і четвертий елементи НІ відповідно, блок установки нуля, вихід якого підключений до першого входу третього елемента АБО, другий вхід якого з'єднаний з виходом формувача сигналу, а вихід підключений до других входів першого, другого і третього тригерів, а також до другого входу другого лічильника імпульсів.

Головним недоліком даного пристрою є обмежені функціональні можливості за рахунок того, що він не дозволяє вимірювати комутаційний ресурс апаратів з врахуванням часу їхнього ввімкнення та вимкнення.

За найближчий аналог обрано пристрій для контролю ресурсу комутаційних апаратів (Патент України №48582, М. кл. G07C3/10, бюл. №6, 2010), що містить датчик початку комутації, вихід якого підключений до першого входу першого елемента І і через диференціюючий елемент (в подальшому - перший диференціюючий елемент) з'єднаний з першим входом другого елемента І, другий вхід якого підключений до виходу першого елемента НІ, перший лічильник імпульсів з'єднаний з виходом першого елемента АБО, перший вхід якого підключений до виходу другого елемента І, а другий вхід і перший вхід другого лічильника імпульсів з'єднані з виходом третього елемента І, перший

вихід якого підключений до виходу першого генератора імпульсів, а другий вхід і вхід формувача сигналу з'єднані з виходом першого елемента І, другий вхід якого підключений до виходу другого елемента АБО, вихід датчика струму з'єднаний з входом компаратора (в подальшому - першого компаратора), перший, другий і третій виходи шифратора відповідно підключені до перших входів четвертого, п'ятого і шостого елементів І, виходи яких з'єднані з першим, другим і третім входами другого елемента АБО, а другі входи підключені відповідно до першого, другого і третього виходів другого лічильника імпульсів через другий, третій і четвертий елементи НІ відповідно, вихід блока установки нуля з'єднаний з першим входом третього елемента АБО, другий вхід якого підключений до виходу формувача сигналу, а вихід з'єднаний з другим входом другого лічильника імпульсів, вихід першого компаратора підключений до входу п'ятого елемента НІ та до першого входу сьомого елемента І, другий вхід якого з'єднаний з виходом другого генератора імпульсів, а вихід підключений до першого входу третього лічильника імпульсів, другий вхід якого з'єднаний з виходом четвертого елемента АБО, перший вхід якого підключений до виходу одновібратора, вхід якого, а також перший вхід восьмого елемента І з'єднані з виходом п'ятого елемента НІ, вихід датчика початку комутації підключений до другого входу восьмого елемента І, вихід якого з'єднаний з першим входом регістра, другий вхід якого, а також другий вхід четвертого елемента АБО підключені до виходу третього елемента АБО, вихідна цифрова шина третього лічильника імпульсів з'єднана з вхідною цифровою шиною регістра, вихідна цифрова шина якого підключена до вхідних цифрових шин першого елемента НІ та шифратора.

Головним недоліком даного пристрою є обмежені функціональні можливості за рахунок того, що він не дозволяє вимірювати комутаційний ресурс апаратів з врахуванням часу їхнього ввімкнення та вимкнення.

В основу корисної моделі поставлено задачу створення пристрою для контролю ресурсу комутаційних апаратів, в якому за рахунок введення нових блоків та зв'язків між ними з'являється можливість контролювати комутаційний ресурс вимикачів з врахуванням їхнього часу ввімкнення та вимкнення, що розширює функціональні можливості та підвищує точність роботи пристрою.

Поставлена задача вирішується тим, що в пристрій для контролю ресурсу комутаційних апаратів, що містить датчик початку комутації, вихід якого підключений до першого входу першого елемента І і через перший диференціюючий елемент з'єднаний з першим входом другого елемента І, другий вхід якого підключений до виходу пер-

шого елемента НІ, перший лічильник імпульсів з'єднаний з виходом першого елемента АБО, перший вхід якого підключений до виходу другого елемента І, а другий вхід і перший вхід другого лічильника імпульсів з'єднані з виходом третього елемента І, перший вхід якого підключений до виходу першого генератора імпульсів, а другий вхід і вхід формувача сигналу з'єднані з виходом першого елемента І, другий вхід якого підключений до виходу другого елемента АБО, вихід датчика струму з'єднаний з входом першого компаратора, перший, другий і третій виходи шифратора відповідно підключені до перших входів четвертого, п'ятого і шостого елементів І, виходи яких з'єднані з першим, другим і третім входами другого елемента АБО, а другі входи підключені, відповідно, до першого, другого і третього виходів другого лічильника імпульсів через другий, третій і четвертий елементи НІ, відповідно, вихід блока установки нуля з'єднаний з першим входом третього елемента АБО, другий вхід якого підключений до виходу формувача сигналу, а вихід з'єднаний з другим входом другого лічильника імпульсів, вихід першого компаратора підключений до входу п'ятого елемента НІ та до першого входу сьомого елемента І, другий вхід якого з'єднаний з виходом другого генератора імпульсів, а вихід підключений до першого входу третього лічильника імпульсів, другий вхід якого з'єднаний з виходом четвертого елемента АБО, перший вхід якого підключений до виходу одновібратора, вхід якого, а також перший вхід восьмого елемента І з'єднані з виходом п'ятого елемента НІ, вихід датчика початку комутації підключений до другого входу восьмого елемента І, вихід якого з'єднаний з першим входом регістра, другий вхід якого, а також другий вхід четвертого елемента АБО підключені до виходу третього елемента АБО, вихідна цифрова шина третього лічильника імпульсів з'єднана з вхідною цифровою шиною регістра, вихідна цифрова шина якого підключена до вхідних цифрових шин першого елемента НІ та шифратора, введено датчик початку руху, датчик напруги, другий і третій компаратори, п'ятий і шостий елементи АБО, дев'ятий, десятий, одинадцятий, дванадцятий і тринадцятий елементи І, другий диференціюючий елемент, тригер, третій генератор імпульсів, блок затримки сигналу, четвертий лічильник імпульсів, блок задання часу ввімкнення-вимкнення, цифровий компаратор, перший і другий індикатори, причому вихід шостого елемента АБО з'єднаний зі входом другого диференціюючого елемента, вихід якого підключений до першого входу тригера, вихід якого з'єднаний з першим входом дев'ятого елемента І, другий вхід якого підключений до виходу третього генератора імпульсів, а вихід з'єднаний з першим входом четвертого лічильника імпульсів, вихідна цифрова шина якого підключена до першої вхідної цифрової шини цифрового компаратора, друга вхідна цифрова шина якого з'єднана з вихідною цифровою шиною блока задання часу ввімкнення-вимкнення, а вихід підключений до перших входів десятого і одинадцятого елементів І, виходи яких з'єднані, відповідно, з першим і другим індикаторами, виходи дванадцятого і тринадцятого елемента

І підключені до других входів одинадцятого і десятого елементів І, відповідно, вихід датчика напруги з'єднаний з входом другого компаратора, вихід якого підключений до другого входу дванадцятого елемента І, вихід якого з'єднаний з другим входом п'ятого елемента АБО, перший вхід якого підключений до виходу третього елемента АБО, а вихід з'єднаний з другим входом тригера та з входом блока затримки сигналу, вихід якого підключений до другого входу четвертого лічильника імпульсів, вихід датчика струму з'єднаний з входом третього компаратора, вихід якого підключений до другого входу тринадцятого елемента І, вихід якого з'єднаний з третім входом п'ятого елемента АБО, перший і другий виходи датчика початку руху підключені, відповідно, до першого і другого входів шостого елемента АБО, а також до перших входів дванадцятого і тринадцятого елементів І, виходи яких з'єднані відповідно з першим і другим входами блока задання часу ввімкнення-вимкнення.

Пристрій для контролю ресурсу комутаційних апаратів пояснюється кресленням, на якому зображена його структурна схема.

На схемі: 1 - датчик струму; 2 - перший компаратор; 3 - другий генератор імпульсів; 4 - сьомий елемент І; 5 - п'ятий елемент НІ; 6 - одновібратор; 7 - четвертий елемент АБО; 8 - третій лічильник імпульсів; 9 - регістр; 10 - восьмий елемент І; 11 - перший елемент НІ; 12 - шифратор; 13 - датчик початку комутації; 14 - перший диференціюючий елемент; 15 - другий елемент І; 16 - перший елемент АБО; 17 - перший лічильник імпульсів; 18 - перший генератор імпульсів; 19, 20 - третій і перший елементи І; 21 - формувач сигналу; 22 - блок установки нуля; 23 - третій елемент АБО; 24 - другий лічильник імпульсів; 25, 26, 27 - другий, третій і четвертий елементи НІ; 28, 29, 30 - четвертий, п'ятий і шостий елементи І; 31 - другий елемент АБО; 32 - датчик початку руху; 33 - датчик напруги; 34, 35 - третій і другий компаратори; 36 - шостий елемент АБО; 37, 38 - дванадцятий і тринадцятий елементи І; 39 - другий диференціюючий елемент; 40 - п'ятий елемент АБО; 41 - тригер; 42 - третій генератор імпульсів; 43 - дев'ятий елемент І; 44 - блок затримки сигналу; 45 - четвертий лічильник імпульсів; 46 - блок задання часу ввімкнення-вимкнення; 47 - цифровий компаратор; 48, 49 - десятий і одинадцятий елементи І; 50, 51 - перший і другий індикатори, причому вихід датчика початку комутації 13 підключений до першого входу першого елемента І 20 і через перший диференціюючий елемент 14 з'єднаний з першим входом другого елемента І 15, другий вхід якого підключений до виходу першого елемента НІ 11, перший лічильник імпульсів 17 з'єднаний з виходом першого елемента АБО 16, перший вхід якого підключений до виходу другого елемента І 15, а другий вхід і перший вхід другого лічильника імпульсів 24 з'єднані з виходом третього елемента І 19, перший вхід якого підключений до виходу першого генератора імпульсів 18, а другий вхід і вхід формувача сигналу 21 з'єднані з виходом першого елемента І 20, другий вхід якого підключений до виходу другого елемента АБО 31, вихід датчика струму 1 з'єднаний з входом першого компаратора 2, перший, другий і

третьої виходи шифратора 12, відповідно, підключені до перших входів четвертого 28, п'ятого 29 і шостого 30 елементів І, виходи яких з'єднані з першим, другим і третім входами другого елемента АБО 31, а другі входи підключені, відповідно, до першого, другого і третього виходів другого лічильника імпульсів 24 через другий 25, третій 26 і четвертий 27 елементи НІ відповідно, вихід блока установки нуля 22 з'єднаний з першим входом третього елемента АБО 23, другий вхід якого підключений до виходу формувача сигналу 21, а вихід з'єднаний з другим входом другого лічильника імпульсів 24, вихід першого компаратора 2 підключений до входу п'ятого елемента НІ 5 та до першого входу сьомого елемента І 4, другий вхід якого з'єднаний з виходом другого генератора імпульсів 3, а вихід підключений до першого входу третього лічильника імпульсів 8, другий вхід якого з'єднаний з виходом четвертого елемента АБО 7, перший вхід якого підключений до виходу одновібратора 6, вхід якого, а також перший вхід восьмого елемента 110 з'єднані з виходом п'ятого елемента НІ 5, вихід датчика початку комутації 13 підключений до другого входу восьмого елемента 110, вихід якого з'єднаний з першим входом регістра 9, другий вхід якого, а також другий вхід четвертого елемента АБО 7 підключені до виходу третього елемента АБО 23, вихідна цифрова шина третього лічильника імпульсів 8 з'єднана з вхідною цифровою шиною регістра 9, вихідна цифрова шина якого підключена до вхідних цифрових шин першого елемента НІ 11 та шифратора 12, вихід шостого елемента АБО 36 з'єднаний зі входом другого диференціюючого елемента 39, вихід якого підключений до першого входу тригера 41, вихід якого з'єднаний з першим входом дев'ятого елемента І 43, другий вхід якого підключений до виходу третього генератора імпульсів 42, а вихід з'єднаний з першим входом четвертого лічильника імпульсів 45, вихідна цифрова шина якого підключена до першої вхідної цифрової шини цифрового компаратора 47, друга вхідна цифрова шина якого з'єднана з вхідною цифровою шиною блока задання часу ввімкнення-вимкнення 46, а вихід підключений до перших входів десятого 48 і одинадцятого 49 елементів І, виходи яких з'єднані відповідно з першим 50 і другим 51 індикаторами, виходи дванадцятого 37 і тринадцятого 38 елементів І підключені до других входів одинадцятого 49 і десятого 48 елементів І, відповідно, вихід датчика напруги 33 з'єднаний з входом другого компаратора 35, вихід якого підключений до другого входу дванадцятого елемента І 37, вихід якого з'єднаний з другим входом п'ятого елемента АБО 40, перший вхід якого підключений до виходу третього елемента АБО 23, а вихід з'єднаний з другим входом тригера 41 та з входом блока затримки сигналу 44, вихід якого підключений до другого входу четвертого лічильника імпульсів 45, вихід датчика струму 1 з'єднаний з входом третього компаратора 34, вихід якого підключений до другого входу тринадцятого елемента І 38, вихід якого з'єднаний з третім входом п'ятого елемента АБО 40, перший і другий виходи датчика початку руху 32 підключені, відповідно, до першого і другого входів шостого

елемента АБО 36, а також до перших входів дванадцятого 37 і тринадцятого 38 елементів І, виходи яких з'єднані відповідно з першим і другим входами блока задання часу ввімкнення-вимкнення 46.

Запропонований пристрій працює так. При подачі напруги живлення на схему блок установки нуля 22 коротким імпульсом через третій елемент АБО 23 встановлює у нульове положення регістр 9, другий лічильник імпульсів 24 та через четвертий елемент АБО 7 третій лічильник імпульсів 8, а також через п'ятий елемент АБО 40 тригер 41 та через блок затримки сигналу 44 четвертий лічильник імпульсів 45. При цьому на виходах другого 25, третього 26 і четвертого 27 елементів НІ встановлюються сигнали логічної одиниці.

Якщо діагностований вимикач відключає коло зі струмом, величина якого менша порогу спрацювання першого компаратора 2, то при цьому спрацьовує датчик початку комутації 13, сигнал логічної одиниці з виходу якого через перший диференціюючий елемент 14 подається на перший вхід другого елемента 115 (при цьому на другому вході присутній сигнал логічної одиниці, отриманий з виходу елемента НІ 11, оскільки на вхід останнього надходить нульовий цифровий код з виходу регістра 9). З виходу другого елемента 115 через перший елемент АБО 16 короткий імпульс надходить на вхід першого лічильника імпульсів 17, що приводить до спрацювання останнього. При цьому комутаційний ресурс комутаційного апарату зменшується на одиницю, тим самим фіксуючи спрацювання вимикача.

Якщо вимикач відключає коло зі струмом, величина якого більша порога спрацювання першого компаратора 2, то змінна напруга з виходу датчика струму 1 подається на вхід першого компаратора 2. При цьому, коли значення напруги збільшується до рівня спрацювання першого компаратора 2, на його виході з'являється сигнал логічної одиниці, який надходить на перший вхід сьомого елемента І 4 і відкриває його. Імпульси з виходу другого генератора імпульсів 3 через сьомий елемент І 4 надходять на перший вхід третього лічильника імпульсів 8. При цьому на виході останнього з'являється цифровий код, який збільшується. Збільшення цифрового коду на виході третього лічильника 8 відбувається доки значення напівхвилі синусоїди, отриманої з виходу датчика струму 1, не стане меншим за рівень спрацювання першого компаратора 2. При цьому на виході першого компаратора 2 з'являється сигнал логічного нуля, який через п'ятий елемент НІ 5 надходить на перший вхід восьмого елемента І 10, на другий інверсний вхід якого надходить сигнал логічного нуля з виходу датчика початку комутації 13. На виході восьмого елемента 110 з'являється сигнал логічної одиниці, що надходить на перший вхід регістра 9, який запам'ятовує цифровий код з виходу третього лічильника імпульсів 8. Цифровий код з виходу регістра 9 надходить на вхід шифратора 12, що призводить до появи сигналу логічної одиниці на одному з його виходів. Нехай сигнал логічної одиниці з'являється на другому виході шифратора 12 і надходить на перший вхід п'ятого елемента І 29.

Оскільки на виходах другого лічильника імпульсів 24 присутні сигнали логічного нуля, то на другі входи четвертого 28, п'ятого 29 і шостого 30 елементів І надходять сигнали логічної одиниці. При цьому на виході п'ятого елемента І 29 з'являється сигнал логічної одиниці, який надходить на другий вхід другого елемента АБО 31, на виході якого з'являється сигнал логічної одиниці. Також сигнал логічної одиниці з виходу п'ятого елемента НІ 5 надходить на вхід одновібратора 6 і запускає його. На виході останнього з'являється сигнал логічної одиниці, який з затримкою часу через четвертий елемент АБО 7 обнуляє третій лічильник імпульсів 8.

Ненульовий цифровий код з виходу регістра 9 надходить на вхід першого елемента НІ 11, на виході якого з'являється сигнал логічного нуля. В момент відключення вимикача на виході датчика початку комутації 13 з'являється сигнал логічної одиниці, який подається на другий вхід восьмого елемента І 10 і блокує можливість запису нового цифрового коду з виходу третього лічильника імпульсів 8 в регістрі 9. Також сигнал логічної одиниці з виходу датчика початку комутації 13 надходить на перший вхід першого елемента І 20 (на виході другого елемента 115 залишається сигнал логічного нуля, оскільки на другому вході присутній логічний нуль), а на другий вхід подається сигнал логічної одиниці з виходу другого елемента АБО 31. З виходу першого елемента І 20 сигнал логічної одиниці подається на формувач сигналу 21 та на другий вхід третього елемента 119. При цьому на перший вхід третього елемента І 19 подається послідовність імпульсів з виходу першого генератора імпульсів 18, що надходить на перший вхід другого лічильника імпульсів 24 і на вхід першого лічильника імпульсів 17 через перший елемент АБО 16. Другий лічильник імпульсів 24 відраховує імпульси першого генератора імпульсів 18 доти, поки на другому виході другого лічильника імпульсів 24 не з'явиться сигнал логічної одиниці. При цьому на виході третього елемента НІ 26 з'являється сигнал логічного нуля, який закриває п'ятий елемент 129. Це призводить до появи на виході другого елемента АБО 31 сигналу логічного нуля, який надходить на другий вхід першого елемента І 20, сигнал логічного нуля на виході якого надходить на другий вхід третього елемента І 19. Перший 17 та другий 24 лічильники імпульсів припиняють відлік імпульсів. При цьому на виході формувача сигналу 21 з'являється короткий імпульс, який через третій елемент АБО 23 надходить на входи регістра 9, другого лічильника імпульсів 24, а також через четвертий елемент АБО 7 на вхід третього лічильника імпульсів 8 і обнуляє їх.

За час роботи другого лічильника імпульсів 24 послідовність імпульсів, яка надійшла на вхід першого лічильника імпульсів 17, зменшує значення залишкового ресурсу вимикача на визначене число одиниць, яке залежить від значення комутованого струму в перерахунок на кількість комутацій номінального робочого струму вимикача.

Контроль часу ввімкнення високовольтного вимикача здійснюється таким чином. Як тільки

починається процес ввімкнення вимикача, то на другому виході датчика початку руху 32 з'являється сигнал, який через шостий елемент АБО 36 та другий диференціюючий елемент 39 встановлює тригер 41 в одиничний стан. Одночасно послідовність імпульсів з третього генератора імпульсів 42 через дев'ятий елемент І 43 надходить в четвертий лічильник імпульсів 45. Надходження імпульсів з третього генератора імпульсів 42 в четвертий лічильник імпульсів 45 припиняється в момент початку протікання струму через високовольтний вимикач, внаслідок чого на виході датчика струму 1 з'являється сигнал, який через третій компаратор 34 фіксується у вигляді сигналу логічної одиниці і через відкритий тринадцятий елемент І 38 (на його другому вході присутній сигнал логічної одиниці з виходу датчика початку руху 32) та п'ятий елемент АБО 40 обнуляє тригер 41. Також сигнал логічної одиниці з виходу тринадцятого елемента І 38 через п'ятий елемент АБО 40 надходить на вхід блока затримки сигналу 44, який через деякий час обнуляє четвертий лічильник імпульсів 45. Одночасно сигнал логічної одиниці з виходу тринадцятого елемента І 38 відкриває десятий елемент І 48 та надходить на другий вхід блока задання часу ввімкнення-вимкнення 46, на виході якого з'являється цифровий код, що відповідає максимальному часу ввімкнення вимикача. При цьому цифровий компаратор 47 проводить порівняння кодів, що надходять з четвертого лічильника імпульсів 45 і блока задання часу ввімкнення-вимкнення 46. Якщо час ввімкнення менший ніж максимальний, то на виході цифрового компаратора 47 з'являється сигнал логічного нуля, який не призводить до спрацювання першого індикатора 50, що свідчить про правильну роботу високовольтного вимикача. Якщо ж час ввімкнення вимикача перевищує максимальний, то на виході цифрового компаратора 47 з'являється сигнал логічної одиниці, перший індикатор 50 спрацює, а це свідчить про некоректну роботу високовольтного вимикача.

Контроль часу ввімкнення високовольтного вимикача здійснюється аналогічним чином. Як тільки починається процес вимикання вимикача, то на першому виході датчика початку руху 32 з'являється сигнал, який через шостий елемент АБО 36 та другий диференціюючий елемент 39 встановлює тригер 41 в одиничний стан. Одночасно послідовність імпульсів з третього генератора імпульсів 42 через дев'ятий елемент І 43 надходить в четвертий лічильник імпульсів 45. Це триває до тих пір, поки на виході датчика напруги 33 не з'явиться сигнал, який через другий компаратор 35, відкритий дванадцятий елемент І 37 (на його другому вході присутній сигнал логічної одиниці з виходу датчика початку руху 32) та п'ятий елемент АБО 40 переводить тригер 41 у нульовий стан. Також сигнал логічної одиниці з виходу дванадцятого елемента І 37 через п'ятий елемент АБО 40 надходить на вхід блока затримки сигналу 44, який через деякий час обнуляє четвертий лічильник імпульсів 45. Одночасно сигнал логічної одиниці з виходу дванадцятого елемента І 37 відкриває одинадцятий елемент І 49 та надходить на перший

вхід блока задання часу ввімкнення-вимкнення 46, на виході якого з'являється цифровий код, що відповідає максимальному часу вимкнення вимикача. При цьому цифровий компаратор 47 проводить порівняння кодів, що надходять з четвертого лічильника імпульсів 45 і блока задання часу ввімкнення-вимкнення 46. Якщо час вимкнення менший ніж максимальний, то на виході цифрового компаратора 47 з'являється сигнал логічного нуля, який не призводить до спрацювання другого індикатора 51, що свідчить про правильну роботу високовольтного вимикача. Якщо ж час вимкнення вимикача перевищує максимальний, то на виході цифрового

компаратора 47 з'являється сигнал логічної одиниці, другий індикатор 51 спрацьовує, а це свідчить про некоректну роботу високовольтного вимикача.

Кількість розрядів лічильників імпульсів 8, 17, 24 та регістра 9 вибирається в залежності від найбільшої величини струмів, що відключаються, а також від необхідного ступеня точності визначення залишкового комутаційного ресурсу вимикача.

Для коректної роботи пристрою постійну часу першого диференціюючого елемента 14 необхідно вибрати меншою періоду чередування імпульсів першого генератора імпульсів 18.

