



УКРАЇНА

(19) **UA** (11) **79370** (13) **U**
(51) МПК
G07C 3/10 (2006.01)

ДЕРЖАВНА СЛУЖБА
ІНТЕЛЕКТУАЛЬНОЇ
ВЛАСНОСТІ
УКРАЇНИ

(12) ОПИС ДО ПАТЕНТУ НА КОРИСНУ МОДЕЛЬ

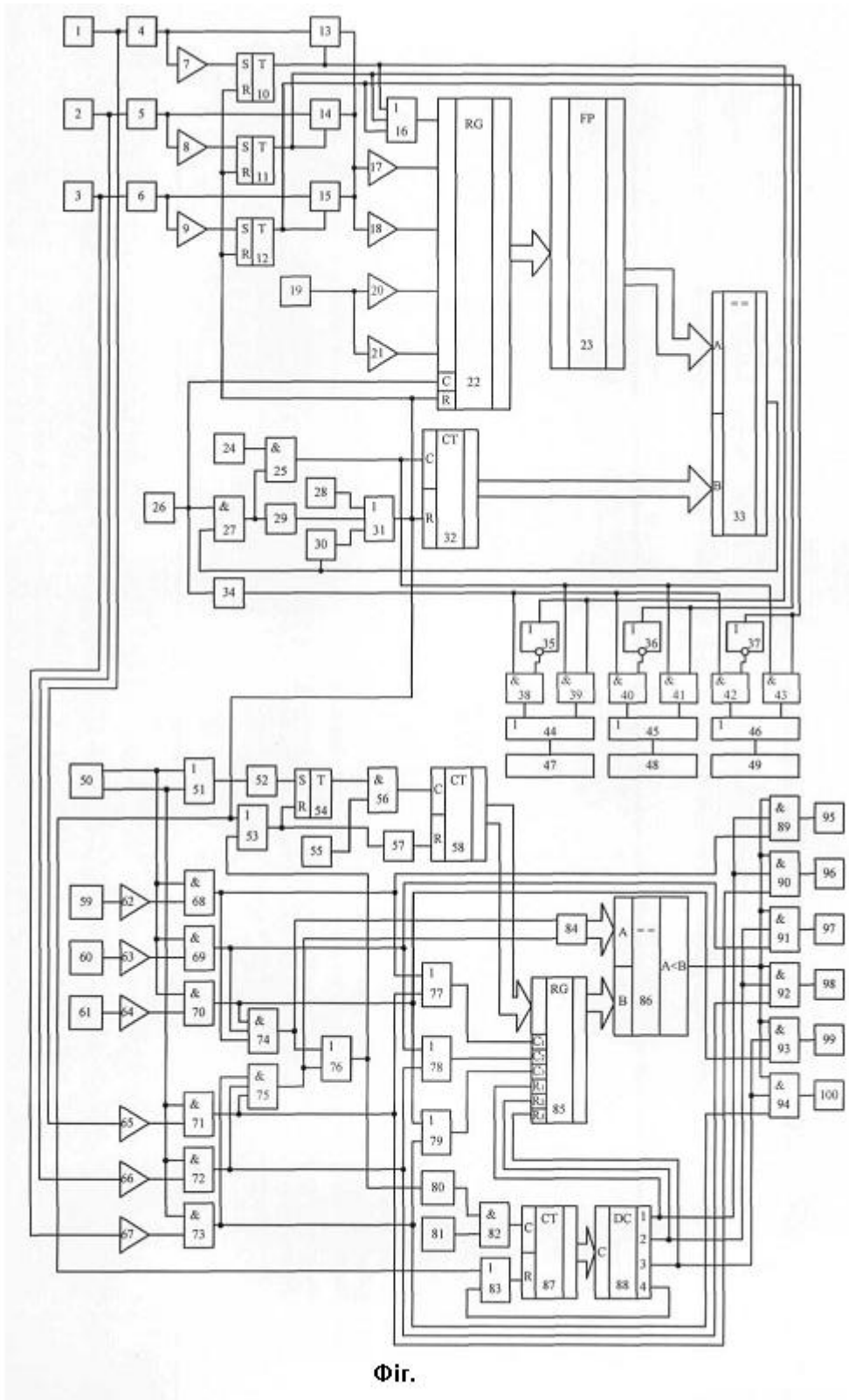
<p>(21) Номер заявки: u 2012 09986</p> <p>(22) Дата подання заявки: 20.08.2012</p> <p>(24) Дата, з якої є чинними права на корисну модель: 25.04.2013</p> <p>(46) Публікація відомостей про видачу патенту: 25.04.2013, Бюл.№ 8</p>	<p>(72) Винахідник(и): Грабко Володимир Віталійович (UA), Грабко Валентин Володимирович (UA)</p> <p>(73) Власник(и): ВІННИЦЬКИЙ НАЦІОНАЛЬНИЙ ТЕХНІЧНИЙ УНІВЕРСИТЕТ, Хмельницьке шосе, 95, м. Вінниця, 21021 (UA)</p>
---	--

(54) ПРИСТРІЙ ДЛЯ КОНТРОЛЮ РЕСУРСУ ПОВІТРЯНИХ ВИСОКОВОЛЬТНИХ ВИМИКАЧІВ

(57) Реферат:

Пристрій для контролю ресурсу повітряних високовольтних вимикачів містить датчики струму, тиску і комутації, а також ресурсний і механічний лічильники, блок аналого-цифрового перетворення струму та тиску в цифровий код, блок визначення часу комутації, блок синхронізації. В момент протікання струму через вимикач значення цього струму, а також значення тиску стисненого повітря запам'ятовуються та перераховується на відключення номінального робочого струму. При цьому в ресурсному лічильнику враховується спрацювання ресурсу вимикача в момент комутації.

UA 79370 U



Фиг.

Корисна модель належить до електротехніки і може бути використаною для вимірювання комутаційного ресурсу повітряних високовольтних вимикачів.

Відомий пристрій для контролю ресурсу повітряних високовольтних вимикачів (Патент України № 55864А, М. кл. G 07 С 3/10, бюл. № 4, 2003), що містить перший, другий і третій датчики струму, виходи яких з'єднані відповідно через перший, другий і третій компаратори з першими входами першого, другого і третього тригерів, виходи яких підключені відповідно до першого, другого і третього входів другого елемента АБО, а також відповідно до керуючих входів першого, другого і третього електронних ключів, виходи яких з'єднані між собою, а також із входами четвертого і п'ятого компараторів, а аналогові входи підключені відповідно до виходів першого, другого і третього датчиків струму шифратор, перший вхід якого з'єднаний з виходом другого елемента АБО, а другий і третій входи підключені відповідно до виходів четвертого і п'ятого тригерів, перші входи яких з'єднані відповідно з виходами четвертого і п'ятого компараторів, а другі входи разом з другими входами першого, другого і третього тригерів і першого лічильника імпульсів підключені до виходу першого елемента АБО, перший вхід якого з'єднаний з виходом блока установки нуля, другий вхід підключений до виходу формувача імпульсів, а третій вхід з'єднаний з виходом елемента затримки сигналу, датчик комутації, вихід якого підключений до входу диференціюючого елемента та першого входу другого елемента I, вихід якого з'єднаний зі входом формувача імпульсів і з другим входом першого елемента I, до першого входу якого підключений вихід генератора імпульсів, а вихід з'єднаний з першим входом першого лічильника імпульсів і з першими входами четвертого, шостого і восьмого елементів I, вихід диференціюючого елемента підключений до перших входів третього, п'ятого і сьомого елементів I, другі входи яких з'єднані з виходами відповідно першого, другого і третього елементів II, входи яких в свою чергу підключені відповідно до виходів першого, другого і третього тригерів, виходи третього, п'ятого і сьомого елементів I з'єднані відповідно з першими входами третього, четвертого і п'ятого елементів АБО, другі входи яких підключені відповідно до виходів четвертого, шостого і восьмого елементів I, а виходи з'єднані відповідно зі входами другого, третього і четвертого лічильників імпульсів, другі входи четвертого, шостого і восьмого елементів I підключені відповідно до виходів першого, другого і третього тригерів, датчик тиску, вихід якого з'єднаний зі входами шостого і сьомого компараторів, виходи яких підключені до перших входів шостого і сьомого тригерів, другі входи яких з'єднані з виходом першого елемента АБО, а виходи підключені до четвертого і п'ятого входів функціонального перетворювача, перший, другий і третій входи якого з'єднані відповідно з першим, другим і третім виходами шифратора, вхід елемента затримки сигналу та другий вхід другого елемента I підключені до виходу цифрового компаратора, перша вхідна цифрова шина якого з'єднана з вихідною цифровою шиною функціонального перетворювача, а друга - підключена до вихідної цифрової шини першого лічильника імпульсів.

Головним недоліком даного пристрою є обмежені функціональні можливості за рахунок того, що він не дозволяє вимірювати комутаційний ресурс апаратів з врахуванням часу їхнього ввімкнення та вимкнення.

За прототип вибрано пристрій для контролю ресурсу повітряних високовольтних вимикачів (Патент України № 11320, М. кл. G 07 С 3/10, бюл. № 12, 2005), що містить перший, другий і третій датчики струму, виходи яких з'єднані відповідно через перший, другий і третій компаратори з першими входами першого, другого і третього тригерів, виходи яких підключені відповідно до першого, другого і третього входів другого елемента АБО, а також відповідно до керуючих входів першого, другого і третього електронних ключів, виходи яких з'єднані між собою та підключені до входів четвертого і п'ятого компараторів, а аналогові входи з'єднані відповідно з виходами першого, другого і третього датчиків струму, другі входи першого, другого і третього тригерів, а також другий вхід першого лічильника імпульсів підключені до виходу першого елемента АБО, перший вхід якого з'єднаний з виходом блока установки нуля, другий вхід підключений до виходу формувача імпульсів, а третій вхід з'єднаний з виходом елемента затримки сигналу (в подальшому - першого елемента затримки сигналу), вихід датчика комутації підключений до входу диференціюючого елемента (в подальшому - першого диференціюючого елемента) та першого входу другого елемента I, вихід якого з'єднаний зі входом формувача імпульсів і з другим входом першого елемента I, до першого входу якого підключений вихід генератора імпульсів (в подальшому - першого генератора імпульсів), а вихід з'єднаний з першим входом першого лічильника імпульсів і з першими входами четвертого, шостого і восьмого елементів I, вихід першого диференціюючого елемента підключений до перших входів третього, п'ятого і сьомого елементів I, другі входи яких з'єднані відповідно з виходами першого, другого і третього елементів II, входи яких в свою чергу підключені відповідно до виходів першого, другого і третього тригерів, виходи третього, п'ятого і сьомого

елементів I з'єднані відповідно з першими входами третього, четвертого і п'ятого елементів АБО, другі входи яких підключені відповідно до виходів четвертого, шостого і восьмого елементів I, а виходи з'єднані відповідно зі входами другого, третього і четвертого лічильників імпульсів, другі входи четвертого, шостого і восьмого елементів I підключені відповідно до виходів першого, другого і третього тригерів, вихід датчика тиску з'єднаний зі входами шостого і сьомого компараторів, вхід першого елемента затримки сигналу та другий вхід другого елемента I підключені до виходу цифрового компаратора (в подальшому - першого цифрового компаратора), друга вхідна цифрова шина якого підключена до вихідної цифрової шини першого лічильника імпульсів, а перша вхідна цифрова шина з'єднана з вихідною цифровою шиною функціонального перетворювача, перший вхід регістра (в подальшому - першого регістра) підключений до виходу другого елемента АБО, виходи четвертого, п'ятого, шостого і сьомого компараторів з'єднані відповідно з другим, третім, четвертим і п'ятим входами першого регістра, шостий вхід якого підключений до виходу датчика комутації, вихід першого елемента АБО з'єднаний з сьомим входом першого регістра, вихідна цифрова шина якого підключена до вхідної цифрової шини функціонального перетворювача.

Головним недоліком даного пристрою є обмежені функціональні можливості за рахунок того, що він не дозволяє вимірювати комутаційний ресурс апаратів з врахуванням часу їхнього ввімкнення та вимкнення.

В основу корисної моделі поставлена задача створення пристрою для контролю ресурсу повітряних високовольтних вимикачів, в якому за рахунок введення нових блоків та зв'язків між ними з'являється можливість контролювати комутаційний ресурс вимикачів з врахуванням їхнього часу ввімкнення та вимкнення, що розширює функціональні можливості та підвищує точність роботи пристрою.

Поставлена задача вирішується тим, що в пристрої для контролю ресурсу повітряних високовольтних вимикачів, що містить перший, другий і третій датчики струму, перший, другий і третій компаратори, виходи яких з'єднані відповідно з першими входами першого, другого і третього тригерів, виходи яких підключені відповідно до першого, другого і третього входів другого елемента АБО, а також відповідно до керуючих входів першого, другого і третього електронних ключів, виходи яких з'єднані між собою та підключені до входів четвертого і п'ятого компараторів, а аналогові входи з'єднані відповідно з входами першого, другого і третього компараторів, другі входи першого, другого і третього тригерів, а також другий вхід першого лічильника імпульсів підключені до виходу першого елемента АБО, перший вхід якого з'єднаний з виходом блока установки нуля, другий вхід підключений до виходу формувача імпульсів, а третій вхід з'єднаний з виходом першого елемента затримки сигналу, вихід датчика комутації підключений до входу першого диференціюючого елемента та першого входу другого елемента I, вихід якого з'єднаний зі входом формувача імпульсів і з другим входом першого елемента I, до першого входу якого підключений вихід першого генератора імпульсів, а вихід з'єднаний з першим входом першого лічильника імпульсів і з першими входами четвертого, шостого і восьмого елементів I, вихід першого диференціюючого елемента підключений до перших входів третього, п'ятого і сьомого елементів I, другі входи яких з'єднані відповідно з виходами першого, другого і третього елементів II, входи яких в свою чергу підключені відповідно до виходів першого, другого і третього тригерів, виходи третього, п'ятого і сьомого елементів I з'єднані відповідно з першими входами третього, четвертого і п'ятого елементів АБО, другі входи яких підключені відповідно до виходів четвертого, шостого і восьмого елементів I, а виходи з'єднані відповідно зі входами другого, третього і четвертого лічильників імпульсів, другі входи четвертого, шостого і восьмого елементів I підключені відповідно до виходів першого, другого і третього тригерів, вихід датчика тиску з'єднаний зі входами шостого і сьомого компараторів, вхід першого елемента затримки сигналу та другий вхід другого елемента I підключені до виходу першого цифрового компаратора, друга вхідна цифрова шина якого підключена до вихідної цифрової шини першого лічильника імпульсів, а перша вхідна цифрова шина з'єднана з вихідною цифровою шиною функціонального перетворювача, перший вхід першого регістра підключений до виходу другого елемента АБО, виходи четвертого, п'ятого, шостого і сьомого компараторів з'єднані відповідно з другим, третім, четвертим і п'ятим входами першого регістра, шостий вхід якого підключений до виходу датчика комутації, вихід першого елемента АБО з'єднаний з сьомим входом першого регістра, вихідна цифрова шина якого підключена до вхідної цифрової шини функціонального перетворювача, введено перший, другий і третій перетворювачі напруги змінного струму в напругу постійного струму, датчик початку руху, шостий, сьомий, восьмий, дев'ятий, десятий, одинадцятий і дванадцятий елементи АБО, другий диференціюючий елемент, четвертий тригер, другий і третій генератори імпульсів, дев'ятий, десятий, одинадцятий, дванадцятий, тринадцятий, чотирнадцятий, п'ятнадцятий, шістнадцятий,

сімнадцятий вісімнадцятий, дев'ятнадцятий, двадцятий, двадцять перший, двадцять другий, двадцять третій і двадцять четвертий елементи I, другий елемент затримки сигналу, п'ятий і шостий лічильники імпульсів, перший, другий і третій датчики напруги, восьмий, дев'ятий, десятий, одинадцятий, дванадцятий і тринадцятий компаратори, одновібратор, блок задання часу ввімкнення-вимкнення, другий регістр, другий цифровий компаратор, дешифратор, перший, другий, третій, четвертий, п'ятий і шостий індикатори, причому вихід шостого елемента АБО з'єднаний зі входом другого диференціюючого елемента, вихід якого підключений до першого входу четвертого тригера, вихід якого з'єднаний з першим входом дев'ятого елемента I, другий вхід якого підключений до виходу другого генератора імпульсів, а вихід з'єднаний з першим входом п'ятого лічильника імпульсів, вихідна цифрова шина якого підключена до вхідної цифрової шини другого регістра, вихідна цифрова шина якого з'єднана з другою вхідною цифровою шиною другого цифрового компаратора, перша вхідна цифрова шина якого підключена до вихідної цифрової шини блока задання часу ввімкнення-вимкнення, а вихід з'єднаний з першими входами дев'ятнадцятого, двадцятого, двадцять першого, двадцять другого, двадцять третього і двадцять четвертого елементів I, виходи яких підключені відповідно до першого, другого, третього, четвертого, п'ятого і шостого індикаторів, виходи першого, другого і третього датчиків напруги з'єднані з входами восьмого, дев'ятого і десятого компараторів, виходи яких підключені відповідно до других входів десятого, одинадцятого і дванадцятого елементів I, перші входи яких з'єднані з першим виходом датчика початку руху, а виходи підключені відповідно до першого, другого і третього входів шістнадцятого елемента I, виходи першого, другого і третього датчиків струму з'єднані з входами одинадцятого, дванадцятого і тринадцятого компараторів відповідно, виходи яких підключені відповідно до других входів тринадцятого, чотирнадцятого і п'ятнадцятого елементів I, перші входи яких з'єднані з другим виходом датчика початку руху, а виходи підключені відповідно до першого, другого і третього входів сімнадцятого елемента I, виходи шістнадцятого і сімнадцятого елементів I з'єднані відповідно з першими і другими входами блока задання часу ввімкнення-вимкнення та восьмого елемента АБО, вихід якого підключений до входу одновібратора та до другого входу сьомого елемента АБО, перший вхід якого, а також перший вхід дванадцятого елемента АБО з'єднані з виходом першого елемента АБО, вихід сьомого елемента АБО підключений до другого входу четвертого тригера та до входу другого елемента затримки сигналу, вихід якого з'єднаний з другим входом п'ятого лічильника імпульсів, виходи десятого, одинадцятого і дванадцятого елементів I підключені відповідно до перших входів дев'ятого, десятого і одинадцятого елементів АБО, другі входи яких з'єднані відповідно з виходами тринадцятого, чотирнадцятого і п'ятнадцятого елементів I, а виходи підключені до першого, другого і третього входів другого регістра, четвертий, п'ятий і шостий входи якого з'єднані відповідно з першим, другим і третім виходами дешифратора, четвертий вихід якого підключений до другого входу дванадцятого елемента АБО, вихід якого з'єднаний з другим входом шостого лічильника імпульсів, вихідна цифрова шина якого підключена до вхідної цифрової шини дешифратора, а перший вхід з'єднаний з виходом вісімнадцятого елемента I, перший вхід якого підключений до виходу одновібратора, а другий вхід з'єднаний з виходом третього генератора імпульсів, перший вихід дешифратора підключений до других входів дев'ятнадцятого і двадцятого елементів I, другий вихід дешифратора з'єднаний з другими входами двадцять першого і двадцять другого елементів I, третій вихід дешифратора підключений до других входів двадцять третього і двадцять четвертого елементів I, виходи десятого, тринадцятого, одинадцятого, чотирнадцятого, дванадцятого і п'ятнадцятого елементів I з'єднані відповідно з третіми входами дев'ятнадцятого, двадцятого, двадцять першого, двадцять другого, двадцять третього і двадцять четвертого елементів I, виходи першого, другого і третього датчиків струму підключені відповідно до першого, другого і третього перетворювачів напруги змінного струму в напругу постійного струму, виходи яких з'єднані відповідно з входами першого, другого і третього компараторів, перший і другий виходи датчика початку руху підключені до першого і другого входів шостого елемента АБО.

Пристрій для контролю ресурсу повітряних високовольтних вимикачів пояснюється кресленням, на якому зображена його структурна схема.

На схемі: 1, 2, 3 - перший, другий і третій датчики струму відповідно; 4, 5, 6 - перший, другий і третій перетворювачі напруги змінного струму в напругу постійного струму відповідно; 7, 8, 9 - перший, другий і третій компаратори відповідно; 10, 11, 12 - перший, другий і третій тригери відповідно; 13, 14, 15 - перший, другий і третій електронні ключі відповідно; 16 - другий елемент АБО, 17, 18 - четвертий і п'ятий компаратори відповідно; 19 - датчик тиску; 20, 21 - шостий і сьомий компаратори відповідно; 22 - перший регістр; 23 - функціональний перетворювач; 24 - перший генератор імпульсів; 25 - перший елемент I; 26 - датчик комутації; 27 - другий елемент I;

28 - блок установки нуля; 29 - формувач імпульсів; 30 - перший елемент затримки сигналу; 31 - перший елемент АБО; 32 - перший лічильник імпульсів; 33 - перший цифровий компаратор; 34 - перший диференціюючий елемент; 35, 36, 37 - перший, другий і третій елементи HI відповідно; 38, 39, 40, 41, 42, 43 - третій, четвертий, п'ятий, шостий, сьомий і восьмий елементи I відповідно; 44, 45, 46 - третій, четвертий і п'ятий елементи АБО відповідно; 47, 48, 49 - другий, третій і четвертий лічильники імпульсів відповідно; 50 - датчик початку руху; 51 - шостий елемент АБО; 52 - другий диференціюючий елемент; 53 - сьомий елемент АБО; 54 - четвертий тригер; 55 - другий генератор імпульсів; 56 - дев'ятий елемент I; 57 - другий елемент затримки сигналу; 58 - п'ятий лічильник імпульсів; 59, 60, 61 - перший, другий і третій датчики напруги відповідно; 62, 63, 64, 65, 66, 67 - восьмий, дев'ятий, десятий, одинадцятий, дванадцятий і тринадцятий компаратори відповідно; 68, 69, 70, 71, 72, 73, 74, 75 - десятий, одинадцятий, дванадцятий, тринадцятий, чотирнадцятий, п'ятнадцятий, шістнадцятий і сімнадцятий елементи I відповідно; 76, 77, 78, 79 - восьмий, дев'ятий, десятий і одинадцятий елементи АБО відповідно; 80 - одновібратор; 81 - третій генератор імпульсів; 82 - вісімнадцятий елемент I; 83 - дванадцятий елемент АБО; 84 - блок задання часу ввімкнення-вимкнення; 85 - другий регістр; 86 - другий цифровий компаратор; 87 - шостий лічильник імпульсів; 88 - дешифратор; 89, 90, 91, 92, 93, 94 - дев'ятнадцятий, двадцятий, двадцять перший, двадцять другий, двадцять третій і двадцять четвертий елементи I відповідно; 95, 96, 97, 98, 99, 100 - перший, другий, третій, четвертий, п'ятий і шостий індикатори відповідно, причому виходи першого 7, другого 8 і третього 9 компараторів з'єднані відповідно з першими входами першого 10, другого 11 і третього 12 тригерів, виходи яких підключені відповідно до першого, другого і третього входів другого елемента АБО 16, а також відповідно до керуючих входів першого 13, другого 14 і третього 15 електронних ключів, виходи яких з'єднані між собою, та підключені до входів четвертого 17 і п'ятого 18 компараторів, а аналогові входи з'єднані відповідно з входами першого 7, другого 8 і третього 9 компараторів, другі входи першого 10, другого 11 і третього 12 тригерів, а також другий вхід першого лічильника імпульсів 32 підключені до виходу першого елемента АБО 31, перший вхід якого з'єднаний з виходом блока установки нуля 28, другий вхід підключений до виходу формувача імпульсів 29, а третій вхід з'єднаний з виходом першого елемента затримки сигналу 30, вихід датчика комутації 26 підключений до входу першого диференціюючого елемента 34 та першого входу другого елемента I 27, вихід якого з'єднаний зі входом формувача імпульсів 29 і з другим входом першого елемента I 25, до першого входу якого підключений вихід першого генератора імпульсів 24, а вихід з'єднаний з першим входом першого лічильника імпульсів 32 і з першими входами четвертого 39, шостого 41 і восьмого 43 елементів I, вихід першого диференціюючого елемента 34 підключений до перших входів третього 38, п'ятого 40 і сьомого 42 елементів I, другі входи яких з'єднані відповідно з виходами першого 35, другого 36 і третього 37 елементів HI, входи яких в свою чергу підключені відповідно до виходів першого 10, другого 11 і третього 12 тригерів, виходи третього 38, п'ятого 40 і сьомого 42 елементів I з'єднані відповідно з першими входами третього 44, четвертого 45 і п'ятого 46 елементів АБО, другі входи яких підключені відповідно до виходів четвертого 39, шостого 41 і восьмого 43 елементів I, а виходи з'єднані відповідно зі входами другого 47, третього 48 і четвертого 49 лічильників імпульсів, другі входи четвертого 39, шостого 41 і восьмого 43 елементів I підключені відповідно до виходів першого 10, другого 11 і третього 12 тригерів, вихід датчика тиску 19 з'єднаний зі входами шостого 20 і сьомого 21 компараторів, вхід першого елемента затримки сигналу 30 та другий вхід другого елемента I 27 підключені до виходу першого цифрового компаратора 33, друга вхідна цифрова шина якого підключена до вихідної цифрової шини першого лічильника імпульсів 32, а перша вхідна цифрова шина з'єднана з вихідною цифровою шиною функціонального перетворювача 23, перший вхід першого регістра 22 підключений до виходу другого елемента АБО 16, виходи четвертого 17, п'ятого 18, шостого 20 і сьомого 21 компараторів з'єднані відповідно з другим, третім, четвертим і п'ятим входами першого регістра 22, шостий вхід якого підключений до виходу датчика комутації 26, вихід першого елемента АБО 31 з'єднаний з сьомим входом першого регістра 22, вихідна цифрова шина якого підключена до вхідної цифрової шини функціонального перетворювача 23, вихід шостого елемента АБО 51 з'єднаний зі входом другого диференціюючого елемента 52, вихід якого підключений до першого входу четвертого тригера 54, вихід якого з'єднаний з першим входом дев'ятого елемента I 56, другий вхід якого підключений до виходу другого генератора імпульсів 55, а вихід з'єднаний з першим входом п'ятого лічильника імпульсів 58, вихідна цифрова шина якого підключена до вхідної цифрової шини другого регістра 85, вихідна цифрова шина якого з'єднана з другою вхідною цифровою шиною другого цифрового компаратора 86, перша вхідна цифрова шина якого підключена до вихідної цифрової шини блока задання часу ввімкнення-вимкнення 84, а вихід з'єднаний з

першими входами дев'ятнадцятого 89, двадцятого 90, двадцять першого 91, двадцять другого 92, двадцять третього 93 і двадцять четвертого 94 елементів I, виходи яких підключені відповідно до першого 95, другого 96, третього 97, четвертого 98, п'ятого 99 і шостого 100 індикаторів, виходи першого 59, другого 60 і третього 61 датчиків напруги з'єднані з входами
 5 восьмого 62, дев'ятого 63 і десятого 64 компараторів, виходи яких підключені відповідно до других входів десятого 68, одинадцятого 69 і дванадцятого 70 елементів I, перші входи яких з'єднані з першим виходом датчика початку руху 50, а виходи підключені відповідно до першого, другого і третього входів шістнадцятого елемента I 74, виходи першого 1, другого 2 і третього 3 датчиків струму з'єднані з входами одинадцятого 65, дванадцятого 66 і тринадцятого 67
 10 компараторів відповідно, виходи яких підключені відповідно до других входів тринадцятого 71, чотирнадцятого 72 і п'ятнадцятого 73 елементів I, перші входи яких з'єднані з другим виходом датчика початку руху 50, а виходи підключені відповідно до першого, другого і третього входів сімнадцятого елемента I 75, виходи шістнадцятого 74 і сімнадцятого 75 елементів I з'єднані відповідно з першими і другими входами блока задання часу ввімкнення-вимкнення 84 та
 15 восьмого елемента АБО 76, вихід якого підключений до входу одновібратора 80 та до другого входу сьомого елемента АБО 53, перший вхід якого, а також перший вхід дванадцятого елемента АБО 83 з'єднані з виходом першого елемента АБО 31, вихід сьомого елемента АБО 53 підключений до другого входу четвертого тригера 54 та до входу другого елемента затримки сигналу 57, вихід якого з'єднаний з другим входом п'ятого лічильника імпульсів 58, виходи
 20 десятого 68, одинадцятого 69 і дванадцятого 70 елементів I підключені відповідно до перших входів дев'ятого 77, десятого 78 і одинадцятого 79 елементів АБО, другі входи яких з'єднані відповідно з входами тринадцятого 71, чотирнадцятого 72 і п'ятнадцятого 73 елементів I, а виходи підключені до першого, другого і третього входів другого регістра 85, четвертий, п'ятий і шостий входи якого з'єднані відповідно з першим, другим і третім входами дешифратора 88,
 25 четвертий вихід якого підключений до другого входу дванадцятого елемента АБО 83, вихід якого з'єднаний з другим входом шостого лічильника імпульсів 87, вихідна цифрова шина якого підключена до вхідної цифрової шини дешифратора 88, а перший вхід з'єднаний з виходом вісімнадцятого елемента I 82, перший вхід якого підключений до виходу одновібратора 80, а другий вхід з'єднаний з виходом третього генератора імпульсів 81, перший вихід дешифратора
 30 88 підключений до других входів дев'ятнадцятого 89 і двадцятого 90 елементів I, другий вихід дешифратора 88 з'єднаний з другими входами двадцять першого 91 і двадцять другого 92 елементів I, третій вихід дешифратора 88 підключений до других входів двадцять третього 93 і двадцять четвертого 94 елементів I, виходи десятого 68, тринадцятого 71, одинадцятого 69, чотирнадцятого 72, дванадцятого 70 і п'ятнадцятого 73 елементів I з'єднані відповідно з третіми
 35 входами дев'ятнадцятого 89, двадцятого 90, двадцять першого 91, двадцять другого 92, двадцять третього 93 і двадцять четвертого 94 елементів I, виходи першого 1, другого 2 і третього 3 датчиків струму підключені відповідно до першого 4, другого 5 і третього 6 перетворювачів напруги змінного струму в напругу постійного струму, виходи яких з'єднані відповідно з входами першого 7, другого 8 і третього 9 компараторів, перший і другий виходи
 40 датчика початку руху 50 підключені до першого і другого входів шостого елемента АБО 51.

Запропонований пристрій працює так. При подачі напруги живлення блок установки нуля 28 коротким імпульсом через перший елемент АБО 31 встановлює в нульове положення перший 10, другий 11, третій 12 тригери, а також обнуляє перший регістр 22 та перший лічильник імпульсів 32. Сигнал логічної одиниці з виходу першого елемента АБО 31 через сьомий елемент
 45 АБО 53 встановлює в нульове положення четвертий тригер 54 та через другий елемент затримки сигналу 57 п'ятий лічильник імпульсів 58, а також через дванадцятий елемент АБО 83 шостий лічильник імпульсів 87.

Якщо діагностований трифазний вимикач відключає коло зі струмом, значення якого менше порога спрацьовування першого 7, другого 8 і третього 9 компараторів, то при цьому
 50 спрацьовує датчик комутації 26 і сигнал логічної одиниці подається на вхід першого диференціюючого елемента 34, з виходу якого короткий імпульс надходить у другий 47, третій 48 і четвертий 49 лічильники імпульсів відповідно через третій 38, п'ятий 40 і сьомий 42 елементи I. На других входах третього 38, п'ятого 40 і сьомого 42 елементів I в цей час присутні сигнали логічної одиниці, оскільки на входи першого 35, другого 36 і третього 37 елементів HI,
 55 підключених до цих елементів, подаються сигнали логічного нуля з виходів першого 10, другого 11 і третього 12 тригерів. При цьому значення кодів, записаних в другому 47, третьому 48 і четвертому 49 лічильниках імпульсів, збільшуються на одиницю, тим самим фіксуючи спрацьовування робочого ресурсу кожного полюса трифазного вимикача.

В процесі експлуатації трифазних вимикачів в електричній мережі виникають одно-, дво- і
 60 трифазні короткі замикання. Пристрій у різних ситуаціях працює таким чином. Якщо виникає

однофазне коротке замикання, наприклад у фазі А, (вважаємо, що датчик струму 1 встановлений у фазі А, датчик струму 2 - у фазі В, датчик струму 3 - у фазі С), що відключається вимикачем, то на виході першого датчика струму 1 з'являється напруга, що відповідає первинному струму. Оскільки перший 7, другий 8 і третій 9 компаратори спрацьовують при однакових рівнях сигналу і їх уставка відповідає нижньому порогові спрацьовування пристрою, то при короткому замиканні у фазі А (при цьому рівень первинного струму перевищує уставку спрацьовування) спрацьовує перший компаратор 7, що встановлює в одиничний стан перший тригер 10, який в свою чергу подає сигнал логічної одиниці на вхід другого елемента АБО 16 і на керуючий вхід першого електронного ключа 13 та відкриває його. При цьому сигнал з виходу першого датчика струму 1 через перший перетворювач напруги змінного струму в напругу постійного струму 4 надходить на входи четвертого 17 і п'ятого 18 компараторів і в залежності від значення первинного струму спрацьовує визначена їхня кількість. Припустимо, що спрацьовували перший 7 і четвертий 17 компаратори. Тоді спрацьовує перший тригер 10, з виходу якого сигнал логічної одиниці через другий елемент АБО 16 поступає на перший вхід першого регістра 22, на другий вхід якого поступає сигнал логічної одиниці з виходу четвертого компаратора 17. Якщо, наприклад, значення тиску стисненого повітря в момент виникнення короткого замикання таке, що від вихідного сигналу датчика тиску 19 спрацьовує тільки шостий компаратор 20, який має менший поріг спрацювання, ніж сьомий компаратор 21, то сигнал логічної одиниці з виходу датчика тиску 19 через шостий компаратор 20 надходить на четвертий вхід першого регістра 22. При цьому на виході останнього з'являється цифровий код, який відповідає комбінації вхідних сигналів. Цифровий код з виходу першого регістра 22 подається на вхідну цифрову шину функціонального перетворювача 23. При цьому на його вихідній цифровій шині встановлюється цифровий код, який відповідає поточним значенням струму і тиску стисненого повітря.

Оскільки цифровий код на виході першого лічильника імпульсів 32 має нульове значення, то на виході першого цифрового компаратора 33 встановлюється сигнал логічної одиниці.

В момент відключення вимикача спрацьовує датчик комутації 26, який блокує перший регістр 22, фіксує в ньому останню комбінацію вхідних сигналів, сигнал логічної одиниці з виходу якого подається на перший вхід другого елемента І 27, з виходу якого сигнал логічної одиниці подається на другий вхід першого елемента І 25, внаслідок чого послідовність імпульсів з виходу першого генератора імпульсів 24 надходить в перший лічильник імпульсів 32 і через четвертий елемент І 39 та третій елемент АБО 44 в другий лічильник імпульсів 47 фази А. Одночасно в лічильники імпульсів 48 і 49 надходить по одному імпульсу з виходу першого диференціюючого елемента 34, що свідчить про спрацьовування комутаційного ресурсу полюсами фаз В і С при значенні струму, яке не перевищує номінальний робочий струм повітряного високовольтного вимикача. Збільшення значення коду в другому лічильнику імпульсів 47 проходить до тих пір, поки цифровий код на виході першого лічильника імпульсів 32 не зрівняється з цифровим кодом на виході функціонального перетворювача 23. При цьому на виході першого цифрового компаратора 33 встановлюється сигнал логічного нуля, який поступає через другий вхід другого елемента І 27 на другий вхід першого елемента І 25, припиняючи подачу імпульсів з виходу першого генератора імпульсів 24 в перший лічильник імпульсів 32. Також сигнал логічного нуля поступає на вхід формувача імпульсів 29 та через перший елемент АБО 31 поступає на другі входи першого 10, другого 11, третього 12 тригерів, першого лічильника імпульсів 32 і на сьомий вхід першого регістра 22, обнуляючи їх.

На цьому цикл роботи пристрою закінчується. В залежності від числа компараторів, що спрацьовували, певна кількість імпульсів заноситься в другий 47, третій 48 і четвертий 49 лічильники імпульсів. При цьому дотримується визначена залежність між значенням струму, що відключається, і числом імпульсів, які надійшли в лічильники, що показує як витрачається ресурс вимикача в залежності від різних значень комутуваного струму у перерахуванні на номінальний робочий струм вимикача.

Якщо в електричній мережі виникає однофазне коротке замикання в інших фазах або виникає дво- чи трифазне коротке замикання, то алгоритм роботи пристрою залишається незмінним, а змінюється лише комбінація в спрацьовуваннях першого 10, другого 11 і третього 12 тригерів і, в залежності від виду короткого замикання, послідовності імпульсів заносяться у відповідні лічильники імпульсів.

Для захисту від короточасних кидків струму з різних причин в електричних мережах (наприклад, при подвійних замиканнях чи замиканнях при селективній дії захистів) в пристрої передбачений перший елемент затримки сигналу 30, робота якого пояснюється так. При короточасних кидках струму в залежності від рівня струму спрацьовують відповідні тригери, на виході першого цифрового компаратора 33 встановлюється сигнал логічної одиниці, який

запускає перший елемент затримки сигналу 30. Якщо через визначений час (що залежить від зовнішніх умов, часу дії релейного захисту, але не менше часу найбільшого циклу роботи пристрою) не спрацює датчик комутації 26, що приводить до завершення циклу роботи пристрою, то на виході першого елемента затримки сигналу 30 з'являється сигнал логічної

5

одиниці, яким через перший елемент АБО 31 обнуляються всі тригери та перший регістр 22. Контроль часу ввімкнення кожної фази повітряного високовольтного вимикача здійснюється таким чином. Як тільки починається процес ввімкнення вимикача, то на другому виході датчика початку руху 50 з'являється сигнал, який через шостий елемент АБО 51 та другий диференціюючий елемент 52 встановлює четвертий тригер 54 в одиничний стан. Одночасно

10 послідовність імпульсів з другого генератора імпульсів 55 через дев'ятий елемент І 56 надходить в п'ятий лічильник імпульсів 58. Надходження імпульсів з другого генератора імпульсів 55 в п'ятий лічильник імпульсів 58 припиняється в момент початку протікання струму в кожній фазі через повітряний високовольтний вимикач, внаслідок чого на виходах першого 1, другого 2 і третього 3 датчиків струму з'являються сигнали, які відповідно через одинадцятий

15 65, дванадцятий 66 і тринадцятий 67 компаратори фіксуються у вигляді сигналу логічної одиниці і через відкриті тринадцятий 71, чотирнадцятий 72 і п'ятнадцятий 73 елементи І (на перших входах присутні сигнали логічної одиниці з виходу датчика початку руху 50) надходять на перший, другий і третій входи сімнадцятого елемента І 75, вихідний сигнал якого через восьмий 76 та сьомий 53 елементи АБО обнуляє четвертий тригер 54. Одночасно сигнали логічної

20 одиниці з виходів тринадцятого 71, чотирнадцятого 72 і п'ятнадцятого 73 елементів І надходять на треті входи двадцятого 90, двадцять другого 92 і двадцять четвертого 94 елементів І та надходять відповідно на другі входи дев'ятого 77, десятого 78 і одинадцятого 79 елементів АБО, вихідні сигнали яких надходять на перший, другий і третій входи другого регістра 85, де по передньому фронту сигналів відбувається запис цифрових кодів, що відповідають часу ввімкнення кожної фази повітряного високовольтного вимикача. Також сигнал логічної одиниці з

25 виходу сімнадцятого елемента І 75 через восьмий 76 та сьомий 53 елементи АБО надходить на вхід другого елемента затримки сигналу 57, який через деякий час обнуляє п'ятий лічильник імпульсів 58. Сигнал логічної одиниці з виходу сімнадцятого елемента І 75 через восьмий елемент АБО 76 запускає одновібратор 80, який через деякий час формує на своєму виході

30 короткотривалий сигнал логічної одиниці, який відкриває вісімнадцятий елемент І 82. Імпульси з виходу третього генератора імпульсів 81 через відкритий вісімнадцятий елемент І 82 надходять на перший вхід шостого лічильника імпульсів 87, вихідний цифровий код якого надходить на вхід дешифратора 88. При цьому на першому, другому і третьому виходах останнього почергово з'являються сигнали логічної одиниці, які надходять на другі входи двадцятого 90,

35 двадцять другого 92 і двадцять четвертого 94 елементів І, а також на четвертий, п'ятий і шостий входи другого регістра 85, що приводить до почергового зчитування вмісту комірок пам'яті останнього. Одночасно сигнал логічної одиниці з виходу сімнадцятого елемента І 75 надходить на другий вхід блока задання часу ввімкнення-вимкнення 84, на виході якого з'являється

40 цифровий код, що відповідає максимальному часу ввімкнення вимикача. При цьому другий цифровий компаратор 86 проводить порівняння кодів, що надходять з блока задання часу ввімкнення-вимкнення 84 і другого регістра 85. Якщо час ввімкнення будь-якої фази вимикача менший ніж максимальний, то на виході другого цифрового компаратора 86 з'являється сигнал логічного нуля, який не приводить до спрацювання другого 96, четвертого 98 або шостого 100

45 індикаторів, що свідчить про правильну роботу повітряного високовольтного вимикача. Якщо ж час ввімкнення будь-якої фази вимикача перевищує максимальний, то на виході другого цифрового компаратора 86 з'являється сигнал логічної одиниці, відповідний індикатор спрацювує, а це свідчить про некоректну роботу повітряного високовольтного вимикача. Поява сигналу логічної одиниці на четвертому виході дешифратора 88 приводить до обнулення шостого лічильника імпульсів 87 через дванадцятий елемент АБО 83.

50

Контроль часу вимкнення кожної фази повітряного високовольтного вимикача здійснюється таким чином. Як тільки починається процес вимкнення вимикача, то на першому виході датчика початку руху 50 з'являється сигнал, який через шостий елемент АБО 51 та другий диференціюючий елемент 52 встановлює четвертий тригер 54 в одиничний стан. Одночасно

55 послідовність імпульсів з другого генератора імпульсів 55 через дев'ятий елемент І 56 надходить в п'ятий лічильник імпульсів 58. Це триває до тих пір, поки на виходах першого 59, другого 60 і третього 61 датчиків напруги не з'являться сигнали, які відповідно через восьмий 62, дев'ятий 63 і десятий 64 компаратори, відкриті десятий 68, одинадцятий 69 і дванадцятий 70 елементи І (на перших входах присутні сигнали логічної одиниці з виходу датчика початку руху 50) надходять на перший, другий і третій входи шістнадцятого елемента І 74, вихідний сигнал

60 якого через восьмий 76 та сьомий 53 елементи АБО переводить четвертий тригер 54 у

нульовий стан. Одночасно сигнали логічної одиниці з виходів десятого 68, одинадцятого 69 і дванадцятого 70 елементів I надходять на треті входи дев'ятнадцятого 89, двадцять першого 91 і двадцять третього 93 елементів I та надходять відповідно на перші входи дев'ятого 77, десятого 78 і одинадцятого 79 елементів АБО, вихідні сигнали яких надходять на перший, 5 другий і третій входи другого регістра 85, де по передньому фронту сигналів відбувається запис цифрових кодів, що відповідають часу вимкнення кожної фази повітряного високовольтного вимикача. Також сигнал логічної одиниці з виходу шістнадцятого елемента I 74 через восьмий 76 та сьомий 53 елементи АБО надходить на вхід другого елемента затримки сигналу 57, який через деякий час обнуляє п'ятий лічильник імпульсів 58. Сигнал логічної одиниці з виходу 10 шістнадцятого елемента I 74 через восьмий елемент АБО 76 запускає одновібратор 80, який через деякий час формує на своєму виході короткотривалий сигнал логічної одиниці, який відкриває вісімнадцятий елемент I 82. Імпульси з виходу третього генератора імпульсів 81 через відкритий вісімнадцятий елемент I 82 надходять на перший вхід шостого лічильника імпульсів 87, вихідний цифровий код якого надходить на вхід дешифратора 88. При цьому на першому, 15 другому і третьому виходах останнього почергово з'являються сигнали логічної одиниці, які надходять на другі входи дев'ятнадцятого 89, двадцять першого 91 і двадцять третього 93 елементів I, а також на четвертий, п'ятий і шостий входи другого регістра 85, що приводить до почергового зчитування вмісту комірок пам'яті останнього. Одночасно сигнал логічної одиниці з виходу шістнадцятого елемента I 74 надходить на перший вхід блока задання часу ввімкнення- 20 вимкнення 84, на виході якого з'являється цифровий код, що відповідає максимальному часу вимкнення вимикача. При цьому другий цифровий компаратор 86 проводить порівняння кодів, що надходять з блока задання часу ввімкнення-вимкнення 84 і другого регістра 85. Якщо час вимкнення будь-якої фази вимикача менший, ніж максимальний, то на виході другого цифрового компаратора 86 з'являється сигнал логічного нуля, який не приводить до 25 спрацювання першого 95, третього 97 або п'ятого 99 індикаторів, що свідчить про правильну роботу повітряного високовольтного вимикача. Якщо ж час вимкнення будь-якої фази вимикача перевищує максимальний, то на виході другого цифрового компаратора 86 з'являється сигнал логічної одиниці, відповідний індикатор спрацює, а це свідчить про некоректну роботу повітряного високовольтного вимикача. Поява сигналу логічної одиниці на четвертому виході 30 дешифратора 88 приводить до обнулення шостого лічильника імпульсів 87 через дванадцятий елемент АБО 83.

Для коректної роботи пристрою необхідно постійну часу першого диференціюючого елемента 34 вибирати меншою періоду проходження імпульсів першого генератора імпульсів 24.

35 Кількість розрядів першого 32, другого 47, третього 48 і четвертого 49 лічильників імпульсів, а також кількість компараторів, що фіксують значення комутованого струму та тиску стисненого повітря, вибирається в залежності від діапазону вимірюваного струму та тиску і від необхідного ступеня точності визначення витраченого вимикачем ресурсу.

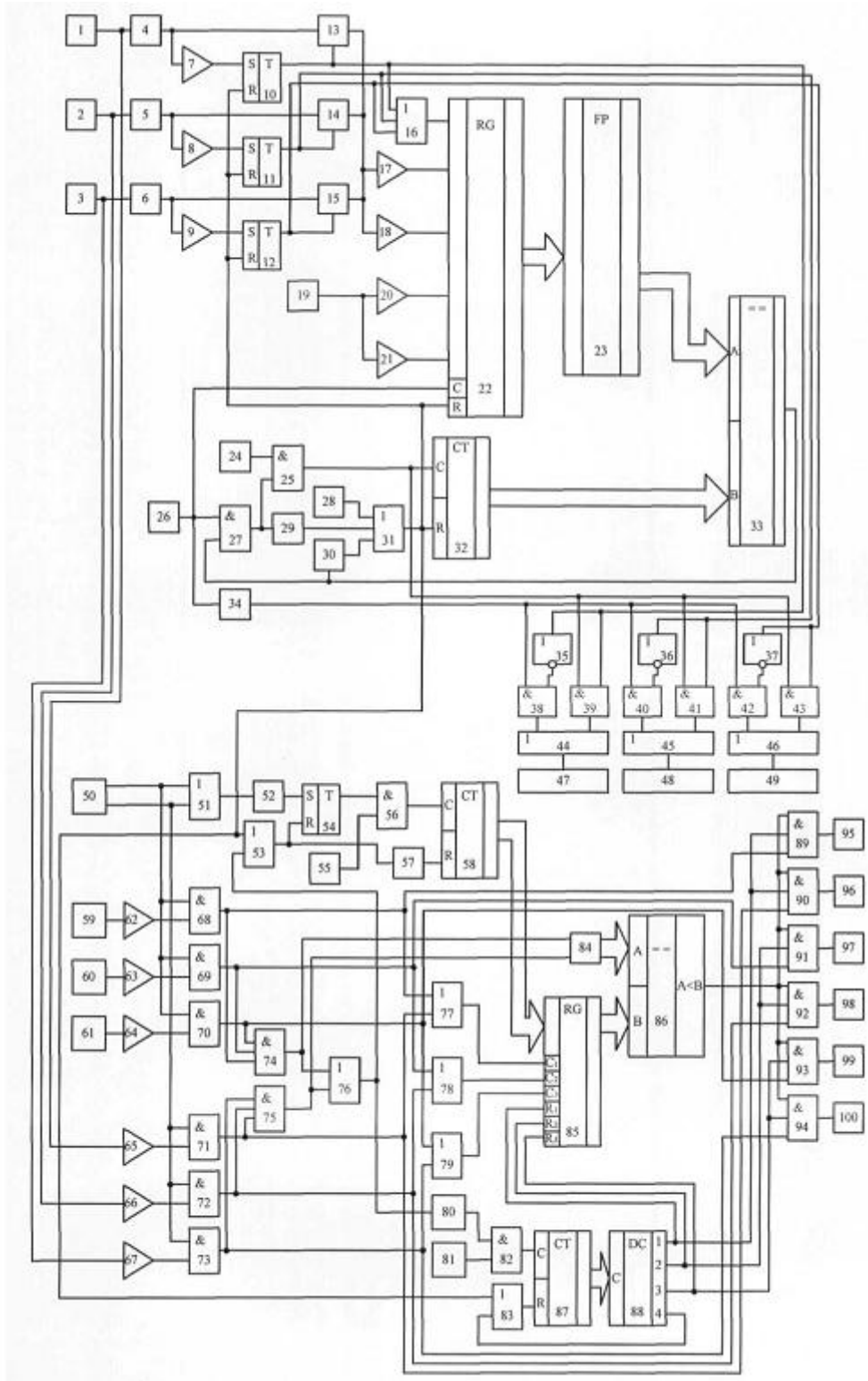
40 Функціональний перетворювач 23 можна реалізувати на мікросхемі постійного запам'ятовуючого пристрою, в якій записані в кожній із декількох областей пам'яті коди, кожен із яких відповідає певному коефіцієнту перерахунку спрацювання робочого ресурсу вимикача в залежності від будь-якого із можливих значень струму, комутованого вимикачем, при певному значенні тиску стисненого повітря. Вибір тієї чи іншої області пам'яті здійснюється в залежності від того, який код, що відповідає значенню тиску стисненого повітря, подається з компараторів 45 20 і 21 на четвертий і п'ятий входи першого регістра 22.

ФОРМУЛА КОРИСНОЇ МОДЕЛІ

50 Пристрій для контролю ресурсу повітряних високовольтних вимикачів, що містить перший, другий і третій датчики струму, перший, другий і третій компаратори, виходи яких з'єднані відповідно з першими входами першого, другого і третього тригерів, виходи яких підключені відповідно до першого, другого і третього входів другого елемента АБО, а також відповідно до керуючих входів першого, другого і третього електронних ключів, виходи яких з'єднані між собою та підключені до входів четвертого і п'ятого компараторів, а аналогові входи з'єднані 55 відповідно з входами першого, другого і третього компараторів, другі входи першого, другого і третього тригерів, а також другий вхід першого лічильника імпульсів підключені до виходу першого елемента АБО, перший вхід якого з'єднаний з виходом блока установки нуля, другий вхід підключений до виходу формувача імпульсів, а третій вхід з'єднаний з виходом першого елемента затримки сигналу, вихід датчика комутації підключений до входу першого 60 диференціюючого елемента та першого входу другого елемента I, вихід якого з'єднаний зі

входом формувача імпульсів і з другим входом першого елемента І, до першого входу якого підключений вихід першого генератора імпульсів, а вихід з'єднаний з першим входом першого лічильника імпульсів і з першими входами четвертого, шостого і восьмого елементів І, вихід першого диференціюючого елемента підключений до перших входів третього, п'ятого і сьомого елементів І, другі входи яких з'єднані відповідно з виходами першого, другого і третього елементів ІІ, входи яких в свою чергу підключені відповідно до виходів першого, другого і третього тригерів, виходи третього, п'ятого і сьомого елементів І з'єднані відповідно з першими входами третього, четвертого і п'ятого елементів АБО, другі входи яких підключені відповідно до виходів четвертого, шостого і восьмого елементів І, а виходи з'єднані відповідно зі входами другого, третього і четвертого лічильників імпульсів, другі входи четвертого, шостого і восьмого елементів І підключені відповідно до виходів першого, другого і третього тригерів, вихід датчика тиску з'єднаний зі входами шостого і сьомого компараторів, вхід першого елемента затримки сигналу та другий вхід другого елемента І підключені до виходу першого цифрового компаратора, друга вхідна цифрова шина якого підключена до вихідної цифрової шини першого лічильника імпульсів, а перша вхідна цифрова шина з'єднана з вихідною цифровою шиною функціонального перетворювача, перший вхід першого регістра підключений до виходу другого елемента АБО, виходи четвертого, п'ятого, шостого і сьомого компараторів з'єднані відповідно з другим, третім, четвертим і п'ятим входами першого регістра, шостий вхід якого підключений до виходу датчика комутації, вихід першого елемента АБО з'єднаний з сьомим входом першого регістра, вихідна цифрова шина якого підключена до вхідної цифрової шини функціонального перетворювача, який **відрізняється** тим, що в нього введено перший, другий і третій перетворювачі напруги змінного струму в напругу постійного струму, датчик початку руху, шостий, сьомий, восьмий, дев'ятий, десятий, одинадцятий і дванадцятий елементи АБО, другий диференціюючий елемент, четвертий тригер, другий і третій генератори імпульсів, дев'ятий, десятий, одинадцятий, дванадцятий, тринадцятий, чотирнадцятий, п'ятнадцятий, шістнадцятий, сімнадцятий, вісімнадцятий, дев'ятнадцятий, двадцятий, двадцять перший, двадцять другий, двадцять третій і двадцять четвертий елементи І, другий елемент затримки сигналу, п'ятий і шостий лічильники імпульсів, перший, другий і третій датчики напруги, восьмий, дев'ятий, десятий, одинадцятий, дванадцятий і тринадцятий компаратори, одинвібратор, блок задання часу ввімкнення-вимкнення, другий регістр, другий цифровий компаратор, дешифратор, перший, другий, третій, четвертий, п'ятий і шостий індикатори, причому вихід шостого елемента АБО з'єднаний зі входом другого диференціюючого елемента, вихід якого підключений до першого входу четвертого тригера, вихід якого з'єднаний з першим входом дев'ятого елемента І, другий вхід якого підключений до виходу другого генератора імпульсів, а вихід з'єднаний з першим входом п'ятого лічильника імпульсів, вихідна цифрова шина якого підключена до вхідної цифрової шини другого регістра, вихідна цифрова шина якого з'єднана з другою вхідною цифровою шиною другого цифрового компаратора, перша вхідна цифрова шина якого підключена до вихідної цифрової шини блока задання часу ввімкнення-вимкнення, а вихід з'єднаний з першими входами дев'ятнадцятого, двадцятого, двадцять першого, двадцять другого, двадцять третього і двадцять четвертого елементів І, виходи яких підключені відповідно до першого, другого, третього, четвертого, п'ятого і шостого індикаторів, виходи першого, другого і третього датчиків напруги з'єднані з входами восьмого, дев'ятого і десятого компараторів, виходи яких підключені відповідно до других входів десятого, одинадцятого і дванадцятого елементів І, перші входи яких з'єднані з першим виходом датчика початку руху, а виходи підключені відповідно до першого, другого і третього входів шістнадцятого елемента І, виходи першого, другого і третього датчиків струму з'єднані з входами одинадцятого, дванадцятого і тринадцятого компараторів відповідно, виходи яких підключені відповідно до других входів тринадцятого, чотирнадцятого і п'ятнадцятого елементів І, перші входи яких з'єднані з другим виходом датчика початку руху, а виходи підключені відповідно до першого, другого і третього входів сімнадцятого елемента І, виходи шістнадцятого і сімнадцятого елементів І з'єднані відповідно з першими і другими входами блока задання часу ввімкнення-вимкнення та восьмого елемента АБО, вихід якого підключений до входу одинвібратора та до другого входу сьомого елемента АБО, перший вхід якого, а також перший вхід дванадцятого елемента АБО з'єднані з виходом першого елемента АБО, вихід сьомого елемента АБО підключений до другого входу четвертого тригера та до входу другого елемента затримки сигналу, вихід якого з'єднаний з другим входом п'ятого лічильника імпульсів, виходи десятого, одинадцятого і дванадцятого елементів І підключені відповідно до перших входів дев'ятого, десятого і одинадцятого елементів АБО, другі входи яких з'єднані відповідно з виходами тринадцятого, чотирнадцятого і п'ятнадцятого елементів І, а виходи підключені до першого, другого і третього входів другого регістра, четвертий, п'ятий і шостий входи якого з'єднані

відповідно з першим, другим і третім виходами дешифратора, четвертий вихід якого підключений до другого входу дванадцятого елемента АБО, вихід якого з'єднаний з другим входом шостого лічильника імпульсів, вихідна цифрова шина якого підключена до вхідної цифрової шини дешифратора, а перший вхід з'єднаний з виходом вісімнадцятого елемента І, перший вхід якого підключений до виходу одновібратора, а другий вхід з'єднаний з виходом третього генератора імпульсів, перший вихід дешифратора підключений до других входів дев'ятнадцятого і двадцятого елементів І, другий вихід дешифратора з'єднаний з другими входами двадцять першого і двадцять другого елементів І, третій вихід дешифратора підключений до других входів двадцять третього і двадцять четвертого елементів І, виходи десятого, тринадцятого, одинадцятого, чотирнадцятого, дванадцятого і п'ятнадцятого елементів І з'єднані відповідно з третіми входами дев'ятнадцятого, двадцятого, двадцять першого, двадцять другого, двадцять третього і двадцять четвертого елементів І, виходи першого, другого і третього датчиків струму підключені відповідно до першого, другого і третього перетворювачів напруги змінного струму в напругу постійного струму, виходи яких з'єднані відповідно з входами першого, другого і третього компараторів, перший і другий виходи датчика початку руху підключені до першого і другого входів шостого елемента АБО.



Комп'ютерна верстка А. Крулевський

Державна служба інтелектуальної власності України, вул. Урицького, 45, м. Київ, МСП, 03680, Україна

ДП "Український інститут промислової власності", вул. Глазунова, 1, м. Київ – 42, 01601