



УКРАЇНА

(19) UA (11) 16583 (13) U
(51) МПК
G07C 3/10 (2006.01)

МІНІСТЕРСТВО ОСВІТИ
І НАУКИ УКРАЇНИ

ДЕРЖАВНИЙ ДЕПАРТАМЕНТ
ІНТЕЛЕКТУАЛЬНОЇ
ВЛАСНОСТІ

ОПИС

ДО ДЕКЛАРАЦІЙНОГО ПАТЕНТУ НА КОРИСНУ МОДЕЛЬ

видається під
відповідальність
власника
патенту

(54) ПРИСТРІЙ ДЛЯ КОНТРОЛЮ РЕСУРСУ ГРУПИ КОМУТАЦІЙНИХ АПАРАТІВ

1

2

(21) u200601761

(22) 20.02.2006

(24) 15.08.2006

(46) 15.08.2006, Бюл. №8, 2006р.

(72) Грабко Володимир Віталійович, Грабко Валентин Володимирович

(73) ВІННИЦЬКИЙ НАЦІОНАЛЬНИЙ ТЕХНІЧНИЙ УНІВЕРСИТЕТ

(57) Пристрій для контролю ресурсу групи комутаційних апаратів, що містить перший, другий і третій датчики струму, виходи яких з'єднані відповідно з входами першого, другого і третього компараторів і з аналоговими входами першого, другого і третього електронних ключів, виходи яких підключені до входів четвертого і п'ятого компараторів, другий вхід першого лічильника імпульсів з'єднаний з виходом першого елемента АБО, перший вхід якого підключений до виходу блока установлення нуля, а другий вхід з'єднаний з виходом формувача імпульсів, вхід якого підключений до другого входу першого елемента I, перший вхід якого з'єднаний з виходом першого генератора імпульсів, а вихід підключений до першого входу першого лічильника імпульсів і до перших входів третього, четвертого і п'ятого елементів I, виходи першого, другого і третього компараторів з'єднані відповідно з першими входами сьомого, восьмого і дев'ятого елементів I, виходи яких підключені відповідно до керуючих входів першого, другого і третього електронних ключів, виходи першого, другого і третього датчиків комутації з'єднані відповідно з входами першого, другого і третього однобраторів, входи другого, третього і четвертого лічильників імпульсів підключені відповідно до виходів третього, четвертого і п'ятого елементів I, другі входи яких з'єднані відповідно з виходами першого, другого і третього однобраторів, перший вхід елемента АБО, вихід другого елемента I з'єднаний з входом формувача імпульсів, другі входи сьомого, восьмого і дев'ятого елементів I підключені відповідно до першого, другого і третього виходів лічильника з дешифратором, а також з'єднані з

першим, другим і третім входами регістра, четвертий, п'ятий і шостий входи якого підключені відповідно до першого, другого і третього входів другого елемента АБО, вихід якого через елемент НІ з'єднаний з другим входом шостого елемента I, перший вхід якого підключений до виходу другого генератора імпульсів, а вихід з'єднаний з першим входом лічильника з дешифратором, другий вхід якого підключений до виходу другого елемента АБО, виходи четвертого і п'ятого компараторів з'єднані відповідно з першим і другим входами першого функціонального перетворювача, вихідна цифрова шина якого підключена до вхідної цифрової шини регістра, вихідна цифрова шина якого з'єднана з першою вхідною цифровою шиною цифрового компаратора, вихід якого підключений до другого входу другого елемента I, виходи першого, другого і третього однобраторів з'єднані відповідно з першим, другим і третім входами другого елемента АБО, який **відрізняється** тим, що в нього введені четвертий однобратор, другий функціональний перетворювач, цифровий комутатор, диференціюючий елемент, п'ятий, шостий і сьомий лічильники імпульсів, десятий, одинадцятий і дванадцятий елементи I, причому вихід другого елемента АБО підключений до входу диференціюючого елемента, вихід якого з'єднаний з першими входами десятого, одинадцятого і дванадцятого елементів I, другі входи яких підключені відповідно до виходів першого, другого і третього однобраторів, а виходи з'єднані з входами п'ятого, шостого і сьомого лічильників імпульсів, друга вхідна цифрова шина цифрового компаратора підключена до вхідної цифрової шини цифрового комутатора, перша вхідна цифрова шина якого з'єднана з вихідною цифровою шиною другого функціонального перетворювача, а друга вхідна цифрова шина та вхідна цифрова шина другого функціонального перетворювача підключені до вихідної цифрової шини першого лічильника імпульсів, вихід елемента НІ з'єднаний з входом четвертого однобратора, вихід якого підключений до керуючого входу цифрового комутатора.

(19) UA (11) 16583 (13) U

Корисна модель відноситься до області електротехніки і може бути використана для вимірювання комутаційного ресурсу повітряних високовольтних вимикачів.

Відомий пристрій для контролю ресурсу групи комутаційних апаратів [Патент №22225А (Україна), М. кл. G 07 С 3/10, бюл.№3, 1998], що містить перший, другий і третій датчики струму, виходи яких з'єднані відповідно з входами першого, другого і третього компараторів і з аналоговими входами першого, другого і третього електронних ключів, керуючі входи яких підключені відповідно до першого, другого і третього входів першого елемента АБО, виходи першого, другого і третього електронних ключів з'єднані між собою і підключені до входів четвертого і п'ятого компараторів, виходи яких у свою чергу з'єднані відповідно з першими входами другого і третього тригерів, другі входи яких, а також другий вхід першого тригера і другий вхід першого лічильника імпульсів підключені до виходу другого елемента АБО, перший вхід якого з'єднаний з виходом блока установки нуля, другий вхід підключений до виходу формувача імпульсів, а третій вхід з'єднаний з виходом елемента затримки сигналу, вхід якого і другий вхід першого елемента І підключені до виходу третього елемента АБО, перший, другий і третій входи якого з'єднані відповідно з виходами другого, третього і четвертого елементів І, виходи другого і третього тригерів підключені відповідно до другого і третього входів шифратора, перший, другий і третій виходи якого з'єднані з першими входами другого, третього і четвертого елементів І, виходи другого, третього і четвертого виходів першого лічильника імпульсів через перший, другий і третій елементи ІІ відповідно, вхід формувача імпульсів з'єднаний з другим входом п'ятого елемента І, перший вхід якого підключений до виходу генератора імпульсів, а вихід з'єднаний з першим входом першого лічильника імпульсів і з першими входами дев'ятого, десятого і одинадцятого елементів І, виходи першого, другого і третього компараторів з'єднані відповідно з першими входами дванадцятого, тринадцятого і чотирнадцятого елементів І, виходи яких відповідно підключені до керуючих входів першого, другого і третього електронних ключів, а другі входи з'єднані відповідно з першим, другим і третім виходами дешифратора, перший і другий входи якого підключені відповідно до першого і другого виходів п'ятого лічильника імпульсів, перший вхід якого з'єднаний з виходом п'ятнадцятого елемента І, а другий вхід підключений до виходу другого елемента АБО, вихід першого елемента АБО з'єднаний з першим входом першого тригера, вихід якого підключений до першого входу шифратора і до входу четвертого елемента ІІ, вихід якого з'єднаний з першим входом п'ятнадцятого елемента І та з першим входом шістнадцятого елемента І, вихід якого підключений до третього входу дешифратора, а другий вхід та вхід диференціюючого елемента з'єднані з виходом шостого елемента АБО, перший, другий і третій входи якого підключені до виходів першого, другого і третього датчиків комутації через перший, другий і третій одинівратори

відповідно, вихід генератора імпульсів з'єднаний з другим входом п'ятнадцятого елемента І, перший, другий і третій виходи дешифратора підключені відповідно до перших входів шостого, сьомого і восьмого елементів І, другі входи яких з'єднані відповідно з виходами першого, другого і третього одинівраторів, а виходи підключені до першого, другого і третього входів сьомого елемента АБО відповідно, вихід якого з'єднаний з першим входом першого елемента І, входи другого, третього і четвертого лічильників імпульсів підключені відповідно до виходів дев'ятого, десятого і одинадцятого елементів І, другі входи яких з'єднані відповідно з виходами третього, другого і першого одинівраторів, вихід диференціюючого елемента підключений до першого входу четвертого тригера, вихід якого з'єднаний з першим входом четвертого елемента АБО, другий вхід якого підключений до виходу першого елемента І, а вихід з'єднаний зі входом формувача імпульсів, перший вихід першого лічильника імпульсів підключений до першого входу п'ятого елемента АБО, другий вхід якого з'єднаний з виходом другого елемента АБО, а вихід підключений до другого входу четвертого тригера.

Недоліками даного пристрою є те, що він не дозволяє враховувати вичерпання комутаційного ресурсу вимикачів при їх ввімкненні на коротке замикання в електричній мережі, оскільки ресурсні характеристики вимикачів при ввімкненні та вимкненні не співпадають. Крім того, даний пристрій не дозволяє враховувати витрачання механічного комутаційного ресурсу вимикачів.

За прототип обрано пристрій для контролю ресурсу групи комутаційних апаратів [Патент №8561 (Україна), М. кл. G 07 С 3/10, бюл. №8, 2005], що містить перший, другий і третій датчики струму, виходи яких з'єднані відповідно з входами першого, другого і третього компараторів і з аналоговими входами першого, другого і третього електронних ключів, виходи яких підключені до входів четвертого і п'ятого компараторів, другий вхід першого лічильника імпульсів з'єднаний з виходом першого елемента АБО, перший вхід якого підключений до виходу блока установки нуля, а другий вхід з'єднаний з виходом формувача імпульсів, вхід якого підключений до другого входу першого елемента І, перший вхід якого з'єднаний з виходом першого генератора імпульсів, а вихід підключений до першого входу першого лічильника імпульсів і до перших входів третього, четвертого і п'ятого елементів І, виходи першого, другого і третього компараторів з'єднані відповідно з першими входами сьомого, восьмого і дев'ятого елементів І, виходи яких підключені відповідно до керуючих входів першого, другого і третього електронних ключів, виходи першого, другого і третього датчиків комутації з'єднані відповідно з виходами першого, другого і третього одинівраторів, входи другого, третього і четвертого лічильників імпульсів підключені відповідно до виходів третього, четвертого і п'ятого елементів І, другі входи яких з'єднані відповідно з виходами першого, другого і третього одинівраторів, перший вхід другого елемента І підключений до виходу другого елемента АБО, вихід другого елемента І з'єднаний з

входом формувача імпульсів, другі входи сьомого, восьмого і дев'ятого елементів I підключені відповідно до першого, другого і третього виходів лічильника з дешифратором, а також з'єднані з першим, другим і третім входами регістра, четвертий, п'ятий і шостий входи якого підключені відповідно до першого, другого і третього виходів другого елемента АБО, вихід якого через елемент HI з'єднаний з другим входом шостого елемента I, перший вхід якого підключений до виходу другого генератора імпульсів, а вихід з'єднаний з першим входом лічильника з дешифратором, другий вхід якого підключений до виходу другого елемента АБО, виходи четвертого і п'ятого компараторів з'єднані відповідно з першим і другим входами функціонального перетворювача (в подальшому - першого функціонального перетворювача), вихідна цифрова шина якого підключена до вхідної цифрової шини регістра, вихідна цифрова шина якого з'єднана з першою вхідною цифровою шиною цифрового компаратора, друга вхідна цифрова шина якого підключена до вхідної цифрової шини першого лічильника імпульсів, а вихід з'єднаний з другим входом другого елемента I, виходи першого, другого і третього одновібраторів підключені відповідно до першого, другого і третього виходів другого елемента АБО.

Головним недоліком даного пристрою є його низька точність, тому що він не дозволяє враховувати вичерпання комутаційного ресурсу вимикачів при їх ввімкненні на коротке замикання, оскільки ресурсні характеристики вимикачів при ввімкненні та вимиканні не співпадають, а також даний пристрій не дозволяє враховувати витрачання механічного комутаційного ресурсу вимикачів.

В основу корисної моделі поставлено задачу створення пристрою для контролю ресурсу групи комутаційних апаратів, в якому за рахунок введення нових блоків та зв'язків між ними з'являється можливість враховувати витрачання комутаційного ресурсу вимикачів при їх ввімкненні на коротке замикання в електричній мережі та витрачання механічного ресурсу високовольтних вимикачів, що дозволяє підвищити точність роботи пристрою.

Поставлена задача досягається тим, що в пристрій для контролю ресурсу групи комутаційних апаратів, що містить перший, другий і третій датчики струму, виходи яких з'єднані відповідно з входами першого, другого і третього компараторів і з аналоговими входами першого, другого і третього електронних ключів, виходи яких підключені до виходів четвертого і п'ятого компараторів, другий вхід першого лічильника імпульсів з'єднаний з виходом першого елемента АБО, перший вхід якого підключений до виходу блока установки нуля, а другий вхід з'єднаний з виходом формувача імпульсів, вхід якого підключений до другого виходу першого елемента I, перший вхід якого з'єднаний з виходом першого генератора імпульсів, а вихід підключений до першого виходу першого лічильника імпульсів і до перших виходів третього, четвертого і п'ятого елементів I, виходи першого, другого і третього компараторів з'єднані відповідно з першими входами сьомого, восьмого і дев'ятого елементів I, виходи яких підключені відповідно до ке-

руючих входів першого, другого і третього електронних ключів, виходи першого, другого і третього датчиків комутації з'єднані відповідно з входами першого, другого і третього одновібраторів, входи другого, третього і четвертого лічильників імпульсів підключені відповідно до виходів третього, четвертого і п'ятого елементів I, другі входи яких з'єднані відповідно з виходами першого, другого і третього одновібраторів, перший вхід другого елемента I підключений до виходу другого елемента АБО, вихід другого елемента I з'єднаний з входом формувача імпульсів, другі входи сьомого, восьмого і дев'ятого елементів I підключені відповідно до першого, другого і третього виходів лічильника з дешифратором, а також з'єднані з першим, другим і третім входами регістра, четвертий, п'ятий і шостий входи якого підключені відповідно до першого, другого і третього виходів другого елемента АБО, вихід якого через елемент HI з'єднаний з другим входом шостого елемента I, перший вхід якого підключений до виходу другого генератора імпульсів, а вихід з'єднаний з першим входом лічильника з дешифратором, другий вхід якого підключений до виходу другого елемента АБО, виходи четвертого і п'ятого компараторів з'єднані відповідно з першим і другим входами першого функціонального перетворювача, вихідна цифрова шина якого підключена до вхідної цифрової шини регістра, вихідна цифрова шина якого з'єднана з першою вхідною цифровою шиною цифрового компаратора, вихід якого підключений до другого виходу другого елемента I, виходи першого, другого і третього одновібраторів з'єднані відповідно з першим, другим і третім входами другого елемента АБО, введено четвертий одновібратор, другий функціональний перетворювач, цифровий комутатор, диференціюючий елемент, п'ятий, шостий і сьомий лічильники імпульсів, десятий, одинадцятий і дванадцятий елементи I, причому вихід другого елемента АБО підключений до виходу диференціюючого елемента, вихід якого з'єднаний з першими входами десятого, одинадцятого і дванадцятого елементів I, другі входи яких підключені відповідно до виходів першого, другого і третього одновібраторів, а виходи з'єднані з входами п'ятого, шостого і сьомого лічильників імпульсів, друга вхідна цифрова шина цифрового компаратора підключена до вхідної цифрової шини цифрового комутатора, перша вхідна цифрова шина якого з'єднана з вихідною цифровою шиною другого функціонального перетворювача, а друга вхідна цифрова шина та вхідна цифрова шина другого функціонального перетворювача підключені до вхідної цифрової шини першого лічильника імпульсів, вихід елемента HI з'єднаний з входом четвертого одновібратора, вихід якого підключений до керуючого виходу цифрового комутатора.

Пристрій для контролю ресурсу групи комутаційних апаратів пояснюється кресленням, на якому зображена його структурна схема.

На схемі: 1, 2, 3 - перший, другий і третій датчики струму; 4, 5, 6 - перший, другий і третій компаратори; 7, 8, 9 - сьомий, восьмий, дев'ятий елементи I; 10, 11, 12 - перший, другий і третій електронні ключі; 13 - другий генератор імпульсів;

14 - елемент HI; 15 - шостий елемент I; 16 - лічильник з дешифратором; 17, 18 - четвертий і п'ятий компаратори; 19 - перший функціональний перетворювач; 20 - регістр; 21, 22, 23 - перший, другий і третій датчики комутації; 24, 25, 26 - перший, другий і третій однобратори; 27 - другий елемент АБО; 28 - перший генератор імпульсів; 29, 30 - перший і другий елементи I; 31 - блок установки нуля; 32 - формувач імпульсів; 33 - перший елемент АБО; 34 - перший лічильник імпульсів; 35 - четвертий однобратор; 36 - другий функціональний перетворювач; 37 - цифровий комутатор; 38 - цифровий компаратор; 39 - диференціюючий елемент; 40, 41, 42 - десятій, одинадцятий і дванадцятий елементи I; 43, 44, 45 - п'ятий, шостий і сьомий лічильники імпульсів; 46, 47, 48 - третій, четвертий і п'ятий елементи I; 49, 50, 51 - другий, третій і четвертий лічильники імпульсів, причому виходи першого 1, другого 2 і третього 3 датчиків струму з'єднані відповідно з входами першого 4, другого 5 і третього 6 компараторів і з аналоговими входами першого 10, другого 11 і третього 12 електронних ключів, виходи яких підключені до входів четвертого 17 і п'ятого 18 компараторів, другий вхід першого лічильника імпульсів 34 з'єднаний з виходом першого елемента АБО 33, перший вхід якого підключений до виходу блока установки нуля 31, а другий вхід з'єднаний з виходом формувача імпульсів 32, вхід якого підключений до другого входу першого елемента I 29, перший вхід якого з'єднаний з виходом першого генератора імпульсів 28, а вихід підключений до першого входу першого лічильника імпульсів 34 і до перших входів третього 46, четвертого 47 і п'ятого 48 елементів I, виходи першого 4, другого 5 і третього 6 компараторів з'єднані відповідно з першими входами сьомого 7, восьмого 8 і дев'ятого 9 елементів I, виходи яких підключені відповідно до керуючих входів першого 10, другого 11 і третього 12 електронних ключів, виходи першого 21, другого 22 і третього 23 датчиків комутації з'єднані відповідно з входами першого 24, другого 25 і третього 26 однобраторів, входи другого 49, третього 50 і четвертого 51 лічильників імпульсів підключені відповідно до виходів третього 46, четвертого 47 і п'ятого 48 елементів I, другі входи яких з'єднані відповідно з входами першого 24, другого 25 і третього 26 однобраторів, перший вхід другого елемента I 30 підключений до виходу другого елемента АБО 27, вихід другого елемента I 30 з'єднаний з входом формувача імпульсів 32, другі входи сьомого 7, восьмого 8 і дев'ятого 9 елементів I підключені відповідно до першого, другого і третього входів другого елемента АБО 27, вихід якого через елемент HI 14 з'єднаний з другим входом шостого елемента I 15, перший вхід якого підключений до виходу другого генератора імпульсів 13, а вихід з'єднаний з першим входом лічильника з дешифратором 16, другий вхід якого підключений до виходу другого елемента АБО 27, виходи четвертого 17 і п'ятого 18 компараторів з'єднані від-

повідно з першим і другим входами першого функціонального перетворювача 19, вихідна цифрова шина якого підключена до вхідної цифрової шини регістра 20, вихідна цифрова шина якого з'єднана з першою вхідною цифровою шиною цифрового компаратора 38, вихід якого підключений до другого входу другого елемента I 30, виходи першого 24, другого 25 і третього 26 однобраторів з'єднані відповідно з першим, другим і третім входами другого елемента АБО 27, вихід якого підключений до входу диференціюючого елемента 39, вихід якого з'єднаний з першими входами десятого 40, одинадцятого 41 і дванадцятого 42 елементів I, другі входи яких підключені відповідно до виходів першого 24, другого 25 і третього 26 однобраторів, а виходи з'єднані з входами п'ятого 43, шостого 44 і сьомого 45 лічильників імпульсів, друга вхідна цифрова шина цифрового компаратора 38 підключена до вхідної цифрової шини цифрового комутатора 37, перша вхідна цифрова шина якого з'єднана з вихідною цифровою шиною другого функціонального перетворювача 36, а друга вхідна цифрова шина та вхідна цифрова шина другого функціонального перетворювача 36 підключені до вихідної цифрової шини першого лічильника імпульсів 34, вихід елемента HI 14 з'єднаний з входом четвертого однобратора 35, вихід якого підключений до керуючого входу цифрового комутатора 37.

Запропонований пристрій працює так. При подачі напруги живлення блок установки нуля 31 коротким імпульсом через перший елемент АБО 33 встановлює в нульове положення перший лічильник імпульсів 34. Одночасно перший 28 та другий 13 генератори імпульсів починають виробляти послідовність імпульсів.

Необхідно відзначити, що даний пристрій дозволяє контролювати відключаючий ресурс трьох однополюсних комутаційних апаратів.

Якщо вимикачі введені в роботу, то на виходах першого 1, другого 2 і третього 3 датчиків струму з'являється напруга, пропорційна струму, що протікає в різних вимикачах, яка подається на входи першого 4, другого 5 і третього 6 компараторів, пороги спрацювання яких дещо вищі нульового значення. При цьому на виходах компараторів 4-6 з'являються сигнали логічної одиниці, які поступають на перші входи сьомого 7, восьмого 8 і дев'ятого 9 елементів I. Також з виходу другого генератора імпульсів 13 через відкритий шостий елемент I 15 (при цьому на другому вході присутній сигнал логічної одиниці, отриманий з виходу елемента HI 14, оскільки на вхід останнього надходить сигнал логічного нуля з виходу другого елемента АБО 27) на перший вхід лічильника з дешифратором 16 поступають імпульси, які по черзі формують сигнали логічної одиниці на його виходах, тим самим по черзі відкриваючи сьомий 7, восьмий 8 і дев'ятий 9 елементи I, а також першу, другу і третю комірки пам'яті регістра 20 для запису. При цьому по черзі на керуючі входи першого 10, другого 11 і третього 12 електронних ключів надходять сигнали логічної одиниці, тим самим відкриваючи їх. Сигнали напруги з виходів датчиків струму 1-3 через відповідні відкриті електронні ключі 10-12 пос-

тупають на входи четвертого 17 і п'ятого 18 компараторів, які мають різні пороги спрацювання. Сигнали, які з'являються на виходах четвертого 17 і п'ятого 18 компараторів поступають на входи першого функціонального перетворювача 19, на виході якого з'являється цифровий код, що відповідає величині струму, який протікає в вимикачі. Цифровий код з виходу першого функціонального перетворювача 19 поступає на вхідну цифрову шину регістра 20, де по черзі запам'ятовується в одній з трьох комірок пам'яті.

В залежності від значення струму цифровий код на виході функціонального перетворювача 19 змінює своє значення.

Таким чином, в регістрі 20 здійснюється запам'ятовування цифрових кодів, які відповідають величинам струму, що протікають в різних вимикачах.

У випадку, коли один із вимикачів відключає коло, наприклад той, що містить перший датчик комутації 21, на його виході з'являється сигнал логічної одиниці, який через перший одновібратор 24 поступає на перший вхід другого елемента АБО 27. При цьому сигнал логічної одиниці з виходу другого елемента АБО 27 через елемент НІ 14 поступає на другий вхід шостого елемента І 15 і закриває його. Також сигнал логічної одиниці з виходу другого елемента АБО 27 через диференціюючий елемент 39 та через відкритий десятий елемент І 40 (при цьому на другому вході присутній сигнал логічної одиниці з виходу першого одновібратора 24) у вигляді короткого імпульсу поступає на вхід п'ятого лічильника імпульсів 43, що призводить до зменшення записаного механічного ресурсу комутаційного апарата на одиницю. Сигнал логічної одиниці з виходу другого елемента АБО 27 поступає на другий вхід лічильника з дешифратором 16 і встановлює його виходи в нульове положення. При цьому сигнал логічної одиниці з виходу першого одновібратора 24 подається на четвертий вхід регістра 20, дозволяючи при цьому зчитування цифрового коду з першої комірки пам'яті, який подається на першу вхідну цифрову шину цифрового компаратора 38. При цьому на виході цифрового компаратора 38 з'являється сигнал логічної одиниці, який через відкритий другий елемент І 30 (при цьому на першому вході присутній сигнал логічної одиниці з виходу другого елемента АБО 27) поступає на другий вхід першого елемента І 29 і відкриває його. З виходу першого генератора імпульсів 28 імпульси поступають на перший вхід першого лічильника імпульсів 34, а також через відкритий третій елемент І 46 (при цьому на другому вході присутній сигнал логічної одиниці з виходу першого одновібратора 24) надходять у другий лічильник імпульсів 49. Кількість імпульсів, що поступають в другий лічильник імпульсів 49, показує як витрачається робочий ресурс вимикача в залежності від значення комутуваного струму. Імпульси з виходу першого генератора імпульсів 28 поступають до тих пір, поки цифрові коди на першій і другій вхідних цифрових шинах цифрового компаратора 38 не зрівняються. В цей момент сигнал логічного нуля з виходу цифрового компаратора 38 через другий елемент І 30 посту-

пає на другий вхід першого елемента І 29 та закриває його, а також на вхід формувача імпульсів 32, який коротким імпульсом через перший елемент АБО 33 обнуляє перший лічильник імпульсів 34.

На цьому цикл роботи пристрою закінчується. В залежності від числа компараторів, що спрацювали, певна кількість імпульсів заноситься в другий лічильник імпульсів 49. При цьому дотримується визначена залежність між значенням струму, що відключається, і числом імпульсів, які надійшли в лічильник імпульсів, що показує як витрачається ресурс вимикача в залежності від різних значень комутуваного струму.

У випадку, коли спрацює інший датчик комутації, пристрій працює аналогічним чином. Єдина відмінність полягає в тому, що зменшення залишкового ресурсу відбувається у відповідному лічильнику імпульсів.

Якщо високовольтний вимикач включається, а в електричній мережі присутнє коротке замикання, то при ввімкненні вимикача на виході, наприклад, другого датчика комутації 22 встановлюється сигнал логічного нуля, який переднім фронтом запускає другий одновібратор 25 і проходить через елементи АБО 27, НІ 14 і переднім фронтом запускає четвертий одновібратор 35, який в свою чергу вихідним сигналом логічної одиниці, що подається на цифровий комутатор 37, підключає вихідну цифрову шину першого лічильника імпульсів 34 до цифрового компаратора 38 через другий функціональний перетворювач 36, в якому значення струму, що встановлюється на виході першого лічильника імпульсів 34 після вимкнення високовольтного вимикача системою релейного захисту, множить на коефіцієнт, яким враховується додаткове спрацювання ресурсу вимикача, що витрачається згідно ресурсних характеристик на ввімкнення. Таким чином, в пристрої в такому циклі роботи враховується спрацювання робочого ресурсу вимикача по ресурсних характеристиках на вмикання і вимикання при ввімкненні останнього на коротке замикання в електричній мережі.

Даний пристрій дозволяє визначати відпрацьований ресурс більшої кількості вимикачів. Для цього необхідно зробити відповідні зміни в регістрі 20 і лічильнику з дешифратором 16, збільшити кількість одновібраторів, ресурсних лічильників, компараторів, а також відповідних логічних елементів І.

Частота імпульсів першого генератора імпульсів 28 є значно більшою частоти імпульсів другого генераторів імпульсів 13.

Кількість розрядів першого 34, другого 49, третього 50 і четвертого 51 лічильників імпульсів, а також кількість компараторів, що фіксують значення комутуваного струму, вибирається в залежності від діапазону вимірюваного струму і від необхідного ступеня точності визначення витраченого вимикачем ресурсу.

Кількість розрядів п'ятого 43, шостого 44 і сьомого 45 лічильників імпульсів вибирається в залежності від значення механічного ресурсу вимикачів.

