



УКРАЇНА

(19) UA (11) 13862 (13) U  
(51) МПК  
G07C 3/10 (2006.01)

МІНІСТЕРСТВО ОСВІТИ  
І НАУКИ УКРАЇНИ

ДЕРЖАВНИЙ ДЕПАРТАМЕНТ  
ІНТЕЛЕКТУАЛЬНОЇ  
ВЛАСНОСТІ

## ОПИС

### ДО ДЕКЛАРАЦІЙНОГО ПАТЕНТУ НА КОРИСНУ МОДЕЛЬ

видається під  
відповідальність  
власника  
патенту

#### (54) ПРИСТРІЙ ДЛЯ КОНТРОЛЮ РЕСУРСУ ГРУПИ КОМУТАЦІЙНИХ АПАРАТІВ

1

2

(21) u200510491

(22) 07.11.2005

(24) 17.04.2006

(46) 17.04.2006, Бюл. № 4, 2006 р.

(72) Грабко Володимир Віталійович, Грабко Валентин Володимирович

(73) ВІННИЦЬКИЙ НАЦІОНАЛЬНИЙ ТЕХНІЧНИЙ УНІВЕРСИТЕТ

(57) Пристрій для контролю ресурсу групи комутаційних апаратів, що містить перший, другий і третій датчики струму, виходи яких з'єднані відповідно зі входами першого, другого і третього компараторів і з аналоговими входами першого, другого і третього електронних ключів, керуючі входи яких підключені відповідно до першого, другого і третього входів першого елемента АБО, виходи першого, другого і третього електронних ключів з'єднані між собою, входи четвертого і п'ятого компараторів підключені один до одного, а виходи - з'єднані відповідно з першими входами другого і третього тригерів, другі входи яких, а також другий вхід першого тригера і другий вхід першого лічильника імпульсів підключені до виходу другого елемента АБО, перший вхід якого з'єднаний з виходом блока установки нуля, другий вхід підключений до виходу формувача імпульсів, а третій вхід з'єднаний з виходом елемента затримки сигналу, вхід формувача імпульсів підключений до другого входу п'ятого елемента I, перший вхід якого з'єднаний з виходом генератора імпульсів, а вихід підключений до першого входу першого лічильника імпульсів і до перших входів дев'ятого, десятого і одинадцятого елементів I, виходи першого, другого і третього компараторів з'єднані відповідно з першими входами дванадцятого, тринадцятого і третього елементів I, виходи яких підключені відповідно до керуючих входів першого, другого і третього електронних ключів, а другі входи з'єднані відповідно з першим, другим і третім виходами дешифратора, перший і другий входи якого підключені відповідно до першого і другого виходів п'ятого лічильника імпульсів, перший вхід якого з'єднаний з виходом другого елемента I, а другий вхід підключений до виходу другого елемента АБО, вихід першого елемента АБО з'єднаний з першим входом першого тригера, вихід якого підключений до входу елемента II, вихід якого з'єдна-

ний з першим входом другого елемента I та з першим входом четвертого елемента I, вихід якого підключений до третього входу дешифратора, а другий вхід та вхід диференціюючого елемента з'єднані з виходом шостого елемента АБО, перший, другий і третій входи якого підключені до виходів першого, другого і третього датчиків комутації через перший, другий і третій одинівбратори відповідно, вихід генератора імпульсів з'єднаний з другим входом другого елемента I, перший, другий і третій виходи дешифратора підключені відповідно до перших входів шостого, сьомого і восьмого елементів I, другі входи яких з'єднані відповідно з виходами першого, другого і третього одинівбраторів, а виходи підключені до першого, другого і третього входів четвертого елемента АБО відповідно, вихід якого з'єднаний з першим входом першого елемента I, входи другого, третього і четвертого лічильників імпульсів підключені відповідно до виходів дев'ятого, десятого і одинадцятого елементів I, другі входи яких з'єднані відповідно з виходами першого, другого і третього одинівбраторів, вихід диференціюючого елемента підключений до першого входу четвертого тригера, вихід якого з'єднаний з першим входом третього елемента АБО, другий вхід якого підключений до виходу першого елемента I, а вихід з'єднаний зі входом формувача імпульсів, вихід першого лічильника імпульсів підключений до першого входу п'ятого елемента АБО, другий вхід якого з'єднаний з виходом другого елемента АБО, а вихід підключений до другого входу четвертого тригера, виходи першого, другого і третього тригерів з'єднані відповідно з першим, другим і третім входами шифратора, другий вхід першого елемента I та вхід елемента затримки сигналу підключені один до одного, який **відрізняється** тим, що в нього введені шостий, сьомий і восьмий компаратори, перший і другий елементи ВИКЛЮЧНЕ АБО, перший і другий масштабуючі підсилювачі, четвертий, п'ятий і шостий електронні ключі, цифровий компаратор, причому вихід першого електронного ключа з'єднаний зі входами шостого, сьомого і восьмого компараторів, а також з аналоговим входом четвертого електронного ключа, вихід якого, а також виходи п'ятого і шостого електронних ключів підключені один до одного, а також до входу четвертого компара-

(19) UA (11) 13862 (13) U

тора, вихід першого електронного ключа з'єднаний зі входами першого і другого масштабуючих підсилювачів, виходи яких підключені до аналогових входів п'ятого і шостого електронних ключів, виходи сьомого і восьмого компараторів з'єднані відповідно з другими входами першого і другого елементів ВИКЛЮЧНЕ АБО, перші входи яких відповідно підключені до виходів шостого і сьомого компараторів, а виходи з'єднані з керуючими входами чет-

вертого і п'ятого електронних ключів відповідно, вихід восьмого компаратора підключений до керуючого входу шостого електронного ключа, вихідна цифрова шина шифратора з'єднана з першою вхідною цифровою шиною цифрового компаратора, друга вхідна цифрова шина якого підключена до вихідної цифрової шини першого лічильника імпульсів, а вихід з'єднаний з другим входом першого елемента І.

---

Корисна модель відноситься до області електротехніки і може бути використана для вимірювання комутаційного ресурсу повітряних високовольтних вимикачів.

Відомий пристрій для контролю ресурсу комутаційних апаратів [А.С. СРСР №1656568, М. кл. G07C3/10, бюл. №22, 1991], що містить перший, другий і третій датчики струму, які з'єднані відповідно через перший, другий і третій компаратори з першими входами першого, другого і третього тригерів, виходи яких підключені відповідно до першого, другого і третього входів третього елемента АБО, а також відповідно до керуючих входів першого, другого і третього електронних ключів, виходи яких з'єднані між собою, а також із входами четвертого і п'ятого компараторів, а аналогові входи підключені відповідно до виходів першого, другого і третього датчиків струму, шифратор, перший вхід якого з'єднаний з виходом третього елемента АБО, а другий і третій входи підключені відповідно до виходів четвертого і п'ятого тригерів, перші входи яких з'єднані відповідно з входами четвертого і п'ятого компараторів, а другі входи разом з другими входами першого, другого і третього тригерів і першого лічильника імпульсів підключені до виходу першого елемента АБО, перший вхід якого з'єднаний з виходом блока установки нуля, другий вхід підключений до виходу формувача імпульсів, а третій вхід з'єднаний з виходом елемента затримки сигналу, вхід якого і другий вхід другого елемента І підключені до виходу другого елемента АБО, датчик комутації, вихід якого з'єднаний зі входом диференціюючого елемента і з першим входом другого елемента І, вихід якого підключений до виходу формувача імпульсів і до другого входу першого елемента І, з першим входом якого з'єднаний вихід генератора імпульсів, а вихід підключений до першого входу першого лічильника імпульсів і до перших входів сьомого, дев'ятого й одинадцятого елементів І, перший, другий і третій виходи шифратора з'єднані відповідно з першими входами третього, четвертого і п'ятого елементів І, виходи яких підключені до першого, другого і третього входів другого елемента АБО, а другі входи з'єднані відповідно з першим, другим і третім входами першого лічильника імпульсів через перший, другий і третій елементи ІІ, вихід диферен-

ціюючого елемента підключений до перших входів шостого, восьмого і десятого елементів І, другі входи яких з'єднані з входами відповідно четвертого, п'ятого і шостого елементів ІІ, входи яких у свою чергу підключені відповідно до виходів першого, другого і третього тригерів, виходи шостого, восьмого і десятого елементів І з'єднані відповідно з першими входами четвертого, п'ятого і шостого елементів АБО, другі входи яких підключені до виходів сьомого, дев'ятого й одинадцятого елементів І, а виходи з'єднані зі входами другого, третього і четвертого лічильників імпульсів відповідно, другі входи сьомого, дев'ятого й одинадцятого елементів І підключені відповідно до виходів першого, другого і третього тригерів.

Головним недоліком даного пристрою є невисока точність вимірювання аварійних струмів за рахунок того, що датчик струму, в якості якого використовується трансформатор струму, має нелінійну характеристику із-за насичення магнітопровода при вимірюванні струмів короткого замикання.

За прототип обрано пристрій для контролю ресурсу групи комутаційних апаратів [Патент №22225А (Україна), М. кл. G07C3/10, бюл. №3, 1998], що містить перший, другий і третій датчики струму, виходи яких з'єднані відповідно з входами першого, другого і третього компараторів і з аналоговими входами першого, другого і третього електронних ключів, керуючі входи яких підключені відповідно до першого, другого і третього входів першого елемента АБО, виходи першого, другого і третього електронних ключів з'єднані між собою і підключені до входів четвертого і п'ятого компараторів, виходи яких у свою чергу з'єднані відповідно з першими входами другого і третього тригерів, другі входи яких, а також другий вхід першого тригера і другий вхід першого лічильника імпульсів підключені до виходу другого елемента АБО, перший вхід якого з'єднаний з виходом блока установки нуля, другий вхід підключений до виходу формувача імпульсів, а третій вхід з'єднаний з виходом елемента затримки сигналу, вхід якого і другий вхід першого елемента І підключені до виходу третього елемента АБО, перший, другий і третій входи якого з'єднані відповідно з входами другого, третього і четвертого елементів І, виходи

другого і третього тригерів підключені відповідно до другого і третього входів шифратора, перший, другий і третій виходи якого з'єднані з першими входами другого, третього і четвертого елементів I, другі входи яких підключені відповідно до другого, третього і четвертого виходів першого лічильника імпульсів через перший, другий і третій елементи HI відповідно, вхід формувача імпульсів з'єднаний з другим входом п'ятого елементу I, перший вхід якого підключений до виходу генератора імпульсів, а вихід з'єднаний з першим входом першого лічильника імпульсів і з першими входами дев'ятого, десятого і одинадцятого елементів I, виходи першого, другого і третього компараторів з'єднані відповідно з першими входами дванадцятого, тринадцятого і чотирнадцятого елементів I, виходи яких відповідно підключені до керуючих входів першого, другого і третього електронних ключів, а другі входи з'єднані відповідно з першим, другим і третім виходами дешифратора, перший і другий входи якого підключені відповідно до першого і другого виходів п'ятого лічильника імпульсів, перший вхід якого з'єднаний з виходом п'ятнадцятого елементу I, а другий вхід підключений до виходу другого елемента АБО, вихід першого елемента АБО з'єднаний з першим входом першого тригера, вихід якого підключений до першого входу шифратора і до входу четвертого елемента HI, вихід якого з'єднаний з першим входом п'ятнадцятого елемента I та з першим входом шістнадцятого елемента I, вихід якого підключений до третього входу дешифратора, а другий вхід та вхід диференціючого елемента з'єднані з виходом шостого елемента АБО, перший, другий і третій входи якого підключені до виходів першого, другого і третього датчиків комутації через перший, другий і третій одновібратори відповідно, вихід генератора імпульсів з'єднаний з другим входом п'ятнадцятого елемента I, перший, другий і третій виходи дешифратора підключені відповідно до перших входів шостого, сьомого і восьмого елементів I, другі входи яких з'єднані відповідно з виходами першого, другого і третього одновібраторів, а виходи підключені до першого, другого і третього входів сьомого елемента АБО відповідно, вихід якого з'єднаний з першим входом першого елемента I, входи другого, третього і четвертого лічильників імпульсів підключені відповідно до виходів дев'ятого, десятого і одинадцятого елементів I, другі входи яких з'єднані відповідно з виходами третього, другого і першого одновібраторів, вихід диференціючого елемента підключений до першого входу четвертого тригера, вихід якого з'єднаний з першим входом четвертого елемента АБО, другий вхід якого підключений до виходу першого елемента I, а вихід з'єднаний зі входом формувача імпульсів, перший вихід першого лічильника імпульсів підключений до першого входу п'ятого елемента АБО, другий вхід якого з'єднаний з виходом другого елемента АБО, а вихід підключений до другого входу четвертого тригера.

Головним недоліком даного пристрою є низька точність роботи через те, що трансформатор струму, який використовується як датчик струму, має нелінійну характеристику із-за насичення маг-

нітопровода при вимірюванні струмів короткого замикання.

В основу корисної моделі поставлено задачу створення пристрою для контролю ресурсу групи комутаційних апаратів, в якому за рахунок введення шостого, сьомого і восьмого компараторів, першого і другого елементів ВИКЛЮЧНЕ АБО, першого і другого масштабуючих підсилювачів, четвертого, п'ятого і шостого електронних ключів, цифрового компаратора та зв'язків між ними з'являється можливість знаходити лінійну залежність між вхідним і вихідним сигналами датчика струму при вимірюванні струмів короткого замикання в електричній мережі, що дозволяє підвищити точність роботи пристрою.

Поставлена задача досягається тим, що в пристрій для контролю ресурсу групи комутаційних апаратів, що містить перший, другий і третій датчики струму, виходи яких з'єднані відповідно зі входами першого, другого і третього компараторів і з аналоговими входами першого, другого і третього електронних ключів, керуючі входи яких підключені відповідно до першого, другого і третього входів першого елемента АБО, виходи першого, другого і третього електронних ключів з'єднані між собою, входи четвертого і п'ятого компараторів підключені один до одного, а виходи - з'єднані відповідно з першими входами другого і третього тригерів, другі входи яких, а також другий вхід першого тригера і другий вхід першого лічильника імпульсів підключені до виходу другого елемента АБО, перший вхід якого з'єднаний з виходом блока установки нуля, другий вхід підключений до виходу формувача імпульсів, а третій вхід з'єднаний з виходом елемента затримки сигналу, вхід формувача імпульсів підключений до другого входу п'ятого елемента I, перший вхід якого з'єднаний з виходом генератора імпульсів, а вихід підключений до першого входу першого лічильника імпульсів і до перших входів дев'ятого, десятого і одинадцятого елементів I, виходи першого, другого і третього компараторів з'єднані відповідно з першими входами дванадцятого, тринадцятого і третього елементів I, виходи яких підключені відповідно до керуючих входів першого, другого і третього електронних ключів, а другі входи з'єднані відповідно з першим, другим і третім виходами дешифратора, перший і другий входи якого підключені відповідно до першого і другого виходів п'ятого лічильника імпульсів, перший вхід якого з'єднаний з виходом другого елемента I, а другий вхід підключений до виходу другого елемента АБО, вихід першого елемента АБО з'єднаний з першим входом першого тригера, вихід якого підключений до входу елемента HI, вихід якого з'єднаний з першим входом другого елемента I та з першим входом четвертого елемента I, вихід якого підключений до третього входу дешифратора, а другий вхід та вхід диференціючого елемента з'єднані з виходом шостого елемента АБО, перший, другий і третій входи якого підключені до виходів першого, другого і третього датчиків комутації через перший, другий і третій одновібратори відповідно, вихід генератора імпульсів з'єднаний з другим входом другого елемента I, перший, другий

і третій виходи дешифратора підключені відповідно до перших входів шостого, сьомого і восьмого елементів І, другі входи яких з'єднані відповідно з виходами першого, другого і третього одинівбраторів, а виходи підключені до першого, другого і третього входів четвертого елемента АБО відповідно, вихід якого з'єднаний з першим входом першого елемента І, входи другого, третього і четвертого лічильників імпульсів підключені відповідно до виходів дев'ятого, десятого і одинадцятого елементів І, другі входи яких з'єднані відповідно з виходами першого, другого і третього одинівбраторів, вихід диференціюючого елемента підключений до першого входу четвертого тригера, вихід якого з'єднаний з першим входом третього елемента АБО, другий вхід якого підключений до виходу першого елемента І, а вихід з'єднаний зі входом формувача імпульсів, вихід першого лічильника імпульсів підключений до першого входу п'ятого елемента АБО, другий вхід якого з'єднаний з виходом другого елемента АБО, а вихід підключений до другого входу четвертого тригера, виходи першого, другого і третього тригерів з'єднані відповідно з першим, другим і третім входами шифратора, другий вхід першого елемента І та вхід елемента затримки сигналу підключені один до одного, введено шостий, сьомий і восьмий компаратори, перший і другий елементи ВИКЛЮЧНЕ АБО, перший і другий масштабуючі підсилювачі, четвертий, п'ятий і шостий електронні ключі, цифровий компаратор, причому вихід першого електронного ключа з'єднаний зі входами шостого, сьомого і восьмого компараторів, а також з аналоговим входом четвертого електронного ключа, вихід якого, а також виходи п'ятого і шостого електронних ключів підключені один до одного, а також до входу четвертого компаратора, вихід першого електронного ключа з'єднаний зі входами першого і другого масштабуючих підсилювачів, виходи яких підключені до аналогових входів п'ятого і шостого електронних ключів, виходи сьомого і восьмого компараторів з'єднані відповідно з другими входами першого і другого елементів ВИКЛЮЧНЕ АБО, перші входи яких відповідно підключені до виходів шостого і сьомого компараторів, а виходи з'єднані з керуючими входами четвертого і п'ятого електронних ключів відповідно, вихід восьмого компаратора підключений до керуючого входу шостого електронного ключа, вихідна цифрова шина шифратора з'єднана з першою вхідною цифровою шиною цифрового компаратора, друга вхідна цифрова шина якого підключена до вихідної цифрової шини першого лічильника імпульсів, а вихід з'єднаний з другим входом першого елемента І.

Пристрій для контролю ресурсу групи комутаційних апаратів пояснюється кресленням, на якому зображена його структурна схема.

На схемі: 1, 2, 3 - перший, другий і третій датчики струму; 4, 5, 6 - перший, другий і третій компаратори; 7, 8, 9 - дванадцятий, тринадцятий і третій елементи І; 10, 11, 12 - перший, другий і третій електронні ключі; 13, 14, 15 - шостий, сьомий і восьмий компаратори; 16, 17 - перший і другий елементи ВИКЛЮЧНЕ АБО; 18, 19 - перший і другий масштабуючі підсилювачі; 20, 21, 22 - четвертий,

п'ятий і шостий електронні ключі; 23 - елемент НІ; 24 - генератор імпульсів; 25 - другий елемент І; 26 - п'ятий лічильник імпульсів; 27 - четвертий елемент І; 28 - дешифратор; 29 - перший елемент АБО; 30, 31 - четвертий і п'ятий компаратори; 32, 33, 34 - перший, другий і третій тригери; 35 - шифратор; 36, 37 - п'ятий і перший елементи І; 38 - третій елемент АБО; 39 - формувач імпульсів; 40 - блок установки нуля; 41 - елемент затримки сигналу; 42 - другий елемент АБО; 43 - перший лічильник імпульсів; 44 - цифровий компаратор; 45 - п'ятий елемент АБО; 46 - четвертий тригер; 47, 48, 49 - перший, другий і третій датчики комутації; 50, 51, 52 - перший, другий і третій одинівбратори; 53, 54, 55 - шостий, сьомий і восьмий елементи І; 56, 57 - четвертий і шостий елементи АБО; 58 - диференціюючий елемент; 59, 60, 61 - дев'ятий, десятий і одинадцятий елементи І; 62, 63, 64 - другий, третій і четвертий лічильники імпульсів, причому виходи першого 1, другого 2 і третього 3 датчиків струму з'єднані відповідно зі входами першого 4, другого 5 і третього 6 компараторів і з аналоговими входами першого 10, другого 11 і третього 12 електронних ключів, керуючі входи яких підключені відповідно до першого, другого і третього входів першого елемента АБО 29, виходи першого 10, другого 11 і третього 12 електронних ключів з'єднані між собою, входи четвертого 30 і п'ятого 31 компараторів підключені один до одного, а виходи - з'єднані відповідно з першими входами другого 33 і третього 34 тригерів, другі входи яких, а також другий вхід першого тригера 32 і другий вхід першого лічильника імпульсів 43 підключені до виходу другого елемента АБО 42, перший вхід якого з'єднаний з виходом блока установки нуля 40, другий вхід підключений до виходу формувача імпульсів 39, а третій вхід з'єднаний з виходом елемента затримки сигналу 41, вхід формувача імпульсів 39 підключений до другого входу п'ятого елемента І 36, перший вхід якого з'єднаний з виходом генератора імпульсів 24, а вихід підключений до першого входу першого лічильника імпульсів 43 і до перших входів дев'ятого 59, десятого 60 і одинадцятого 61 елементів І, виходи першого 4, другого 5 і третього 6 компараторів з'єднані відповідно з першими входами дванадцятого 7, тринадцятого 8 і третього 9 елементів І, виходи яких підключені відповідно до керуючих входів першого 10, другого 11 і третього 12 електронних ключів, а другі входи з'єднані відповідно з першим, другим і третім виходами дешифратора 28, перший і другий входи якого підключені відповідно до першого і другого виходів п'ятого лічильника імпульсів 26, перший вхід якого з'єднаний з виходом другого елемента І 25, а другий вхід підключений до виходу другого елемента АБО 42, вихід першого елемента АБО 29 з'єднаний з першим входом першого тригера 32, вихід якого підключений до входу елемента НІ 23, вихід якого з'єднаний з першим входом другого елемента І 25 та з першим входом четвертого елемента І 27, вихід якого підключений до третього входу дешифратора 28, а другий вхід та вхід диференціюючого елемента 58 з'єднані з виходом шостого елемента АБО 57, перший, другий і третій входи якого підключені до виходів першого 47, другого 48

і третього 49 датчиків комутації через перший 50, другий 51 і третій 52 одиніватори відповідно, вихід генератора імпульсів 24 з'єднаний з другим входом другого елемента I 25, перший, другий і третій виходи дешифратора 28 підключені відповідно до перших входів шостого 53, сьомого 54 і восьмого 55 елементів I, другі входи яких з'єднані відповідно з виходами першого 50, другого 51 і третього 52 одиніваторів, а виходи підключені до першого, другого і третього входів четвертого елемента АБО 56 відповідно, вихід якого з'єднаний з першим входом першого елемента I 37, входи другого 62, третього 63 і четвертого 64 лічильників імпульсів підключені відповідно до виходів дев'ятого 59, десятого 60 і одинадцятого 61 елементів I, другі входи яких з'єднані відповідно з виходами першого 50, другого 51 і третього 52 одиніваторів, вихід диференціюючого елемента 58 підключений до першого входу четвертого тригера 46, вихід якого з'єднаний з першим входом третього елемента АБО 38, другий вхід якого підключений до виходу першого елемента I 37, а вихід з'єднаний зі входом формувача імпульсів 39, вихід першого лічильника імпульсів 43 підключений до першого входу п'ятого елемента АБО 45, другий вхід якого з'єднаний з виходом другого елемента АБО 42, а вихід підключений до другого входу четвертого тригера 46, виходи першого 32, другого 33 і третього 34 тригерів з'єднані відповідно з першим, другим і третім входами шифратора 35, другий вхід першого елемента I 37 та вхід елемента затримки сигналу 41 підключені один до одного, вихід першого електронного ключа 10 з'єднаний зі входами шостого 13, сьомого 14 і восьмого 15 компараторів, а також з аналоговим входом четвертого електронного ключа 20, вихід якого, а також виходи п'ятого 21 і шостого 22 електронних ключів підключені один до одного, а також до входу четвертого компаратора 30, вихід першого електронного ключа 10 з'єднаний зі входами першого 18 і другого 19 масштабуючих підсилювачів, виходи яких підключені до аналогових входів п'ятого 21 і шостого 22 електронних ключів, виходи сьомого 14 і восьмого 15 компараторів з'єднані відповідно з другими входами першого 16 і другого 17 елементів ВИКЛЮЧНЕ АБО, перші входи яких відповідно підключені до виходів шостого 13 і сьомого 14 компараторів, а виходи з'єднані з керуючими входами четвертого 20 і п'ятого 21 електронних ключів відповідно, вихід восьмого компаратора 15 підключений до керуючого входу шостого електронного ключа 22, вихідна цифрова шина шифратора 35 з'єднана з першою вхідною цифровою шиною цифрового компаратора 44, друга вхідна цифрова шина якого підключена до вихідної цифрової шини першого лічильника імпульсів 43, а вихід з'єднаний з другим входом першого елемента I 37.

Запропонований пристрій працює так.

При подачі напруги живлення на схему блок установа нуля 40 коротким імпульсом через другий елемент АБО 42 встановлює перший 32, другий 33, третій 34 тригери, перший 43, п'ятий 26 лічильники імпульсів, а також через п'ятий елемент АБО 45 четвертий тригер 46 у нульовий стан.

Одночасно генератор імпульсів 24 починає виробляти послідовність імпульсів, що через відкритий другий елемент I 25 (перший тригер 32 знаходиться в нульовому стані, тому на виході елемента NI 23 присутній сигнал логічної одиниці) надходить у п'ятий лічильник імпульсів 26, під впливом вихідних сигналів якого на першому, другому і третьому виходах дешифратора 28 утворюються сигнали логічної одиниці, які чередуються.

Необхідно відзначити, що даний пристрій дозволяє контролювати відключаючий ресурс трьох однополюсних високовольтних вимикачів.

Зазначимо, що в якості датчиків струму 1-3 використовується трансформатори струму, вихідні сигнали яких мають нелінійну залежність від їх вхідного сигналу. Для лінеаризації цих сигналів використовуються блоки 13-22, в яких кусково-лінійна лінеаризація здійснюється по трьом ділянкам кривої намагнічування.

Коли напруга, наприклад, з виходу першого датчика струму 1 досягає значення, пропорційного номінальному робочому струму, спрацьовує перший компаратор 4, сигнал логічної одиниці з виходу якого поступає на перший вхід дванадцятого елемента I 7, який періодично відкривається на певний час. При цьому на його виході з'являється сигнал логічної одиниці який через перший елемент АБО 29 поступає на перший вхід першого тригера 32, а також на керуючий вхід першого електронного ключа 10 і відкриває його.

Коли напруга з виходу першого електронного ключа 10 досягає значення, пропорційного номінальному робочому струму, спрацьовує шостий компаратор 13, що відповідає першій ділянці, з виходу якого сигнал логічної одиниці поступає на перший вхід першого елемента ВИКЛЮЧНЕ АБО 16. При цьому на його виході формується сигнал логічної одиниці, який подається на керуючий вхід четвертого електронного ключа 20, тим самим відкриваючи його і дозволяючи проходження сигналу з виходу першого датчика струму 1 на входи четвертого 30 і п'ятого 31 компараторів.

Якщо напруга, що пропорційна струму, зростає далі, то спрацьовують шостий 13 і сьомий 14 компаратори, що відповідає другій ділянці характеристики датчика струму 1. При цьому на виході першого елемента ВИКЛЮЧНЕ АБО 16 встановлюється сигнал логічного нуля, а на виході другого елемента ВИКЛЮЧНЕ АБО 17 - сигнал логічної одиниці, який відкриває п'ятий електронний ключ 21. Значення напруги, пропорційної струму, яке поступає на вхід першого масштабуючого підсилювача 18, на цій ділянці множиться на коефіцієнт, що дозволяє отримати лінійну залежність між вхідним і вихідним сигналами першого датчика струму 1 на вибраній ділянці нелінійної характеристики перетворення. Далі нове значення сигналу через п'ятий електронний ключ 21 поступає на входи четвертого 30 і п'ятого 31 компараторів.

Якщо напруга з виходу першого датчика струму 1 приймає ще більше значення, то четвертий 20 і п'ятий 21 електронні ключі закриваються, а шостий електронний ключ 22 відкривається. При цьому значення сигналу множиться на інший коефіцієнт, в результаті чого на третій ділянці кривої

намагнічування вхідний і вихідний сигнали першого датчика струму 1 мають лінійну залежність.

В подальшому під величиною напруги, що відповідає струму на виході датчиків струму 1-3, будемо розуміти сигнал, який подається на входи четвертого 30 і п'ятого 31 компараторів.

Якщо будь-який з вимикачів (наприклад, другий, на якому встановлені другий датчик струму 2 і другий датчик комутації 48) відключає коло зі струмом, значення якого не перевищує номінального робочого струму, то в цьому випадку на виході другого датчика комутації 48 з'являється сигнал логічної одиниці, який переднім фронтом запускає другий одновібратор 51, з виходу якого сигнал надходить на вхід шостого елемента АБО 57. З виходу останнього сигнал логічної одиниці подається на вхід четвертого елемента І 27, вихідний сигнал якого переводить у стан логічного нуля всі виходи дешифратора 28. Одночасно з виходу шостого елемента АБО 57 сигнал у вигляді короткого імпульсу через диференціюючий елемент 58 надходить на перший вхід четвертого тригера 46 і встановлює його в одиничний стан. При цьому на виході третього елемента АБО 38 з'являється сигнал логічної одиниці, що відкриває п'ятий елемент І 36, дозволяючи проходження імпульсів від генератора імпульсів 24 у перший лічильник імпульсів 43. Однак після проходження одного імпульсу на першому виході першого лічильника імпульсів 43 з'являється сигнал логічної одиниці, який через п'ятий елемент АБО 45 обнуляє четвертий тригер 46. При цьому на виході третього елемента АБО 38 з'являється сигнал логічного нуля, п'ятий елемент І 36 закривається, а формувач імпульсів 39 виробляє імпульс, який через другий елемент АБО 42 обнуляє перший лічильник імпульсів 43. У момент, коли імпульс з виходу п'ятого елемента І 36 надходить у перший лічильник імпульсів 43, відкритий також і десятий елемент І 60, тому одиничний імпульс подається також у третій лічильник імпульсів 63, що свідчить про зменшення робочого ресурсу другого вимикача на одиницю рахунку при відключенні вимикачем струму, що не перевищує значення номінального робочого струму. Після описаних операцій на виході другого одновібратора 51 з'являється сигнал логічного нуля, робота дешифратора 28 розблоковується і на його виходах відновлюється передування сигналів логічної одиниці.

Якщо в електричній системі виникає струм короткого замикання, який необхідно відключити, наприклад, за допомогою першого вимикача, на якому встановлені перший датчик струму 1 і перший датчик комутації 47, то в цьому випадку на виході першого датчика струму 1 з'являється постійна напруга, пропорційна комутваному струму, яка подається на вхід першого компаратора 4. Оскільки поріг спрацювання компаратора 4 лише незначно перевищує значення номінального робочого струму, що протікає через вимикач, то на виході компаратора 4 з'являється сигнал логічної одиниці, який подається на перший вхід дванадцятого елемента І 7. При співпаданні цього сигналу із сигналом з виходу дешифратора 28 на виході дванадцятого елемента І 7 з'являється сигнал ло-

гічної одиниці, який через перший елемент АБО 29 встановлює в одиничний стан перший тригер 32, вихідним сигналом якого через елемент НІ 23 закривається другий елемент І 25 і подача імпульсів від генератора імпульсів 24 у лічильник 26 припиняється. При цьому на першому виході дешифратора 28 зберігається сигнал логічної одиниці, що підтримує у відкритому стані дванадцятий елемент І 7. Одночасно з виходу дванадцятого елемента І 7 сигнал логічної одиниці подається на керуючий вхід першого електронного ключа 10 і сигнал з виходу першого датчика струму 1 надходить також на входи четвертого 30 і п'ятого 31 компараторів. В залежності від значення струму, що відключається, спрацювають або обидва, або тільки четвертий компаратор 30. При цьому встановлюються в одиничний стан або і другий 33 і третій 34 тригери, або тільки другий тригер 33. Одразу ж після спрацювання тригерів інформація поступає на перший, другий і третій входи шифратора 3 5.

В залежності від значення комутваного струму, яке у вигляді цифрового коду подається на перший, другий і третій входи шифратора 35, з виходу останнього різні значення цифрового коду, які відповідають різним значенням вагових коефіцієнтів для визначення спрацювання комутаційного ресурсу вимикача з врахуванням значення комутваного струму подаються на вхід цифрового компаратора 44.

При цьому на вихідній цифровій шині першого лічильника імпульсів 43 встановлений нульовий код, тому на виході цифрового компаратора 44 встановлюється сигнал логічної одиниці, який подається на вхід елемента затримки сигналу 41 і на вхід першого елемента І 37. Якщо струм короткого замикання через вимикач пройшов, але вимикач не відключився, то через деякий час з виходу елемента затримки сигналу 41 надходить сигнал, який через другий елемент АБО 42 обнуляє перший 32, другий 33 і третій 34 тригери і відновлюється чередування одиничних сигналів на виходах дешифратора 28. Якщо ж після проходження струму короткого замикання через вимикач останній відключається, то спрацює перший датчик комутації 47, вихідний сигнал якого переднім фронтом запускає перший одновібратор 50, з виходу якого подається сигнал на дев'ятий 59 і шостий 53 елементи І. При цьому шостий елемент І 53 відкривається (на його першому вході присутній сигнал логічної одиниці з першого виходу дешифратора 28), з його виходу сигнал через четвертий елемент АБО 56 подається на вхід першого елемента І 37, який вихідним сигналом через третій елемент АБО 38 відкриває п'ятий елемент І 36, тим самим дозволяючи проходження імпульсів від генератора імпульсів 24 у перший лічильник імпульсів 43. При цьому в перший лічильник імпульсів 43 надходить визначена кількість імпульсів, що відповідає значенню струму в момент комутації вимикача, у перерахуванні на відключення номінального робочого струму вимикача. Після проходження визначеної кількості імпульсів у перший лічильник імпульсів 43 на виході цифрового компаратора 44 з'являється сигнал логічного нуля, що закриває елементи І 37 і 36, подача імпульсів у

перший лічильник імпульсів 43 припиняється, а формувач імпульсів 39 виробляє сигнал, що скидає всі тригери, а також лічильники імпульсів 26 і 43. У момент проходження імпульсів у перший лічильник імпульсів 43 дев'ятий елемент І 59 відкритий і через нього імпульси надходять також у другий лічильник імпульсів 62, збільшуючи значення записаного коду останнього, що свідчить про вичерпання ресурсу першого вимикача на величину, яка відповідає значенню відключеного вимикачем струму в перерахуванні на номінальний робочий струм вимикача. Після цього на виході першого одновібратора 50 з'являється сигнал логічного нуля, на виходах дешифратора 28 відновлюються сигнали логічної одиниці, що чередуються.

Якщо в електричній мережі виникає ситуація, коли струм короткого замикання протікає через один вимикач, а відключається інший, то в цьому випадку запропонований пристрій також працює коректно. Припустимо, що аварійний струм протікає через другий вимикач, значення струму запам'ятовується в 32-34 тригерах, але відбувається відключення третього вимикача. При цьому вихідний сигнал із третього датчика комутації 49 переднім фронтом запускає третій одновібратор 52. Оскільки на жодному з елементів І 53, 54, 55 не відбувається збіг сигналів, то на виході четвертого елемента АБО 56 є присутнім сигнал логічного нуля, зате з виходу шостого елемента АБО 57 прямоючий через диференціюючий елемент 58 імпульс встановлює в одиничний стан четвертий тригер 46, скидання якого відбувається після надходження в перший лічильник імпульсів 43 одного

імпульсу. Одночасно цей же імпульс збільшує на одиницю рахунку значення коду, записаного в четвертому лічильнику імпульсів 64, тим самим збільшуючи витрачений робочий ресурс третього вимикача. Після цього відновлюється вихідний режим роботи пристрою.

Даний пристрій дозволяє визначати відпрацьований ресурс більшої кількості вимикачів. Для цього необхідно зробити відповідні зміни в лічильнику імпульсів 26 і дешифраторі 28, збільшити кількість одновібраторів, ресурсних лічильників, компараторів, а також відповідних логічних елементів І, АБО.

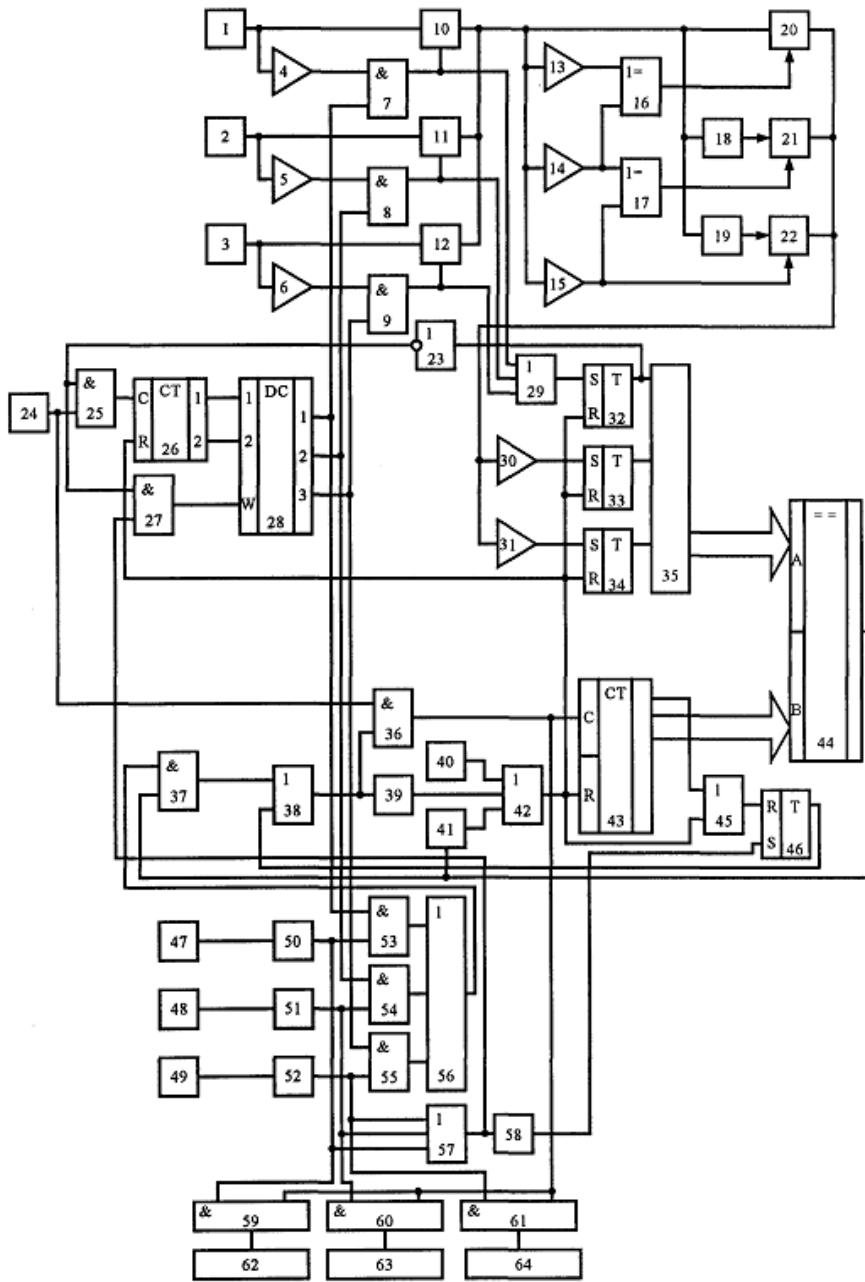
Кількість розрядів першого лічильника імпульсів 43, а також число тригерів вибирається в залежності від діапазону вимірюваних струмів і від необхідного ступеня точності визначення витраченого вимикачем ресурсу.

Тривалість імпульсу диференціюючого елемента 58 вибирається меншою тривалості імпульсу, який формується генератором імпульсів 24.

Тривалість імпульсів одновібраторів із прямим динамічним входом 50, 51 і 52 вибирається трохи більшою часу повного заповнення імпульсами першого лічильника імпульсів 43.

Час затримки сигналу в елементі затримки сигналу 41 вибирається на порядок більше тривалості імпульсів одновібраторів.

Кусково-лінійну лінеаризацію можна також здійснювати з використанням більшої кількості ділянок кривої намагнічування, для чого слід збільшити кількість компараторів, елементів ВИКЛЮЧНЕ АБО, елементів І, масштабуючих підсилювачів, а також електронних ключів.



Фіг.