

Міністерство освіти і науки України
Вінницький національний технічний університет

Ілюстративний матеріал
до магістерської роботи зі спеціальності
172 – Телекомунікації та радіотехніка
08-36.МКР.003.00.000

РОЗРОБКА СИСТЕМИ ОБРОБКИ ПОТОКОВОЇ ІНФОРМАЦІЇ ПІДВИЩЕНОЇ ШВИДКОДІЇ

Розробив студент гр. РТ-16м з/в
Кочмарук М.В.

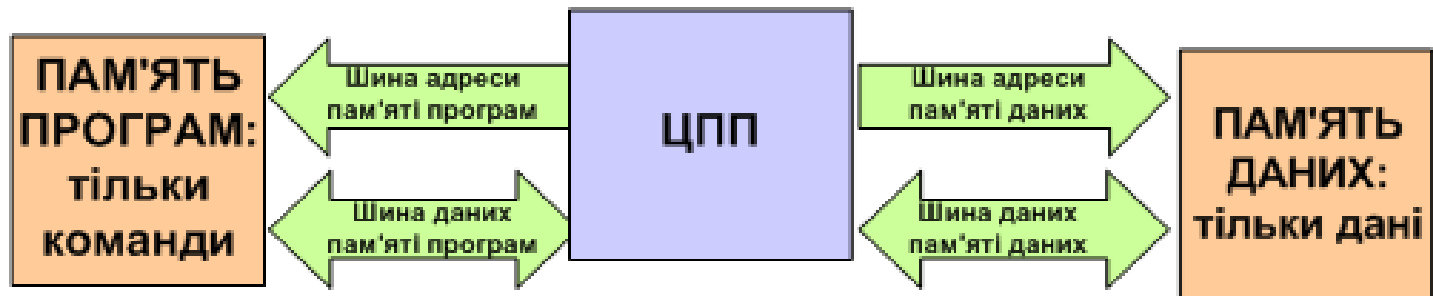
Вінниця ВНТУ 2018

Мікропроцесорна архітектура

А: Фон
Неймана



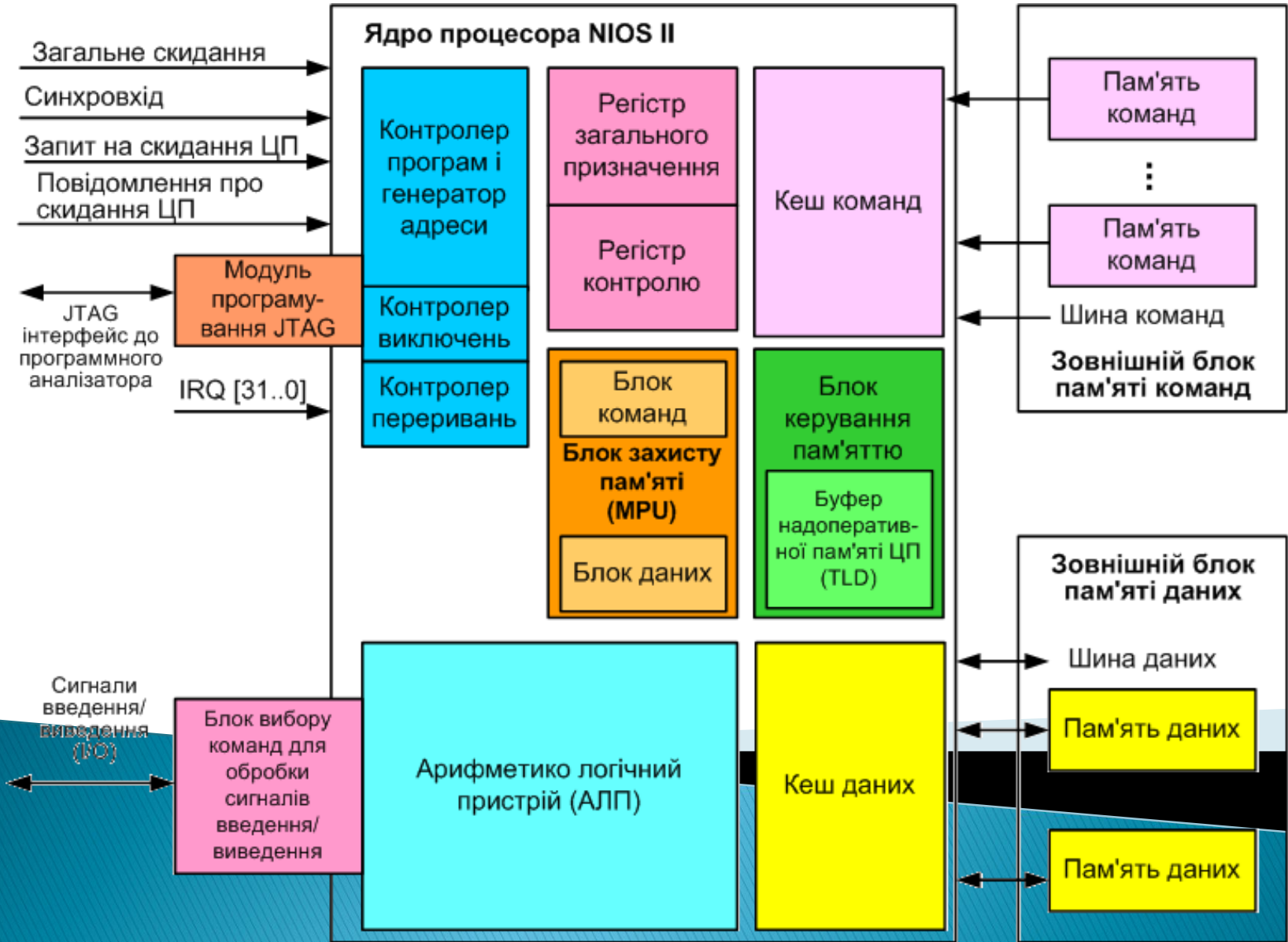
В:
Гарвардська



В:
Гарвардська
модифікована



Ядро процесора NIOS II



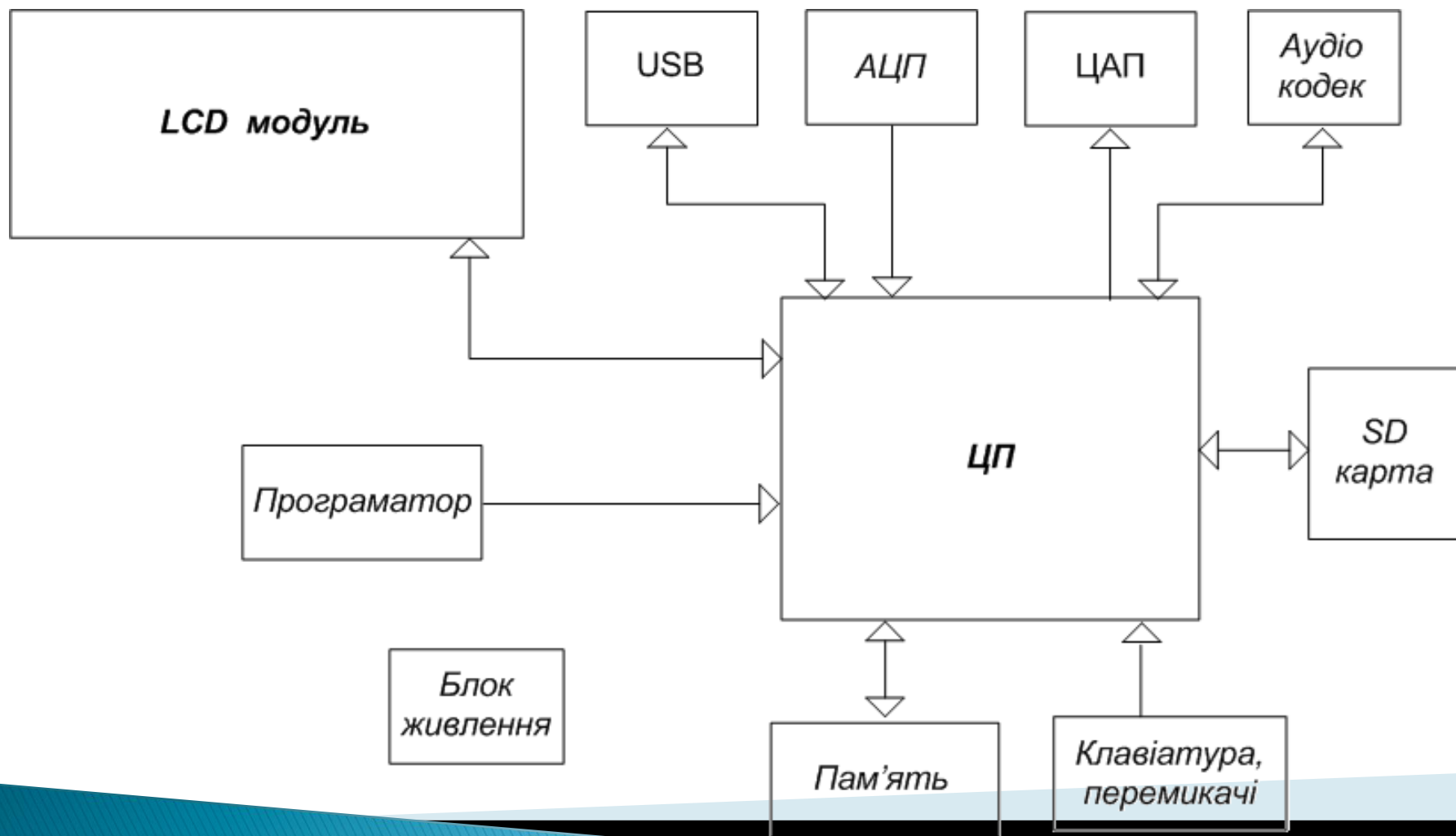


Схема структурна

Підключення АЦП до ЦП через паралельний інтерфейс

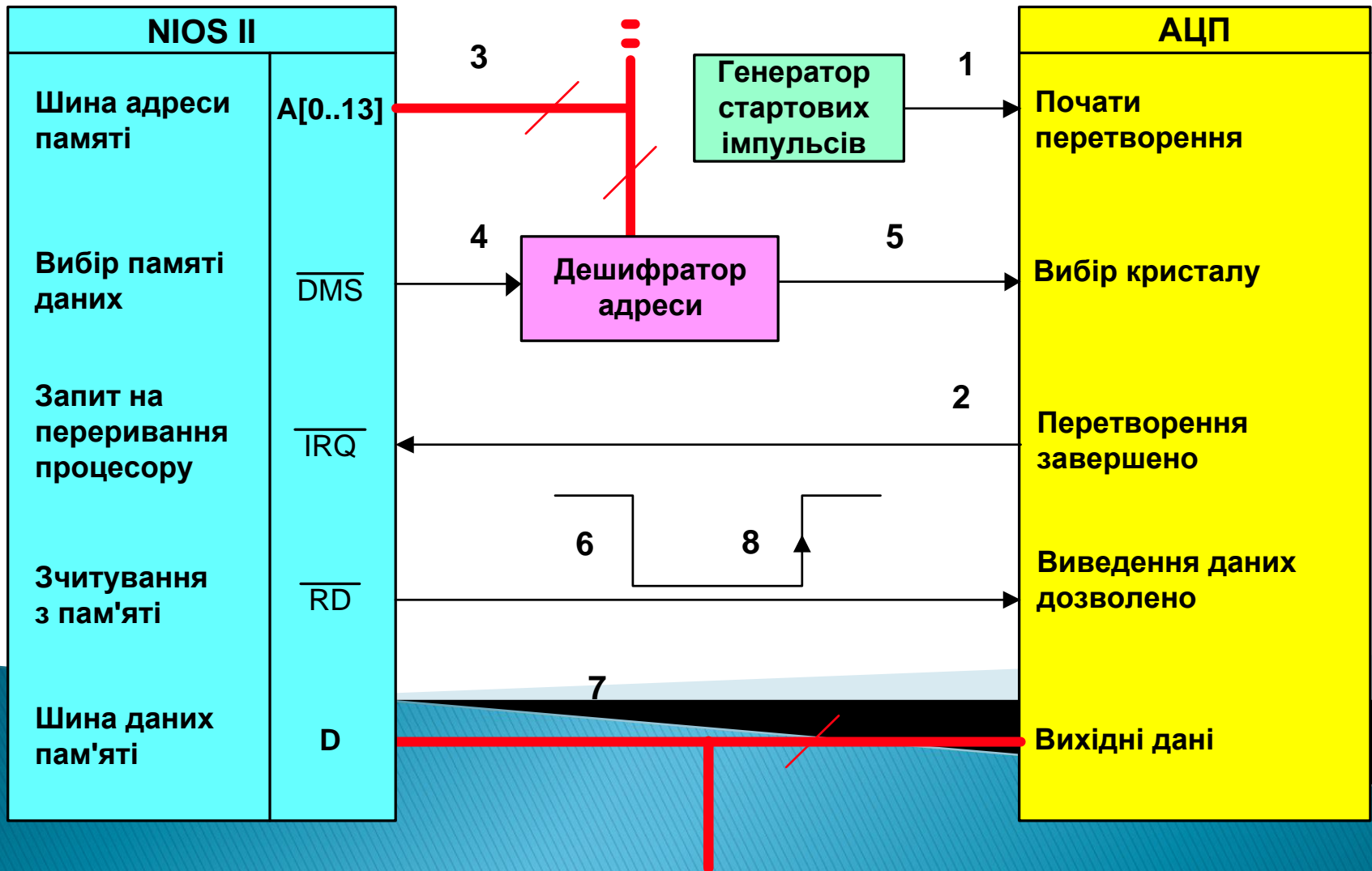
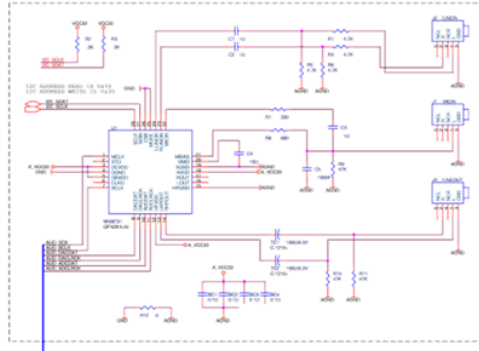
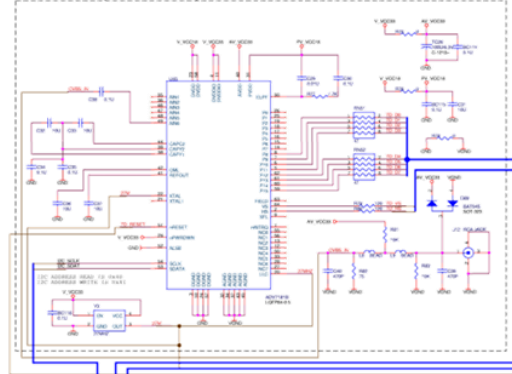


Схема електрична принципова

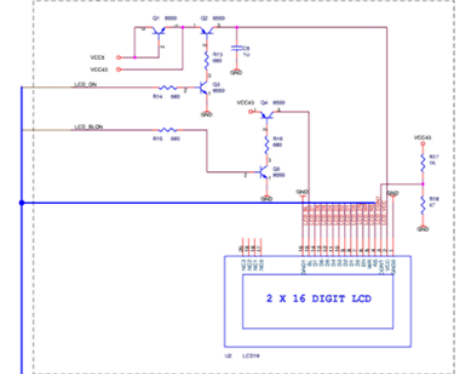
Блок кодування-декодування аудіоінформації (WM8731)



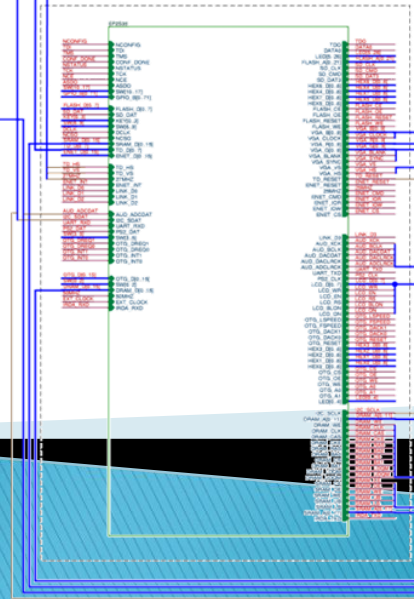
Блок ТБ кодування декодування



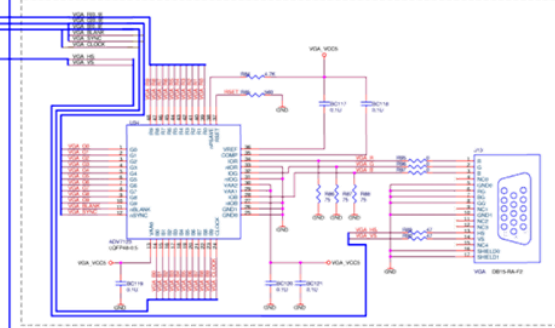
Блок керування РК-дисплеєм



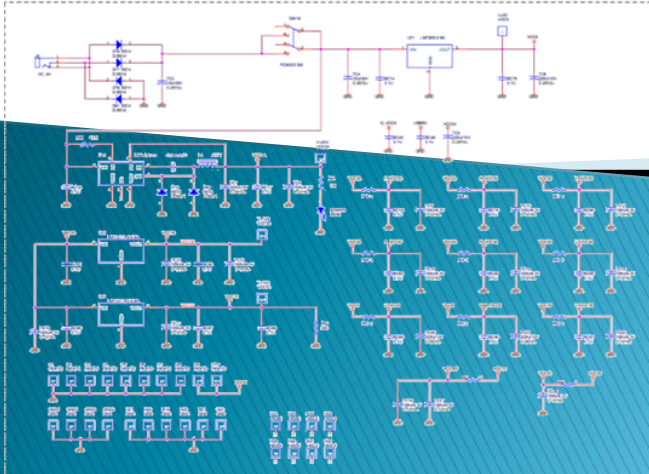
Центральний мікропроцесор NIOS II
Cyclone II FPGA (EP2C35)



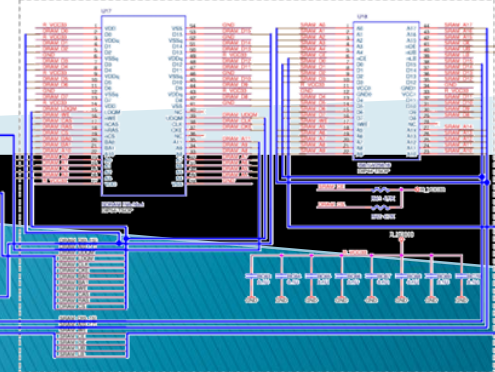
Блок керування VGA D-Sub виходом

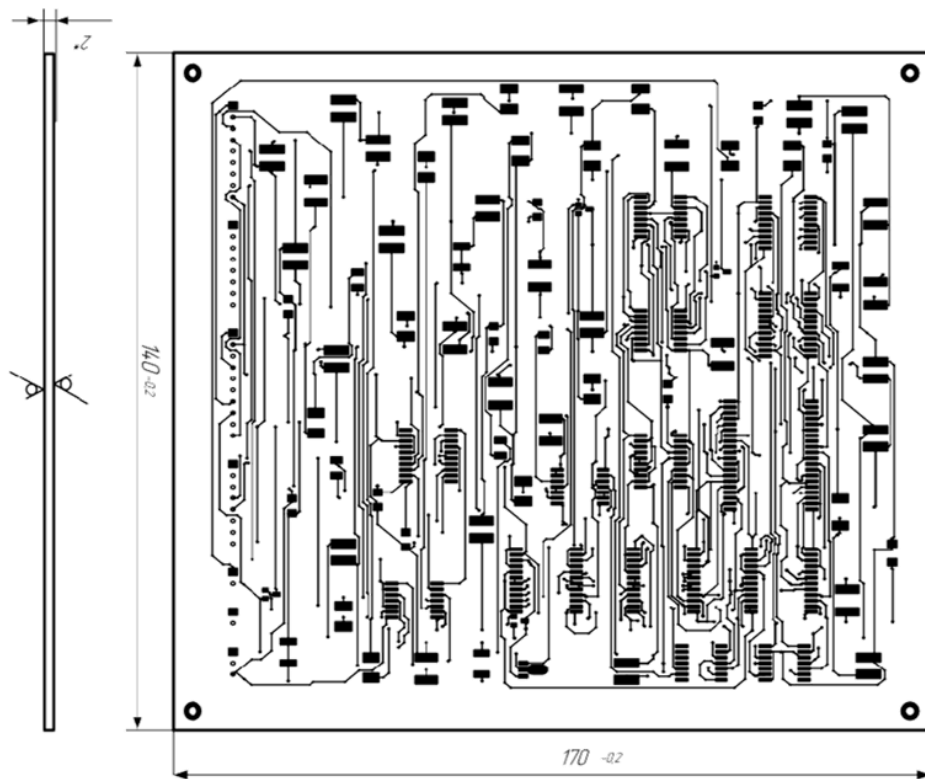
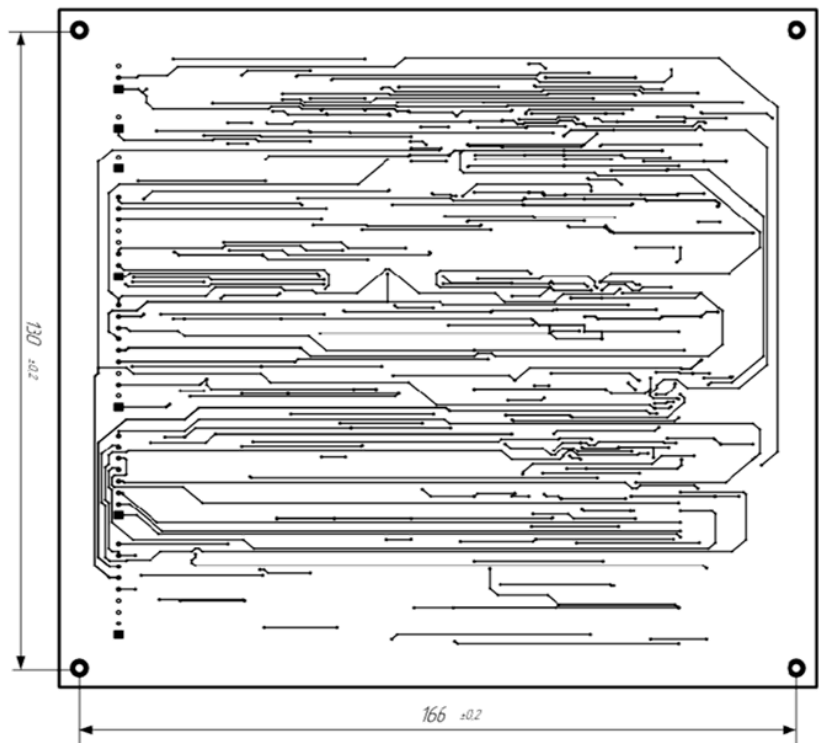


Блок живлення

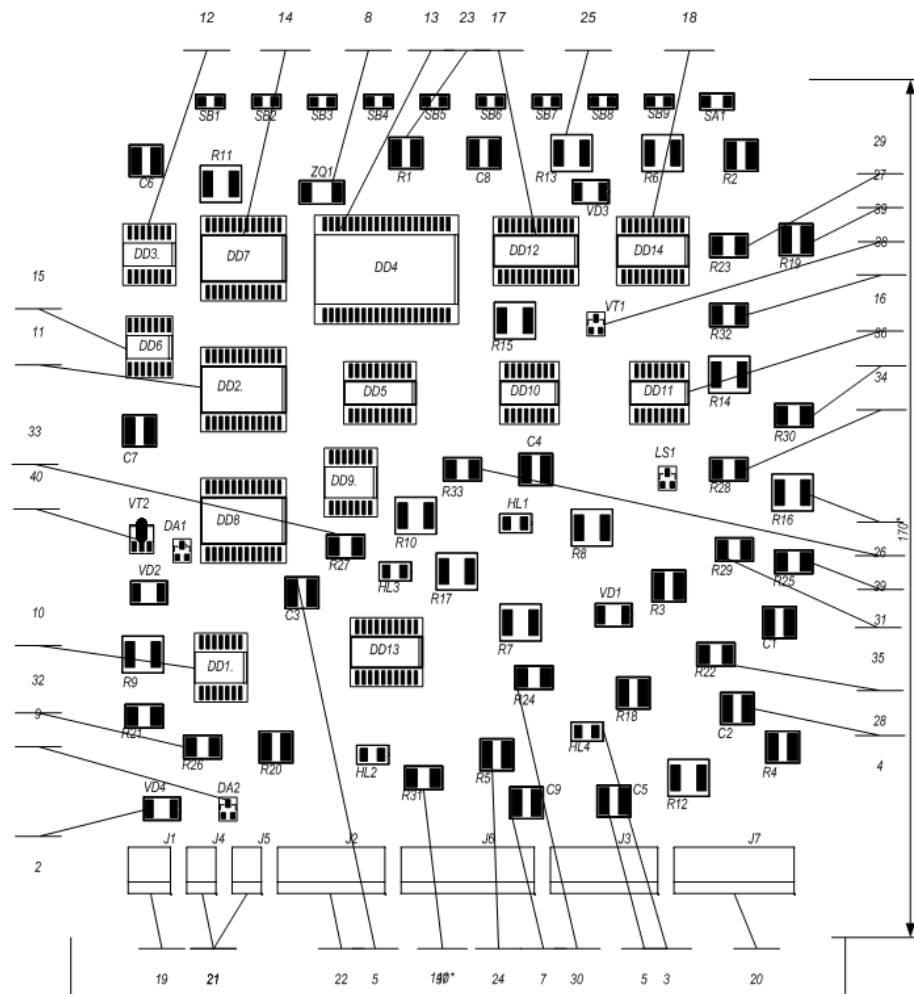


Блок пам'яті

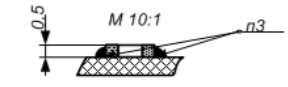




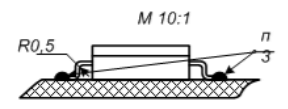
Друкована плата



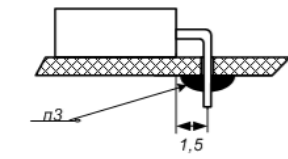
Установка резисторів R1-
R12, R14-R17, R19, R20;
конденсаторів C1-C4



Установка мікросхем DA1-
DA2



Установка ZQ1
M 10:1



1. *Розміри для довідок.
2. Установку радіоелементів здійснити за ОСТ4.010.030-82:
резистори R1,R4,R6,R12-R14,R16,R17 по варіанту 2а;
мікросхеми DD1-DD10 по варіанту 8а;
транзистори по варіанту 1а;
конденсатори C1, C2, C3, C4 по варіанту 2в;
3. Паяти: припой ПОС-61 ГОСТ 21931-76.
4. Покриття УР-231 IV;

Складальне креслення

ДЯКУЮ ЗА УВАГУ!