



УКРАЇНА

(19) **UA** (11) **90241** (13) **U**  
(51) МПК  
**G07C 3/10** (2006.01)

ДЕРЖАВНА СЛУЖБА  
ІНТЕЛЕКТУАЛЬНОЇ  
ВЛАСНОСТІ  
УКРАЇНИ

## (12) ОПИС ДО ПАТЕНТУ НА КОРИСНУ МОДЕЛЬ

(21) Номер заявки: <b>u 2012 14106</b>	(72) Винахідник(и): <b>Грабко Володимир Віталійович (UA), Грабко Валентин Володимирович (UA), Дідушок Олег Васильович (UA)</b>
(22) Дата подання заявки: <b>11.12.2012</b>	(73) Власник(и): <b>ВІННИЦЬКИЙ НАЦІОНАЛЬНИЙ ТЕХНІЧНИЙ УНІВЕРСИТЕТ, Хмельницьке шосе, 95, м. Вінниця, 21021 (UA)</b>
(24) Дата, з якої є чинними права на корисну модель: <b>26.05.2014</b>	
(46) Публікація відомостей про видачу патенту: <b>26.05.2014, Бюл.№ 10</b>	

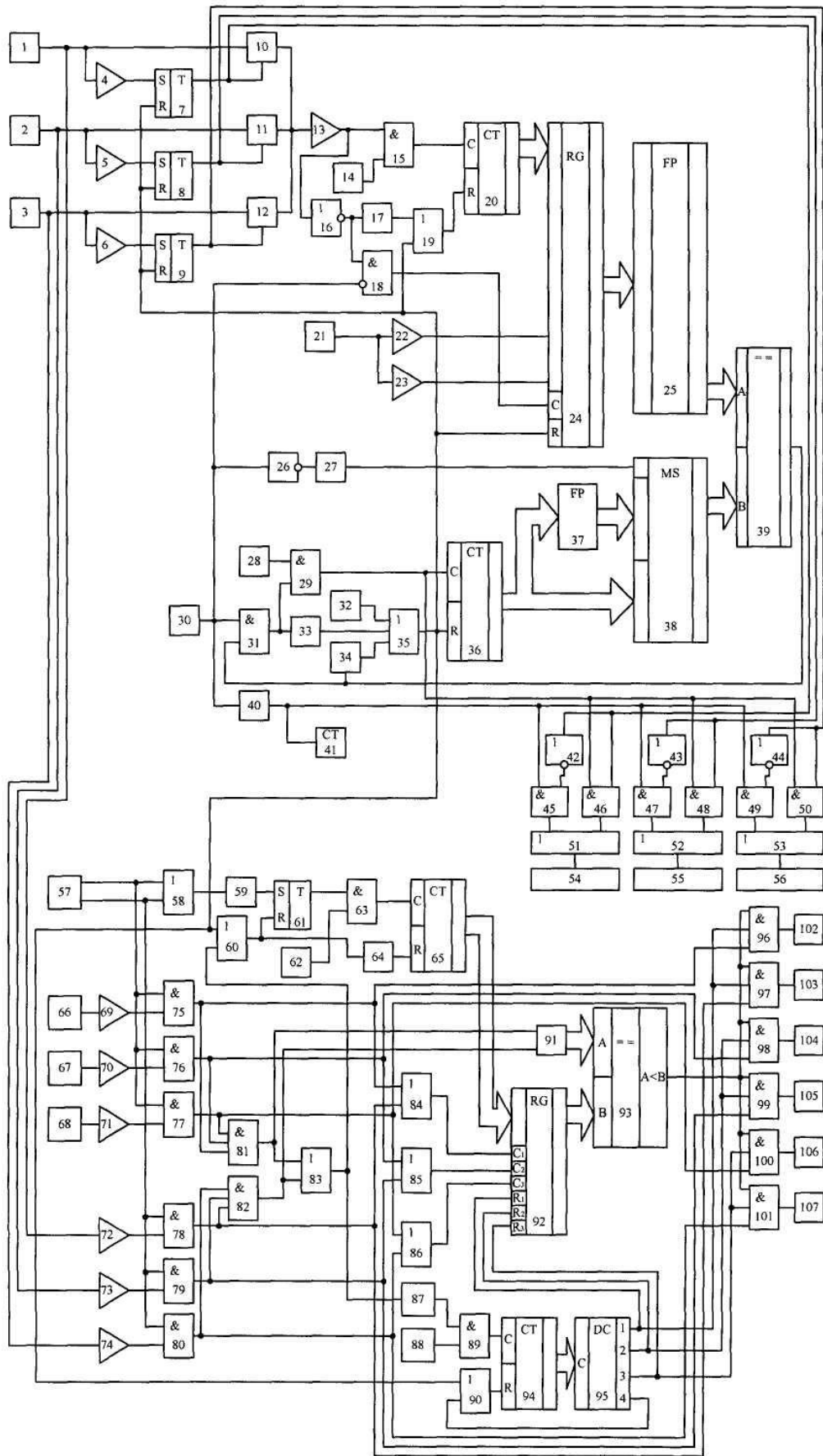
## (54) ПРИСТРІЙ ДЛЯ КОНТРОЛЮ РЕСУРСУ ПОВІТРЯНИХ ВИСОКОВОЛЬТНИХ ВИМИКАЧІВ

### (57) Реферат:

Пристрій для контролю ресурсу повітряних високовольтних вимикачів містить три датчики струму, три датчики напруги, датчик тиску, датчик комутації, датчик початку руху, дванадцять компараторів, чотири тригери, три електронні ключі, формувач імпульсів, вісім лічильників імпульсів, чотири генератори імпульсів, дванадцять елементів АБО, двадцять шість елементів І, п'ять елементів НІ, блок установки нуля, два елементи затримки сигналу, два диференціюючі елементи, два цифрові компаратори, два функціональні перетворювачі, два регістри, три одновібратори, цифровий комутатор, блок задання часу ввімкнення-вимкнення, дешифратор, шість індикаторів.

UA 90241 U

UA 90241 U



Корисна модель належить до електротехніки і може бути використана для вимірювання комутаційного ресурсу повітряних високовольтних вимикачів.

Відомий пристрій для контролю ресурсу повітряних високовольтних вимикачів (Патент України № 29312, МПК G07C 3/10, бюл. № 1, 2008), що містить перший, другий і третій датчики струму, виходи яких з'єднані відповідно через перший, другий і третій компаратори з першими входами першого, другого і третього тригерів, виходи яких підключені відповідно до першого, другого і третього входів другого елемента АБО, а також відповідно до керуючих входів першого, другого і третього електронних ключів, виходи яких з'єднані між собою та підключені до входів четвертого і п'ятого компараторів, а аналогові входи з'єднані відповідно з виходами першого, другого і третього датчиків струму, другі входи першого, другого і третього тригерів, а також другий вхід першого лічильника імпульсів підключені до виходу першого елемента АБО, перший вхід якого з'єднаний з виходом блока установки нуля, другий вхід підключений до виходу формувача імпульсів, а третій вхід з'єднаний з виходом елемента затримки сигналу, вихід датчика комутації підключений до входу диференціуючого елемента та до першого входу другого елемента I, вихід якого з'єднаний зі входом формувача імпульсів і з другим входом першого елемента I, перший вхід якого підключений до виходу генератора імпульсів, а вихід з'єднаний з першим входом першого лічильника імпульсів і з першими входами четвертого, шостого і восьмого елементів I, вихід диференціуючого елемента підключений до перших входів третього, п'ятого і сьомого елементів I, другі входи яких з'єднані відповідно з виходами першого, другого і третього елементів HI, входи яких в свою чергу підключені відповідно до виходів першого, другого і третього тригерів, виходи третього, п'ятого і сьомого елементів I з'єднані відповідно з першими входами третього, четвертого і п'ятого елементів АБО, другі входи яких підключені відповідно до виходів четвертого, шостого і восьмого елементів I, а виходи з'єднані відповідно зі входами другого, третього і четвертого лічильників імпульсів, другі входи четвертого, шостого і восьмого елементів I підключені відповідно до виходів першого, другого і третього тригерів, вихід датчика тиску з'єднаний зі входами шостого і сьомого компараторів, вхід елемента затримки сигналу та другий вхід другого елемента I підключені до виходу цифрового компаратора, перша вхідна цифрова шина якого з'єднана з вихідною цифровою шиною першого функціонального перетворювача, перший вхід регістра підключений до виходу другого елемента АБО, виходи четвертого, п'ятого, шостого і сьомого компараторів з'єднані відповідно з другим, третім, четвертим і п'ятим входами регістра, шостий вхід регістра підключений до виходу датчика комутації, вихід першого елемента АБО з'єднаний з сьомим входом регістра, вихідна цифрова шина якого підключена до вхідної цифрової шини першого функціонального перетворювача, вихід одновібратора з'єднаний з керуючим входом цифрового комутатора, друга вхідна цифрова шина цифрового компаратора підключена до вихідної цифрової шини цифрового комутатора, перша вхідна цифрова шина якого з'єднана з вихідною цифровою шиною другого функціонального перетворювача, а друга вхідна цифрова шина та вхідна цифрова шина другого функціонального перетворювача підключені до вихідної цифрової шини першого лічильника імпульсів, вихід диференціуючого елемента з'єднаний з входом п'ятого лічильника імпульсів, вихід датчика комутації через четвертий елемент HI підключений до входу одновібратора.

Головним недоліком даного пристрою є обмежені функціональні можливості за рахунок того, що він не дозволяє вимірювати комутаційний ресурс апаратів з врахуванням часу їхнього ввімкнення та вимкнення.

За прототип вибрано пристрій для контролю ресурсу повітряних високовольтних вимикачів (Патент України № 58284, МПК G07C 3/10, бюл. № 7, 2011), що містить перший, другий і третій датчики струму, виходи яких з'єднані відповідно через перший, другий і третій компаратори з першими входами першого, другого і третього тригерів, виходи яких підключені відповідно до керуючих входів першого, другого і третього електронних ключів, виходи яких з'єднані між собою та підключені до входу четвертого компаратора, а аналогові входи з'єднані відповідно з виходами першого, другого і третього датчиків струму, другі входи першого, другого і третього тригерів, а також другий вхід першого лічильника імпульсів підключені до виходу першого елемента АБО, перший вхід якого з'єднаний з виходом блока установки нуля, другий вхід підключений до виходу формувача імпульсів, а третій вхід з'єднаний з виходом елемента затримки сигналу (в подальшому - першого елемента затримки сигналу), вихід датчика комутації підключений до входу диференціуючого елемента (в подальшому - першого диференціуючого елемента) та до першого входу другого елемента I, вихід якого з'єднаний зі входом формувача імпульсів і з другим входом першого елемента I, перший вхід якого підключений до виходу першого генератора імпульсів, а вихід з'єднаний з першим входом першого лічильника імпульсів і з першими входами четвертого, шостого і восьмого елементів I,

вихід першого диференціюючого елемента підключений до перших входів третього, п'ятого і сьомого елементів I, другі входи яких з'єднані відповідно з виходами першого, другого і третього елементів HI, входи яких в свою чергу підключені відповідно до виходів першого, другого і третього тригерів, виходи третього, п'ятого і сьомого елементів I з'єднані відповідно з першими  
5 входами третього, четвертого і п'ятого елементів АБО, другі входи яких підключені відповідно до виходів четвертого, шостого і восьмого елементів I, а виходи з'єднані відповідно зі входами другого, третього і четвертого лічильників імпульсів, другі входи четвертого, шостого і восьмого елементів I підключені відповідно до виходів першого, другого і третього тригерів, вихід датчика тиску з'єднаний зі входами п'ятого і шостого компараторів, вхід першого елемента затримки сигналу та другий вхід другого елемента I підключені до виходу цифрового компаратора (в подальшому - першого цифрового компаратора), перша вхідна цифрова шина якого з'єднана з вихідною цифровою шиною першого функціонального перетворювача, виходи п'ятого і шостого компараторів підключені відповідно до першого і другого входів регістра (в подальшому - першого регістра), вихід першого елемента АБО з'єднаний з четвертим входом першого  
10 регістра, вихідна цифрова шина якого підключена до вхідної цифрової шини першого функціонального перетворювача, вихід першого одновібратора з'єднаний з керуючим входом цифрового комутатора, друга вхідна цифрова шина першого цифрового компаратора підключена до вихідної цифрової шини цифрового комутатора, перша вхідна цифрова шина якого з'єднана з вихідною цифровою шиною другого функціонального перетворювача, а друга  
20 вхідна цифрова шина та вхідна цифрова шина другого функціонального перетворювача підключені до вихідної цифрової шини першого лічильника імпульсів, вихід першого диференціюючого елемента з'єднаний з входом п'ятого лічильника імпульсів, вихід датчика комутації через четвертий елемент HI підключений до входу першого одновібратора, вихід четвертого компаратора з'єднаний з входом п'ятого елемента HI та підключений до першого  
25 входу дев'ятого елемента I, другий вхід якого з'єднаний з виходом другого генератора імпульсів, а вихід підключений до першого входу шостого лічильника імпульсів, другий вхід якого з'єднаний з виходом другого елемента АБО, перший вхід якого підключений до виходу другого одновібратора, вхід якого, а також перший вхід десятого елемента I з'єднані з виходом п'ятого елемента HI, вихід датчика комутації підключений до другого входу десятого елемента I, вихід  
30 якого з'єднаний з третім входом першого регістра, другий вхід другого елемента АБО підключений до виходу першого елемента АБО, вихідна цифрова шина шостого лічильника імпульсів з'єднана з вхідною цифровою шиною першого регістра.

Головним недоліком даного пристрою є обмежені функціональні можливості за рахунок того, що він не дозволяє вимірювати комутаційний ресурс апаратів з врахуванням часу їхнього  
35 ввімкнення та вимкнення.

В основу корисної моделі поставлено задачу створення пристрою для контролю ресурсу повітряних високовольтних вимикачів, в якому за рахунок введення нових блоків та зв'язків між ними з'являється можливість контролювати комутаційний ресурс вимикачів з врахуванням  
40 їхнього часу ввімкнення та вимкнення, що розширює функціональні можливості та підвищує точність роботи пристрою.

Поставлена задача вирішується тим, що в пристрої для контролю ресурсу повітряних високовольтних вимикачів, що містить перший, другий і третій датчики струму, виходи яких з'єднані відповідно через перший, другий і третій компаратори з першими входами першого,  
45 другого і третього тригерів, виходи яких підключені відповідно до керуючих входів першого, другого і третього електронних ключів, виходи яких з'єднані між собою та підключені до входу четвертого компаратора, а аналогові входи з'єднані відповідно з виходами першого, другого і третього датчиків струму, другі входи першого, другого і третього тригерів, а також другий вхід першого лічильника імпульсів підключені до виходу першого елемента АБО, перший вхід якого з'єднаний з виходом блока установки нуля, другий вхід підключений до виходу формувача імпульсів, а третій вхід з'єднаний з виходом першого елемента затримки сигналу, вихід датчика комутації підключений до входу першого диференціюючого елемента та до першого входу  
50 другого елемента I, вихід якого з'єднаний зі входом формувача імпульсів і з другим входом першого елемента I, перший вхід якого підключений до виходу першого генератора імпульсів, а вихід з'єднаний з першим входом першого лічильника імпульсів і з першими входами четвертого, шостого і восьмого елементів I, вихід першого диференціюючого елемента підключений до перших входів третього, п'ятого і сьомого елементів I, другі входи яких з'єднані  
55 відповідно з виходами першого, другого і третього елементів HI, входи яких в свою чергу підключені відповідно до виходів першого, другого і третього тригерів, виходи третього, п'ятого і сьомого елементів I з'єднані відповідно з першими входами третього, четвертого і п'ятого  
60 елементів АБО, другі входи яких підключені відповідно до виходів четвертого, шостого і

восьмого елементів I, а виходи з'єднані відповідно зі входами другого, третього і четвертого лічильників імпульсів, другі входи четвертого, шостого і восьмого елементів I підключені відповідно до виходів першого, другого і третього тригерів, вихід датчика тиску з'єднаний зі входами п'ятого і шостого компараторів, вхід першого елемента затримки сигналу та другий вхід другого елемента I підключені до виходу першого цифрового компаратора, перша вхідна цифрова шина якого з'єднана з вихідною цифровою шиною першого функціонального перетворювача, виходи п'ятого і шостого компараторів підключені відповідно до першого і другого входів першого регістра, вихід першого елемента АБО з'єднаний з четвертим входом першого регістра, вихідна цифрова шина якого підключена до вхідної цифрової шини першого функціонального перетворювача, вихід першого одновібратора з'єднаний з керуючим входом цифрового комутатора, друга вхідна цифрова шина першого цифрового компаратора підключена до вихідної цифрової шини цифрового комутатора, перша вхідна цифрова шина якого з'єднана з вихідною цифровою шиною другого функціонального перетворювача, а друга вхідна цифрова шина та вхідна цифрова шина другого функціонального перетворювача підключені до вихідної цифрової шини першого лічильника імпульсів, вихід першого диференціюючого елемента з'єднаний з входом п'ятого лічильника імпульсів, вихід датчика комутації через четвертий елемент HI підключений до входу першого одновібратора, вихід четвертого компаратора з'єднаний з входом п'ятого елемента HI та підключений до першого входу дев'ятого елемента I, другий вхід якого з'єднаний з виходом другого генератора імпульсів, а вихід підключений до першого входу шостого лічильника імпульсів, другий вхід якого з'єднаний з виходом другого елемента АБО, перший вхід якого підключений до виходу другого одновібратора, вхід якого, а також перший вхід десятого елемента I з'єднані з виходом п'ятого елемента HI, вихід датчика комутації підключений до другого входу десятого елемента I, вихід якого з'єднаний з третім входом першого регістра, другий вхід другого елемента АБО підключений до виходу першого елемента АБО, вихідна цифрова шина шостого лічильника імпульсів з'єднана з вхідною цифровою шиною першого регістра, згідно з корисною моделлю, введено датчик початку руху, шостий, сьомий, восьмий, дев'ятий, десятий, одинадцятий і дванадцятий елементи АБО, другий диференціюючий елемент, четвертий тригер, третій і четвертий генератори імпульсів, одинадцятий, дванадцятий, тринадцятий, чотирнадцятий, п'ятнадцятий, шістнадцятий, сімнадцятий, вісімнадцятий, дев'ятнадцятий, двадцятий, двадцять перший, двадцять другий, двадцять третій, двадцять четвертий, двадцять п'ятий і двадцять шостий елементи I, другий елемент затримки сигналу, сьомий і восьмий лічильники імпульсів, перший, другий і третій датчики напруги, сьомий, восьмий, дев'ятий, десятий, одинадцятий і дванадцятий компаратори, третій одновібратор, блок задання часу ввімкнення-вимкнення, другий регістр, другий цифровий компаратор, дешифратор, перший, другий, третій, четвертий, п'ятий і шостий індикатори, причому перший і другий виходи датчика початку руху підключені до першого і другого входів шостого елемента АБО, вихід якого з'єднаний з входом другого диференціюючого елемента, вихід якого підключений до першого входу четвертого тригера, вихід якого з'єднаний з першим входом одинадцятого елемента I, другий вхід якого підключений до виходу третього генератора імпульсів, а вихід з'єднаний з першим входом сьомого лічильника імпульсів, вихідна цифрова шина якого підключена до вхідної цифрової шини другого регістра, вихідна цифрова шина якого з'єднана з другою вхідною цифровою шиною другого цифрового компаратора, перша вхідна цифрова шина якого підключена до вихідної цифрової шини блока задання часу ввімкнення-вимкнення, а вихід з'єднаний з першими входами двадцять першого, двадцять другого, двадцять третього, двадцять четвертого, двадцять п'ятого і двадцять шостого елементів I, виходи яких підключені відповідно до першого, другого, третього, четвертого, п'ятого і шостого індикаторів, виходи першого, другого і третього датчиків напруги з'єднані з входами сьомого, восьмого і дев'ятого компараторів, виходи яких підключені відповідно до других входів дванадцятого, тринадцятого і чотирнадцятого елементів I, перші входи яких з'єднані з першим виходом датчика початку руху, а виходи підключені відповідно до першого, другого і третього входів вісімнадцятого елемента I, виходи першого, другого і третього датчиків струму з'єднані з входами десятого, одинадцятого і дванадцятого компараторів відповідно, виходи яких підключені відповідно до других входів п'ятнадцятого, шістнадцятого і сімнадцятого елементів I, перші входи яких з'єднані з другим виходом датчика початку руху, а виходи підключені відповідно до першого, другого і третього входів дев'ятнадцятого елемента I, виходи вісімнадцятого і дев'ятнадцятого елементів I з'єднані відповідно з першими і другими входами блока задання часу ввімкнення-вимкнення та восьмого елемента АБО, вихід якого підключений до входу третього одновібратора та до другого входу сьомого елемента АБО, перший вхід якого, а також перший вхід дванадцятого елемента АБО з'єднані з виходом першого елемента АБО, вихід сьомого елемента АБО підключений до

другого входу четвертого тригера та до входу другого елемента затримки сигналу, вихід якого з'єднаний з другим входом сьомого лічильника імпульсів, виходи дванадцятого, тринадцятого і чотирнадцятого елементів I підключені відповідно до перших входів дев'ятого, десятого і одинадцятого елементів АБО, другі входи яких з'єднані відповідно з виходами п'ятнадцятого, шістнадцятого і сімнадцятого елементів I, а виходи підключені до першого, другого і третього входів другого регістра, четвертий, п'ятий і шостий входи якого з'єднані відповідно з першим, другим і третім виходами дешифратора, четвертий вихід якого підключений до другого входу дванадцятого елемента АБО, вихід якого з'єднаний з другим входом восьмого лічильника імпульсів, вихідна цифрова шина якого підключена до вхідної цифрової шини дешифратора, а перший вхід з'єднаний з виходом двадцятого елемента I, перший вхід якого підключений до виходу третього одновібратора, а другий вхід з'єднаний з виходом четвертого генератора імпульсів, перший вихід дешифратора підключений до других входів двадцять першого і двадцять другого елементів I, другий вихід дешифратора з'єднаний з другими входами двадцять третього і двадцять четвертого елементів I, третій вихід дешифратора підключений до других входів двадцять п'ятого і двадцять шостого елементів I, виходи дванадцятого, п'ятнадцятого, тринадцятого, шістнадцятого, чотирнадцятого і сімнадцятого елементів I з'єднані відповідно з третіми входами двадцять першого, двадцять другого, двадцять третього, двадцять четвертого, двадцять п'ятого і двадцять шостого елементів I.

Пристрій для контролю ресурсу повітряних високовольтних вимикачів пояснюється кресленням, на якому зображена його структурна схема.

На схемі: 1, 2, 3 - перший, другий і третій датчики струму відповідно; 4, 5, 6 - перший, другий і третій компаратори відповідно; 7, 8, 9 - перший, другий і третій тригери відповідно; 10, 11, 12 - перший, другий і третій електронні ключі відповідно; 13 - четвертий компаратор; 14 - другий генератор імпульсів; 15 - дев'ятий елемент I; 16 - п'ятий елемент HI; 17 - другий одновібратор; 18 - десятий елемент I; 19 - другий елемент АБО; 20 - шостий лічильник імпульсів; 21 - датчик тиску; 22, 23 - п'ятий і шостий компаратори відповідно; 24 - перший регістр; 25 - перший функціональний перетворювач; 26 - четвертий елемент HI; 27 - перший одновібратор; 28 - перший генератор імпульсів; 29 - перший елемент I; 30 - датчик комутації; 31 - другий елемент I; 32 - блок установки нуля; 33 - формувач імпульсів; 34 - перший елемент затримки сигналу; 35 - перший елемент АБО; 36 - перший лічильник імпульсів; 37 - другий функціональний перетворювач; 38 - цифровий комутатор; 39 - перший цифровий компаратор; 40 - перший диференціюючий елемент; 41 - п'ятий лічильник імпульсів; 42, 43, 44 - перший, другий і третій елементи HI відповідно; 45, 46, 47, 48, 49, 50 - третій, четвертий, п'ятий, шостий, сьомий і восьмий елементи I відповідно; 51, 52, 53 - третій, четвертий і п'ятий елементи АБО відповідно; 54, 55, 56 - другий, третій і четвертий лічильники імпульсів відповідно; 57 - датчик початку руху; 58 - шостий елемент АБО; 59 - другий диференціюючий елемент; 60 - сьомий елемент АБО; 61 - четвертий тригер; 62 - третій генератор імпульсів; 63 - одинадцятий елемент I; 64 - другий елемент затримки сигналу; 65 - сьомий лічильник імпульсів; 66, 67, 68 - перший, другий і третій датчики напруги відповідно; 69, 70, 71, 72, 73, 74 - сьомий, восьмий, дев'ятий, десятий, одинадцятий і дванадцятий компаратори відповідно; 75, 76, 77, 78, 79, 80, 81, 82 - дванадцятий, тринадцятий, чотирнадцятий, п'ятнадцятий, шістнадцятий, сімнадцятий, вісімнадцятий і дев'ятнадцятий елементи I відповідно; 83, 84, 85, 86 - восьмий, дев'ятий, десятий і одинадцятий елементи АБО відповідно; 87 - третій одновібратор; 88 - четвертий генератор імпульсів; 89 - двадцятий елемент I; 90 - дванадцятий елемент АБО; 91 - блок задання часу ввімкнення-вимкнення; 92 - другий регістр; 93 - другий цифровий компаратор; 94 - восьмий лічильник імпульсів; 95 - дешифратор; 96, 97, 98, 99, 100, 101 - двадцять перший, двадцять другий, двадцять третій, двадцять четвертий, двадцять п'ятий і двадцять шостий елементи I відповідно; 102, 103, 104, 105, 106, 107 - перший, другий, третій, четвертий, п'ятий і шостий індикатори відповідно, причому виходи першого 1, другого 2 і третього 3 датчиків струму з'єднані відповідно через перший 4, другий 5 і третій 6 компаратори з першими входами першого 7, другого 8 і третього 9 тригерів, виходи яких підключені відповідно до керуючих входів першого 10, другого 11 і третього 12 електронних ключів, виходи яких з'єднані між собою та підключені до входу четвертого компаратора 13, а аналогові входи з'єднані відповідно з виходами першого 1, другого 2 і третього 3 датчиків струму, другі входи першого 7, другого 8 і третього 9 тригерів, а також другий вхід першого лічильника імпульсів 36 підключені до виходу першого елемента АБО 35, перший вхід якого з'єднаний з виходом блока установки нуля 32, другий вхід підключений до виходу формувача імпульсів 33, а третій вхід з'єднаний з виходом першого елемента затримки сигналу 34, вихід датчика комутації 30 підключений до входу першого диференціюючого елемента 40 та до першого входу другого елемента I 31, вихід якого з'єднаний зі входом формувача імпульсів 33 і з другим входом першого елемента I 29, перший

вихід якого підключений до виходу першого генератора імпульсів 28, а вихід з'єднаний з першим входом першого лічильника імпульсів 36 і з першими входами четвертого 46, шостого 48 і восьмого 50 елементів I, вихід першого диференціюючого елемента 40 підключений до перших входів третього 45, п'ятого 47 і сьомого 49 елементів I, другі входи яких з'єднані відповідно з виходами першого 42, другого 43 і третього 44 елементів II, входи яких в свою чергу підключені відповідно до виходів першого 7, другого 8 і третього 9 тригерів, виходи третього 45, п'ятого 47 і сьомого 49 елементів I з'єднані відповідно з першими входами третього 51, четвертого 52 і п'ятого 53 елементів АБО, другі входи яких підключені відповідно до виходів четвертого 46, шостого 48 і восьмого 50 елементів I, а виходи з'єднані відповідно зі входами другого 54, третього 55 і четвертого 56 лічильників імпульсів, другі входи четвертого 46, шостого 48 і восьмого 50 елементів I підключені відповідно до виходів першого 7, другого 8 і третього 9 тригерів, вихід датчика тиску 21 з'єднаний зі входами п'ятого 22 і шостого 23 компараторів, вхід першого елемента затримки сигналу 34 та другий вхід другого елемента I 31 підключені до виходу першого цифрового компаратора 39, перша вхідна цифрова шина якого з'єднана з вихідною цифровою шиною першого функціонального перетворювача 25, виходи п'ятого 22 і шостого 23 компараторів підключені відповідно до першого і другого входів першого регістра 24, вихід першого елемента АБО 35 з'єднаний з четвертим входом першого регістра 24, вихідна цифрова шина якого підключена до вхідної цифрової шини першого функціонального перетворювача 25, вихід першого одновібратора 27 з'єднаний з керуючим входом цифрового комутатора 38, друга вхідна цифрова шина першого цифрового компаратора 39 підключена до вихідної цифрової шини цифрового комутатора 38, перша вхідна цифрова шина якого з'єднана з вихідною цифровою шиною другого функціонального перетворювача 37, а друга вхідна цифрова шина та вхідна цифрова шина другого функціонального перетворювача 37 підключені до вихідної цифрової шини першого лічильника імпульсів 36, вихід першого диференціюючого елемента 40 з'єднаний з входом п'ятого лічильника імпульсів 41, вихід датчика комутації 30 через четвертий елемент II 26 підключений до входу першого одновібратора 27, вихід четвертого компаратора 13 з'єднаний з входом п'ятого елемента II 16 та підключений до першого входу дев'ятого елемента I 15, другий вхід якого з'єднаний з виходом другого генератора імпульсів 14, а вихід підключений до першого входу шостого лічильника імпульсів 20, другий вхід якого з'єднаний з виходом другого елемента АБО 19, перший вхід якого підключений до виходу другого одновібратора 17, вхід якого, а також перший вхід десятого елемента 118 з'єднані з виходом п'ятого елемента II 16, вихід датчика комутації 30 підключений до другого входу десятого елемента I 18, вихід якого з'єднаний з третім входом першого регістра 24, другий вхід другого елемента АБО 19 підключений до виходу першого елемента АБО 35, вихідна цифрова шина шостого лічильника імпульсів 20 з'єднана з вхідною цифровою шиною першого регістра 24, перший і другий виходи датчика початку руху 57 підключені до першого і другого входів шостого елемента АБО 58, вихід якого з'єднаний з входом другого диференціюючого елемента 59, вихід якого підключений до першого входу четвертого тригера 61, вихід якого з'єднаний з першим входом одинадцятого елемента I 63, другий вхід якого підключений до виходу третього генератора імпульсів 62, а вихід з'єднаний з першим входом сьомого лічильника імпульсів 65, вихідна цифрова шина якого підключена до вхідної цифрової шини другого регістра 92, вихідна цифрова шина якого з'єднана з другою вхідною цифровою шиною другого цифрового компаратора 93, перша вхідна цифрова шина якого підключена до вихідної цифрової шини блока задання часу ввімкнення-вимкнення 91, а вихід з'єднаний з першими входами двадцять першого 96, двадцять другого 97, двадцять третього 98, двадцять четвертого 99, двадцять п'ятого 100 і двадцять шостого 101 елементів I, виходи яких підключені відповідно до першого 102, другого 103, третього 104, четвертого 105, п'ятого 106 і шостого 107 індикаторів, виходи першого 66, другого 67 і третього 68 датчиків напруги з'єднані з входами сьомого 69, восьмого 70 і дев'ятого 71 компараторів, виходи яких підключені відповідно до других входів дванадцятого 75, тринадцятого 76 і чотирнадцятого 77 елементів I, перші входи яких з'єднані з першим виходом датчика початку руху 57, а виходи підключені відповідно до першого, другого і третього входів вісімнадцятого елемента I 81, виходи першого 1, другого 2 і третього 3 датчиків струму з'єднані з входами десятого 72, одинадцятого 73 і дванадцятого 74 компараторів відповідно, виходи яких підключені відповідно до других входів п'ятнадцятого 78, шістнадцятого 79 і сімнадцятого 80 елементів I, перші входи яких з'єднані з другим виходом датчика початку руху 57, а виходи підключені відповідно до першого, другого і третього входів дев'ятнадцятого елемента I 82, виходи вісімнадцятого 81 і дев'ятнадцятого 82 елементів I з'єднані відповідно з першими і другими входами блока задання часу ввімкнення-вимкнення 91 та восьмого елемента АБО 83, вихід якого підключений до входу третього одновібратора 87 та до другого входу сьомого елемента АБО 60, перший вхід якого, а

також перший вхід дванадцятого елемента АБО 90 з'єднані з виходом першого елемента АБО 35, вихід сьомого елемента АБО 60 підключений до другого входу четвертого тригера 61 та до входу другого елемента затримки сигналу 64, вихід якого з'єднаний з другим входом сьомого лічильника імпульсів 65, виходи дванадцятого 75, тринадцятого 76 і чотирнадцятого 77 елементів I підключені відповідно до перших входів дев'ятого 84, десятого 85 і одинадцятого 86 елементів АБО, другі входи яких з'єднані відповідно з виходами п'ятнадцятого 78, шістнадцятого 79 і сімнадцятого 80 елементів I, а виходи підключені до першого, другого і третього входів другого регістра 92, четвертий, п'ятий і шостий входи якого з'єднані відповідно з першим, другим і третім виходами дешифратора 95, четвертий вихід якого підключений до другого входу дванадцятого елемента АБО 90, вихід якого з'єднаний з другим входом восьмого лічильника імпульсів 94, вихідна цифрова шина якого підключена до вхідної цифрової шини дешифратора 95, а перший вхід з'єднаний з виходом двадцятого елемента I 89, перший вхід якого підключений до виходу третього одновібратора 87, а другий вхід з'єднаний з виходом четвертого генератора імпульсів 88, перший вихід дешифратора 95 підключений до других входів двадцять першого 96 і двадцять другого 97 елементів I, другий вихід дешифратора 95 з'єднаний з другими виходами двадцять третього 98 і двадцять четвертого 99 елементів I, третій вихід дешифратора 95 підключений до других входів двадцять п'ятого 100 і двадцять шостого 101 елементів I, виходи дванадцятого 75, п'ятнадцятого 78, тринадцятого 76, шістнадцятого 79, чотирнадцятого 77 і сімнадцятого 80 елементів I з'єднані відповідно з третіми виходами двадцять першого 96, двадцять другого 97, двадцять третього 98, двадцять четвертого 99, двадцять п'ятого 100 і двадцять шостого 101 елементів I.

Запропонований пристрій працює так. При подачі напруги живлення блок установки нуля 32 коротким імпульсом через перший елемент АБО 35 встановлює в нульове положення перший 7, другий 8 і третій 9 тригери, а також обнуляє перший лічильник імпульсів 36, перший регістр 24 та через другий елемент АБО 19 шостий лічильник імпульсів 20. Сигнал логічної одиниці з виходу першого елемента АБО 35 через сьомий елемент АБО 60 встановлює в нульове положення четвертий тригер 61 та через другий елемент затримки сигналу 64 сьомий лічильник імпульсів 65, а також через дванадцятий елемент АБО 90 восьмий лічильник імпульсів 94. Одночасно перший 28, другий 14, третій 62 і четвертий 88 генератори імпульсів починають виробляти послідовності імпульсів.

Якщо діагностований трифазний вимикач відключає коло зі струмом, значення якого менше порога спрацьовування першого 4, другого 5 і третього 6 компараторів, то при цьому спрацьовує датчик комутації 30 і сигнал логічної одиниці подається на вхід першого диференціюючого елемента 40, з виходу якого короткий імпульс надходить на вхід п'ятого лічильника імпульсів 41, який є лічильником механічного ресурсу вимикача, що призводить до зменшення записаного в ньому ресурсу на одиницю, та у другий 54, третій 55 і четвертий 56 лічильники імпульсів відповідно через третій 45, п'ятий 47 і сьомий 49 елементи I та третій 51, четвертий 52 і п'ятий 53 елементи АБО. На других входах третього 45, п'ятого 47 і сьомого 49 елементів I в цей час присутні сигнали логічної одиниці, оскільки на входи першого 42, другого 43 і третього 44 елементів II, підключених до цих елементів, подаються сигнали логічного нуля з виходів першого 7, другого 8 і третього 9 тригерів. При цьому значення кодів, записаних в другому 54, третьому 55 і четвертому 56 лічильниках імпульсів, збільшуються на одиницю, тим самим фіксуючи спрацьовування робочого ресурсу кожного полюса трифазного вимикача.

В процесі експлуатації трифазних вимикачів в електричній мережі виникають одно-, дво- і трифазні короткі замикання. Пристрій у різних ситуаціях працює таким чином. Якщо виникає однофазне коротке замикання, наприклад у фазі А, (вважаємо, що датчик струму 1 встановлений у фазі А, датчик струму 2 - у фазі В, датчик струму 3 - у фазі С), що відключається вимикачем, то на виході першого датчика струму 1 з'являється напруга, що відповідає первинному струму. Оскільки перший 4, другий 5 і третій 6 компаратори спрацьовують при однакових рівнях сигналу і їх уставка відповідає нижньому порогові спрацьовування пристрою, то при короткому замиканні у фазі А (при цьому рівень первинного струму перевищує уставку спрацьовування) спрацьовує перший компаратор 4, що встановлює в одиничний стан перший тригер 7, який в свою чергу подає сигнал логічної одиниці на керуючий вхід першого електронного ключа 10 та відкриває його. Електронні ключі 11 і 12 при цьому залишаються в закритому стані. Змінна напруга з виходу першого датчика струму 1 надходить на вхід четвертого компаратора 13. При цьому, коли значення напруги збільшується до рівня спрацьовування четвертого компаратора 13, на його виході з'являється сигнал логічної одиниці, який надходить на перший вхід дев'ятого елемента I 15 і відкриває його. Імпульси з виходу другого генератора імпульсів 14 через дев'ятий елемент I 15 надходять на перший вхід шостого лічильника імпульсів 20. При цьому на виході останнього з'являється цифровий код, який



збільшується. Збільшення цифрового коду на виході шостого лічильника 20 відбувається доки значення півхвилі синусоїди, отриманої з виходу датчика струму 1, не стане меншим за рівень спрацювання четвертого компаратора 13. При цьому на виході останнього з'являється сигнал логічного нуля, який через п'ятий елемент НІ 16 надходить на перший вхід десятого елемента І 18. На другий інверсний вхід десятого елемента І 18 надходить сигнал логічного нуля з виходу датчика комутації 30. Одночасно, на виході датчика тиску 21 з'являється напруга, пропорційна тиску стисненого повітря в момент виникнення короткого замикання, яка подається на входи п'ятого 22 і шостого 23 компараторів. В залежності від значення цієї напруги спрацьовує або п'ятий 22 або шостий 23 компаратори. Вихідні сигнали п'ятого 22 і шостого 23 компараторів надходять відповідно на перший і другий входи першого регістра 24. На виході десятого елемента І 18 з'являється сигнал логічної одиниці, що надходить на третій вхід першого регістра 24, який запам'ятовує цифровий код з виходу шостого лічильника імпульсів 20 та сигнали з виходів компараторів 22 і 23. Також сигнал логічної одиниці з виходу п'ятого елемента НІ 16 надходить на вхід другого одновібратора 17 і запускає його. На виході останнього з'являється сигнал логічної одиниці, який з затримкою часу через другий елемент АБО 19 обнуляє шостий лічильник імпульсів 20.

Цифровий код з виходу першого регістра 24 надходить на вхід першого функціонального перетворювача 25. При цьому на його вихідній цифровій шині встановлюється цифровий код, який відповідає поточним значенням струму і тиску стисненого повітря.

Оскільки цифровий код на виході першого лічильника імпульсів 36 має нульове значення, то на виході першого цифрового компаратора 39 встановлюється сигнал логічної одиниці.

В момент відключення вимикача спрацьовує датчик комутації 30, сигнал логічної одиниці з виходу якого подається на перший вхід другого елемента І 31, з виходу якого сигнал логічної одиниці подається на другий вхід першого елемента І 29, внаслідок чого послідовність імпульсів з виходу першого генератора імпульсів 28 надходить в перший лічильник імпульсів 36 і через четвертий елемент І 46 та третій елемент АБО 51 в другий лічильник імпульсів 54 фази А. Шостий 48 і восьмий 50 елементи І при цьому закриті, оскільки другий 8 і третій 9 тригери не спрацювали. При спрацюванні датчика комутації 30 сигнал логічної одиниці надходить на вхід першого диференціюючого елемента 40, формуючи на його виході короткий імпульс, який надходить на вхід п'ятого лічильника імпульсів 41, що фіксує спрацювання механічного ресурсу вимикача і призводить до зменшення записаного в ньому ресурсу на одиницю, а також на входи третього 55 і четвертого 56 лічильників імпульсів, що свідчить про спрацювання комутаційного ресурсу полюсами фаз В і С при значенні струму, яке не перевищує номінальний робочий струм повітряного високовольтного вимикача. Збільшення значення коду в другому лічильнику імпульсів 54 проходить до тих пір, поки цифровий код на виході першого лічильника імпульсів 36 не зрівняється з цифровим кодом на виході першого функціонального перетворювача 25. При цьому на виході першого цифрового компаратора 39 встановлюється сигнал логічного нуля, який надходить через другий вхід другого елемента І 31 на другий вхід першого елемента І 29, припиняючи подачу імпульсів з виходу першого генератора імпульсів 28 в перший лічильник імпульсів 36. Також сигнал логічного нуля надходить на вхід формувача імпульсів 33, внаслідок чого на його виході формується імпульс, який через перший елемент АБО 35 надходить на другі входи першого 7, другого 8 і третього 9 тригерів, першого 36 і шостого 20 лічильників імпульсів та першого регістра 24, обнуляючи їх.

На цьому цикл роботи пристрою закінчується. В залежності від числа компараторів, що спрацювали, певна кількість імпульсів заноситься в другий 54, третій 55 і четвертий 56 лічильники імпульсів. При цьому дотримується визначена залежність між значенням струму, що відключається, і числом імпульсів, які надійшли в лічильники, що показує як витрачається ресурс вимикача в залежності від різних значень комутуваного струму у перерахунку на номінальний робочий струм вимикача.

Якщо в електричній мережі виникає однофазне коротке замикання в інших фазах або виникає дво- чи трифазне коротке замикання, то алгоритм роботи пристрою залишається незмінним, а змінюється лише комбінація в спрацюваннях першого 7, другого 8 і третього 9 тригерів і, в залежності від виду короткого замикання, послідовності імпульсів заносяться у відповідні лічильники імпульсів.

Якщо діагностований трифазний вимикач включається, а в електричній мережі присутнє коротке замикання, наприклад в фазі С, то при ввімкненні вимикача на виході датчика комутації 30 встановлюється сигнал логічного нуля, який через четвертий елемент НІ 26 по передньому фронту запускає перший одновібратор 27. При цьому на його виході формується сигнал логічної одиниці, який подається на керуючий вхід цифрового комутатора 38, що підключає вихідну цифрову шину першого лічильника імпульсів 36 до першого цифрового компаратора 39

через другий функціональний перетворювач 37, в якому значення струму, що встановлюється на виході лічильника імпульсів 36 після вимкнення вимикача системою релейного захисту, множить на коефіцієнт, яким враховується додаткове спрацювання ресурсу вимикача, що витрачається згідно ресурсних характеристик на ввімкнення. Таким чином, в пристрої в такому циклі роботи враховується спрацювання робочого ресурсу вимикача по ресурсним характеристикам на вмикання і вимикання при ввімкненні вимикачів на коротке замикання в електричній мережі.

Для захисту від короткочасних кидків струму по різним причинам в електричних мережах (наприклад, при подвійних замиканнях чи замиканнях при селективній дії захистів) в пристрої передбачений перший елемент затримки сигналу 34, робота якого пояснюється так. При короткочасних кидках струму в залежності від рівня струму спрацьовує визначена кількість компараторів, на виході першого цифрового компаратора 39 встановлюється сигнал логічної одиниці, який запускає перший елемент затримки сигналу 34. Якщо через визначений час (що залежить від зовнішніх умов, часу дії релейного захисту, але не менше часу найбільшого циклу роботи пристрою) не спрацює датчик комутації 30, що призводить до завершення циклу роботи пристрою, то на виході першого елемента затримки сигналу 34 з'являється сигнал логічної одиниці, яким через перший елемент АБО 35 обнуляються тригери 7-9, лічильники 20 і 36 та перший регістр 24.

Контроль часу ввімкнення кожної фази повітряного високовольтного вимикача здійснюється таким чином. Як тільки починається процес ввімкнення вимикача, то на другому виході датчика початку руху 57 з'являється сигнал, який через шостий елемент АБО 58 та другий диференціюючий елемент 59 встановлює четвертий тригер 61 в одиничний стан. Одночасно послідовність імпульсів з третього генератора імпульсів 62 через одинадцятий елемент І 63 надходить в сьомий лічильник імпульсів 65. Надходження імпульсів з третього генератора імпульсів 62 в сьомий лічильник імпульсів 65 припиняється в момент початку протікання струму в кожній фазі через повітряний високовольтний вимикач, внаслідок чого на виходах першого 1, другого 2 і третього 3 датчиків струму з'являються сигнали, які відповідно через десятий 72, одинадцятий 73 і дванадцятий 74 компаратори фіксуються у вигляді сигналу логічної одиниці і через відкриті п'ятнадцятий 78, шістнадцятий 79 і сімнадцятий 80 елементи І (на перших входах присутні сигнали логічної одиниці з виходу датчика початку руху 57) надходять на перший, другий і третій входи дев'ятнадцятого елемента І 82, вихідний сигнал якого через восьмий 83 та сьомий 60 елементи АБО обнуляє четвертий тригер 61. Одночасно сигнали логічної одиниці з виходів п'ятнадцятого 78, шістнадцятого 79 і сімнадцятого 80 елементів І надходять на треті входи двадцять другого 97, двадцять четвертого 99 і двадцять шостого 101 елементів І та надходять відповідно на другі входи дев'ятого 84, десятого 85 і одинадцятого 86 елементів АБО, вихідні сигнали яких надходять на перший, другий і третій входи другого регістра 92, де по передньому фронту сигналів відбувається запис цифрових кодів, що відповідають часу ввімкнення кожної фази повітряного високовольтного вимикача. Також сигнал логічної одиниці з виходу дев'ятнадцятого елемента І 82 через восьмий 83 та сьомий 60 елементи АБО надходить на вхід другого елемента затримки сигналу 64, який через деякий час обнуляє сьомий лічильник імпульсів 65. Сигнал логічної одиниці з виходу дев'ятнадцятого елемента І 82 через восьмий елемент АБО 83 запускає третій одинівбратор 87, який через деякий час формує на своєму виході короткотривалий сигнал логічної одиниці, який відкриває двадцятий елемент І 89. Імпульси з виходу четвертого генератора імпульсів 88 через відкритий двадцятий елемент І 89 надходять на перший вхід восьмого лічильника імпульсів 94, вихідний цифровий код якого надходить на вхід дешифратора 95. При цьому на першому, другому і третьому виходах останнього почергово з'являються сигнали логічної одиниці, які надходять на другі входи двадцять другого 97, двадцять четвертого 99 і двадцять шостого 101 елементів І, а також на четвертий, п'ятий і шостий входи другого регістра 92, що призводить до почергового зчитування вмісту комірок пам'яті останнього. Одночасно сигнал логічної одиниці з виходу дев'ятнадцятого елемента І 82 надходить на другий вхід блока задання часу ввімкнення-вимкнення 91, на виході якого з'являється цифровий код, що відповідає максимальному часу ввімкнення вимикача. При цьому другий цифровий компаратор 93 проводить порівняння кодів, що надходять з блока задання часу ввімкнення-вимкнення 91 і другого регістра 92. Якщо час ввімкнення будь-якої фази вимикача менший ніж максимальний, то на виході другого цифрового компаратора 93 з'являється сигнал логічного нуля, який не призводить до спрацювання другого 103, четвертого 105 або шостого 107 індикаторів, що свідчить про правильну роботу повітряного високовольтного вимикача. Якщо ж час ввімкнення будь-якої фази вимикача перевищує максимальний, то на виході другого цифрового компаратора 93 з'являється сигнал логічної одиниці, відповідний індикатор спрацьовує, а це свідчить про некоректну роботу повітряного

високовольтного вимикача. Поява сигналу логічної одиниці на четвертому виході дешифратора 95 приводить до обнулення восьмого лічильника імпульсів 94 через дванадцятий елемент АБО 90.

Контроль часу вимкнення кожної фази повітряного високовольтного вимикача здійснюється таким чином. Як тільки починається процес вимкнення вимикача, то на першому виході датчика початку руху 57 з'являється сигнал, який через шостий елемент АБО 58 та другий диференціюючий елемент 59 встановлює четвертий тригер 61 в одиничний стан. Одночасно послідовність імпульсів з третього генератора імпульсів 62 через одинадцятий елемент І 63 надходить в сьомий лічильник імпульсів 65. Це триває до тих пір, поки на виходах першого 66, другого 67 і третього 68 датчиків напруги не з'являться сигнали, які відповідно через сьомий 69, восьмий 70 і дев'ятий 71 компаратори, відкриті дванадцятий 75, тринадцятий 76 і чотирнадцятий 77 елементи І (на перших входах присутні сигнали логічної одиниці з виходу датчика початку руху 57) надходять на перший, другий і третій входи вісімнадцятого елемента 181, вихідний сигнал якого через восьмий 83 та сьомий 60 елементи АБО переводить четвертий тригер 61 у нульовий стан. Одночасно сигнали логічної одиниці з виходів дванадцятого 75, тринадцятого 76 і чотирнадцятого 77 елементів І надходять на треті входи двадцять першого 96, двадцять третього 98 і двадцять п'ятого 100 елементів І та надходять відповідно на перші входи дев'ятого 84, десятого 85 і одинадцятого 86 елементів АБО, вихідні сигнали яких надходять на перший, другий і третій входи другого регістра 92, де по передньому фронту сигналів відбувається запис цифрових кодів, що відповідають часу вимкнення кожної фази повітряного високовольтного вимикача. Також сигнал логічної одиниці з виходу вісімнадцятого елемента І 81 через восьмий 83 та сьомий 60 елементи АБО надходить на вхід другого елемента затримки сигналу 64, який через деякий час обнуляє сьомий лічильник імпульсів 65. Сигнал логічної одиниці з виходу вісімнадцятого елемента І 81 через восьмий елемент АБО 83 запускає третій одновібратор 87, який через деякий час формує на своєму виході короткотривалий сигнал логічної одиниці, який відкриває двадцятий елемент І 89. Імпульси з виходу четвертого генератора імпульсів 88 через відкритий двадцятий елемент І 89 надходять на перший вхід восьмого лічильника імпульсів 94, вихідний цифровий код якого надходить на вхід дешифратора 95. При цьому на першому, другому і третьому виходах останнього почергово з'являються сигнали логічної одиниці, які надходять на другі входи двадцять першого 96, двадцять третього 98 і двадцять п'ятого 100 елементів І, а також на четвертий, п'ятий і шостий входи другого регістра 92, що призводить до почергового зчитування вмісту комірок пам'яті останнього. Одночасно сигнал логічної одиниці з виходу вісімнадцятого елемента І 81 надходить на перший вхід блока задання часу ввімкнення-вимкнення 91, на виході якого з'являється цифровий код, що відповідає максимальному часу вимкнення вимикача. При цьому другий цифровий компаратор 93 проводить порівняння кодів, що надходять з блока задання часу ввімкнення-вимкнення 91 і другого регістра 92. Якщо час вимкнення будь-якої фази вимикача менший ніж максимальний, то на виході другого цифрового компаратора 93 з'являється сигнал логічного нуля, який не призводить до спрацювання першого 102, третього 104 або п'ятого 106 індикаторів, що свідчить про правильну роботу повітряного високовольтного вимикача. Якщо ж час вимкнення будь-якої фази вимикача перевищує максимальний, то на виході другого цифрового компаратора 93 з'являється сигнал логічної одиниці, відповідний індикатор спрацює, а це свідчить про некоректну роботу повітряного високовольтного вимикача. Поява сигналу логічної одиниці на четвертому виході дешифратора 95 приводить до обнулення восьмого лічильника імпульсів 94 через дванадцятий елемент АБО 90.

Для коректної роботи пристрою необхідно постійно часу першого диференціюючого елемента 40 вибирати меншою періоду проходження імпульсів першого генератора імпульсів 28.

Кількість розрядів першого 36, другого 54, третього 55, четвертого 56, п'ятого 41 і шостого 20 лічильників імпульсів, а також кількість компараторів, що фіксують значення тиску стисненого повітря, вибирається в залежності від діапазону вимірюваного струму та тиску і від необхідного ступеня точності визначення витраченого вимикачем ресурсу.

Тривалість роботи одновібраторів 17 і 27 вибирається більшою циклу роботи пристрою, коли на виході першого лічильника імпульсів 36 з'являється найбільший цифровий код.

Перший функціональний перетворювач 25 можна реалізувати на мікросхемі постійного запам'ятовуючого пристрою, в якій записані в кожній із декількох областей пам'яті коди, кожен із яких відповідає певному коефіцієнту перерахунку спрацювання робочого ресурсу вимикача в залежності від будь-якого із можливих значень струму, комутованого вимикачем, при певному значенні тиску стисненого повітря. Вибір тієї чи іншої області пам'яті здійснюється в залежності

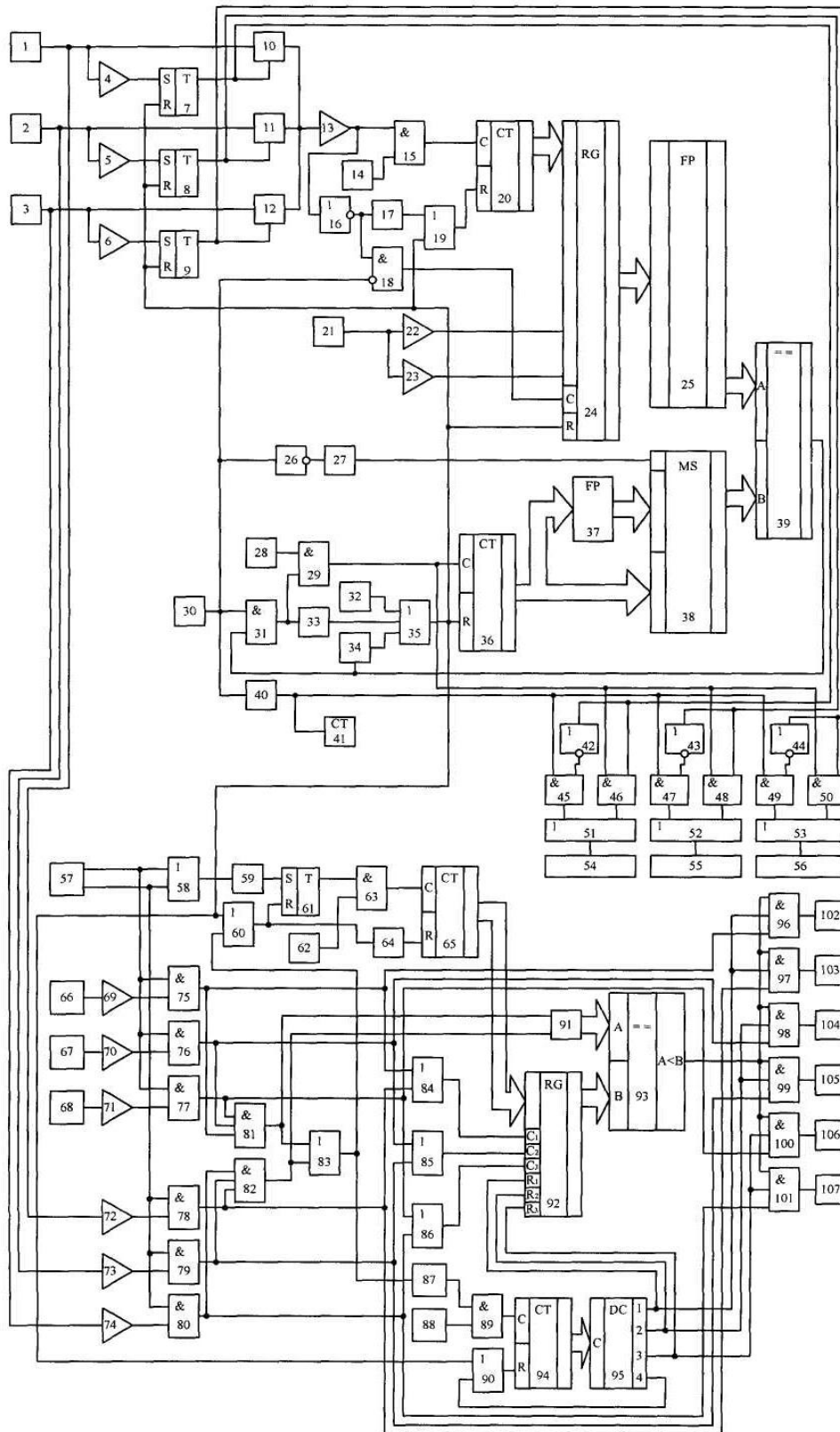
від того, який код, що відповідає значенню тиску стисненого повітря, подається з компараторів 22 і 23 на перший і другий входи першого регістра 24.

5 Другий функціональний перетворювач 37 можна реалізувати на мікросхемі постійного запам'ятовуючого пристрою, в якій записані коди, кожен із яких відповідає певному коефіцієнту перерахунку спрацювання робочого ресурсу вимикача в залежності від будь-якого із можливих значень струму, комутованих вимикачем при його включенні на коротке замикання в мережі.

#### ФОРМУЛА КОРИСНОЇ МОДЕЛІ

10 Пристрій для контролю ресурсу повітряних високовольтних вимикачів, що містить перший, другий і третій датчики струму, виходи яких з'єднані відповідно через перший, другий і третій компаратори з першими входами першого, другого і третього тригерів, виходи яких підключені відповідно до керуючих входів першого, другого і третього електронних ключів, виходи яких з'єднані між собою та підключені до входу четвертого компаратора, а аналогові входи з'єднані відповідно з виходами першого, другого і третього датчиків струму, другі входи першого, другого і третього тригерів, а також другий вхід першого лічильника імпульсів підключені до виходу першого елемента АБО, перший вхід якого з'єднаний з виходом блока установки нуля, другий вхід підключений до виходу формувача імпульсів, а третій вхід з'єднаний з виходом першого елемента затримки сигналу, вихід датчика комутації підключений до входу першого диференціюючого елемента та до першого входу другого елемента I, вихід якого з'єднаний з входом формувача імпульсів і з другим входом першого елемента I, перший вхід якого підключений до виходу першого генератора імпульсів, а вихід з'єднаний з першим входом першого лічильника імпульсів і з першими входами четвертого, шостого і восьмого елементів I, вихід першого диференціюючого елемента підключений до перших входів третього, п'ятого і сьомого елементів I, другі входи яких з'єднані відповідно з виходами першого, другого і третього елементів NI, входи яких, в свою чергу, підключені відповідно до виходів першого, другого і третього тригерів, виходи третього, п'ятого і сьомого елементів I з'єднані відповідно з першими входами третього, четвертого і п'ятого елементів АБО, другі входи яких підключені відповідно до виходів четвертого, шостого і восьмого елементів I, а виходи з'єднані відповідно зі входами другого, третього і четвертого лічильників імпульсів, другі входи четвертого, шостого і восьмого елементів I підключені відповідно до виходів першого, другого і третього тригерів, вихід датчика тиску з'єднаний зі входами п'ятого і шостого компараторів, вхід першого елемента затримки сигналу та другий вхід другого елемента I підключені до виходу першого цифрового компаратора, перша вхідна цифрова шина якого з'єднана з вихідною цифровою шиною першого функціонального перетворювача, виходи п'ятого і шостого компараторів підключені відповідно до першого і другого входів першого регістра, вихід першого елемента АБО з'єднаний з четвертим входом першого регістра, вихідна цифрова шина якого підключена до вхідної цифрової шини першого функціонального перетворювача, вихід першого одновібратора з'єднаний з керуючим входом цифрового комутатора, друга вхідна цифрова шина першого цифрового компаратора підключена до вхідної цифрової шини цифрового комутатора, перша вхідна цифрова шина якого з'єднана з вихідною цифровою шиною другого функціонального перетворювача, а друга вхідна цифрова шина та вхідна цифрова шина другого функціонального перетворювача підключені до вхідної цифрової шини першого лічильника імпульсів, вихід першого диференціюючого елемента з'єднаний з входом п'ятого лічильника імпульсів, вихід датчика комутації через четвертий елемент NI підключений до входу першого одновібратора, вихід четвертого компаратора з'єднаний з входом п'ятого елемента NI та підключений до першого входу дев'ятого елемента I, другий вхід якого з'єднаний з виходом другого генератора імпульсів, а вихід підключений до першого входу шостого лічильника імпульсів, другий вхід якого з'єднаний з виходом другого елемента АБО, перший вхід якого підключений до виходу другого одновібратора, вхід якого, а також перший вхід десятого елемента I з'єднані з виходом п'ятого елемента NI, вихід датчика комутації підключений до другого входу десятого елемента I, вихід якого з'єднаний з третім входом першого регістра, другий вхід другого елемента АБО підключений до виходу першого елемента АБО, вихідна цифрова шина шостого лічильника імпульсів з'єднана з вхідною цифровою шиною першого регістра, який **відрізняється** тим, що в нього введено датчик початку руху, шостий, сьомий, восьмий, дев'ятий, десятий, одинадцятий і дванадцятий елементи АБО, другий диференціюючий елемент, четвертий тригер, третій і четвертий генератори імпульсів, одинадцятий, дванадцятий, тринадцятий, чотирнадцятий, п'ятнадцятий, шістнадцятий, сімнадцятий, вісімнадцятий, дев'ятнадцятий, двадцятий, двадцять перший, двадцять другий, двадцять третій, двадцять четвертий, двадцять п'ятий і двадцять шостий елементи I, другий елемент затримки сигналу, сьомий і восьмий лічильники імпульсів,

перший, другий і третій датчики напруги, сьомий, восьмий, дев'ятий, десятий, одинадцятий і дванадцятий компаратори, третій одновібратор, блок задання часу ввімкнення-вимкнення, другий регістр, другий цифровий компаратор, дешифратор, перший, другий, третій, четвертий, п'ятий і шостий індикатори, причому перший і другий виходи датчика початку руху підключені до першого і другого входів шостого елемента АБО, вихід якого з'єднаний з входом другого диференціюючого елемента, вихід якого підключений до першого входу четвертого тригера, вихід якого з'єднаний з першим входом одинадцятого елемента І, другий вхід якого підключений до виходу третього генератора імпульсів, а вихід з'єднаний з першим входом сьомого лічильника імпульсів, вихідна цифрова шина якого підключена до вхідної цифрової шини другого регістра, вихідна цифрова шина якого з'єднана з другою вхідною цифровою шиною другого цифрового компаратора, перша вхідна цифрова шина якого підключена до вихідної цифрової шини блока задання часу ввімкнення-вимкнення, а вихід з'єднаний з першими входами двадцять першого, двадцять другого, двадцять третього, двадцять четвертого, двадцять п'ятого і двадцять шостого елементів І, виходи яких підключені відповідно до першого, другого, третього, четвертого, п'ятого і шостого індикаторів, виходи першого, другого і третього датчиків напруги з'єднані з входами сьомого, восьмого і дев'ятого компараторів, виходи яких підключені відповідно до других входів дванадцятого, тринадцятого і чотирнадцятого елементів І, перші входи яких з'єднані з першим виходом датчика початку руху, а виходи підключені відповідно до першого, другого і третього входів вісімнадцятого елемента І, виходи першого, другого і третього датчиків струму з'єднані з входами десятого, одинадцятого і дванадцятого компараторів відповідно, виходи яких підключені відповідно до других входів п'ятнадцятого, шістнадцятого і сімнадцятого елементів І, перші входи яких з'єднані з другим виходом датчика початку руху, а виходи підключені відповідно до першого, другого і третього входів дев'ятнадцятого елемента І, виходи вісімнадцятого і дев'ятнадцятого елементів І з'єднані відповідно з першими і другими входами блока задання часу ввімкнення-вимкнення та восьмого елемента АБО, вихід якого підключений до входу третього одновібратора та до другого входу сьомого елемента АБО, перший вхід якого, а також перший вхід дванадцятого елемента АБО з'єднані з виходом першого елемента АБО, вихід сьомого елемента АБО підключений до другого входу четвертого тригера та до входу другого елемента затримки сигналу, вихід якого з'єднаний з другим входом сьомого лічильника імпульсів, виходи дванадцятого, тринадцятого і чотирнадцятого елементів І підключені відповідно до перших входів дев'ятого, десятого і одинадцятого елементів АБО, другі входи яких з'єднані відповідно з виходами п'ятнадцятого, шістнадцятого і сімнадцятого елементів І, а виходи підключені до першого, другого і третього входів другого регістра, четвертий, п'ятий і шостий входи якого з'єднані відповідно з першим, другим і третім виходами дешифратора, четвертий вихід якого підключений до другого входу дванадцятого елемента АБО, вихід якого з'єднаний з другим входом восьмого лічильника імпульсів, вихідна цифрова шина якого підключена до вхідної цифрової шини дешифратора, а перший вхід з'єднаний з виходом двадцятого елемента І, перший вхід якого підключений до виходу третього одновібратора, а другий вхід з'єднаний з виходом четвертого генератора імпульсів, перший вихід дешифратора підключений до других входів двадцять першого і двадцять другого елементів І, другий вихід дешифратора з'єднаний з другими входами двадцять третього і двадцять четвертого елементів І, третій вихід дешифратора підключений до других входів двадцять п'ятого і двадцять шостого елементів І, виходи дванадцятого, п'ятнадцятого, тринадцятого, шістнадцятого, чотирнадцятого і сімнадцятого елементів І з'єднані відповідно з третіми входами двадцять першого, двадцять другого, двадцять третього, двадцять четвертого, двадцять п'ятого і двадцять шостого елементів І.



Комп'ютерна верстка М. Ломалова

Державна служба інтелектуальної власності України, вул. Урицького, 45, м. Київ, МСП, 03680, Україна

ДП "Український інститут промислової власності", вул. Глазунова, 1, м. Київ – 42, 01601