



ДЕРЖАВНА СЛУЖБА
ІНТЕЛЕКТУАЛЬНОЇ
ВЛАСНОСТІ
УКРАЇНИ

УКРАЇНА

(19) **UA** (11) **90247** (13) **U**
(51) МПК
G07C 3/10 (2006.01)

(12) ОПИС ДО ПАТЕНТУ НА КОРИСНУ МОДЕЛЬ

<p>(21) Номер заявки: u 2012 14133</p> <p>(22) Дата подання заявки: 11.12.2012</p> <p>(24) Дата, з якої є чинними права на корисну модель: 26.05.2014</p> <p>(46) Публікація відомостей про видачу патенту: 26.05.2014, Бюл.№ 10</p>	<p>(72) Винахідник(и): Грабко Володимир Віталійович (UA), Грабко Валентин Володимирович (UA), Базалійський Дмитро Валерійович (UA)</p> <p>(73) Власник(и): ВІННИЦЬКИЙ НАЦІОНАЛЬНИЙ ТЕХНІЧНИЙ УНІВЕРСИТЕТ, Хмельницьке шосе, 95, м. Вінниця, 21021 (UA)</p>
--	--

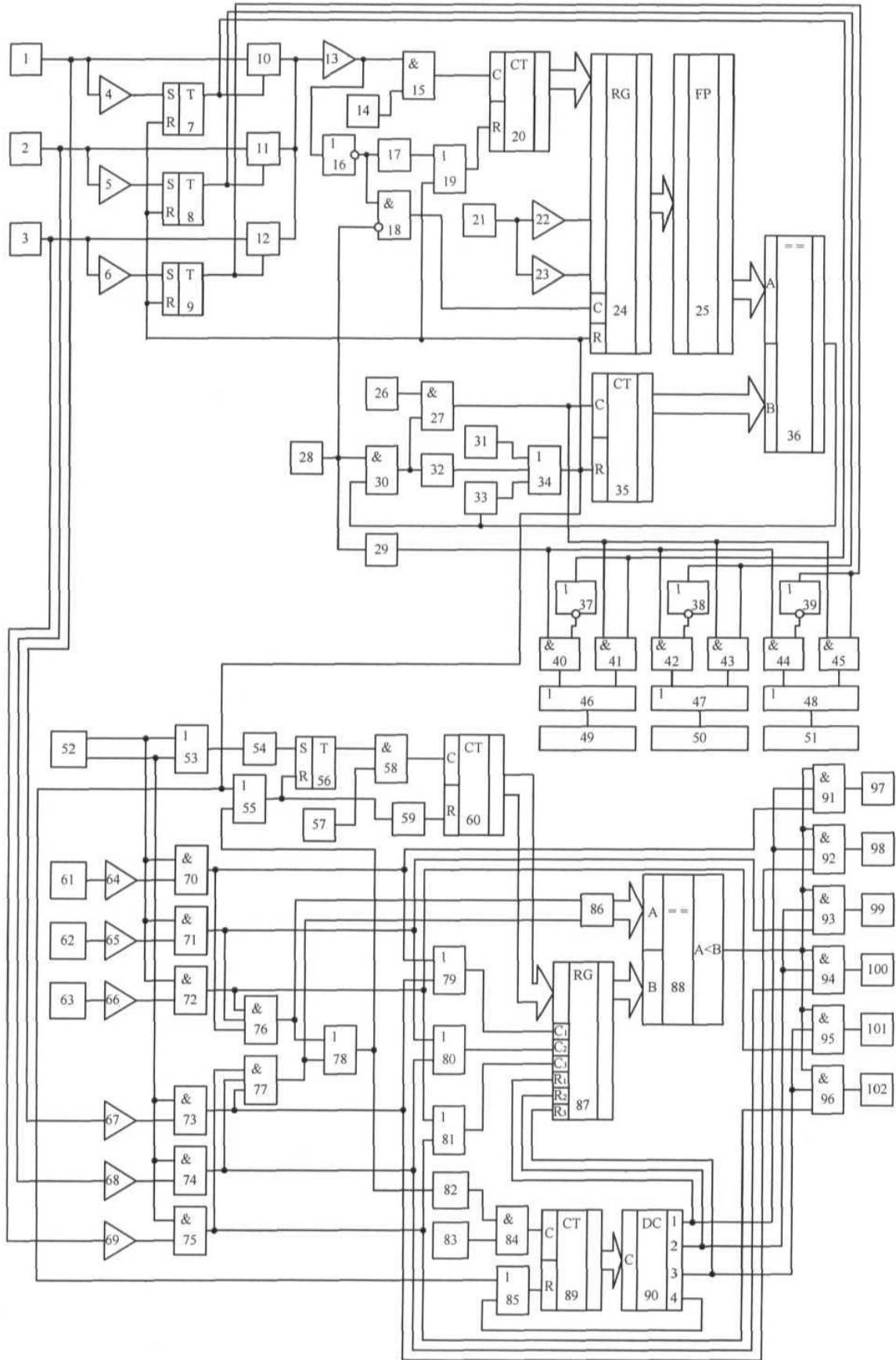
(54) ПРИСТРІЙ ДЛЯ КОНТРОЛЮ РЕСУРСУ ПОВІТРЯНИХ ВИСОКОВОЛЬТНИХ ВИМИКАЧІВ

(57) Реферат:

Пристрій для контролю ресурсу повітряних високовольтних вимикачів містить датчики струму, тиску і комутації, а також ресурсні лічильники, блок аналого-цифрового перетворення, який вимірює та обчислює амплітуду струму на виході датчика струму та тиску в цифровий код, блок визначення часу комутації. В момент протікання струму через вимикач значення цього струму, а також значення тиску стисненого повітря запам'ятовуються та перераховуються на відключення номінального робочого струму. При цьому в ресурсному лічильнику враховується спрацювання ресурсу вимикача в момент комутації.

UA 90247 U

UA 90247 U



Корисна модель належить до області електротехніки і може бути використана для вимірювання комутаційного ресурсу повітряних високовольтних вимикачів.

Відомий пристрій для контролю ресурсу повітряних високовольтних вимикачів (Патент України № 11320, М. кл. G07C3/10, бюл. № 12, 2005), що містить перший, другий і третій датчики струму, виходи яких з'єднані відповідно через перший, другий і третій компаратори з першими входами першого, другого і третього тригерів, виходи яких підключені відповідно до першого, другого і третього входів другого елемента АБО, а також відповідно до керуючих входів першого, другого і третього електронних ключів, виходи яких з'єднані між собою, та підключені до входів четвертого і п'ятого компараторів, а аналогові входи з'єднані відповідно з виходами першого, другого і третього датчиків струму, другі входи першого, другого і третього тригерів, а також другий вхід першого лічильника імпульсів підключені до виходу першого елемента АБО, перший вхід якого з'єднаний з виходом блока установки нуля, другий вхід підключений до виходу формувача імпульсів, а третій вхід з'єднаний з виходом елемента затримки сигналу, датчик комутації, вихід якого підключений до входу диференціуючого елемента та першого входу другого елемента I, вихід якого з'єднаний зі входом формувача імпульсів і з другим входом першого елемента I, до першого входу якого підключений вихід генератора імпульсів, а вихід з'єднаний з першим входом першого лічильника імпульсів і з першими входами четвертого, шостого і восьмого елементів I, вихід диференціуючого елемента підключений до перших входів третього, п'ятого і сьомого елементів I, другі входи яких з'єднані відповідно з виходами першого, другого і третього елементів II, входи яких в свою чергу підключені відповідно до виходів першого, другого і третього тригерів, виходи третього, п'ятого і сьомого елементів I з'єднані відповідно з першими входами третього, четвертого і п'ятого елементів АБО, другі входи яких підключені відповідно до виходів четвертого, шостого і восьмого елементів I, а виходи з'єднані відповідно зі входами другого, третього і четвертого лічильників імпульсів, другі входи четвертого, шостого і восьмого елементів I підключені відповідно до виходів першого, другого і третього тригерів, вихід датчика тиску з'єднаний зі входами шостого і сьомого компараторів, вхід елемента затримки сигналу та другий вхід другого елемента I підключені до виходу цифрового компаратора, друга вхідна цифрова шина якого підключена до вихідної цифрової шини першого лічильника імпульсів, а перша вхідна цифрова шина з'єднана з вихідною цифровою шиною функціонального перетворювача, перший вхід регістра підключений до виходу другого елемента АБО, виходи четвертого, п'ятого, шостого і сьомого компараторів з'єднані відповідно з другим, третім, четвертим і п'ятим входами регістра, шостий вхід регістра підключений до виходу датчика комутації, вихід першого елемента АБО з'єднаний з сьомим входом регістра, вихідна цифрова шина регістра підключена до вхідної цифрової шини функціонального перетворювача.

Головним недоліком даного пристрою є обмежені функціональні можливості за рахунок того, що він не дозволяє вимірювати комутаційний ресурс апаратів з врахуванням часу їхнього ввімкнення та вимкнення.

Як найближчий аналог вибрано пристрій для контролю ресурсу повітряних високовольтних вимикачів (Патент України № 58279, М. кл. G07C3/10, бюл. № 7, 2011), що містить перший, другий і третій датчики струму, виходи яких з'єднані відповідно через перший, другий і третій компаратори з першими входами першого, другого і третього тригерів, виходи яких підключені відповідно до керуючих входів першого, другого і третього електронних ключів, виходи яких з'єднані між собою та підключені до входу четвертого компаратора, а аналогові входи з'єднані відповідно з виходами першого, другого і третього датчиків струму, другі входи першого, другого і третього тригерів, а також другий вхід першого лічильника імпульсів підключені до виходу першого елемента АБО, перший вхід якого з'єднаний з виходом блока установки нуля, другий вхід підключений до виходу формувача імпульсів, а третій вхід з'єднаний з виходом елемента затримки сигналу (в подальшому - першого елемента затримки сигналу), вихід датчика комутації підключений до входу диференціуючого елемента (в подальшому - першого диференціуючого елемента) та першого входу другого елемента I, вихід якого з'єднаний зі входом формувача імпульсів і з другим входом першого елемента I, до першого входу якого підключений вихід першого генератора імпульсів, а вихід з'єднаний з першим входом першого лічильника імпульсів і з першими входами четвертого, шостого і восьмого елементів I, вихід першого диференціуючого елемента підключений до перших входів третього, п'ятого і сьомого елементів I, другі входи яких з'єднані відповідно з виходами першого, другого і третього елементів II, входи яких в свою чергу підключені відповідно до виходів першого, другого і третього тригерів, виходи третього, п'ятого і сьомого елементів I з'єднані відповідно з першими входами третього, четвертого і п'ятого елементів АБО, другі входи яких підключені відповідно до виходів четвертого, шостого і восьмого елементів I, а виходи з'єднані відповідно зі входами

другого, третього і четвертого лічильників імпульсів, другі входи четвертого, шостого і восьмого елементів I підключені відповідно до виходів першого, другого і третього тригерів, вихід датчика тиску з'єднаний зі входами п'ятого і шостого компараторів, вхід першого елемента затримки сигналу та другий вхід другого елемента I підключені до виходу цифрового компаратора (в подальшому - першого цифрового компаратора), друга вхідна цифрова шина якого з'єднана з вихідною цифровою шиною першого лічильника імпульсів, а перша вхідна цифрова шина підключена до вихідної цифрової шини функціонального перетворювача, виходи п'ятого і шостого компараторів з'єднані відповідно з першим і другим входами регістра (в подальшому - першого регістра), четвертий вхід якого підключений до виходу першого елемента АБО, а його вихідна цифрова шина з'єднана з вхідною цифровою шиною функціонального перетворювача, вихідна цифрова шина п'ятого лічильника імпульсів підключена до вхідної цифрової шини першого регістра, вихід четвертого компаратора з'єднаний з входом четвертого елемента HI та підключений до першого входу дев'ятого елемента I, другий вхід якого з'єднаний з виходом другого генератора імпульсів, а вихід підключений до першого входу п'ятого лічильника імпульсів, другий вхід якого з'єднаний з виходом другого елемента АБО, перший вхід якого підключений до виходу одновібратора (в подальшому - першого одновібратора), вхід якого, а також перший вхід десятого елемента I з'єднані з виходом четвертого елемента HI, вихід датчика комутації підключений до другого входу десятого елемента I, вихід якого з'єднаний з третім входом першого регістра, другий вхід другого елемента АБО підключений до виходу першого елемента АБО.

Головним недоліком даного пристрою є обмежені функціональні можливості за рахунок того, що він не дозволяє вимірювати комутаційний ресурс апаратів з врахуванням часу їхнього ввімкнення та вимкнення.

В основу корисної моделі поставлено задачу створення пристрою для контролю ресурсу повітряних високовольтних вимикачів, в якому за рахунок введення нових блоків та зв'язків між ними з'являється можливість контролювати комутаційний ресурс вимикачів з врахуванням їхнього часу ввімкнення та вимкнення, що розширює функціональні можливості та підвищує точність роботи пристрою.

Поставлена задача вирішується тим, що в пристрої для контролю ресурсу повітряних високовольтних вимикачів, що містить перший, другий і третій датчики струму, виходи яких з'єднані відповідно через перший, другий і третій компаратори з першими входами першого, другого і третього тригерів, виходи яких підключені відповідно до керуючих входів першого, другого і третього електронних ключів, виходи яких з'єднані між собою та підключені до входу четвертого компаратора, а аналогові входи з'єднані відповідно з виходами першого, другого і третього датчиків струму, другі входи першого, другого і третього тригерів, а також другий вхід першого лічильника імпульсів підключені до виходу першого елемента АБО, перший вхід якого з'єднаний з виходом блока установки нуля, другий вхід підключений до виходу формувача імпульсів, а третій вхід з'єднаний з виходом першого елемента затримки сигналу, вихід датчика комутації підключений до входу першого диференціюючого елемента та першого входу другого елемента I, вихід якого з'єднаний зі входом формувача імпульсів і з другим входом першого елемента I, до першого входу якого підключений вихід першого генератора імпульсів, а вихід з'єднаний з першим входом першого лічильника імпульсів і з першими входами четвертого, шостого і восьмого елементів I, вихід першого диференціюючого елемента підключений до перших входів третього, п'ятого і сьомого елементів I, другі входи яких з'єднані відповідно з виходами першого, другого і третього елементів HI, входи яких в свою чергу підключені відповідно до виходів першого, другого і третього тригерів, виходи третього, п'ятого і сьомого елементів I з'єднані відповідно з першими входами третього, четвертого і п'ятого елементів АБО, другі входи яких підключені відповідно до виходів четвертого, шостого і восьмого елементів I, а виходи з'єднані відповідно зі входами другого, третього і четвертого лічильників імпульсів, другі входи четвертого, шостого і восьмого елементів I підключені відповідно до виходів першого, другого і третього тригерів, вихід датчика тиску з'єднаний зі входами п'ятого і шостого компараторів, вхід першого елемента затримки сигналу та другий вхід другого елемента I підключені до виходу першого цифрового компаратора, друга вхідна цифрова шина якого з'єднана з вихідною цифровою шиною першого лічильника імпульсів, а перша вхідна цифрова шина підключена до вихідної цифрової шини функціонального перетворювача, виходи п'ятого і шостого компараторів з'єднані відповідно з першим і другим входами першого регістра, четвертий вхід якого підключений до виходу першого елемента АБО, а його вихідна цифрова шина з'єднана з вхідною цифровою шиною функціонального перетворювача, вихідна цифрова шина п'ятого лічильника імпульсів підключена до вхідної цифрової шини першого регістра, вихід четвертого компаратора з'єднаний з входом четвертого елемента HI та підключений до першого

входу дев'ятого елемента I, другий вхід якого з'єднаний з виходом другого генератора імпульсів, а вихід підключений до першого входу п'ятого лічильника імпульсів, другий вхід якого з'єднаний з виходом другого елемента АБО, перший вхід якого підключений до виходу першого
5 одновібратора, вхід якого, а також перший вхід десятого елемента I з'єднані з виходом четвертого елемента II, вихід датчика комутації підключений до другого входу десятого елемента I, вихід якого з'єднаний з третім входом першого регістра, другий вхід другого елемента АБО підключений до виходу першого елемента АБО, введено датчик початку руху, шостий, сьомий, восьмий, дев'ятий, десятий, одинадцятий і дванадцятий елементи АБО, другий диференціюючий елемент, четвертий тригер, третій і четвертий генератори імпульсів,
10 одинадцятий, дванадцятий, тринадцятий, чотирнадцятий, п'ятнадцятий, шістнадцятий, сімнадцятий, вісімнадцятий, дев'ятнадцятий, двадцятий, двадцять перший, двадцять другий, двадцять третій, двадцять четвертий, двадцять п'ятий і двадцять шостий елементи I, другий елемент затримки сигналу, шостий і сьомий лічильники імпульсів, перший, другий і третій датчики напруги, сьомий, восьмий, дев'ятий, десятий, одинадцятий і дванадцятий компаратори,
15 другий одновібратор, блок задання часу ввімкнення-вимкнення, другий регістр, другий цифровий компаратор, дешифратор, перший, другий, третій, четвертий, п'ятий і шостий індикатори, причому вихід шостого елемента АБО з'єднаний з входом другого диференціюючого елемента, вихід якого підключений до першого входу четвертого тригера, вихід якого з'єднаний з першим входом одинадцятого елемента I, другий вхід якого підключений до виходу третього генератора імпульсів, а вихід з'єднаний з першим входом шостого лічильника імпульсів, вихідна цифрова шина якого підключена до вхідної цифрової шини другого регістра, вихідна цифрова шина якого з'єднана з другою вхідною цифровою шиною другого цифрового компаратора, перша вхідна цифрова шина якого підключена до вихідної цифрової шини блока задання часу ввімкнення-вимкнення, а вихід з'єднаний з першими входами двадцятого першого, двадцять
20 другого, двадцять третього, двадцять четвертого, двадцять п'ятого і двадцять шостого елементів I, виходи яких підключені відповідно до першого, другого, третього, четвертого, п'ятого і шостого індикаторів, виходи першого, другого і третього датчиків напруги з'єднані з входами сьомого, восьмого і дев'ятого компараторів, виходи яких підключені відповідно до других входів дванадцятого, тринадцятого і чотирнадцятого елементів I, перші входи яких з'єднані з першим виходом датчика початку руху, а виходи підключені відповідно до першого, другого і третього входів вісімнадцятого елемента I, виходи першого, другого і третього датчиків струму з'єднані з входами десятого, одинадцятого і дванадцятого компараторів відповідно, виходи яких підключені відповідно до других входів п'ятнадцятого, шістнадцятого і сімнадцятого елементів I, перші входи яких з'єднані з другим виходом датчика початку руху, а виходи підключені відповідно до першого, другого і третього входів дев'ятнадцятого елемента I, виходи вісімнадцятого і дев'ятнадцятого елементів I з'єднані відповідно з першими і другими входами блока задання часу ввімкнення-вимкнення та восьмого елемента АБО, вихід якого підключений до входу другого одновібратора та до другого входу сьомого елемента АБО, перший вхід якого, а також перший вхід дванадцятого елемента АБО з'єднані з виходом першого елемента АБО, вихід сьомого елемента АБО підключений до другого входу четвертого тригера та до входу другого елемента затримки сигналу, вихід якого з'єднаний з другим входом шостого лічильника імпульсів, виходи дванадцятого, тринадцятого і чотирнадцятого елементів I підключені відповідно до перших входів дев'ятого, десятого і одинадцятого елементів АБО, другі входи яких з'єднані відповідно з виходами п'ятнадцятого, шістнадцятого і сімнадцятого елементів I, а виходи підключені до першого, другого і третього входів другого регістра, четвертий, п'ятий і шостий входи якого з'єднані відповідно з першим, другим і третім виходами дешифратора, четвертий вихід якого підключений до другого входу дванадцятого елемента АБО, вихід якого з'єднаний з другим входом сьомого лічильника імпульсів, вихідна цифрова шина якого підключена до вхідної цифрової шини дешифратора, а перший вхід з'єднаний з виходом
50 двадцятого елемента I, перший вхід якого підключений до виходу другого одновібратора, а другий вхід з'єднаний з виходом четвертого генератора імпульсів, перший вихід дешифратора підключений до других входів двадцять першого і двадцять другого елементів I, другий вихід дешифратора з'єднаний з другими входами двадцять третього і двадцять четвертого елементів I, третій вихід дешифратора підключений до других входів двадцять п'ятого і двадцять шостого елементів I, виходи дванадцятого, п'ятнадцятого, тринадцятого, шістнадцятого, чотирнадцятого і сімнадцятого елементів I з'єднані відповідно з третіми входами двадцять першого, двадцять другого, двадцять третього, двадцять четвертого, двадцять п'ятого і двадцять шостого елементів I, перший і другий виходи датчика початку руху підключені до першого і другого входів шостого елемента АБО.

Пристрій для контролю ресурсу повітряних високовольтних вимикачів пояснюється кресленням, на якому зображена його структурна схема.

На схемі: 1, 2, 3 - перший, другий і третій датчики струму відповідно; 4, 5, 6 - перший, другий і третій компаратори відповідно; 7, 8, 9 - перший, другий і третій тригери відповідно; 10, 11, 12 - перший, другий і третій електронні ключі відповідно; 13 - четвертий компаратор; 14 - другий генератор імпульсів; 15 - дев'ятий елемент І; 16 - четвертий елемент НІ; 17 - перший одновібратор; 18 - десятий елемент І; 19 - другий елемент АБО; 20 - п'ятий лічильник імпульсів; 21 - датчик тиску; 22, 23 - п'ятий і шостий компаратори відповідно; 24 - перший регістр; 25 - функціональний перетворювач; 26 - перший генератор імпульсів; 27 - перший елемент І; 28 - датчик комутації; 29 - перший диференціюючий елемент; 30 - другий елемент І; 31 - блок установки нуля; 32 - формувач імпульсів; 33 - перший елемент затримки сигналу; 34 - перший елемент АБО; 35 - перший лічильник імпульсів; 36 - перший цифровий компаратор; 37, 38, 39 - перший, другий і третій елементи НІ відповідно; 40, 41, 42, 43, 44, 45 - третій, четвертий, п'ятий, шостий, сьомий і восьмий елементи І відповідно; 46, 47, 48 - третій, четвертий і п'ятий елементи АБО відповідно; 49, 50, 51 - другий, третій і четвертий лічильники імпульсів відповідно; 52 - датчик початку руху; 53 - шостий елемент АБО; 54 - другий диференціюючий елемент; 55 - сьомий елемент АБО; 56 - четвертий тригер; 57 - третій генератор імпульсів; 58 - одинадцятий елемент І; 59 - другий елемент затримки сигналу; 60 - шостий лічильник імпульсів; 61, 62, 63 - перший, другий і третій датчики напруги відповідно; 64, 65, 66, 67, 68, 69 - сьомий, восьмий, дев'ятий, десятий, одинадцятий і дванадцятий компаратори відповідно; 70, 71, 72, 73, 74, 75, 76, 77 - дванадцятий, тринадцятий, чотирнадцятий, п'ятнадцятий, шістнадцятий, сімнадцятий, вісімнадцятий і дев'ятнадцятий елементи І відповідно; 78, 79, 80, 81 - восьмий, дев'ятий, десятий і одинадцятий елементи АБО відповідно; 82 - другий одновібратор; 83 - четвертий генератор імпульсів; 84 - двадцятий елемент І; 85 - дванадцятий елемент АБО; 86 - блок задання часу ввімкнення-вимкнення; 87 - другий регістр; 88 - другий цифровий компаратор; 89 - сьомий лічильник імпульсів; 90 - дешифратор; 91, 92, 93, 94, 95, 96 - двадцять перший, двадцять другий, двадцять третій, двадцять четвертий, двадцять п'ятий і двадцять шостий елементи І відповідно; 97, 98, 99, 100, 101, 102 - перший, другий, третій, четвертий, п'ятий і шостий індикатори відповідно, причому виходи першого 1, другого 2 і третього 3 датчиків струму з'єднані відповідно через перший 4, другий 5 і третій 6 компаратори з першими входами першого 7, другого 8 і третього 9 тригерів, виходи яких підключені відповідно до керуючих входів першого 10, другого 11 і третього 12 електронних ключів, виходи яких з'єднані між собою та підключені до входу четвертого компаратора 13, а аналогові входи з'єднані відповідно з виходами першого 1, другого 2 і третього 3 датчиків струму, другі входи першого 7, другого 8 і третього 9 тригерів, а також другий вхід першого лічильника імпульсів 35 підключені до виходу першого елемента АБО 34, перший вхід якого з'єднаний з виходом блока установки нуля 31, другий вхід підключений до виходу формувача імпульсів 32, а третій вхід з'єднаний з виходом першого елемента затримки сигналу 33, вихід датчика комутації 28 підключений до виходу першого диференціюючого елемента 29 та першого входу другого елемента І 30, вихід якого з'єднаний зі входом формувача імпульсів 32 і з другим входом першого елемента І 27, до першого входу якого підключений вихід першого генератора імпульсів 26, а вихід з'єднаний з першим входом першого лічильника імпульсів 35 і з першими входами четвертого 41, шостого 43 і восьмого 45 елементів І, вихід першого диференціюючого елемента 29 підключений до перших входів третього 40, п'ятого 42 і сьомого 44 елементів І, другі входи яких з'єднані відповідно з виходами першого 37, другого 38 і третього 39 елементів НІ, входи яких в свою чергу підключені відповідно до виходів першого 7, другого 8 і третього 9 тригерів, виходи третього 40, п'ятого 42 і сьомого 44 елементів І з'єднані відповідно з першими входами третього 46, четвертого 47 і п'ятого 48 елементів АБО, другі входи яких підключені відповідно до виходів четвертого 41, шостого 43 і восьмого 45 елементів І, а виходи з'єднані відповідно зі входами другого 49, третього 50 і четвертого 51 лічильників імпульсів, другі входи четвертого 41, шостого 43 і восьмого 45 елементів І підключені відповідно до виходів першого 7, другого 8 і третього 9 тригерів, вихід датчика тиску 21 з'єднаний зі входами п'ятого 22 і шостого 23 компараторів, вхід першого елемента затримки сигналу 33 та другий вхід другого елемента І 30 підключені до виходу першого цифрового компаратора 36, друга вхідна цифрова шина якого з'єднана з вихідною цифровою шиною першого лічильника імпульсів 35, а перша вхідна цифрова шина підключена до вихідної цифрової шини функціонального перетворювача 25, виходи п'ятого 22 і шостого 23 компараторів з'єднані відповідно з першим і другим входами першого регістра 24, четвертий вхід якого підключений до виходу першого елемента АБО 34, а його вихідна цифрова шина з'єднана з вхідною цифровою шиною функціонального перетворювача 25, вихідна цифрова шина п'ятого лічильника імпульсів 20 підключена до вхідної цифрової шини першого

регiстра 24, вихiд четвертого компаратора 13 з'єднаний з входом четвертого елемента HI 16 та пiдключений до першого входу дев'ятого елемента I 15, другий вхiд якого з'єднаний з виходом другого генератора iмпульсiв 14, а вихiд пiдключений до першого входу п'ятого лiчильника iмпульсiв 20, другий вхiд якого з'єднаний з виходом другого елемента АБО 19, перший вхiд якого пiдключений до виходу першого однобiбратора 17, вхiд якого, а також перший вхiд десятого елемента I 18 з'єднанi з виходом четвертого елемента HI 16, вихiд датчика комутацiї 28 пiдключений до другого входу десятого елемента I 18, вихiд якого з'єднаний з третiм входом першого регiстра 24, другий вхiд другого елемента АБО 19 пiдключений до виходу першого елемента АБО 34, вихiд шостого елемента АБО 53 з'єднаний з входом другого диференцiюючого елемента 54, вихiд якого пiдключений до першого входу четвертого тригера 56, вихiд якого з'єднаний з першим входом одинадцятого елемента I 58, другий вхiд якого пiдключений до виходу третього генератора iмпульсiв 57, а вихiд з'єднаний з першим входом шостого лiчильника iмпульсiв 60, вихiдна цифрова шина якого пiдключена до вхiдної цифрової шини другого регiстра 87, вихiдна цифрова шина якого з'єднана з другою вхiдною цифровою шиною другого цифрового компаратора 88, перша вхiдна цифрова шина якого пiдключена до вихiдної цифрової шини блока задання часу ввiмкнення-вимкнення 86, а вихiд з'єднаний з першими входами двадцятого першого 91, двадцять другого 92, двадцять третього 93, двадцять четвертого 94, двадцять п'ятого 95 i двадцять шостого 96 елементiв I, виходи яких пiдключенi вiдповiдно до першого 97, другого 98, третього 99, четвертого 100, п'ятого 101 i шостого 102 iндикаторiв, виходи першого 61, другого 62 i третього 63 датчикiв напруги з'єднанi з входами сьомого 64, восьмого 65 i дев'ятого 66 компараторiв, виходи яких пiдключенi вiдповiдно до других входiв дванадцятого 70, тринадцятого 71 i чотирнадцятого 72 елементiв I, першi входи яких з'єднанi з першим виходом датчика початку руху 52, а виходи пiдключенi вiдповiдно до першого, другого i третього входiв вiсiмнадцятого елемента I 76, виходи першого 1, другого 2 i третього 3 датчикiв струму з'єднанi з входами десятого 67, одинадцятого 68 i дванадцятого 69 компараторiв вiдповiдно, виходи яких пiдключенi вiдповiдно до других входiв п'ятнадцятого 73, шiстнадцятого 74 i сiмнадцятого 75 елементiв I, першi входи яких з'єднанi з другим виходом датчика початку руху 52, а виходи пiдключенi вiдповiдно до першого, другого i третього входiв дев'ятнадцятого елемента I 77, виходи вiсiмнадцятого 76 i дев'ятнадцятого 77 елементiв I з'єднанi вiдповiдно з першими i другими входами блока задання часу ввiмкнення-вимкнення 86 та восьмого елемента АБО 78, вихiд якого пiдключений до входу другого однобiбратора 82 та до другого входу сьомого елемента АБО 55, перший вхiд якого, а також перший вхiд дванадцятого елемента АБО 85 з'єднанi з виходом першого елемента АБО 34, вихiд сьомого елемента АБО 55 пiдключений до другого входу четвертого тригера 56 та до входу другого елемента затримки сигналу 59, вихiд якого з'єднаний з другим входом шостого лiчильника iмпульсiв 60, виходи дванадцятого 70, тринадцятого 71 i чотирнадцятого 72 елементiв I пiдключенi вiдповiдно до перших входiв дев'ятого 79, десятого 80 i одинадцятого 81 елементiв АБО, другi входи яких з'єднанi вiдповiдно з виходами п'ятнадцятого 73, шiстнадцятого 74 i сiмнадцятого 75 елементiв I, а виходи пiдключенi до першого, другого i третього входiв другого регiстра 87, четвертий, п'ятий i шостий входи якого з'єднанi вiдповiдно з першим, другим i третiм виходами дешифратора 90, четвертий вихiд якого пiдключений до другого входу дванадцятого елемента АБО 85, вихiд якого з'єднаний з другим входом сьомого лiчильника iмпульсiв 89, вихiдна цифрова шина якого пiдключена до вхiдної цифрової шини дешифратора 90, а перший вхiд з'єднаний з виходом двадцятого елемента I 84, перший вхiд якого пiдключений до виходу другого однобiбратора 82, а другий вхiд з'єднаний з виходом четвертого генератора iмпульсiв 83, перший вихiд дешифратора 90 пiдключений до других входiв двадцять першого 91 i двадцять другого 92 елементiв I, другий вихiд дешифратора 90 з'єднаний з другими входами двадцять третього 93 i двадцять четвертого 94 елементiв I, третiй вихiд дешифратора 90 пiдключений до других входiв двадцять п'ятого 95 i двадцять шостого 96 елементiв I, виходи дванадцятого 70, п'ятнадцятого 73, тринадцятого 71, шiстнадцятого 74, чотирнадцятого 72 i сiмнадцятого 75 елементiв I з'єднанi вiдповiдно з третiми входами двадцять першого 91, двадцять другого 92, двадцять третього 93, двадцять четвертого 94, двадцять п'ятого 95 i двадцять шостого 96 елементiв I, перший i другий виходи датчика початку руху 52 пiдключенi до першого i другого входiв шостого елемента АБО 53.

Запропонований пристрiй працює так. При подачi напруги живлення блок установки нуля 31 коротким iмпульсом через перший елемент АБО 34 встановлює в нульове положення перший 7, другий 8 i третiй 9 тригери, а також обнуляє перший лiчильник iмпульсiв 35, перший регiстр 24 та через другий елемент АБО 19 п'ятий лiчильний iмпульсiв 20. Сигнал логiчної одиницi з виходу першого елемента АБО 34 через сьомий елемент АБО 55 встановлює в нульове положення четвертий тригер 56 та через другий елемент затримки сигналу 59 шостий лiчильник

імпульсів 60, а також через дванадцятий елемент АБО 85 сьомий лічильник імпульсів 89. Одночасно перший 26, другий 14, третій 57 і четвертий 83 генератори імпульсів починають виробляти послідовності імпульсів.

5 Якщо трифазний вимикач, що діагностується, відключає коло зі струмом, значення якого менше порога спрацьовування першого 4, другого 5 і третього 6 компараторів, то при цьому
 10 спрацьовує датчик комутації 28 і сигнал логічної одиниці подається на вхід першого диференціюючого елемента 29, з виходу якого короткий імпульс через третій 46, четвертий 47 і п'ятий 48 елементи АБО надходить у другий 49, третій 50 і четвертий 51 лічильники імпульсів відповідно через третій 40, п'ятий 42 і сьомий 44 елементи І. На других входах третього 40,
 15 п'ятого 42 і сьомого 44 елементів І в цей час присутні сигнали логічної одиниці, оскільки на входи першого 37, другого 38 і третього 39 елементів ІІ, підключених до цих елементів, подаються сигнали логічного нуля з виходів першого 7, другого 8 і третього 9 тригерів. При цьому значення кодів, записаних в другому 49, третьому 50 і четвертому 51 лічильниках імпульсів, збільшуються на одиницю, тим самим фіксуючи спрацьовування робочого ресурсу кожного полюса трифазного вимикача.

В процесі експлуатації трифазних вимикачів в електричній мережі виникають одно-, дво- і трифазні короткі замикання. Пристрій у різних ситуаціях працює таким чином. Якщо виникає однофазне коротке замикання, наприклад у фазі А, (вважаємо, що датчик струму 1 встановлений у фазі А, датчик струму 2-у фазі В, датчик струму 3-у фазі С), що відключається
 20 вимикачем, то на виході першого датчика струму 1 з'являється змінна напруга, що відповідає первинному струму. Оскільки перший 4, другий 5 і третій 6 компаратори спрацьовують при однакових рівнях сигналу і їх уставка відповідає нижньому порогові спрацьовування пристрою, то при короткому замиканні у фазі А (при цьому рівень первинного струму перевищує уставку спрацьовування) спрацьовує перший компаратор 4, що встановлює в одиничний стан перший тригер 7, який в свою чергу подає сигнал логічної одиниці на керуючий вхід першого електронного ключа 10 та відкриває його. Оскільки значення струмів у фазах В і С менші за номінальні, то другий 8 і третій 9 тригери не встановлюються, а другий 11 і третій 12 електронні
 25 ключі залишаються закритими. При цьому сигнал з виходу першого датчика струму 1 надходить на вхід четвертого компаратора 13. Коли значення напруги збільшується до рівня спрацювання четвертого компаратора 13, на його виході з'являється сигнал логічної одиниці, який надходить на перший вхід дев'ятого елемента І 15 і відкриває його. Імпульси з виходу другого генератора імпульсів 14 через дев'ятий елемент І 15 надходять на перший вхід п'ятого лічильника імпульсів 20. При цьому на виході останнього з'являється цифровий код, який збільшується. Збільшення цифрового коду на виході п'ятого лічильника імпульсів 20 відбувається доки значення напівхвилі синусоїди, отриманої з виходу датчика струму 1, не стане меншим за рівень спрацювання четвертого компаратора 13. При цьому на виході останнього з'являється сигнал логічного нуля, який через четвертий елемент ІІ 16 надходить на перший вхід десятого елемента І 18, на другий інверсний вхід якого надходить сигнал логічного нуля з виходу датчика комутації 28. На виході десятого елемента І 18 з'являється сигнал логічної одиниці, що
 40 надходить на третій вхід першого регістра 24. Якщо, наприклад, значення тиску стисненого повітря в момент виникнення короткого замикання таке, що від вихідного сигналу датчика тиску 21 спрацьовує тільки п'ятий компаратор 22, який має менший поріг спрацювання, ніж шостий компаратор 23, то сигнал логічної одиниці з виходу датчика тиску 21 через п'ятий компаратор 22 надходить на перший вхід першого регістра 24. Сигнал логічної одиниці присутній на його третьому вході запам'ятовує цифровий код з виходу п'ятого лічильника імпульсів 20, а також сигнали, що надходять з виходів компараторів 22 і 23. При цьому на виході першого регістра 24 з'являється цифровий код, який відповідає комбінації вхідних сигналів, який надходить на вхід функціонального перетворювача 25. При цьому на його вихідній цифровій шині встановлюється цифровий код, який відповідає поточним значенням струму і тиску стисненого повітря. Також
 45 сигнал логічної одиниці з виходу четвертого елемента ІІ 16 надходить на вхід першого одновібратора 17 і запускає його. На виході останнього з'являється сигнал логічної одиниці, який з затримкою часу через другий елемент АБО 19 обнуляє п'ятий лічильник імпульсів 20.

Оскільки цифровий код на виході першого лічильника імпульсів 35 має нульове значення, то на виході першого цифрового компаратора 36 встановлюється сигнал логічної одиниці.

55 В момент відключення вимикача спрацьовує датчик комутації 28, сигнал логічної одиниці з виходу якого подається на другий вхід десятого елемента І 18 і блокує можливість запису нового цифрового коду з виходу п'ятого лічильника імпульсів 20 в першому регістрі 24. Також сигнал логічної одиниці з виходу датчик комутації 28 надходить на перший вхід другого елемента І 30, з виходу якого сигнал логічної одиниці подається на другий вхід першого елемента І 27, внаслідок чого послідовність імпульсів з виходу першого генератора імпульсів 26
 60

надходить в перший лічильник імпульсів 35 і через четвертий елемент І 41 та третій елемент АБО 46 в другий лічильник імпульсів 49 фази А. При цьому шостий 43 і восьмий 45 елементи І закриті, оскільки другий 8 і третій 9 тригери не спрацювали. Одночасно в лічильники імпульсів 50 і 51 надходить по одному імпульсу з виходу першого диференціюючого елемента 29, що свідчить про спрацювання комутаційного ресурсу полюсами фаз В і С при значенні струму, яке не перевищує номінальний робочий струм повітряного високовольтного вимикача. Збільшення значення коду в другому лічильнику імпульсів 49 проходить до тих пір, поки цифровий код на виході першого лічильника імпульсів 35 не зрівняється з цифровим кодом на виході функціонального перетворювача 25. При цьому на виході першого цифрового компаратора 36 встановлюється сигнал логічного нуля, який надходить через другий вхід другого елемента І 30 на другий вхід першого елемента І 27, припиняючи подачу імпульсів з виходу першого генератора імпульсів 26 в перший лічильник імпульсів 35. Також сигнал логічного нуля надходить на вхід формувача імпульсів 32 та через перший елемент АБО 34 надходить на другі входи першого 7, другого 8 і третього 9 тригерів, першого регістра 24, першого лічильника імпульсів 35 та через другий елемент АБО 19 на другий вхід п'ятого лічильника імпульсів 20, обнуляючи їх.

На цьому цикл роботи пристрою закінчується. В залежності від цифрового коду на виході п'ятого лічильника імпульсів 20 та числа компараторів, що спрацювали, певна кількість імпульсів заноситься в другий 49, третій 50 і четвертий 51 лічильники імпульсів. При цьому дотримується визначена залежність між значеннями тиску стисненого повітря та струму, що відключається, і числом імпульсів, які надійшли в лічильники, що показує як витрачається ресурс вимикача в залежності від різних значень комутованого струму та тиску стисненого повітря у перерахуванні на номінальний робочий струм вимикача.

Якщо в електричній мережі виникає однофазне коротке замикання в інших фазах або виникає дво- чи трифазне коротке замикання, то алгоритм роботи пристрою залишається незмінним, а змінюється лише комбінація в спрацюваннях першого 7, другого 8 і третього 9 тригерів і, в залежності від виду короткого замикання, послідовності імпульсів заносяться у відповідні лічильники імпульсів.

Для захисту від короткочасних кидків струму по різних причинах в електричних мережах (наприклад, при подвійних замиканнях чи замиканнях при селективній дії захистів) в пристрої передбачений перший елемент затримки сигналу 33, робота якого пояснюється так. При короткочасних кидках струму в залежності від рівня струму спрацює визначена кількість тригерів, на виході першого цифрового компаратора 36 встановлюється сигнал логічної одиниці, який запускає перший елемент затримки сигналу 33. Якщо через визначений час (що залежить від зовнішніх умов, часу дії релейного захисту, але не менше часу найбільшого циклу роботи пристрою) не спрацює датчик комутації 28, що призводить до завершення циклу роботи пристрою, то на виході першого елемента затримки сигналу 33 з'являється сигнал логічної одиниці, яким через перший елемент АБО 34 обнуляються всі тригери, п'ятий лічильник імпульсів 20 та перший регістр 24.

Контроль часу ввімкнення кожної фази повітряного високовольтного вимикача здійснюється таким чином. Як тільки починається процес ввімкнення вимикача, то на другому виході датчика початку руху 52 з'являється сигнал, який через шостий елемент АБО 53 та другий диференціюючий елемент 54 встановлює четвертий тригер 56 в одиничний стан. Одночасно послідовність імпульсів з третього генератора імпульсів 57 через одинадцятий елемент І 58 надходить в шостий лічильник імпульсів 60. Надходження імпульсів з третього генератора імпульсів 57 в шостий лічильник імпульсів 60 припиняється в момент початку протікання струму в кожній фазі через повітряний високовольтний вимикач, внаслідок чого на виходах першого 1, другого 2 і третього 3 датчиків струму з'являються сигнали, які відповідно через десятий 67, одинадцятий 68 і дванадцятий 69 компаратори фіксуються у вигляді сигналу логічної одиниці і через відкриті п'ятнадцятий 73, шістнадцятий 74 і сімнадцятий 75 елементи І (на перших входах присутні сигнали логічної одиниці з виходу датчика початку руху 52) надходять на перший, другий і третій входи дев'ятнадцятого елемента І 77, вихідний сигнал якого через восьмий 78 та сьомий 55 елементи АБО обнуляє четвертий тригер 56. Одночасно сигнали логічної одиниці з виходів п'ятнадцятого 73, шістнадцятого 74 і сімнадцятого 75 елементів І надходять на треті входи двадцять другого 92, двадцять четвертого 94 і двадцять шостого 96 елементів І та надходять відповідно на другі входи дев'ятого 79, десятого 80 і одинадцятого 81 елементів АБО, вихідні сигнали яких надходять на перший, другий і третій входи другого регістра 87, де по передньому фронту сигналів відбувається запис цифрових кодів, що відповідають часу ввімкнення кожної фази повітряного високовольтного вимикача. Також сигнал логічної одиниці з виходу дев'ятнадцятого елемента І 77 через восьмий 78 та сьомий 55 елементи АБО надходить

на вхід другого елемента затримки сигналу 59, який через деякий час обнуляє шостий лічильник імпульсів 60. Сигнал логічної одиниці з виходу дев'ятого елемента I 77 через восьмий елемент АБО 78 запускає другий одинвібратор 82, який через деякий час формує на своєму виході короткотривалий сигнал логічної одиниці, який відкриває двадцятий елемент I 84.

5 Імпульси з виходу четвертого генератора імпульсів 83 через відкритий двадцятий елемент I 84 надходять на перший вхід сьомого лічильника імпульсів 89, вихідний цифровий код якого надходить на вхід дешифратора 90. При цьому на першому, другому і третьому виходах останнього почергово з'являються сигнали логічної одиниці, які надходять на другі входи двадцять другого 92, двадцять четвертого 94 і двадцять шостого 96 елементів I, а також на

10 четвертий, п'ятий і шостий входи другого регістра 87, що призводить до почергового зчитування вмісту комірок пам'яті останнього. Одночасно сигнал логічної одиниці з виходу дев'ятого елемента I 77 надходить на другий вхід блока задання часу ввімкнення-вимкнення 86, на виході якого з'являється цифровий код, що відповідає максимальному часу ввімкнення вимикача. При цьому другий цифровий компаратор 88 проводить порівняння кодів, що надходять з блока

15 задання часу ввімкнення-вимкнення 86 і другого регістра 87. Якщо час ввімкнення будь-якої фази вимикача менший ніж максимальний, то на виході другого цифрового компаратора 88 з'являється сигнал логічного нуля, який не призводить до спрацювання другого 98, четвертого 100 або шостого 102 індикаторів, що свідчить про правильну роботу повітряного високовольтного вимикача. Якщо ж час ввімкнення будь-якої фази вимикача перевищує

20 максимальний, то на виході другого цифрового компаратора 88 з'являється сигнал логічної одиниці, відповідний індикатор спрацює, а це свідчить про некоректну роботу повітряного високовольтного вимикача. Поява сигналу логічної одиниці на четвертому виході дешифратора 90 приводить до обнулення сьомого лічильника імпульсів 89 через дванадцятий елемент АБО 85.

25 Контроль часу вимкнення кожної фази повітряного високовольтного вимикача здійснюється таким чином. Як тільки починається процес вимкнення вимикача, то на першому виході датчика початку руху 52 з'являється сигнал, який через шостий елемент АБО 53 та другий диференціюючий елемент 54 встановлює четвертий тригер 56 в одиничний стан. Одночасно послідовність імпульсів з третього генератора імпульсів 57 через одинадцятий елемент I 58

30 надходить в шостий лічильник імпульсів 60. Це триває до тих пір, поки на виходах першого 61, другого 62 і третього 63 датчиків напруги не з'являться сигнали, які відповідно через сьомий 64, восьмий 65 і дев'ятий 66 компаратори, відкриті дванадцятий 70, тринадцятий 71 і чотирнадцятий 72 елементи I (на перших виходах присутні сигнали логічної одиниці з виходу датчика початку руху 52) надходять на перший, другий і третій входи вісімнадцятого елемента I

35 76, вихідний сигнал якого через восьмий 78 та сьомий 55 елементи АБО переводить четвертий тригер 56 у нульовий стан. Одночасно сигнали логічної одиниці з виходів дванадцятого 70, тринадцятого 71 і чотирнадцятого 72 елементів I надходять на треті входи двадцять першого 91, двадцять третього 93 і двадцять п'ятого 95 елементів I та надходять відповідно на перші

40 входи дев'ятого 79, десятого 80 і одинадцятого 81 елементів АБО, вихідні сигнали яких надходять на перший, другий і третій входи другого регістра 87, де по передньому фронту сигналів відбувається запис цифрових кодів, що відповідають часу вимкнення кожної фази повітряного високовольтного вимикача. Також сигнал логічної одиниці з виходу вісімнадцятого елемента I 76 через восьмий 78 та сьомий 55 елементи АБО надходить на вхід другого елемента затримки сигналу 59, який через деякий час обнуляє шостий лічильник імпульсів 60.

45 Сигнал логічної одиниці з виходу вісімнадцятого елемента I 76 через восьмий елемент АБО 78 запускає другий одинвібратор 82, який через деякий час формує на своєму виході короткотривалий сигнал логічної одиниці, який відкриває двадцятий елемент I 84. Імпульси з виходу четвертого генератора імпульсів 83 через відкритий двадцятий елемент I 84 надходять на перший вхід сьомого лічильника імпульсів 89, вихідний цифровий код якого надходить на

50 вхід дешифратора 90. При цьому на першому, другому і третьому виходах останнього почергово з'являються сигнали логічної одиниці, які надходять на другі входи двадцять першого 91, двадцять третього 93 і двадцять п'ятого 95 елементів I, а також на четвертий, п'ятий і шостий входи другого регістра 87, що призводить до почергового зчитування вмісту комірок пам'яті останнього. Одночасно сигнал логічної одиниці з виходу вісімнадцятого елемента I 76

55 надходить на перший вхід блока задання часу ввімкнення-вимкнення 86, на виході якого з'являється цифровий код, що відповідає максимальному часу вимкнення вимикача. При цьому другий цифровий компаратор 88 проводить порівняння кодів, що надходять з блока задання часу ввімкнення-вимкнення 86 і другого регістра 87. Якщо час вимкнення будь-якої фази вимикача менший ніж максимальний, то на виході другого цифрового компаратора 88

60 з'являється сигнал логічного нуля, який не призводить до спрацювання першого 97, третього 99

або п'ятого 101 індикаторів, що свідчить про правильну роботу повітряного високовольтного вимикача. Якщо ж час вимкнення будь-якої фази вимикача перевищує максимальний, то на виході другого цифрового компаратора 88 з'являється сигнал логічної одиниці, відповідний індикатор спрацьовує, а це свідчить про некоректну роботу повітряного високовольтного вимикача. Поява сигналу логічної одиниці на четвертому виході дешифратора 90 приводить до обнулення сьомого лічильника імпульсів 89 через дванадцятий елемент АБО 85.

Для коректної роботи пристрою необхідно постійну часу першого диференціюючого елемента 29 вибирати меншою періоду проходження імпульсів першого генератора імпульсів 26.

Кількість розрядів першого 35, другого 49, третього 50 четвертого 51 і п'ятого 20 лічильників імпульсів, першого регістра 24, а також кількість компараторів, що фіксують значення тиску стисненого повітря, вибирається в залежності від діапазону вимірюваного струму та тиску і від необхідного ступеня точності визначення витраченого вимикачем ресурсу.

Функціональний перетворювач 25 можна реалізувати на мікросхемі постійного запам'ятовуючого пристрою, в якій записані в кожній із декількох областей пам'яті коду, кожен із яких відповідає певному коефіцієнту перерахунку спрацювання робочого ресурсу вимикача в залежності від будь-якого із можливих значень струму, комутованого вимикачем, при певному значенні тиску стисненого повітря. Вибір тієї чи іншої області пам'яті здійснюється в залежності від того, який код, що відповідає значенню тиску стисненого повітря, подається з компараторів 22 і 23 на перший і другий входи першого регістра 24.

ФОРМУЛА КОРИСНОЇ МОДЕЛІ

Пристрій для контролю ресурсу повітряних високовольтних вимикачів, що містить перший, другий і третій датчики струму, виходи яких з'єднані відповідно через перший, другий і третій компаратори з першими входами першого, другого і третього тригерів, виходи яких підключені відповідно до керуючих входів першого, другого і третього електронних ключів, виходи яких з'єднані між собою та підключені до входу четвертого компаратора, а аналогові входи з'єднані відповідно з виходами першого, другого і третього датчиків струму, другі входи першого, другого і третього тригерів, а також другий вхід першого лічильника імпульсів підключені до виходу першого елемента АБО, перший вхід якого з'єднаний з виходом блока установки нуля, другий вхід підключений до виходу формувача імпульсів, а третій вхід з'єднаний з виходом першого елемента затримки сигналу, вихід датчика комутації підключений до входу першого диференціюючого елемента та першого входу другого елемента І, вихід якого з'єднаний зі входом формувача імпульсів і з другим входом першого елемента І, до першого входу якого підключений вихід першого генератора імпульсів, а вихід з'єднаний з першим входом першого лічильника імпульсів і з першими входами четвертого, шостого і восьмого елементів І, вихід першого диференціюючого елемента підключений до перших входів третього, п'ятого і сьомого елементів І, другі входи яких з'єднані відповідно з виходами першого, другого і третього елементів ІІ, входи яких в свою чергу підключені відповідно до виходів першого, другого і третього тригерів, виходи третього, п'ятого і сьомого елементів І з'єднані відповідно з першими входами третього, четвертого і п'ятого елементів АБО, другі входи яких підключені відповідно до виходів четвертого, шостого і восьмого елементів І, а виходи з'єднані відповідно зі входами другого, третього і четвертого лічильників імпульсів, другі входи четвертого, шостого і восьмого елементів І підключені відповідно до виходів першого, другого і третього тригерів, вихід датчика тиску з'єднаний зі входами п'ятого і шостого компараторів, вхід першого елемента затримки сигналу та другий вхід другого елемента І підключені до виходу першого цифрового компаратора, друга вхідна цифрова шина якого з'єднана з вихідною цифровою шиною першого лічильника імпульсів, а перша вхідна цифрова шина підключена до вихідної цифрової шини функціонального перетворювача, виходи п'ятого і шостого компараторів з'єднані відповідно з першим і другим входами першого регістра, четвертий вхід якого підключений до виходу першого елемента АБО, а його вихідна цифрова шина з'єднана з вхідною цифровою шиною функціонального перетворювача, вихідна цифрова шина п'ятого лічильника імпульсів підключена до вхідної цифрової шини першого регістра, вихід четвертого компаратора з'єднаний з входом четвертого елемента ІІ та підключений до першого входу дев'ятого елемента І, другий вхід якого з'єднаний з виходом другого генератора імпульсів, а вихід підключений до першого входу п'ятого лічильника імпульсів, другий вхід якого з'єднаний з виходом другого елемента АБО, перший вхід якого підключений до виходу першого одновібратора, вхід якого, а також перший вхід десятого елемента І з'єднані з виходом четвертого елемента ІІ, вихід датчика комутації підключений до другого входу десятого

елемента І, вихід якого з'єднаний з третім входом першого регістра, другий вхід другого елемента АБО підключений до виходу першого елемента АБО, який **відрізняється** тим, що в нього введено датчик початку руху, шостий, сьомий, восьмий, дев'ятий, десятий, одинадцятий і дванадцятий елементи АБО, другий диференціюючий елемент, четвертий тригер, третій і

5 четвертий генератори імпульсів, одинадцятий, дванадцятий, тринадцятий, чотирнадцятий, п'ятнадцятий, шістнадцятий, сімнадцятий, вісімнадцятий, дев'ятнадцятий, двадцятий, двадцять перший, двадцять другий, двадцять третій, двадцять четвертий, двадцять п'ятий і двадцять шостий елементи І, другий елемент затримки сигналу, шостий і сьомий лічильники імпульсів, перший, другий і третій датчики напруги, сьомий, восьмий, дев'ятий, десятий, одинадцятий і

10 дванадцятий компаратори, другий одновібратор, блок задання часу ввімкнення-вимкнення, другий регістр, другий цифровий компаратор, дешифратор, перший, другий, третій, четвертий, п'ятий і шостий індикатори, причому вихід шостого елемента АБО з'єднаний з входом другого диференціюючого елемента, вихід якого підключений до першого входу четвертого тригера, вихід якого з'єднаний з першим входом одинадцятого елемента І, другий вхід якого підключений

15 до виходу третього генератора імпульсів, а вихід з'єднаний з першим входом шостого лічильника імпульсів, вихідна цифрова шина якого підключена до вхідної цифрової шини другого регістра, вихідна цифрова шина якого з'єднана з другою вхідною цифровою шиною другого цифрового компаратора, перша вхідна цифрова шина якого підключена до вихідної цифрової шини блока задання часу ввімкнення-вимкнення, а вихід з'єднаний з першими

20 входами двадцятого першого, двадцять другого, двадцять третього, двадцять четвертого, двадцять п'ятого і двадцять шостого елементів І, виходи яких підключені відповідно до першого, другого, третього, четвертого, п'ятого і шостого індикаторів, виходи першого, другого і третього датчиків напруги з'єднані з входами сьомого, восьмого і дев'ятого компараторів, виходи яких підключені відповідно до других входів дванадцятого, тринадцятого і чотирнадцятого елементів І, перші входи яких з'єднані з першим виходом датчика початку руху, а виходи підключені

25 відповідно до першого, другого і третього входів вісімнадцятого елемента І, виходи першого, другого і третього датчиків струму з'єднані з входами десятого, одинадцятого і дванадцятого компараторів відповідно, виходи яких підключені відповідно до других входів п'ятнадцятого, шістнадцятого і сімнадцятого елементів І, перші входи яких з'єднані з другим виходом датчика

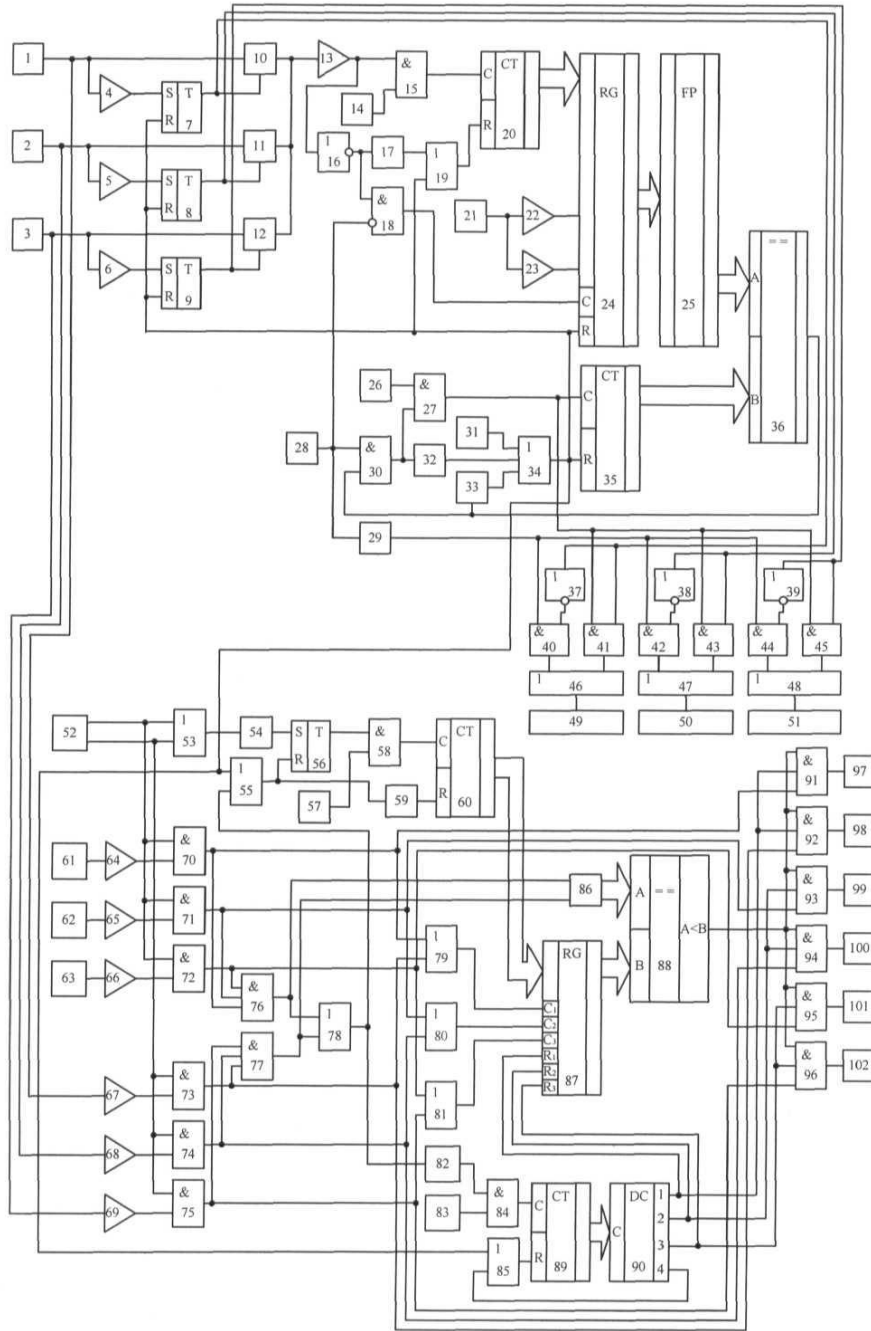
30 початку руху, а виходи підключені відповідно до першого, другого і третього входів дев'ятнадцятого елемента І, виходи вісімнадцятого і дев'ятнадцятого елементів І з'єднані відповідно з першими і другими входами блока задання часу ввімкнення-вимкнення та восьмого елемента АБО, вихід якого підключений до входу другого одновібратора та до другого входу сьомого елемента АБО, перший вхід якого, а також перший вхід дванадцятого елемента АБО

35 з'єднані з виходом першого елемента АБО, вихід сьомого елемента АБО підключений до другого входу четвертого тригера та до входу другого елемента затримки сигналу, вихід якого з'єднаний з другим входом шостого лічильника імпульсів, виходи дванадцятого, тринадцятого і чотирнадцятого елементів І підключені відповідно до перших входів дев'ятого, десятого і одинадцятого елементів АБО, другі входи яких з'єднані відповідно з входами п'ятнадцятого, шістнадцятого і сімнадцятого елементів І, а виходи підключені до першого, другого і третього

40 входів другого регістра, четвертий, п'ятий і шостий входи якого з'єднані відповідно з першим, другим і третім виходами дешифратора, четвертий вихід якого підключений до другого входу дванадцятого елемента АБО, вихід якого з'єднаний з другим входом сьомого лічильника імпульсів, вихідна цифрова шина якого підключена до вхідної цифрової шини дешифратора, а перший вхід з'єднаний з виходом двадцятого елемента І, перший вхід якого підключений до

45 виходу другого одновібратора, а другий вхід з'єднаний з виходом четвертого генератора імпульсів, перший вихід дешифратора підключений до других входів двадцять першого і двадцять другого елементів І, другий вихід дешифратора з'єднаний з другими входами двадцять третього і двадцять четвертого елементів І, третій вихід дешифратора підключений до

50 других входів двадцять п'ятого і двадцять шостого елементів І, виходи дванадцятого, п'ятнадцятого, тринадцятого, шістнадцятого, чотирнадцятого і сімнадцятого елементів І з'єднані відповідно з третіми входами двадцять першого, двадцять другого, двадцять третього, двадцять четвертого, двадцять п'ятого і двадцять шостого елементів І, перший і другий виходи датчика початку руху підключені до першого і другого входів шостого елемента АБО.



Комп'ютерна верстка О. Рябко

Державна служба інтелектуальної власності України, вул. Урицького, 45, м. Київ, МСП, 03680, Україна

ДП "Український інститут промислової власності", вул. Глазунова, 1, м. Київ – 42, 01601