



УКРАЇНА

(19) **UA** (11) **69779** (13) **U**  
(51) МПК  
**G07C 3/10** (2006.01)

ДЕРЖАВНА СЛУЖБА  
ІНТЕЛЕКТУАЛЬНОЇ  
ВЛАСНОСТІ  
УКРАЇНИ

## (12) ОПИС ДО ПАТЕНТУ НА КОРИСНУ МОДЕЛЬ

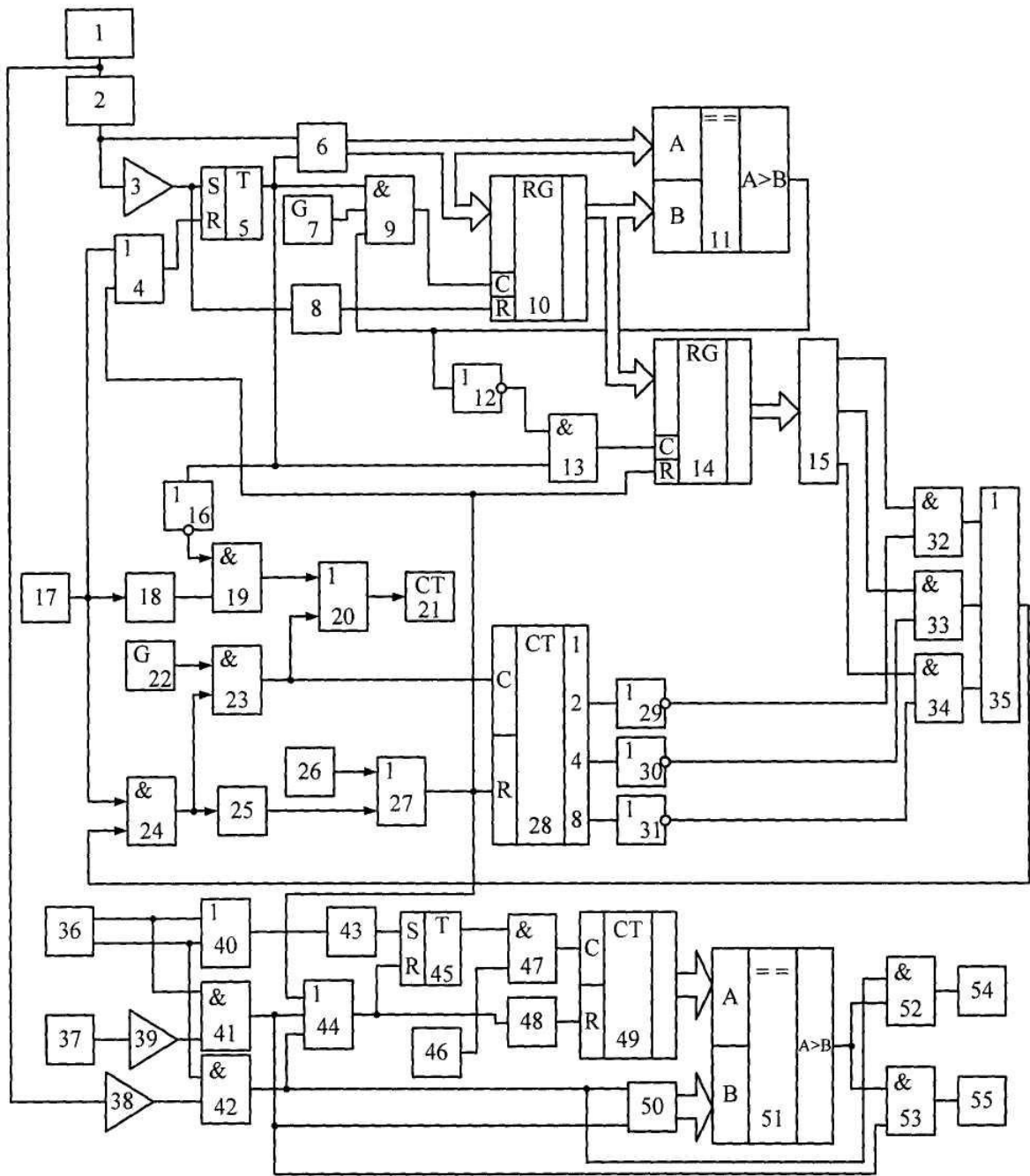
(21) Номер заявки: <b>u 2011 13223</b>	(72) Винахідник(и): <b>Грабко Володимир Віталійович (UA), Розводюк Михайло Петрович (UA), Грабко Валентин Володимирович (UA), Рудківський Вадим Олександрович (UA)</b>
(22) Дата подання заявки: <b>09.11.2011</b>	
(24) Дата, з якої є чинними права на корисну модель: <b>10.05.2012</b>	
(46) Публікація відомостей про видачу патенту: <b>10.05.2012, Бюл.№ 9</b>	(73) Власник(и): <b>ВІННИЦЬКИЙ НАЦІОНАЛЬНИЙ ТЕХНІЧНИЙ УНІВЕРСИТЕТ, Хмельницьке шосе, 95, м. Вінниця, 21021 (UA)</b>

## (54) ПРИСТРІЙ ДЛЯ КОНТРОЛЮ РЕСУРСУ КОМУТАЦІЙНИХ АПАРАТІВ

### (57) Реферат:

Пристрій для контролю ресурсу комутаційних апаратів містить датчик початку комутації, перший, другий, третій, четвертий, п'ятий, шостий, сьомий та восьмий елементи I, перший диференціюючий елемент, перший, другий, третій і четвертий, п'ятий елементи NI, перший та другий лічильники імпульсів, перший та другий, третій та четвертий елементи АБО, перший та другий генератор імпульсів, перший та другий формувач сигналу, перший, другий і третій шифратори, другий, третій і четвертий елементи NI, блок установки нуля перший компаратор, перший тригер, датчика струму, блок перетворення змінного струму, аналого-цифровий перетворювач, перший та другий регістр. Введено датчик початку руху, датчик напруги, другий і третій компаратори, п'ятий і шостий елементи АБО, дев'ятий, десятий, одинадцятий, дванадцятий і тринадцятий елементи I, другий диференціюючий елемент, другий тригер, третій генератор імпульсів, блок затримки сигналу, третій лічильник імпульсів, блок задання часу ввімкнення-вимкнення, другий цифровий компаратор, перший і другий індикатори.

UA 69779 U



Корисна модель належить до області електротехніки і може бути використана для вимірювання комутаційного ресурсу високовольтних вимикачів.

Відомий пристрій для контролю ресурсу комутаційних апаратів (А.С. СРСР № 1446637, М. кл. G07C 3/10 бюл. № 47, 1988), що містить датчик початку комутації, вихід якого підключений до першого входу першого елемента I і через диференціюючий елемент з'єднаний з першим входом другого елемента I, другий вхід якого підключений до виходу першого компаратора через перший елемент HI, перший лічильник імпульсів, з'єднаний з виходом першого елемента АБО, перший вхід якого підключений до виходу другого елемента I, а другий вхід і перший вхід другого лічильника імпульсів з'єднані з виходом третього елемента I, перший вхід якого підключений до виходу генератора імпульсів, а другий вхід і вхід формувача сигналу з'єднані з виходом першого елемента I, другий вхід якого підключений до виходу другого елемента АБО, датчик струму, вихід якого з'єднаний зі входами першого, другого і третього компараторів, виходи яких підключені відповідно до перших входів першого, другого і третього тригерів, виходи яких відповідно через шифратор з'єднані з першими входами четвертого, п'ятого і шостого елементів I, виходи яких підключені до першого, другого і третього входів другого елемента АБО, а другі входи з'єднані відповідно з першим, другим і третім виходами другого лічильника імпульсів через другий, третій і четвертий елементи HI відповідно, блок установки нуля, вихід якого підключений до першого входу третього елемента АБО, другий вхід якого з'єднаний з виходом першого формувача сигналу, а вихід підключений до других входів першого, другого і третього тригерів, а також до другого входу другого лічильника імпульсів.

Головним недоліком даного пристрою є обмежені функціональні можливості за рахунок того, що він не дозволяє вимірювати комутаційний ресурс апаратів з врахуванням часу їхнього ввімкнення та вимкнення.

За найближчий аналог вибрано пристрій для контролю ресурсу комутаційних апаратів (Патент України № 20994, М. кл. G07C 3/10, бюл. № 2, 2007), що містить датчик початку комутації, вихід якого підключений до першого входу першого елемента I і через диференціюючий елемент (в подальшому - перший диференціюючий елемент) з'єднаний з першим входом другого елемента I, другий вхід якого підключений до виходу першого елемента HI, вхід першого лічильника імпульсів з'єднаний з виходом першого елемента АБО, перший вхід якого підключений до виходу другого елемента I, а другий вхід і перший вхід другого лічильника імпульсів з'єднані з виходом третього елемента I, перший вхід якого підключений до виходу першого генератора імпульсів, а другий вхід і вхід першого формувача сигналу з'єднані з виходом першого елемента I, другий вхід якого підключений до виходу другого елемента АБО, перший, другий і третій виходи шифратора з'єднані відповідно з першими входами четвертого, п'ятого і шостого елементів I, виходи яких підключені до першого, другого і третього входів другого елемента АБО, а другі входи з'єднані відповідно з першим, другим і третім виходами другого лічильника імпульсів через другий, третій і четвертий елементи HI відповідно, вихід блока установки нуля підключений до першого входу третього елемента АБО, другий вхід якого з'єднаний з виходом першого формувача сигналу, а вихід підключений до другого входу другого лічильника імпульсів, вихід компаратора (в подальшому - першого компаратора) з'єднаний з першим входом тригера (в подальшому - першого тригера), вихід датчика струму підключений до входу блока перетворення змінного струму у випрямлену напругу, вихід якого з'єднаний з першим компаратором та з першим входом аналого-цифрового перетворювача (АЦП), вихідна цифрова шина якого підключена до вхідної цифрової шини першого регістра та до першої вхідної цифрової шини цифрового компаратора (в подальшому - першого цифрового компаратора), друга вхідна цифрова шина якого, а також вхідна цифрова шина другого регістра з'єднані з вихідною цифровою шиною першого регістра, а вихід підключений до входу п'ятого елемента HI та до третього входу сьомого елемента I, другий вхід якого з'єднаний з виходом другого генератора імпульсів, а вихід підключений до першого входу першого регістра, другий вхід якого з'єднаний з виходом другого формувача сигналу, вхід якого підключений до виходу першого компаратора, вихід датчика початку комутації з'єднаний з першим входом четвертого елемента АБО, вихід якого підключений до другого входу першого тригера, вихід якого з'єднаний з виходом першого елемента HI, з першим входом сьомого елемента I та з другими входами АЦП та восьмого елемента I, перший вхід якого підключений до виходу п'ятого елемента HI, а вихід з'єднаний з першим входом другого регістра, другий вхід якого, а також другий вхід четвертого елемента АБО підключені до виходу третього елемента АБО.

Головним недоліком даного пристрою є обмежені функціональні можливості за рахунок того, що він не дозволяє вимірювати комутаційний ресурс апаратів з врахуванням часу їхнього ввімкнення та вимкнення.

В основу корисної моделі поставлено задачу створення пристрою для контролю ресурсу комутаційних апаратів, в якому за рахунок введення нових блоків та зв'язків між ними з'являється можливість контролювати комутаційний ресурс вимикачів з врахуванням їхнього часу ввімкнення та вимкнення, що розширює функціональні можливості та підвищує точність роботи пристрою.

Поставлена задача досягається тим, що в пристрій для контролю ресурсу комутаційних апаратів, що містить датчик початку комутації, вихід якого підключений до першого входу першого елемента I і через перший диференціюючий елемент з'єднаний з першим входом другого елемента I, другий вхід якого підключений до виходу першого елемента II, вхід першого лічильника імпульсів з'єднаний з виходом першого елемента АБО, перший вхід якого підключений до виходу другого елемента I, а другий вхід і перший вхід другого лічильника імпульсів з'єднані з виходом третього елемента I, перший вхід якого підключений до виходу першого генератора імпульсів, а другий вхід і вхід першого формувача сигналу з'єднані з виходом першого елемента I, другий вхід якого підключений до виходу другого елемента АБО, перший, другий і третій виходи шифратора з'єднані відповідно з першими входами четвертого, п'ятого і шостого елементів I, виходи яких підключені до першого, другого і третього входів другого елемента АБО, а другі входи з'єднані відповідно з першим, другим і третім виходами другого лічильника імпульсів через другий, третій і четвертий елементи II відповідно, вихід блока установки нуля підключений до першого входу третього елемента АБО, другий вхід якого з'єднаний з виходом першого формувача сигналу, а вихід підключений до другого входу другого лічильника імпульсів, вихід першого компаратора з'єднаний з першим входом першого тригера, вихід датчика струму підключений до входу блока перетворення змінного струму у випрямлену напругу, вихід якого з'єднаний з першим компаратором та з першим входом АЦП, вихідна цифрова шина якого підключена до вхідної цифрової шини першого регістра та до першої вхідної цифрової шини першого цифрового компаратора, друга вхідна цифрова шина якого, а також вхідна цифрова шина другого регістра з'єднані з вихідною цифровою шиною першого регістра, а вихід підключений до входу п'ятого елемента II та до третього входу сьомого елемента I, другий вхід якого з'єднаний з виходом другого генератора імпульсів, а вихід підключений до першого входу першого регістра, другий вхід якого з'єднаний з виходом другого формувача сигналу, вхід якого підключений до виходу першого компаратора, вихід датчика початку комутації з'єднаний з першим входом четвертого елемента АБО, вихід якого підключений до другого входу першого тригера, вихід якого з'єднаний з входом першого елемента II, з першим входом сьомого елемента I та з другими входами АЦП та восьмого елемента I, перший вхід якого підключений до виходу п'ятого елемента II, а вихід з'єднаний з першим входом другого регістра, другий вхід якого, а також другий вхід четвертого елемента АБО підключені до виходу третього елемента АБО, вихідна цифрова шина другого регістра з'єднана з вхідною цифровою шиною шифратора, введено датчик початку руху, датчик напруги, другий і третій компаратори, п'ятий і шостий елементи АБО, дев'ятий, десятий, одинадцятий, дванадцятий і тринадцятий елементи I, другий диференціюючий елемент, другий тригер, третій генератор імпульсів, блок затримки сигналу, третій лічильник імпульсів, блок задання часу ввімкнення-вимкнення, другий цифровий компаратор, перший і другий індикатори, причому перший і другий виходи датчика початку руху підключені відповідно до першого і другого входів шостого елемента АБО, вихід якого з'єднаний зі входом другого диференціюючого елемента, вихід якого підключений до першого входу другого тригера, вихід якого з'єднаний з першим входом дев'ятого елемента I, другий вхід якого підключений до виходу третього генератора імпульсів, а вихід з'єднаний з першим входом третього лічильника імпульсів, вихідна цифрова шина якого підключена до першої вхідної цифрової шини другого цифрового компаратора, друга вхідна цифрова шина якого з'єднана з вихідною цифровою шиною блока задання часу ввімкнення-вимкнення, а вихід підключений до перших входів десятого і одинадцятого елементів I, виходи яких з'єднані відповідно з першим і другим індикаторами, виходи дванадцятого і тринадцятого елементів I підключені до других входів одинадцятого і десятого елементів I відповідно, вихід датчика напруги з'єднаний з входом другого компаратора, вихід якого підключений до другого входу дванадцятого елемента I, вихід якого з'єднаний з другим входом п'ятого елемента АБО, перший вхід якого підключений до виходу третього елемента АБО, а вихід з'єднаний з другим входом другого тригера та з входом блока затримки сигналу, вихід якого підключений до другого входу третього лічильника імпульсів, вихід датчика струму з'єднаний з входом третього компаратора, вихід якого підключений до другого входу тринадцятого елемента I, вихід якого з'єднаний з третім входом п'ятого елемента АБО, перший і другий виходи датчика початку руху підключені відповідно до перших входів дванадцятого і

тринадцятого елементів I, виходи яких з'єднані відповідно з першим і другим входами блока задання часу ввімкнення-вимкнення.

Пристрій для контролю ресурсу комутаційних апаратів пояснюється кресленням, на якому зображена його структурна схема.

5 На схемі: 1 - датчик струму; 2 - блок перетворення змінного струму у випрямлену напругу; 3 - перший компаратор; 4 - четвертий елемент АБО; 5 - перший тригер; 6 - аналого-цифровий перетворювач (АЦП); 7 - другий генератор імпульсів; 8 - другий формувач сигналу; 9 - сьомий елемент I; 10 - перший регістр; 11 - перший цифровий компаратор; 12 - п'ятий елемент HI; 13 - восьмий елемент I; 14 - другий регістр; 15 - шифратор; 16 - перший елемент HI; 17 - датчик початку комутації; 18 - перший диференціюючий елемент; 19 - другий елемент I; 20 - перший елемент АБО; 21 - перший лічильник імпульсів; 22 - перший генератор імпульсів; 23, 24 - третій і перший елементи I; 25 - перший формувач сигналу; 26 - блок установки нуля; 27 - третій елемент АБО; 28 - другий лічильник імпульсів; 29, 30, 31 - другий, третій і четвертий елементи HI; 32, 33, 34 - четвертий, п'ятий і шостий елементи I; 35 - другий елемент АБО; 36 - датчик початку руху; 37 - датчик напруги; 38, 39 - третій і другий компаратори; 40 - шостий елемент АБО; 41, 42 - дванадцятий і тринадцятий елементи I; 43 - другий диференціюючий елемент; 44 - п'ятий елемент АБО; 45 - другий тригер; 46 - третій генератор імпульсів; 47 - дев'ятий елемент I; 48 - блок затримки сигналу; 49 - третій лічильник імпульсів; 50 - блок задання часу ввімкнення-вимкнення; 51 - другий цифровий компаратор; 52, 53 - десятий і одинадцятий елементи I; 54, 55 - перший і другий індикатори, причому вихід датчика початку комутації 17 підключений до першого входу першого елемента I 24 і через перший диференціюючий елемент 18 з'єднаний з першим входом другого елемента I 19, другий вхід якого підключений до виходу першого елемента HI 16, вхід першого лічильника імпульсів 21 з'єднаний з виходом першого елемента АБО 20, перший вхід якого підключений до виходу другого елемента I 19, а другий вхід і перший вхід другого лічильника імпульсів 28 з'єднані з виходом третього елемента I 23, перший вхід якого підключений до виходу першого генератора імпульсів 22, а другий вхід і вхід першого формувача сигналу 25 з'єднані з виходом першого елемента I 24, другий вхід якого підключений до виходу другого елемента АБО 35, перший, другий і третій виходи шифратора 15 з'єднані відповідно з першими входами четвертого 32, п'ятого 33 і шостого 34 елементів I, виходи яких підключені до першого, другого і третього входів другого елемента АБО 35, а другі входи з'єднані відповідно з першим, другим і третім виходами другого лічильника імпульсів 28 через другий 29, третій 30 і четвертий 31 елементи HI відповідно, вихід блока установки нуля 26 підключений до першого входу третього елемента АБО 27, другий вхід якого з'єднаний з виходом першого формувача сигналу 25, а вихід підключений до другого входу другого лічильника імпульсів 28, вихід першого компаратора 3 з'єднаний з першим входом першого тригера 5, вихід датчика струму 1 підключений до входу блока перетворення змінного струму у випрямлену напругу 2, вихід якого з'єднаний з першим компаратором 3 та з першим входом АЦП 6, вихідна цифрова шина якого підключена до вхідної цифрової шини першого регістра 10 та до першої вхідної цифрової шини першого цифрового компаратора 11, друга вхідна цифрова шина якого, а також вхідна цифрова шина другого регістра 14 з'єднані з вихідною цифровою шиною першого регістра 10, а вихід підключений до входу п'ятого елемента HI 12 та до третього входу сьомого елемента I 9, другий вхід якого з'єднаний з виходом другого генератора імпульсів 7, а вихід підключений до першого входу першого регістра 10, другий вхід якого з'єднаний з виходом другого формувача сигналу 8, вхід якого підключений до виходу першого компаратора 3, вихід датчика початку комутації 17 з'єднаний з першим входом четвертого елемента АБО 4, вихід якого підключений до другого входу першого тригера 5, вихід якого з'єднаний з входом першого елемента HI 16, з першим входом сьомого елемента I 9 та з другими входами АЦП 6 та восьмого елемента I 13, перший вхід якого підключений до виходу п'ятого елемента HI 12, а вихід з'єднаний з першим входом другого регістра 14, другий вхід якого, а також другий вхід четвертого елемента АБО 4 підключені до виходу третього елемента АБО 27, вихідна цифрова шина другого регістра 14 з'єднана з вхідною цифровою шиною шифратора 15, перший і другий виходи датчика початку руху 36 підключені відповідно до першого і другого входів шостого елемента АБО 40, вихід якого з'єднаний зі входом другого диференціюючого елемента 43, вихід якого підключений до першого входу другого тригера 45, вихід якого з'єднаний з першим входом дев'ятого елемента I 47, другий вхід якого підключений до виходу третього генератора імпульсів 46, а вихід з'єднаний з першим входом третього лічильника імпульсів 49, вихідна цифрова шина якого підключена до першої вхідної цифрової шини другого цифрового компаратора 51, друга вхідна цифрова шина якого з'єднана з вихідною цифровою шиною блока задання часу ввімкнення-вимкнення 50, а вихід підключений до перших входів десятого 52 і одинадцятого 53 елементів I, виходи яких з'єднані відповідно з першим 54 і другим 55 індикаторами, виходи

дванадцятого 41 і тринадцятого 42 елементів I підключені до других входів одинадцятого 53 і десятого 52 елементів I відповідно, вихід датчика напруги 37 з'єднаний з входом другого компаратора 39, вихід якого підключений до другого входу дванадцятого елемента I 41, вихід якого з'єднаний з другим входом п'ятого елемента АБО 44, перший вхід якого підключений до виходу третього елемента АБО 27, а вихід з'єднаний з другим входом другого тригера 45 та з входом блока затримки сигналу 48, вихід якого підключений до другого входу третього лічильника імпульсів 49, вихід датчика струму 1 з'єднаний з входом третього компаратора 38, вихід якого підключений до другого входу тринадцятого елемента I 42, вихід якого з'єднаний з третім входом п'ятого елемента АБО 44, перший і другий виходи датчика початку руху 36 підключені відповідно до перших входів дванадцятого 41 і тринадцятого 42 елементів I, виходи яких з'єднані відповідно з першим і другим входами блока задання часу ввімкнення-вимкнення 50.

Запропонований пристрій працює так.

При подачі напруги живлення на схему блок установки нуля 26 коротким імпульсом через третій елемент АБО 27 встановлює другий лічильник імпульсів 28, другий регістр 14, через четвертий елемент АБО 4 перший тригер 5, через п'ятий елемент АБО 44 другий тригер 45, а також через п'ятий елемент АБО 44 та блок затримки сигналу 48 третій лічильник імпульсів 49 у нульовий стан. При цьому на виходах елементів НІ 29-31 встановлюється сигнал логічної одиниці.

При протіканні струму через вимикач на виході датчика струму 1 з'являється сигнал, який подається на вхід блока перетворення змінного струму у випрямлену напругу 2. Слід зазначити, що на виході останнього з'являється сигнал напруги, який має вигляд додатних півхвиль.

Якщо вимикач вимикає коло зі струмом, величина якого менша порогу спрацювання першого компаратора 3, то при цьому спрацьовує датчик початку комутації 17, сигнал логічної одиниці з виходу якого через перший диференціюючий елемент 18 подається на перший вхід другого елемента I 19 (на другому вході присутній сигнал логічної одиниці, який подається з виходу першого тригера 5 через перший елемент НІ 16). З виходу другого елемента I 19 через перший елемент АБО 20 короткий імпульс надходить на вхід першого лічильника імпульсів 21, що приводить до спрацювання останнього. При цьому код першого лічильника імпульсів 21 збільшується на одиницю рахунку, тим самим фіксуючи спрацювання вимикача.

Якщо вимикач вимикає коло зі струмом, величина якого більша порогу спрацювання першого компаратора 3, то пристрій працює таким чином. Коли напруга з виходу блока перетворення змінного струму у випрямлену напругу 2 досягає або перевищує значення, пропорційного номінальному робочому струму, спрацьовує перший компаратор 3, сигнал логічної одиниці з виходу якого надходить на перший вхід першого тригера 5. При цьому на виході останнього з'являється сигнал логічної одиниці, який через перший елемент НІ 16 закриває другий елемент I 19. Також сигнал логічної одиниці з виходу першого тригера 5 дозволяє АЦП 6 здійснювати перетворення вхідного сигналу. При цьому на виході останнього з'являються цифрові коди, пропорційні струму, що протікає через вимикач, які відповідають кожному миттєвому значенню півхвилі напруги, яка надходить з виходу блока перетворення змінного струму в випрямлену напругу 2. Цифрові коди на виході АЦП 6 з'являються з частотою рівною частоті імпульсів з виходу другого генератора імпульсів 7. При цьому з виходу АЦП 6 цифровий код подається на вхідну цифрову шину першого регістра 10 та першу вхідну цифрову шину першого цифрового компаратора 11. Оскільки цифровий код на першій цифровій шині першого цифрового компаратора 11 більший, ніж на другій, то на виході першого цифрового компаратора 11 з'являється сигнал логічної одиниці, який подається на третій вхід сьомого елемента I 9 (на першому вході сьомого елемента I 9 присутній сигнал логічної одиниці з виходу тригера 5) і відкриває його. При цьому імпульси з виходу другого генератора імпульсів 7 через сьомий елемент I 9 надходять на перший вхід першого регістра 10, в якому цифровий код з виходу АЦП 6 записується по передньому фронту. Сигнал логічної одиниці на виході першого цифрового компаратора 11 присутній доки на вихідній цифровій шині першого регістра 10 не буде присутній цифровий код, який відповідає амплітудному значенню струму, що протікає через вимикач. При переході через амплітудне значення струму, що протікає через вимикач, на виході першого цифрового компаратора 11 з'являється сигнал логічного нуля, який закриває сьомий елемент I 9 і запис інформації в перший регістр 10 припиняється. Також сигнал логічного нуля через п'ятий елемент НІ 12 у вигляді сигналу логічної одиниці надходить на перший вхід восьмого елемента I 13. При цьому на другий вхід останнього надходить сигнал логічної одиниці з виходу першого тригера 5 і на виході восьмого елемента I 13 формується сигнал логічної одиниці. З виходу останнього сигнал логічної одиниці надходить на перший вхід другого регістра 14, в який по передньому фронту заноситься цифровий код з виходу першого

регiстра 10, що відповідає амплітудному значенню струму, який протікає через вимикач. При зниженні миттєвого значення струму до номінального робочого на виході першого компаратора 3 з'являється сигнал логічного нуля, який запускає другий формувач імпульсів 8, вихідними сигналами якого обнуляється перший реєстр 10. Одночасно цифровий код з виходу другого реєстра 14 подається на вхідну цифрову шину шифратора 15, на одному з виходів якого з'являється сигнал логічної одиниці та надходить на один з елементів І 32-34 і відкриває його. При цьому на виході другого елемента АБО 35 з'являється сигнал логічної одиниці, який надходить на другий вхід першого елемента І 24.

Слід зазначити, що в другому реєстрі 14 запис інформації, яка відповідає амплітудному значенню струму, що протікає через вимикач, відбувається циклічно в кожній півхвилі, яка надходить з виходу блока перетворення змінного струму в випрямлену напругу 2 на перший вхід АЦП 6.

В момент відключення вимикача датчик початку комутації 17 формує сигнал логічної одиниці, який через четвертий елемент АБО 4 обнуляє перший тригер 5, а також надходить на перший вхід першого елемента І 24 (на другому вході першого елемента І 24 присутній сигнал логічної одиниці з виходу другого елемента АБО 35), з виходу якого сигнал логічної одиниці подається на другий вхід третього елемента І 23 і відкриває його. При цьому послідовність імпульсів з виходу першого генератора імпульсів 22 надходить на перший вхід другого лічильника імпульсів 28, а також через перший елемент АБО 20 на вхід першого лічильника імпульсів 21. Другий лічильник імпульсів 28 відраховує імпульси першого генератора імпульсів 22, доки на виході другого лічильника імпульсів 28, який забезпечив відкривання одного з елементів І 32-34, на який надходить сигнал логічної одиниці з шифратора 15, не з'явиться сигнал логічної одиниці. При цьому на всіх виходах елементів І 32-34 і на виході другого елемента АБО 35 з'являється сигнал логічного нуля, який закриває перший 24 та третій 23 елементи І. Подача імпульсів від першого генератора імпульсів 22 в другий лічильник імпульсів 28 припиняється. При цьому на виході першого формувача сигналу 25 утворюється короткий імпульс кінця робочого циклу, який через третій елемент АБО 27 обнуляє другий лічильник імпульсів 28 та другий реєстр 14.

За час роботи другого лічильника імпульсів 28 послідовність імпульсів, яка подається на перший лічильник імпульсів 21, збільшує код останнього на певну кількість одиниць рахунку, яка відповідає струму, що перевищив номінальний струм відключення в момент комутації.

Контроль часу ввімкнення високовольтного вимикача здійснюється таким чином. Як тільки починається процес ввімкнення вимикача, то на другому виході датчика початку руху 36 з'являється сигнал, який через шостий елемент АБО 40 та другий диференціюючий елемент 43 встановлює другий тригер 45 в одиничний стан. Одночасно послідовність імпульсів з третього генератора імпульсів 46 через дев'ятий елемент І 47 надходить в третій лічильник імпульсів 49. Надходження імпульсів з третього генератора імпульсів 46 в третій лічильник імпульсів 49 припиняється в момент початку протікання струму через високовольтний вимикач, внаслідок чого на виході датчика струму 1 з'являється сигнал, який через третій компаратор 38 фіксується у вигляді сигналу логічної одиниці і через відкритий тринадцятий елемент І 42 (на його другому вході присутній сигнал логічної одиниці з виходу датчика початку руху 36) та п'ятий елемент АБО 44 обнуляє другий тригер 45. Також сигнал логічної одиниці з виходу тринадцятого елемента І 42 через п'ятий елемент АБО 44 надходить на вхід блока затримки сигналу 48, який через деякий час обнуляє третій лічильник імпульсів 49. Одночасно сигнал логічної одиниці з виходу тринадцятого елемента І 42 відкриває десятий елемент І 52 та надходить на другий вхід блока задання часу ввімкнення-вимкнення 50, на виході якого з'являється цифровий код, що відповідає максимальному часу ввімкнення вимикача. При цьому другий цифровий компаратор 51 проводить порівняння кодів, що надходять з третього лічильника імпульсів 49 і блока задання часу ввімкнення-вимкнення 50. Якщо час ввімкнення менший ніж максимальний, то на виході другого цифрового компаратора 51 з'являється сигнал логічного нуля, який не призводить до спрацювання першого індикатора 54, що свідчить про правильну роботу високовольтного вимикача. Якщо ж час ввімкнення вимикача перевищує максимальний, то на виході другого цифрового компаратора 51 з'являється сигнал логічної одиниці, перший індикатор 54 спрацьовує, а це свідчить про некоректну роботу високовольтного вимикача.

Контроль часу вимкнення високовольтного вимикача здійснюється аналогічним чином. Як тільки починається процес вимкнення вимикача, то на першому виході датчика початку руху 36 з'являється сигнал, який через шостий елемент АБО 40 та другий диференціюючий елемент 43 встановлює другий тригер 45 в одиничний стан. Одночасно послідовність імпульсів з третього генератора імпульсів 46 через дев'ятий елемент І 47 надходить в третій лічильник імпульсів 49. Це триває до тих пір, поки на виході датчика напруги 37 не з'явиться сигнал, який через другий

компаратор 39, відкритий дванадцятий елемент I 41 (на його другому вході присутній сигнал логічної одиниці з виходу датчика початку руху 36) та п'ятий елемент АБО 44 переводить другий тригер 45 у нульовий стан. Також сигнал логічної одиниці з виходу дванадцятого елемента I 41 через п'ятий елемент АБО 44 надходить на вхід блока затримки сигналу 48, який через деякий час обнуляє третій лічильник імпульсів 49. Одночасно сигнал логічної одиниці з виходу дванадцятого елемента I 41 відкриває одинадцятий елемент I 53 та надходить на перший вхід блока задання часу ввімкнення-вимкнення 50, на виході якого з'являється цифровий код, що відповідає максимальному часу вимкнення вимикача. При цьому другий цифровий компаратор 51 проводить порівняння кодів, що надходять з третього лічильника імпульсів 49 і блока задання часу ввімкнення-вимкнення 50. Якщо час вимкнення менший ніж максимальний, то на виході другого цифрового компаратора 51 з'являється сигнал логічного нуля, який не призводить до спрацювання другого індикатора 55, що свідчить про правильну роботу високовольтного вимикача. Якщо ж час вимкнення вимикача перевищує максимальний, то на виході другого цифрового компаратора 51 з'являється сигнал логічної одиниці, другий індикатор 55 спрацьовує, а це свідчить про некоректну роботу високовольтного вимикача.

Кількість розрядів першого 21 та другого 28 лічильників імпульсів вибирається в залежності від найбільшої величини струмів, що відключаються, а також від необхідного ступеня точності визначення залишкового комутаційного ресурсу вимикача.

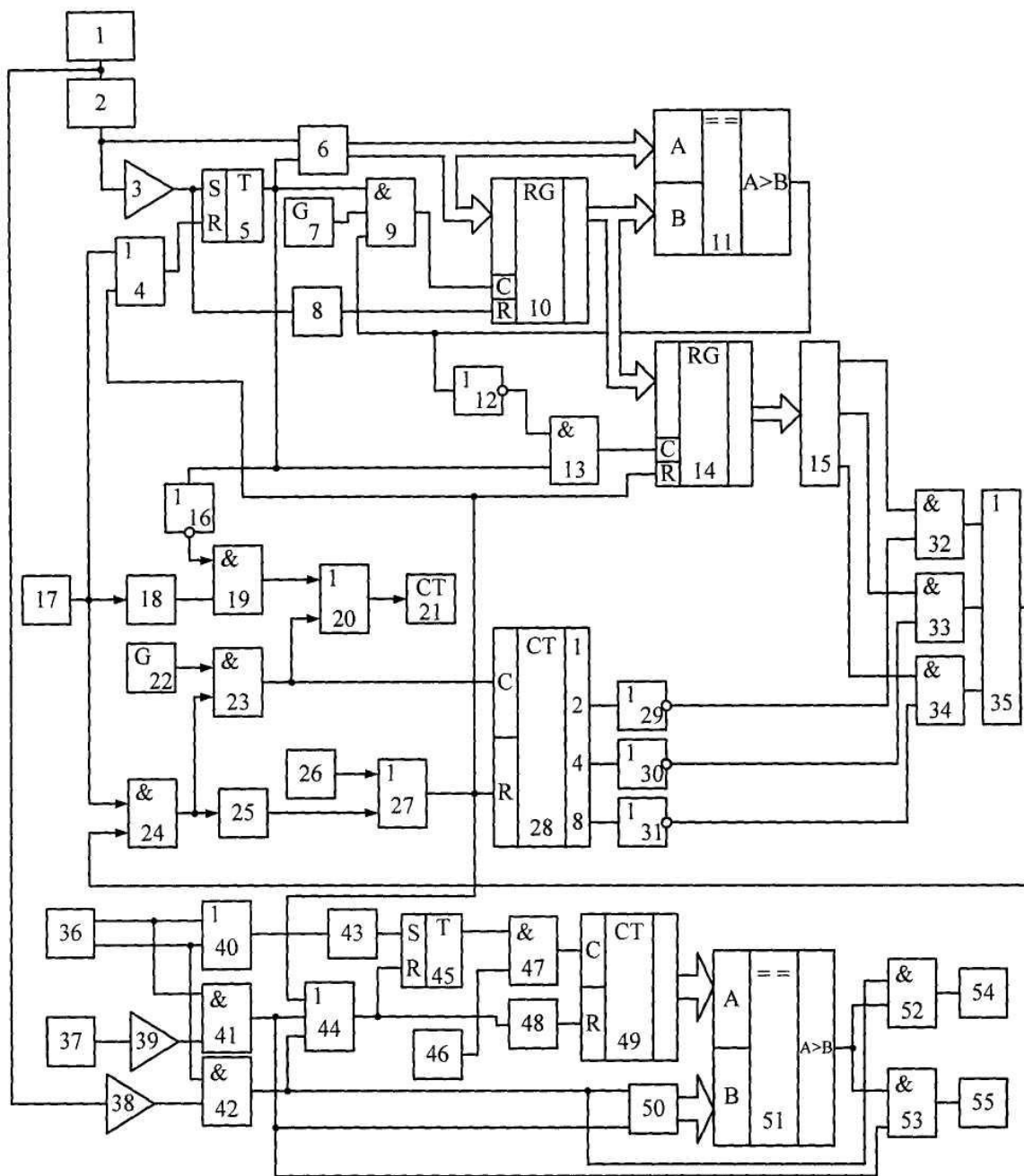
Для коректної роботи пристрою постійну часу першого диференціюючого елемента 18 необхідно вибрати меншою періоду чергування імпульсів першого генератора імпульсів 22.

#### ФОРМУЛА КОРИСНОЇ МОДЕЛІ

Пристрій для контролю ресурсу комутаційних апаратів, що містить датчик початку комутації, вихід якого підключений до першого входу першого елемента I і через перший диференціюючий елемент з'єднаний з першим входом другого елемента I, другий вхід якого підключений до виходу першого елемента NI, вхід першого лічильника імпульсів з'єднаний з виходом першого елемента АБО, перший вхід якого підключений до виходу другого елемента I, а другий вхід і перший вхід другого лічильника імпульсів з'єднані з виходом третього елемента I, перший вхід якого підключений до виходу першого генератора імпульсів, а другий вхід і вхід першого формувача сигналу з'єднані з виходом першого елемента I, другий вхід якого підключений до виходу другого елемента АБО, перший, другий і третій виходи шифратора з'єднані відповідно з першими входами четвертого, п'ятого і шостого елементів I, виходи яких підключені до першого, другого і третього входів другого елемента АБО, а другі входи з'єднані відповідно з першим, другим і третім виходами другого лічильника імпульсів через другий, третій і четвертий елементи NI відповідно, вихід блока установки нуля підключений до першого виходу третього елемента АБО, другий вхід якого з'єднаний з виходом першого формувача сигналу, а вихід підключений до другого входу другого лічильника імпульсів, вихід першого компаратора з'єднаний з першим входом першого тригера, вихід датчика струму підключений до входу блока перетворення змінного струму у випрямлену напругу, вихід якого з'єднаний з першим компаратором та з першим входом АЦП, вихідна цифрова шина якого підключена до вхідної цифрової шини першого регістра та до першої вхідної цифрової шини першого цифрового компаратора, друга вхідна цифрова шина якого, а також вхідна цифрова шина другого регістра з'єднані з вихідною цифровою шиною першого регістра, а вихід підключений до входу п'ятого елемента NI та до третього входу сьомого елемента I, другий вхід якого з'єднаний з виходом другого генератора імпульсів, а вихід підключений до першого входу першого регістра, другий вхід якого з'єднаний з виходом другого формувача сигналу, вхід якого підключений до виходу першого компаратора, вихід датчика початку комутації з'єднаний з першим входом четвертого елемента АБО, вихід якого підключений до другого входу першого тригера, вихід якого з'єднаний з входом першого елемента NI, з першим входом сьомого елемента I та з другими входами АЦП та восьмого елемента I, перший вхід якого підключений до виходу п'ятого елемента NI, а вихід з'єднаний з першим входом другого регістра, другий вхід якого, а також другий вхід четвертого елемента АБО підключені до виходу третього елемента АБО, вихідна цифрова шина другого регістра з'єднана з вхідною цифровою шиною шифратора, який відрізняється тим, що в нього введені датчик початку руху, датчик напруги, другий і третій компаратори, п'ятий і шостий елементи АБО, дев'ятий, десятий, одинадцятий, дванадцятий і тринадцятий елементи I, другий диференціюючий елемент, другий тригер, третій генератор імпульсів, блок затримки сигналу, третій лічильник імпульсів, блок задання часу ввімкнення-вимкнення, другий цифровий компаратор, перший і другий індикатори, причому перший і другий виходи датчика початку руху підключені відповідно до першого і другого входів шостого



- елемента АБО, вихід якого з'єднаний зі входом другого диференціюючого елемента, вихід якого підключений до першого входу другого тригера, вихід якого з'єднаний з першим входом дев'ятого елемента І, другий вхід якого підключений до виходу третього генератора імпульсів, а вихід з'єднаний з першим входом третього лічильника імпульсів, вихідна цифрова шина якого
- 5 підключена до першої вхідної цифрової шини другого цифрового компаратора, друга вхідна цифрова шина якого з'єднана з вихідною цифровою шиною блока задання часу ввімкнення-вимкнення, а вихід підключений до перших входів десятого і одинадцятого елементів І, виходи яких з'єднані відповідно з першим і другим індикаторами, виходи дванадцятого і тринадцятого елементів І підключені до других входів одинадцятого і десятого елементів І відповідно, вихід
- 10 датчика напруги з'єднаний з входом другого компаратора, вихід якого підключений до другого входу дванадцятого елемента І, вихід якого з'єднаний з другим входом п'ятого елемента АБО, перший вхід якого підключений до виходу третього елемента АБО, а вихід з'єднаний з другим входом другого тригера та з входом блока затримки сигналу, вихід якого підключений до другого входу третього лічильника імпульсів, вихід датчика струму з'єднаний з входом третього
- 15 компаратора, вихід якого підключений до другого входу тринадцятого елемента І, вихід якого з'єднаний з третім входом п'ятого елемента АБО, перший і другий виходи датчика початку руху підключені відповідно до перших входів дванадцятого і тринадцятого елементів І, виходи яких з'єднані відповідно з першим і другим входами блока задання часу ввімкнення-вимкнення.



Комп'ютерна верстка Л.Литвиненко

Державна служба інтелектуальної власності України, вул. Урицького, 45, м. Київ, МСП, 03680, Україна

ДП "Український інститут промислової власності", вул. Глазунова, 1, м. Київ – 42, 01601