



УКРАЇНА

(19) UA (11) 63829 (13) U
(51) МПК
G07C 3/10 (2006.01)

ДЕРЖАВНА СЛУЖБА
ІНТЕЛЕКТУАЛЬНОЇ
ВЛАСНОСТІ
УКРАЇНИ

ОПИС
ДО ПАТЕНТУ
НА КОРИСНУ МОДЕЛЬ

видається під
відповідальність
власника
патенту

(54) ПРИСТРІЙ ДЛЯ КОНТРОЛЮ РЕСУРСУ ПОВІТРЯНИХ ВИСОКОВОЛЬТНИХ ВИМИКАЧІВ

1

2

(21) u201102668

(22) 09.03.2011

(24) 25.10.2011

(46) 25.10.2011, Бюл.№ 20, 2011 р.

(72) ГРАБКО ВОЛОДИМИР ВІТАЛІЙОВИЧ, ГРАБКО ВАЛЕНТИН ВОЛОДИМИРОВИЧ, БАЛЬЗАН ІГОР ВІКТОРОВИЧ, ЄВТУХІВСЬКИЙ МАКСИМ ВАСИЛЬОВИЧ

(73) ВІННИЦЬКИЙ НАЦІОНАЛЬНИЙ ТЕХНІЧНИЙ УНІВЕРСИТЕТ

(57) Пристрій для контролю ресурсу повітряних високовольтних вимикачів, що містить датчик струму, перший компаратор, вихід якого з'єднаний з першим входом першого тригера, вихід якого через перший елемент НІ підключений до першого входу третього елемента І, вихід якого з'єднаний з першим входом першого елемента АБО, вихід якого підключений до входу другого лічильника імпульсів, виходи другого і третього компараторів з'єднані відповідно з першими входами другого і третього тригерів, другі входи яких, а також другі входи першого, четвертого, п'ятого тригерів та першого лічильника імпульсів підключені до виходу другого елемента АБО, перший вхід якого з'єднаний з виходом блока установки нуля, другий вхід підключений до виходу формувача імпульсів, а третій вхід з'єднаний з виходом першого блока затримки сигналу, перший вхід лічильника імпульсів підключений до виходу четвертого елемента І, перший вхід якого з'єднаний з виходом першого генератора імпульсів, вихід датчика комутації через перший диференціюючий елемент підключений до другого входу третього елемента І, входи першого, другого і третього компараторів з'єднані між собою, виходи першого, другого і третього тригерів підключені відповідно до першого, другого і третього входів першого шифратора, вихід датчика тиску з'єднаний зі входами четвертого і п'ятого компараторів, виходи яких підключені відповідно до перших входів першого і другого елементів І, другі входи яких з'єднані з виходом першого тригера, а виходи підключені відповідно до перших входів четвертого і п'ятого тригерів, виходи яких в свою чергу з'єднані відповідно з першим і другим входами другого шифратора, вихід датчика комутації підключений до другого входу четвертого елемента І, другий вхід першого елемента АБО з'єднаний з виходом четвертого елемента І, третій

вихід якого, а також входи формувача імпульсів і першого блока затримки сигналу підключені до виходу першого цифрового компаратора, перша вхідна цифрова шина якого з'єднана з вихідною цифровою шиною першого функціонального перетворювача, а друга вхідна цифрова шина підключена до вихідної цифрової шини цифрового комутатора, перша вхідна цифрова шина якого з'єднана з вихідною цифровою шиною другого функціонального перетворювача, а друга вхідна цифрова шина та вхідна цифрова шина другого функціонального перетворювача підключені до вихідної цифрової шини першого лічильника імпульсів, вихід першого диференціюючого елемента з'єднаний з входом третього лічильника імпульсів, вихідна цифрова шина першого шифратора підключена до першої вхідної цифрової шини першого функціонального перетворювача, друга вхідна цифрова шина якого з'єднана з вихідною цифровою шиною другого шифратора, вихід датчика комутації підключений до входу другого елемента НІ, вихід якого з'єднаний з входом одновібратора, вихід якого підключений до керуючого входу цифрового комутатора, який **відрізняється** тим, що в нього введені перетворювач напруги змінного струму в напругу постійного струму, датчик початку руху, другий диференціюючий елемент, датчик напруги, шостий і сьомий компаратори, третій і четвертий елементи АБО, шостий тригер, другий генератор імпульсів, п'ятий, шостий, сьомий, восьмий і дев'ятий елементи І, другий блок затримки сигналу, четвертий лічильник імпульсів, блок задання часу ввімкнення-вимкнення, другий цифровий компаратор, перший і другий індикатори, причому вихід четвертого елемента АБО з'єднаний зі входом другого диференціюючого елемента, вихід якого підключений до першого входу шостого тригера, вихід якого з'єднаний з першим входом п'ятого елемента І, другий вхід якого підключений до виходу другого генератора імпульсів, а вихід з'єднаний з першим входом четвертого лічильника імпульсів, вихідна цифрова шина якого підключена до першої вхідної цифрової шини другого цифрового компаратора, друга вхідна цифрова шина якого з'єднана з вихідною цифровою шиною блока задання часу ввімкнення-вимкнення, а вихід підключений до перших входів шостого і сьомого елементів І, виходи яких з'єднані відповідно з першим

(19) UA (11) 63829 (13) U

і другим індикаторами, виходи восьмого і дев'ятого елементів I підключені до других входів сьомого і шостого елементів I відповідно, вихід датчика напруги з'єднаний з входом шостого компаратора, вихід якого підключений до другого входу восьмого елемента I, вихід якого з'єднаний з другим входом третього елемента АБО, перший вхід якого підключений до виходу другого елемента АБО, а вихід з'єднаний з другим входом шостого тригера та з входом другого блока затримки сигналу, вихід якого підключений до другого входу четвертого лічильника імпульсів, вихід датчика струму з'єднаний з входами сьомого компаратора та перетво-

рювача напруги змінного струму в напругу постійного струму, вихід якого підключений до входу першого компаратора, виходи восьмого і дев'ятого елементів I з'єднані відповідно з першим і другим входами блока задання часу ввімкнення-вимкнення, вихід сьомого компаратора підключений до другого входу дев'ятого елемента I, вихід якого з'єднаний з третім входом третього елемента АБО, перший і другий виходи датчика початку руху підключені відповідно до першого і другого входів четвертого елемента АБО, а також з'єднані з першими входами восьмого і дев'ятого елементів I відповідно.

Корисна модель належить до області електротехніки і може бути використана для вимірювання комутаційного ресурсу повітряних високовольтних вимикачів.

Відомий пристрій для контролю ресурсу повітряних високовольтних вимикачів (Патент № 50549А (Україна), МПК G 07 С 3/10, бюл. № 10, 2002), що містить датчик струму, вихід якого через перший компаратор з'єднаний з першим входом першого тригера, вихід якого через перший елемент НІ підключений до першого входу третього елемента I, вихід якого з'єднаний з першим входом першого елемента АБО, вихід якого підключений до входу другого лічильника імпульсів, виходи другого і третього компараторів з'єднані відповідно з першими входами другого і третього тригерів, другі входи яких, а також другі входи першого, четвертого, п'ятого тригерів та першого лічильника імпульсів підключені до виходу другого елемента АБО, перший вхід якого з'єднаний з виходом блока установки нуля, другий вхід підключений до виходу формувача імпульсів, а третій вхід з'єднаний з виходом блока затримки сигналу, вхід якого підключений до виходу третього елемента АБО, перший, другий та третій входи якого з'єднані відповідно з входами п'ятого, шостого і сьомого елементів I, перші входи яких відповідно підключені до першого, другого і третього виходів першого шифратора, а другі входи з'єднані відповідно з виходами другого, третього і четвертого елементів НІ, входи яких в свою чергу підключені відповідно до першого, другого і третього виходів першого шифратора, а другі входи з'єднані відповідно з виходами другого, третього і четвертого елементів НІ, входи яких в свою чергу підключені відповідно до першого, другого і третього виходів першого лічильника імпульсів, перший вхід якого з'єднаний з виходом четвертого елемента I, перший вхід якого підключений до виходу генератора імпульсів, датчик комутації, вихід якого через диференціюючий елемент з'єднаний з другим входом третього елемента I, вихід п'ятого елемента НІ підключений до першого входу десятого елемента I, вихід датчика струму з'єднаний зі входами другого і третього компараторів, виходи першого, другого і третього тригерів підключені відповідно до першого, другого і третього входів першого шифратора, вихід датчика тиску з'єднаний зі входами четвертого і п'ятого компараторів, виходи яких підключені відповідно до перших входів першого і другого елементів I, другі входи яких з'єднані з виходом першого тригера, а виходи підключені

відповідно до перших входів четвертого і п'ятого тригерів, виходи яких в свою чергу з'єднані відповідно з першим і другим входами другого шифратора, перший вихід якого підключений до трьох входів п'ятого, шостого і сьомого елементів I, а другий вихід з'єднаний з третіми входами восьмого, дев'ятого і десятого елементів I, виходи яких відповідно підключені до четвертого, п'ятого і шостого входів третього елемента АБО, а другі входи з'єднані відповідно з першим, другим і третім виходами першого шифратора, перші входи восьмого і дев'ятого елементів I підключені відповідно до виходів третього і четвертого елементів НІ, четвертий вихід першого лічильника імпульсів з'єднаний зі входом п'ятого елемента НІ, вихід датчика комутації підключений до другого входу четвертого елемента I, третій вхід якого та вхід формувача імпульсів з'єднані з виходом третього елемента АБО, другий вхід першого елемента АБО підключений до виходу четвертого елемента I.

Головним недоліком даного пристрою є те, що він не дозволяє вимірювати комутаційний ресурс вимикачів з врахуванням часу їхнього ввімкнення та вимкнення.

За прототип вибрано пристрій для контролю ресурсу повітряних високовольтних вимикачів (Патент № 3742 (Україна), МПК G 07 С 3/10, бюл. № 12, 2004), що містить датчик струму, вихід якого через перший компаратор з'єднаний з першим входом першого тригера, вихід якого через перший елемент НІ підключений до першого входу третього елемента I, вихід якого з'єднаний з першим входом першого елемента АБО, вихід якого підключений до входу другого лічильника імпульсів, виходи другого і третього компараторів з'єднані відповідно з першими входами другого і третього тригерів, другі входи яких, а також другі входи першого, четвертого, п'ятого тригерів та першого лічильника імпульсів підключені до виходу другого елемента АБО, перший вхід якого з'єднаний з виходом блока установки нуля, другий вхід підключений до виходу формувача імпульсів, а третій вхід з'єднаний з виходом блока затримки сигналу (в подальшому - першого блока затримки сигналу), перший вхід лічильника імпульсів підключений до виходу четвертого елемента I, перший вхід якого з'єднаний з виходом генератора імпульсів (в подальшому - першого генератора імпульсів), вихід

датчика комутації через диференціюючий елемент (в подальшому - перший диференціюючий елемент) підключений до другого входу третього елемента І, вихід датчика струму з'єднаний зі входами другого і третього компараторів, виходи першого, другого і третього тригерів підключені відповідно до першого, другого і третього входів першого шифратора, вихід датчика тиску з'єднаний зі входами четвертого і п'ятого компараторів, виходи яких підключені відповідно до перших входів першого і другого елементів І, другі входи яких з'єднані з виходом першого тригера, а виходи підключені відповідно до перших входів четвертого і п'ятого тригерів, виходи яких в свою чергу з'єднані відповідно з першим і другим входами другого шифратора, вихід датчика комутації підключений до другого входу четвертого елемента І, другий вхід першого елемента АБО з'єднаний з виходом четвертого елемента І, третій вхід якого, а також входи формувача імпульсів і першого блока затримки сигналу підключені до виходу цифрового компаратора (в подальшому - першого цифрового компаратора), перша вхідна цифрова шина якого з'єднана з вихідною цифровою шиною першого функціонального перетворювача, а друга вхідна цифрова шина підключена до вихідної цифрової шини цифрового комутатора, перша вхідна цифрова шина якого з'єднана з вихідною цифровою шиною другого функціонального перетворювача, а друга вхідна цифрова шина та вхідна цифрова шина другого функціонального перетворювача підключені до вихідної цифрової шини першого лічильника імпульсів, вихід першого диференціюючого елемента з'єднаний з входом третього лічильника імпульсів, вихідна цифрова шина першого шифратора підключена до першої вхідної цифрової шини першого функціонального перетворювача, друга вхідна цифрова шина якого з'єднана з вихідною цифровою шиною другого шифратора, вихід датчика комутації через другий елемент НІ підключений до входу одновібратора, вихід якого з'єднаний з керуючим входом цифрового комутатора.

Головним недоліком даного пристрою є те, що він не дозволяє вимірювати комутаційний ресурс вимикачів з врахуванням часу їхнього ввімкнення та вимкнення.

В основу корисної моделі поставлено задачу створення пристрою для контролю ресурсу повітряних високовольтних вимикачів, в якому за рахунок введення перетворювача напруги змінного струму в напругу постійного струму, датчика початку руху, другого диференціюючого елемента, датчика напруги, шостого і сьомого компараторів, третього і четвертого елементів АБО, шостого тригера, другого генератора імпульсів, п'ятого, шостого, сьомого, восьмого і дев'ятого елементів І, другого блока затримки сигналу, четвертого лічильника імпульсів, блока задання часу ввімкнення-вимкнення, другого цифрового компаратора, першого і другого індикаторів та зв'язків між ними з'являється можливість контролювати комутаційний ресурс вимикачів з врахуванням їхнього часу ввімкнення та вимкнення, що розширює фун-

кціональні можливості та підвищує точність роботи пристрою.

Поставлена задача вирішується тим, що в пристрій для контролю ресурсу повітряних високовольтних вимикачів, що містить датчик струму, перший компаратор, вихід якого з'єднаний з першим входом першого тригера, вихід якого через перший елемент НІ підключений до першого входу третього елемента І, вихід якого з'єднаний з першим входом першого елемента АБО, вихід якого підключений до входу другого лічильника імпульсів, виходи другого і третього компараторів з'єднані відповідно з першими входами другого і третього тригерів, другі входи яких, а також другі входи першого, четвертого, п'ятого тригерів та першого лічильника імпульсів підключені до виходу другого елемента АБО, перший вхід якого з'єднаний з виходом блока установки нуля, другий вхід підключений до виходу формувача імпульсів, а третій вхід з'єднаний з виходом першого блока затримки сигналу, перший вхід лічильника імпульсів підключений до виходу четвертого елемента І, перший вхід якого з'єднаний з виходом першого генератора імпульсів, вихід датчика комутації через перший диференціюючий елемент підключений до другого входу третього елемента І, входи першого, другого і третього компараторів з'єднані між собою, виходи першого, другого і третього тригерів підключені відповідно до першого, другого і третього входів першого шифратора, вихід датчика тиску з'єднаний зі входами четвертого і п'ятого компараторів, виходи яких підключені відповідно до перших входів четвертого і п'ятого тригерів, виходи яких в свою чергу з'єднані відповідно з першим і другим входами другого шифратора, вихід датчика комутації підключений до другого входу четвертого елемента І, другий вхід першого елемента АБО з'єднаний з виходом четвертого елемента І, третій вхід якого, а також входи формувача імпульсів і першого блока затримки сигналу підключені до виходу першого цифрового компаратора, перша вхідна цифрова шина якого з'єднана з вихідною цифровою шиною першого функціонального перетворювача, а друга вхідна цифрова шина підключена до вихідної цифрової шини цифрового комутатора, перша вхідна цифрова шина якого з'єднана з вихідною цифровою шиною другого функціонального перетворювача, а друга вхідна цифрова шина та вхідна цифрова шина другого функціонального перетворювача підключені до вихідної цифрової шини першого лічильника імпульсів, вихід першого диференціюючого елемента з'єднаний з входом третього лічильника імпульсів, вихідна цифрова шина першого шифратора підключена до першої вхідної цифрової шини першого функціонального перетворювача, друга вхідна цифрова шина якого з'єднана з вихідною цифровою шиною другого шифратора, вихід датчика комутації підключений до входу другого елемента НІ, вихід якого з'єднаний з входом одновібратора, вихід якого підключений до керуючого входу цифрового комутатора, введено перетворювач напруги змінного струму в

напругу постійного струму, датчик початку руху, другий диференціюючий елемент, датчик напруги, шостий і сьомий компаратори, третій і четвертий елементи АБО, шостий тригер, другий генератор імпульсів, п'ятий, шостий, сьомий, восьмий і дев'ятий елементи І, другий блок затримки сигналу, четвертий лічильник імпульсів, блок задання часу ввімкнення-вимкнення, другий цифровий компаратор, перший і другий індикатори, причому вихід четвертого елемента АБО з'єднаний зі входом другого диференціюючого елемента, вихід якого підключений до першого входу шостого тригера, вихід якого з'єднаний з першим входом п'ятого елемента І, другий вхід якого підключений до виходу другого генератора імпульсів, а вихід з'єднаний з першим входом четвертого лічильника імпульсів, вихідна цифрова шина якого підключена до першої вхідної цифрової шини другого цифрового компаратора, друга вхідна цифрова шина якого з'єднана з вихідною цифровою шиною блока задання часу ввімкнення-вимкнення, а вихід підключений до перших входів шостого і сьомого елементів І, виходи яких з'єднані відповідно з першим і другим індикаторами, виходи восьмого і дев'ятого елементів І підключені до других входів сьомого і шостого елементів І відповідно, вихід датчика напруги з'єднаний з входом шостого компаратора, вихід якого підключений до другого входу восьмого елемента І, вихід якого з'єднаний з другим входом третього елемента АБО, перший вхід якого підключений до виходу другого елемента АБО, а вихід з'єднаний з другим входом шостого тригера та з входом другого блока затримки сигналу, вихід якого підключений до другого входу четвертого лічильника імпульсів, вихід датчика струму з'єднаний з входами сьомого компаратора та перетворювача напруги змінного струму в напругу постійного струму, вихід якого підключений до входу першого компаратора, виходи восьмого і дев'ятого елементів І з'єднані відповідно з першим і другим входами блока задання часу ввімкнення-вимкнення, вихід сьомого компаратора підключений до другого входу дев'ятого елемента І, вихід якого з'єднаний з третім входом третього елемента АБО, перший і другий виходи датчика початку руху підключені відповідно до першого і другого входів четвертого елемента АБО, а також з'єднані з першими входами восьмого і дев'ятого елементів І відповідно.

Пристрій для контролю ресурсу повітряних високовольтних вимикачів пояснюється кресленням, на якому зображена його структурна схема.

На схемі: 1 - датчик струму; 2 - перетворювач напруги змінного струму в напругу постійного струму; 3, 4, 5 - перший, другий і третій компаратори; 6, 7, 8 - перший, другий і третій тригери; 9 - перший шифратор; 10 - датчик тиску; 11, 12 - четвертий і п'ятий компаратори; 13, 14 - перший і другий елементи І; 15, 16 - четвертий і п'ятий тригери; 17 - другий шифратор; 18 - перший функціональний перетворювач; 19 - перший елемент НІ; 20 - третій елемент І; 21 - перший елемент АБО; 22 - другий лічильник імпульсів; 23 - датчик комутації; 24 - перший диференціюючий елемент; 25 - третій лічильник імпульсів; 26 - другий елемент НІ; 27 -

одновібратор; 28 - перший генератор імпульсів; 29 - четвертий елемент І; 30 - формувач імпульсів; 31 - блок установки нуля; 32 - перший блок затримки сигналу; 33 - другий елемент АБО; 34 - перший лічильник імпульсів; 35 - другий функціональний перетворювач; 36 - цифровий комутатор; 37 - перший цифровий компаратор; 38 - датчик початку руху; 39 - датчик напруги; 40, 41 - сьомий і шостий компаратори; 42 - четвертий елемент АБО; 43, 44 - восьмий і дев'ятий елементи І; 45 - другий диференціюючий елемент; 46 - третій елемент АБО; 47 - шостий тригер; 48 - другий генератор імпульсів; 49 - п'ятий елемент І; 50 - другий блок затримки сигналу; 51 - четвертий лічильник імпульсів; 52 - блок задання часу ввімкнення-вимкнення; 53 - другий цифровий компаратор; 54, 55 - шостий і сьомий елементи І; 56, 57 - перший і другий індикатори, причому вихід першого компаратора 3 з'єднаний з першим входом першого тригера 6, вихід якого через перший елемент НІ 19 підключений до першого входу третього елемента І 20, вихід якого з'єднаний з першим входом першого елемента АБО 21, вихід якого підключений до входу другого лічильника імпульсів 22, виходи другого 4 і третього 5 компараторів з'єднані відповідно з першими входами другого 7 і третього 8 тригерів, другі входи яких, а також другі входи першого 6, четвертого 15, п'ятого 16 тригерів та першого лічильника імпульсів 34 підключені до виходу другого елемента АБО 33, перший вхід якого з'єднаний з виходом блока установки нуля 31, другий вхід підключений до виходу формувача імпульсів 30, а третій вхід з'єднаний з виходом першого блока затримки сигналу 32, перший вхід лічильника імпульсів 34 підключений до виходу четвертого елемента І 29, перший вхід якого з'єднаний з виходом першого генератора імпульсів 28, вихід датчика комутації 23 через перший диференціюючий елемент 24 підключений до другого входу третього елемента І 20, входи першого 3, другого 4 і третього 5 компараторів з'єднані між собою, виходи першого 6, другого 7 і третього 8 тригерів підключені відповідно до першого, другого і третього входів першого шифратора 9, вихід датчика тиску 10 з'єднаний зі входами четвертого 11 і п'ятого 12 компараторів, виходи яких підключені відповідно до перших входів першого 13 і другого 14 елементів І, другі входи яких з'єднані з виходом першого тригера 6, а виходи підключені відповідно до перших входів четвертого 15 і п'ятого 16 тригерів, виходи яких в свою чергу з'єднані відповідно з першим і другим входами другого шифратора 17, вихід датчика комутації 23 підключений до другого входу четвертого елемента І 29, другий вхід першого елемента АБО 21 з'єднаний з виходом четвертого елемента І 29, третій вхід якого, а також входи формувача імпульсів 30 і першого блока затримки сигналу 32 підключені до виходу першого цифрового компаратора 37, перша вхідна цифрова шина якого з'єднана з вихідною цифровою шиною першого функціонального перетворювача 18, а друга вхідна цифрова шина підключена до вихідної цифрової шини цифрового комутатора 36, перша вхідна цифрова шина якого з'єднана з вихідною цифровою шиною другого функціонального

перетворювача 35, а друга вхідна цифрова шина та вхідна цифрова шина другого функціонального перетворювача 35 підключені до вихідної цифрової шини першого лічильника імпульсів 34, вихід першого диференціюючого елемента 24 з'єднаний з входом третього лічильника імпульсів 25, вихідна цифрова шина першого шифратора 9 підключена до першої вхідної цифрової шини першого функціонального перетворювача 18, друга вхідна цифрова шина якого з'єднана з вихідною цифровою шиною другого шифратора 17, вихід датчика комутації 23 підключений до входу другого елемента НІ 26, вихід якого з'єднаний з входом однобібратора 27, вихід якого підключений до керуючого входу цифрового комутатора 36, вихід четвертого елемента АБО 42 з'єднаний зі входом другого диференціюючого елемента 45, вихід якого підключений до першого входу шостого тригера 47, вихід якого з'єднаний з першим входом п'ятого елемента І 49, другий вхід якого підключений до виходу другого генератора імпульсів 48, а вихід з'єднаний з першим входом четвертого лічильника імпульсів 51, вихідна цифрова шина якого підключена до першої вхідної цифрової шини другого цифрового компаратора 53, друга вхідна цифрова шина якого з'єднана з вихідною цифровою шиною блока задання часу ввімкнення-вимкнення 52, а вихід підключений до перших входів шостого 54 і сьомого 55 елементів І, виходи яких з'єднані відповідно з першим 56 і другим 57 індикаторами, виходи восьмого 43 і дев'ятого 44 елементів І підключені до других входів сьомого 55 і шостого 54 елементів І відповідно, вихід датчика напруги 39 з'єднаний з входом шостого компаратора 41, вихід якого підключений до другого входу восьмого елемента І 43, вихід якого з'єднаний з другим входом третього елемента АБО 46, перший вхід якого підключений до виходу другого елемента АБО 33, а вихід з'єднаний з другим входом шостого тригера 47 та з входом другого блока затримки сигналу 50, вихід якого підключений до другого входу четвертого лічильника імпульсів 51, вихід датчика струму 1 з'єднаний з входами сьомого компаратора 40 та перетворювача напруги змінного струму в напругу постійного струму 2, вихід якого підключений до входу першого компаратора 3, виходи восьмого 43 і дев'ятого 44 елементів І з'єднані відповідно з першим і другим входами блока задання часу ввімкнення-вимкнення 52, вихід сьомого компаратора 40 підключений до другого входу дев'ятого елемента І 44, вихід якого з'єднаний з третім входом третього елемента АБО 46, перший і другий виходи датчика початку руху 38 підключені відповідно до першого і другого входів четвертого елемента АБО 42, а також з'єднані з першими входами восьмого 43 і дев'ятого 44 елементів І відповідно.

Запропонований пристрій працює так. При подачі напруги живлення на схему блок установки нуля 31 коротким імпульсом через другий елемент АБО 33 встановлює перший 6, другий 7, третій 8, четвертий 15 і п'ятий 16 тригери, перший лічильник імпульсів 34, шостий тригер 47 через третій елемент АБО 46 та четвертий лічильник імпульсів 51 через третій елемент АБО 46 та другий блок затримки сигналу 50 у нульовий стан. Одночасно

перший 28 і другий 48 генератори імпульсів починають виробляти послідовності імпульсів.

Якщо вимикач відключає коло зі струмом, значення якого не перевищує номінальний робочий струм, то при цьому на виході датчика комутації 23 з'являється сигнал логічної одиниці, який перший через диференціюючий елемент 24 у вигляді короткого імпульсу надходить на вхід третього лічильника імпульсів 25, який є лічильником механічного ресурсу комутаційного апарата, що призводить до зменшення записаного в ньому ресурсу на одиницю, та через відкритий третій елемент І 20, а потім через перший елемент АБО 21 на вхід другого лічильника імпульсів 22, який є лічильником залишкового ресурсу високовольтного вимикача. Занесення в лічильник імпульсів 22 одного імпульсу свідчить про зменшення залишкового ресурсу на одиницю рахунку, а також про те, що відбулася комутація струму, значення якого не перевищує номінальний робочий струм вимикача. При цьому елемент І 20 був відкритим, оскільки на вході першого елемента НІ 19 був присутній сигнал логічного нуля, що свідчить про відсутність відключення вимикачем аварійного струму електричної мережі.

Якщо в електричній мережі виникає струм короткого замикання, який відключається діагностованим вимикачем, то на виході датчика струму 1 з'являється напруга, пропорційна комутваному струму, яка через перетворювач напруги змінного струму в напругу постійного струму 2 надходить на входи першого 3, другого 4 і третього 5 компараторів. Нехай, наприклад, під дією цієї напруги спрацювують перший 3 та другий 4 компаратори. Нехай, наприклад, в момент комутації аварійного струму тиск стисненого повітря був такий, що постійна напруга на виході датчика тиску 10, пропорційна контрольованому параметру, спричиняє спрацювання четвертого компаратора 11. При цьому в одиничний стан встановлюються перший 6 та другий 7 тригери, а також четвертий тригер 15, вхідний сигнал на який подається з виходу четвертого компаратора 11 через відкритий перший елемент 113 (при цьому на другому вході присутній сигнал логічної одиниці з виходу першого тригера 6). Пороги спрацювання компараторів 3, 4 і 5 різні та залежать від величини максимального струму короткого замикання, а пороги спрацювання компараторів 11 і 12 залежать від величини максимального тиску стисненого повітря та також є різними. Сигнал логічної одиниці з виходу першого тригера 6 через перший елемент НІ 19 закриває третій елемент І 20, що свідчить про наявність аварійного струму в електричній мережі. Також сигнали логічної одиниці з виходів першого 6 та другого 7 тригерів надходять відповідно на перший та другий входи першого шифратора 9, на виході якого з'являється цифровий код, що надходить на першу вхідну цифрову шину першого функціонального перетворювача 18. Аналогічно можна прослідкувати, що сигнал логічної одиниці з виходу четвертого тригера 15 надходить на перший вхід другого шифратора 17, на виході якого також з'являється цифровий код, що надходить на другу вхідну цифрову шину першого функціонального

перетворювача 18, цифровий код з виходу якого подається на першу вхідну цифрову шину першого цифрового компаратора 37, на другу вхідну цифрову шину якого цифровий код надходить через цифровий комутатор 36 з виходу першого лічильника імпульсів 34. Це призводить до того, що на виході першого цифрового компаратора 37 з'являється сигнал логічної одиниці, який надходить на входи формувача імпульсів 30, першого блока затримки сигналу 32 та третій вхід четвертого елемента І 29. При спрацюванні датчика комутації 23 з його виходу сигнал логічної одиниці надходить на другий вхід четвертого елемента І 29. При цьому імпульси з першого генератора імпульсів 28 починають надходити через перший елемент АБО 21 у другий лічильник імпульсів 22 та на перший вхід першого лічильника імпульсів 34. В момент, коли цифрові коди, що надходять на входи першого цифрового компаратора 37 зрівнюються, на його виході формується сигнал логічного нуля, який надходить на третій вхід четвертого елемента І 29 і тим самим закриває його, а на виході формувача імпульсів 30 з'являється сигнал логічної одиниці, який через другий елемент АБО 33 надходить на другі входи першого 6, другого 7, третього 8, четвертого 15, п'ятого 16 тригерів та першого лічильника імпульсів 34 та обнуляє їх. Цикл роботи пристрою на цьому закінчується. Надходження імпульсів в другий лічильник імпульсів 22 свідчить про те, що залишковий ресурс повітряного високовольтного вимикача зменшився на значення відключеного вимикачем струму в перерахунок на номінальний робочий струм вимикача.

Зазначимо, що в такому циклі роботи в лічильник механічного ресурсу вимикача 25 знову ж надходить один імпульс.

Якщо високовольтний вимикач включається, а в електричній мережі присутнє коротке замикання, то при ввімкненні вимикача на виході датчика комутації 23 встановлюється сигнал логічного нуля, який проходить через другий елемент ІІ 26 і переднім фронтом запускає одновібратор 27, який в свою чергу вихідним сигналом логічної одиниці, що подається на цифровий комутатор 36, підключає вихідну цифрову шину першого лічильника імпульсів 34 до першого цифрового компаратора 37 через другий функціональний перетворювач 35, в якому значення струму, що встановлюється на виході першого лічильника імпульсів 34 після вимкнення високовольтного вимикача системою релейного захисту, множить на коефіцієнт, яким враховується додаткове спрацювання ресурсу вимикача, що витрачається згідно з ресурсними характеристиками на ввімкнення. Таким чином, в пристрої в такому циклі роботи враховується спрацювання робочого ресурсу вимикача по ресурсних характеристиках на вмикання і вимкнення при ввімкненні останнього на коротке замикання в електричній мережі.

У випадку, якщо через вимикач протікає аварійний струм короткого замикання, але комутація цього струму здійснюється іншим вимикачем, то сигнал логічної одиниці, що з'являється на виході першого цифрового компаратора 37, надходить на вхід першого блока затримки сигналу 32, з виходу

якого через певний час сигнал логічної одиниці через другий елемент АБО 33 надходить на другі входи першого 6, другого 7, третього 8, четвертого 15, п'ятого 16 тригерів та першого лічильника імпульсів 34 тим самим обнуляючи їх та готуючи пристрій до нового циклу роботи.

Контроль часу ввімкнення повітряного вимикача здійснюється таким чином. Як тільки починається процес ввімкнення вимикача, то на другому виході датчика початку руху 38 з'являється сигнал, який через четвертий елемент АБО 42 та другий диференціюючий елемент 45 встановлює шостий тригер 47 в одиничний стан. Одночасно послідовність імпульсів з другого генератора імпульсів 48 через п'ятий елемент І 49 надходить в четвертий лічильник імпульсів 51. Надходження імпульсів з другого генератора імпульсів 48 в четвертий лічильник імпульсів 51 припиняється в момент початку протікання струму через повітряний високовольтний вимикач, внаслідок чого на виході датчика струму 1 з'являється сигнал, який через сьомий компаратор 40 фіксується у вигляді сигналу логічної одиниці і через відкритий дев'ятий елемент І 44 (на його другому вході присутній сигнал логічної одиниці з виходу датчика початку руху 38) та третій елемент АБО 46 обнуляє шостий тригер 47. Також сигнал логічної одиниці з виходу дев'ятого елемента І 44 через третій елемент АБО 46 надходить на вхід другого блока затримки сигналу 50, який через деякий час обнуляє четвертий лічильник імпульсів 51. Одночасно сигнал логічної одиниці з виходу дев'ятого елемента І 44 відкриває шостий елемент І 54 та надходить на другий вхід блока задання часу ввімкнення-вимкнення 52, на виході якого з'являється цифровий код, що відповідає максимальному часу ввімкнення вимикача. При цьому другий цифровий компаратор 53 проводить порівняння кодів, що надходять з четвертого лічильника імпульсів 51 і блока задання часу ввімкнення-вимкнення 52. Якщо час ввімкнення менший ніж максимальний, то на виході другого цифрового компаратора 53 з'являється сигнал логічного нуля, який не призводить до спрацювання першого індикатора 56, що свідчить про правильну роботу повітряного високовольтного вимикача. Якщо ж час ввімкнення вимикача перевищує максимальний, то на виході другого цифрового компаратора 53 з'являється сигнал логічної одиниці, перший індикатор 56 спрацює, а це свідчить про некоректну роботу повітряного високовольтного вимикача.

Контроль часу вимкнення повітряного вимикача здійснюється аналогічним чином. Як тільки починається процес вимкнення вимикача, то на першому виході датчика початку руху 38 з'являється сигнал, який через четвертий елемент АБО 42 та другий диференціюючий елемент 45 встановлює шостий тригер 47 в одиничний стан. Одночасно послідовність імпульсів з другого генератора імпульсів 48 через п'ятий елемент І 49 надходить в четвертий лічильник імпульсів 51. Це триває до тих пір, поки на виході датчика напруги 39 не з'явиться сигнал, який через шостий компаратор 41, відкритий восьмий елемент І 43 (на його другому вході присутній сигнал логічної одиниці з виходу

датчика початку руху 38) та третій елемент АБО 46 переводить шостий тригер 47 у нульовий стан. Також сигнал логічної одиниці з виходу восьмого елемента І 43 через третій елемент АБО 46 надходить на вхід другого блока затримки сигналу 50, який через деякий час обнуляє четвертий лічильник імпульсів 51. Одночасно сигнал логічної одиниці з виходу восьмого елемента І 43 відкриває сьомий елемент І 55 та надходить на перший вхід блока задання часу ввімкнення-вимкнення 52, на виході якого з'являється цифровий код, що відповідає максимальному часу вимкнення вимикача. При цьому другий цифровий компаратор 53 проводить порівняння кодів, що надходять з четвертого лічильника імпульсів 51 і блока задання часу ввімкнення-вимкнення 52. Якщо час вимкнення менший ніж максимальний, то на виході другого цифрового компаратора 53 з'являється сигнал логічного нуля, який не призводить до спрацювання другого індикатора 57, що свідчить про правильну роботу повітряного високовольтного вимикача. Якщо ж час вимкнення вимикача перевищує максимальний, то на виході другого цифрового компаратора 53 з'являється сигнал логічної одиниці, другий індикатор 57 спрацьовує, а це свідчить про некоректну роботу повітряного високовольтного вимикача.

Тривалість роботи одновібратора 27 підібрана таким чином, щоб забезпечити після відключення вимикача надходження найбільшої можливої кількості імпульсів в перший лічильник імпульсів 34.

Кількість розрядів першого 34 та другого 22 лічильників імпульсів, а також кількість компараторів та тригерів, що фіксують значення комутованого струму та тиску стисненого повітря, вибирається в залежності від діапазону вимірюваних струму та тиску і від необхідного ступеня точності визначення витраченого вимикачем ресурсу.

Кількість розрядів третього лічильника імпульсів 25 вибирається в залежності від значення механічного ресурсу вимикача.

Тривалість імпульсу диференціюючого елемента 24 вибирається меншою тривалості імпульсу першого генератора імпульсів 28.

Час затримки сигналу в першому блоці затримки сигналу 32 вибирається більшим тривалості циклу, коли в перший лічильник імпульсів 34 надходить найбільша кількість імпульсів.

Перший 18 і другий 35 функціональні перетворювачі можна реалізувати на мікросхемі постійного запам'ятовуючого пристрою, в якій записані відповідні коди, причому в першому функціональному перетворювачі 18 записані коди, кожен із яких відповідає певному коефіцієнту спрацювання робочого ресурсу вимикача в залежності від будь-якого із можливих значень струму і тиску стисненого повітря в перерахунку на комутацію номінального робочого струму, а в другому функціональному перетворювачі 35 записані коди, які відображають спрацювання ресурсу вимикача при його включенні на коротке замикання в мережі.

