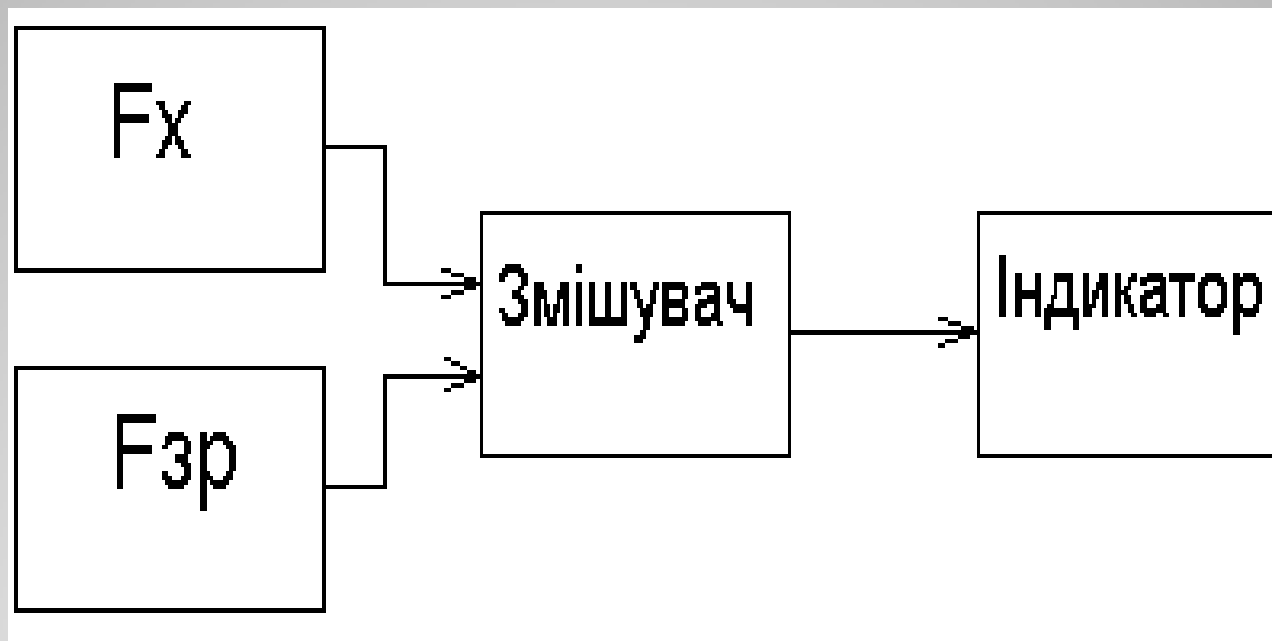


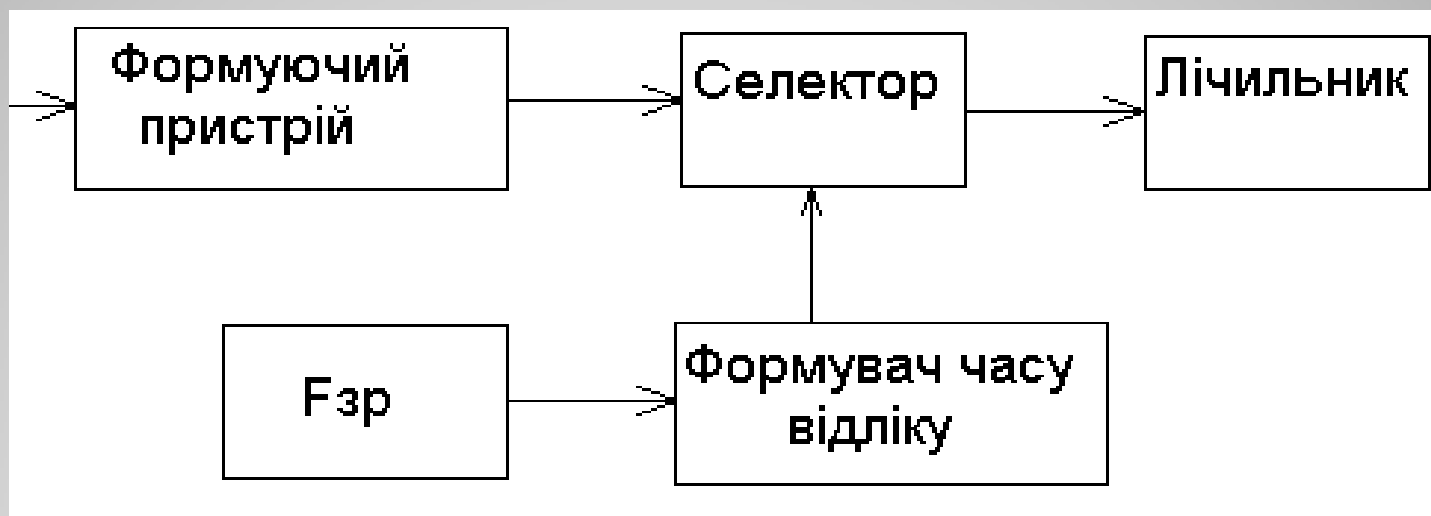
Дипломний проект
**на тему «Розробка частотоміра-
періодоміра на FPGA»**
ст. гр. РТ-15 сп д/в
Лясковський В.П.

Керівник к.т.н., доцент кафедри РТ
Гаврілов Д.В.

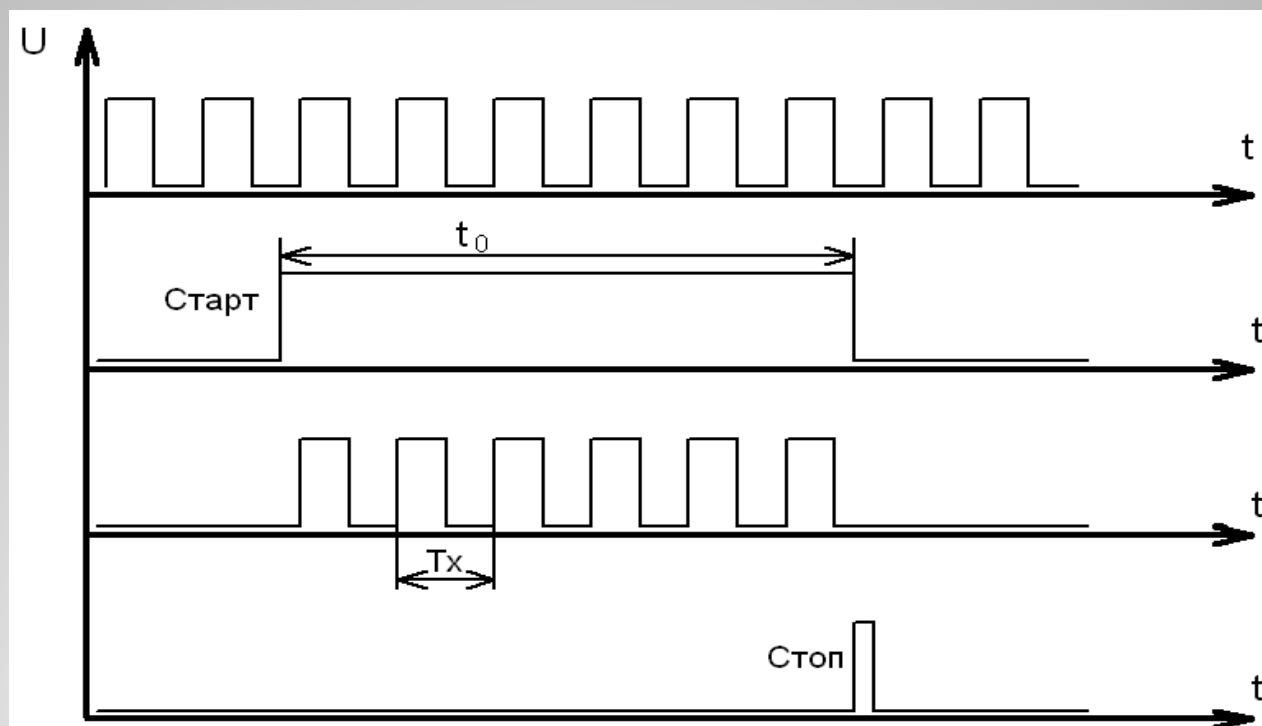
Вимірювання частоти у діапазоні високих і надвисоких частот гетеродинним методом



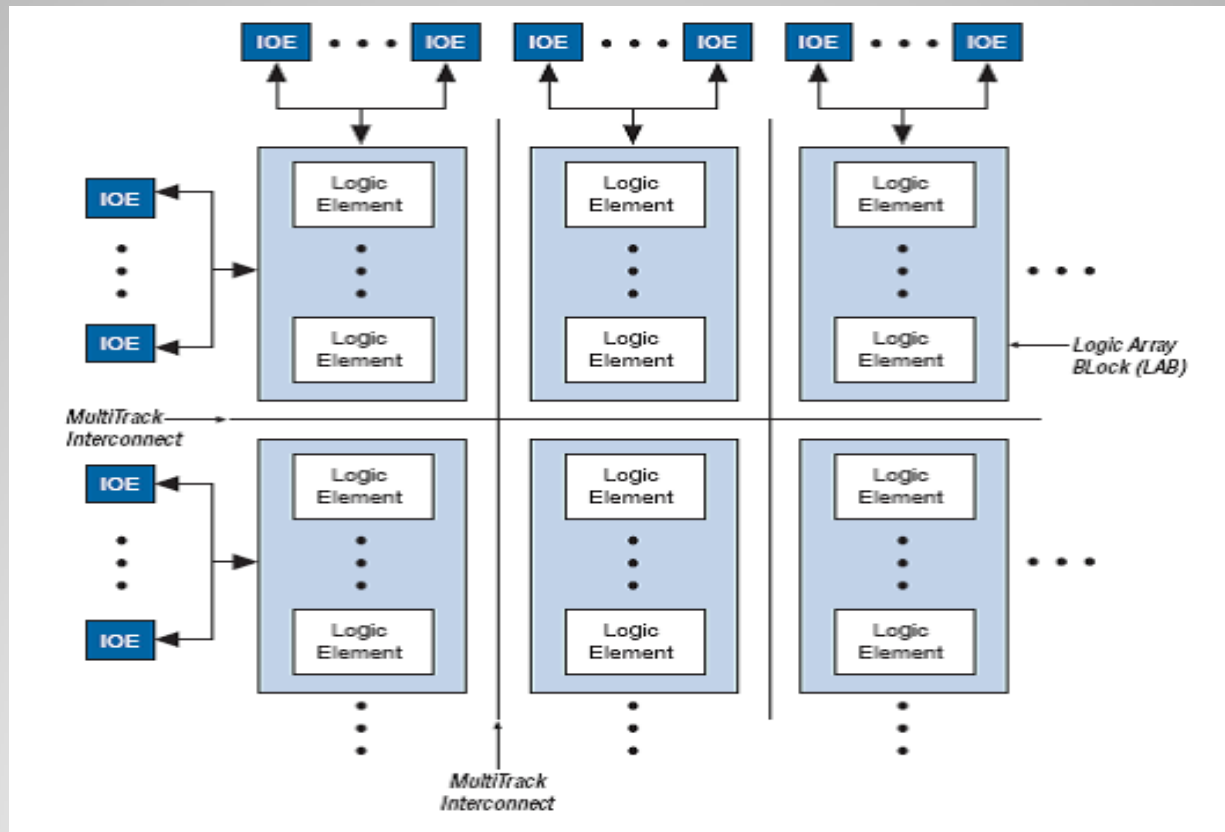
Вимірювання частоти методом електронно-лічильного частотоміра



Часові діаграми частотоміра середніх значень



Внутрішня структура FPGA



Структурна схема частотоміра-періодоміра

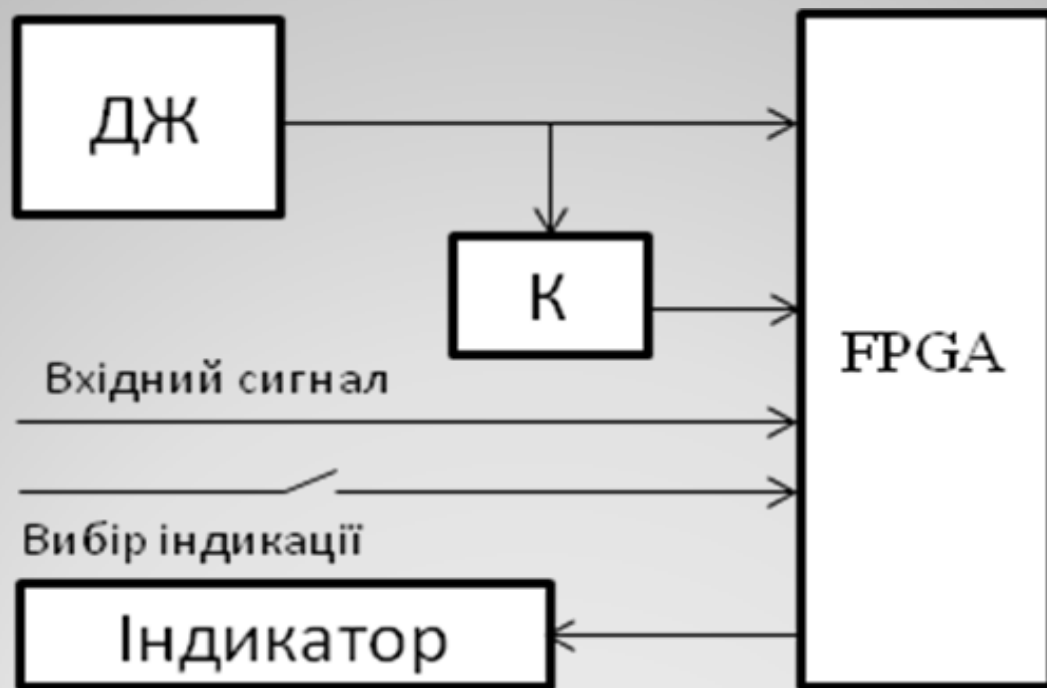


Схема блоку живлення мікроконтролерного частотоміра

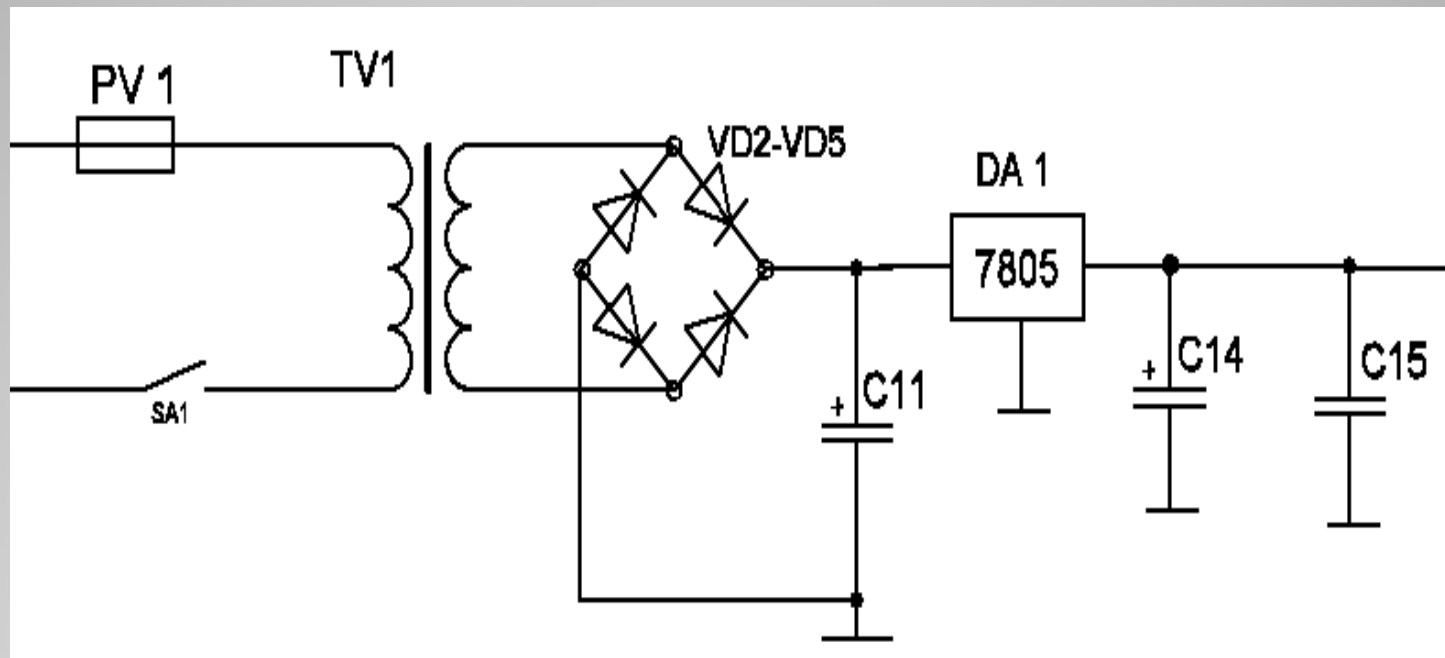
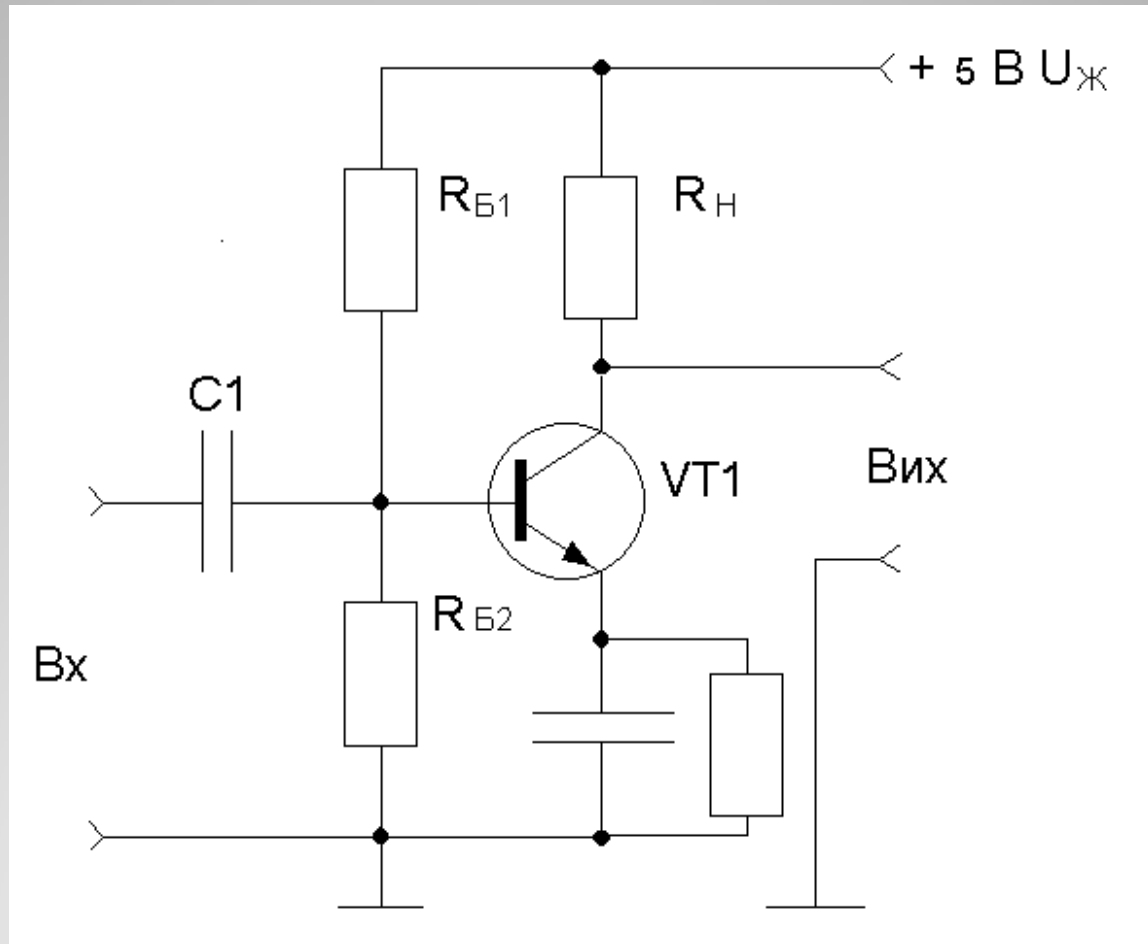
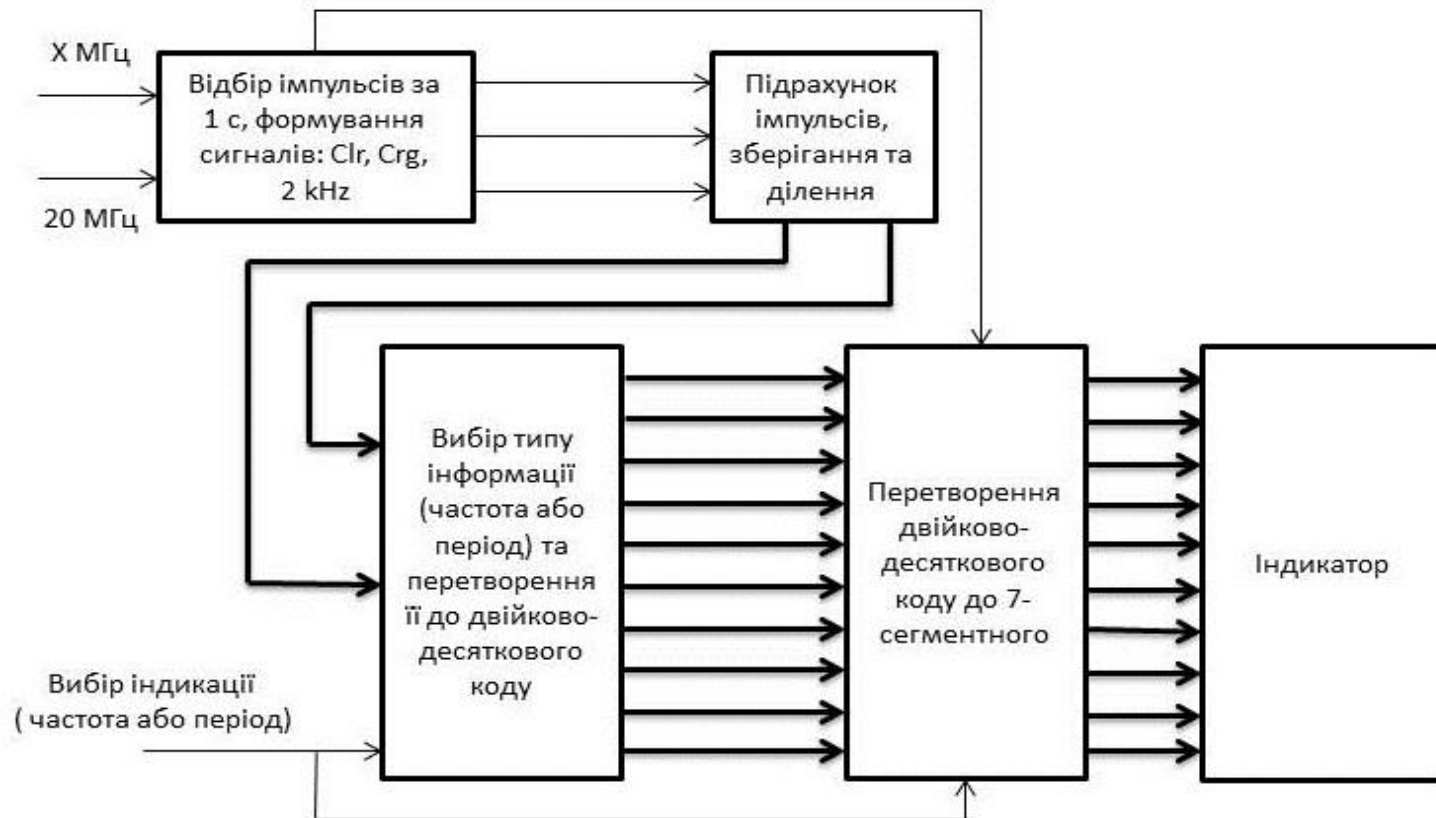


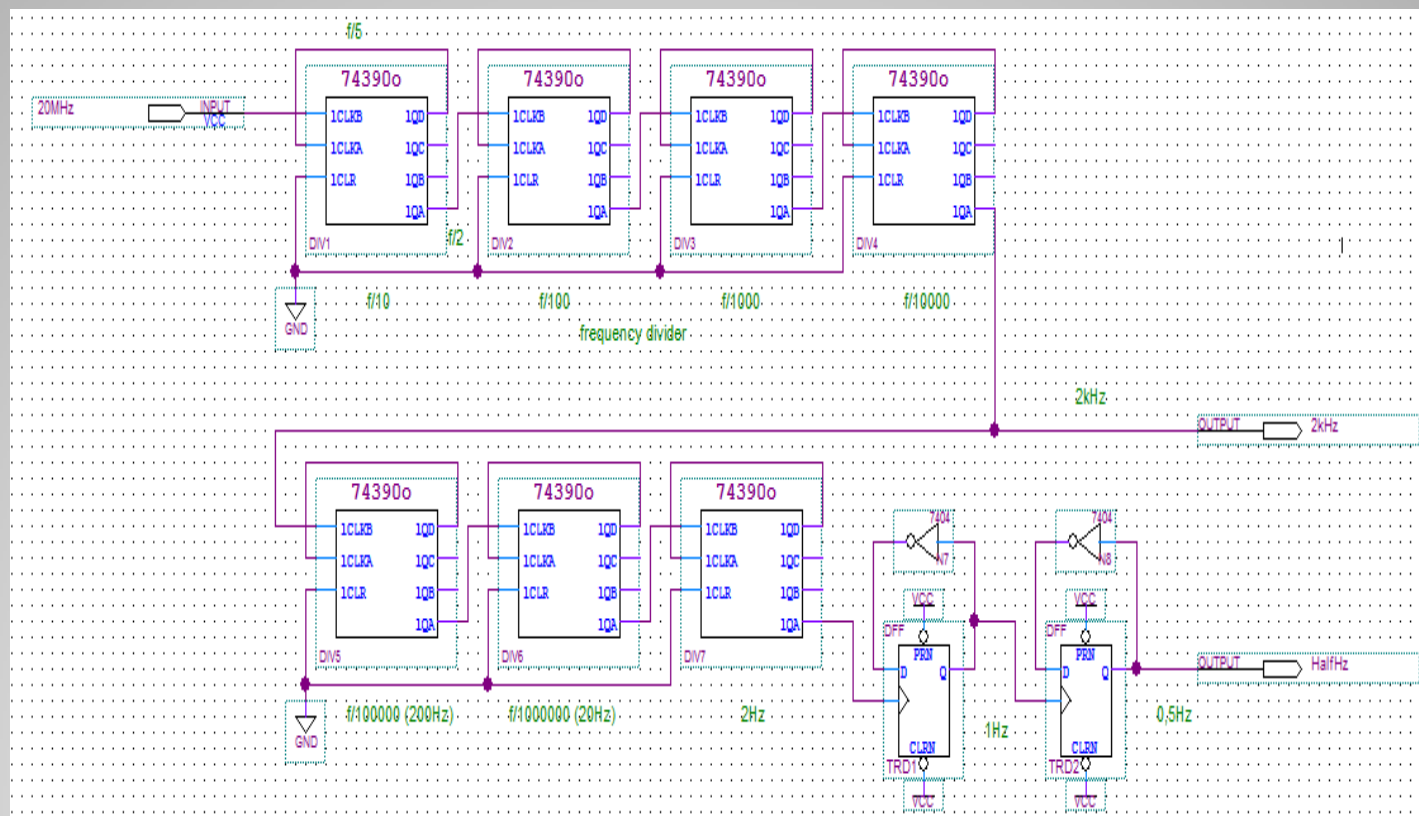
Схема електрична принципова підсилювального каскаду



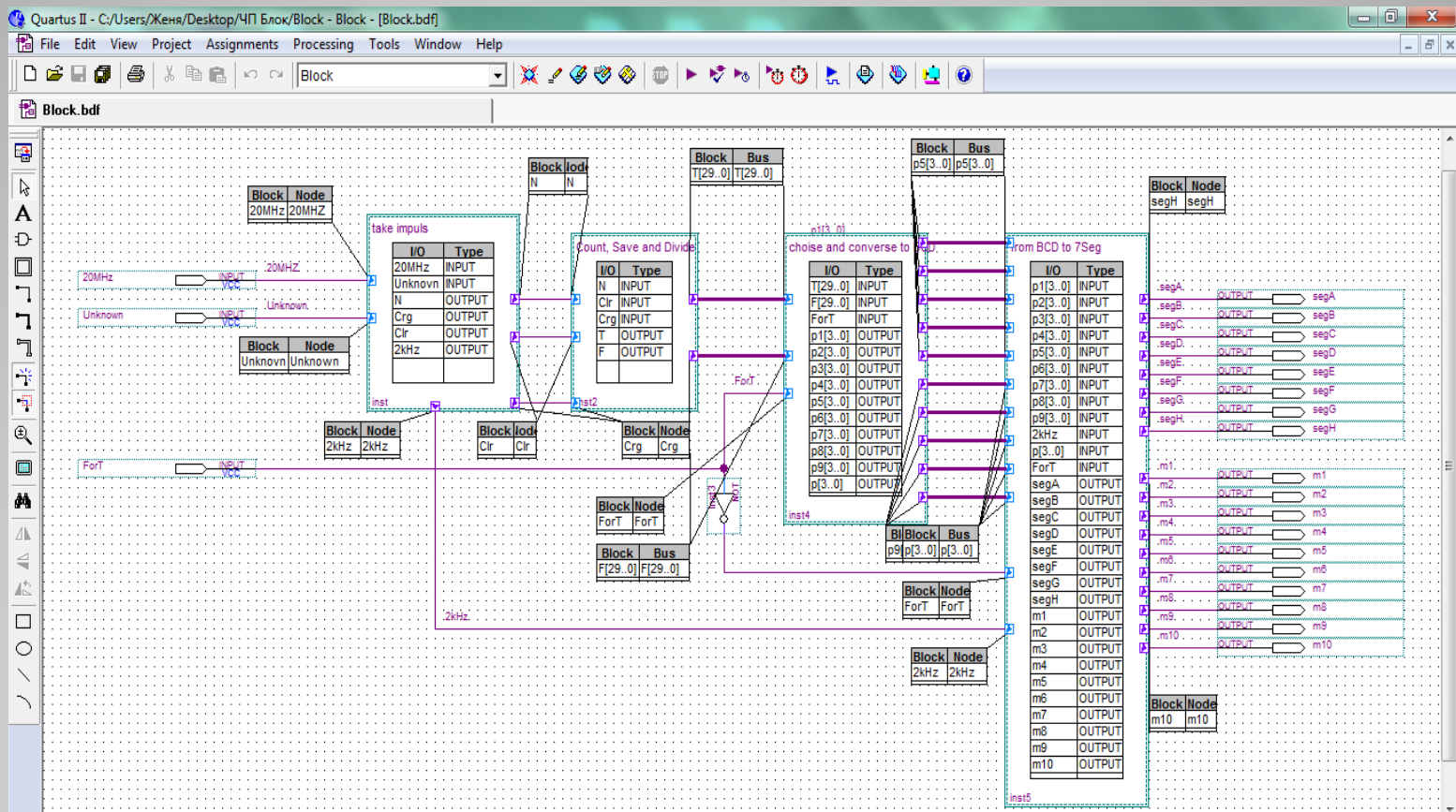
Алгоритм функціонування FPGA



Моделювання частоти



Блочна структура частотоміра-періодоміра



ДЯКУЮ ЗА УВАГУ!